# 杭州电子科技大学学生考试卷(A)卷

考试课	计算机组成原	理课程设	考试日	2012 年	6 月 1	成绩	
程	<del>计</del>		期	日			
课程号	A0507030	教师号		任课	教师姓名		冯建文
考生姓		学 号 ( 8		年级	10 级	专业	计算机
名		位)					

题号	_	=		Ξ						
			1	1 2 3 4 5						
分数	20	20	10	20	10	10	10	100		
得分										

### 所有试题均做在答题纸上, 否则不计分!

## 答题纸

# 1、 填空题(20分,每空1分):

(1	(6)	(11	(16
)		)	)
(2	(7)	(12	(17
)		)	)
(3	(8)	(13	(18
)		)	)
(4	(9)	(14	(19
)		)	)
(5	(10	(15	(20
)	)	)	)

# 2、 简答题(20分, 每题10分)

序号操作 控制信号

序号	操作	控制信号

2

控制信号	意义
SR - B	
<del>299 - B</del>	
IO-R	
B-IR	
Jī	

## 3、 综合设计题(60分)

1、 (10分)程序机器码

- 2、 (20分)指令的微程序流程图
- 3、 (10分)将微地址标注在微程序流程图上

第 1 页 共 6 页

座位号:									
	5,	(10分):	微指令编码						
	序号	微地址	16 进制微				进制编码		
			指令编码	BTO (	OTB FU	NC FS	S3~S0 M Ci	空 MA6:0	4
									-
									1
									_
									4
									-
									-
4 (10 八) 独思 /c +会生/ /			<u>↓</u> Ŀ a≠	/ cr +- >	7 85 15 <del>1</del>	- T +2^	\		
4、 (10分)微操作控制信号         序号		<u> </u>				丁头览	<b>总模型机</b> )		
[7]7 7   7   7   7   7   7   7   7   7	1、均 1、均	<b>具空趣(</b> 宝验模型机	【 <b>20 分,每</b> L(Yy-Z02)	· <b>空1分</b> 的机器字	<b>):</b> 长是 (1)	位,数排	据总线( <u>2</u> ) 位	,地址总线(3	)位。
			<b>3</b>	· • • = • • • •			第 2 页		,
							713 & 'K	/\ U 'K	

#### 座位号:

- 2、实验模型机的存储器容量是 ( $\underline{4}$ ) 字节,是采用 ( $\underline{5}$ ) (SRAM/DRAM 选 1) 芯片构成的,地址寄存器 AR 是  $\underline{\phantom{A}}$  ( $\underline{\phantom{A}}$  )  $\underline{\phantom{A}}$  ( $\underline{\phantom{A}}$  )  $\underline{\phantom{A}}$  ( $\underline{\phantom{A}}$  )  $\underline{\phantom{A}}$  )  $\underline{\phantom{A}}$  ( $\underline{\phantom{A}}$  )  $\underline{\phantom{A}}$  )  $\underline{\phantom{A}}$  )  $\underline{\phantom{A}}$  )  $\underline{\phantom{A}}$  ( $\underline{\phantom{A}}$  )  $\underline{\phantom{A}}$  )  $\underline{\phantom{A}}$  ( $\underline{\phantom{A}}$  )  $\underline{\phantom{A}}$
- 3、实验模型机的微程序控制器中,上向自由部分量是一个2)字节,微指令字长是(<u>8</u>)位,控制存储器是采用(<u>9</u>)(RAM/ROM/EPR**O**M/ETROM 是 1)自由地分中成的。
- 4、实验模型机的一个机器周期是由 (<u>10</u>) 个节拍构成的,大部分的寄存器打入脉冲是 在 (11) 节拍有效的,而其他<del>控制信号与数据 (12) 节拍</del>发送出去的。
- 5、实<del>验快至机的运并而是由 《<u>13</u></del>) 片(<u>14</u>)芯片**内**域的,运并而把头规(<u>15</u>)种 算术运算和(<u>16</u>)种逻辑<del>运并,运用的自由</del>(<u>17</u>)
- 6、实验模型机制,最多能力的(18)条机能指文。
- 7、实验模型机具有一个输入设备,是(527,只有一个输出设备,是(20)

### 2、简答题(20分, 每题10分)

- 1、 请说明"把存储器 66H 号单元的内容送运算器加 1,结果送输出设备显示输出" 操作的操作过程和所需发出的控制信号序列。
- 2、 请说明下列控制信号的表示什么含义?

#### **SQ1** B

, , , **B-IR**,

#### 3、综合设计题(60分)

假设模型机有两条指令,格式及功能如表1:

表1指令格式与功能

助记符	格式				操作码 OP	指令功能		
ADD DR, [SR]		OP	SR	DR		1001	$(DR) + ((SR)) \rightarrow DR$	
MOV DR,DATA		11	OP DATA	DR		0111	DATA→DR	

1、(10分)写出下列程序的机器码:

MOV R1, 22H

MOV R2, 33H

ADD R1, [R2]

2、 (20分)根据图1所示的模型机系统结构图,画出这两条指令的微程序流程图。

 $\overline{\mathbf{J1}}$ 

- 3、(10分)模型机的散转规则是:
  - ◆ 当 I7I6=11 时(即格式 4 的指令), MA<sub>6</sub>~MA<sub>0</sub> = MA<sub>6</sub>~MA<sub>0</sub> || 010 I<sub>5</sub>I<sub>4</sub>I<sub>3</sub>I<sub>2</sub>
- ◆ 当  $I7I6 \neq 11$  时(即其他指令格式), $MA_6 \sim MA_0 = MA_6 \sim MA_0 \parallel 000 I_7 I_6 I_5 I_4$  据此,在上题基础上,请为你的所有微指令安排微地址,并标注在你的微程序流程图上。

- 4、 (10分)请按照上述微程序流程图和微地址,写出每条微指令所应发出的微操作 控制信号,填入表中。
- 5、 (10分)模型机的微指令格式如表 2 所示,写出每一条微指令的编码,填入表中。

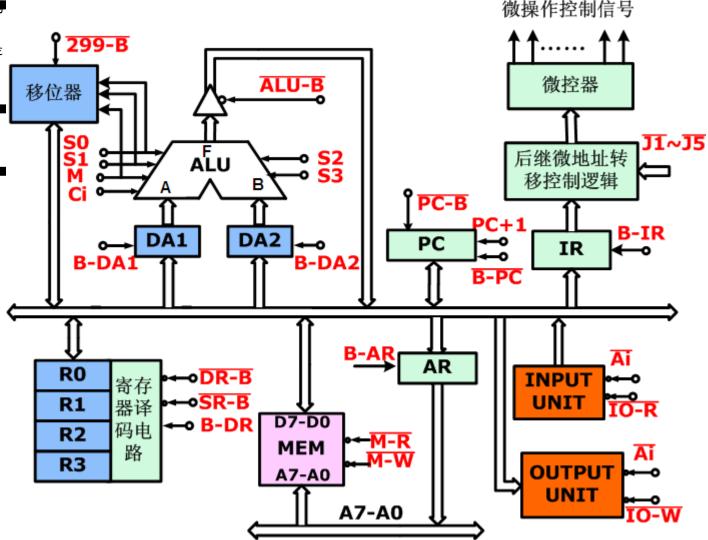


图 1 模型机组成的逻辑框图

(补充: ALU的 S3~S0 M Ci=100101 时,做 F=A 加 B; S3~S0 M Ci=000000 时,做 F=A 加 1)

表 2 微指令格式与编码

位数	3	3	3	1	6	1	7
字段	ВТО	OTB	FUNC	FS	S3~S0 M Ci	空	MA6:0

<u>第 3 页 共 6 页</u>

### 座位号:

编码	ВТО	OTB	FU	JNC
			FS=1	FS=0
000	空	空	PC+1	空
001	B-DA1	ALU - B	$\overline{\mathbf{J}}1$	<u>M - W</u>
010	B-DA2	<del>299 - B</del>	$\overline{\mathbf{J2}}$	M - R
011	B-IR	SR - B	J3	I/O - W
100	B-DR	DR - B	J4	I/O - R
101	B-SP	SI - B	J5	INT - R
110	B-AR	SP - B	CyCn	INT - E
111	B - PC	PC - B	CyNCn	

第 4 页 共 6 页

### 杭州电子科技大学学生考试卷(A)卷答案

考试课	计算机组成原	考试日	2012 年	6 月 1	成 绩			
程	计		期	日				
课程号	A0507030	教师号		任课	教师姓名	冯建文		
考生姓		学 号 ( 8		年级	10 级	专业	计算机	
名	1	位)	l		I	l	,	

题号	_	=		Ξ							
			1	1 2 3 4 5							
分数	20	20	10	20	10	10	10	100			
得分											

#### 所有试题均做在答题纸上,否则不计分!

### 答题纸

### 1、 填空题(20分,每空1分):

(1	8	(6)	8	(11	T4	(16	16
)				)		)	
(2	8	(7)	384	(12	T2	(17	4
)				)		)	
(3	8	(8)	24	(13	2	(18	28
)				)		)	
(4	256	(9)	E <sup>2</sup> PROM	(14	74LS181	(19	开关
)				)		)	
(5	SRAM	(10	4	(15	16 (32)	(20	LED 灯
)		)		)		)	

# 2、 简答题(20分, 每题10分)

 序号
 操作
 控制信号

 1
 地址 66H→总线
 IO-R

 拨数据开关为 01100110, =0

 2
 总线→AR;
 I/O-R

 B-AR=0→1, =1

M-R

3	读存储器,内容送 DA1	=0, B-DA1=0→1, =1
4	执行 F=A 加 1 操作→总线	ALU - B
		=0,S3~S0 M Ci=000000
5	总线数据送输出设备	I/O - W
		=1 <b>→</b> 0

序号	操作	控制信号

2

控制信号	意义
SR - B	源寄存器内容送总线
<del>299 - B</del>	移位寄存器的内容送总线
IO-R	IO 设备的写操作
l lo k	70 I II V VVIII
D ID	* \\ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \
B-IK	总线上的数据打入指令奇存器
$\overline{J1}$	指令译码
IO - R  B-IR	IO 设备的写操作 总线上的数据打入指令寄存器

### 3、 综合设计题(60分)

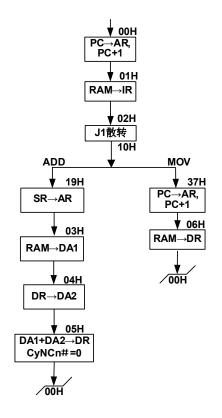
1、(10分)程序机器码:一个字节2分

MOV R1, 22H 1101 1101 0010 0010 即 DDH、22H MOV R2, 33H 1101 1110 0011 0011 即 DEH、33H ADD R1, [R2] 1001 1001 即 99H

- 2、 (20分)指令的微程序流程图:一条2分
- 3、 (10分)将微地址标注在微程序流程图上: 散转地址各2分,其他6分

第 5 页 共 6 页

座位号:



## 4、 (10分) 微操作控制信号

		•		
序号	微地址	发送的微操作控制信号		
1	00H	PC-B		
		,		
		B-AR, PC+1		
2	01H	M-R		
		,		
		B-IR		
$\overline{ m J1}$				

3	02H	
4	03H	M-R
		, p.p.,,
		B-DA1
5	04H	DR - B
		,
		B-DA2
6	05H	ChNCB
		S3~S0 M Ci=100101, ,
7	06H	M-R
		,
		B-DR
8	19H	SR - B
		,
		B-AR
9	37H	PC - B
		,
		B-AR, PC+1

### 5、(10分)微指令编码

序号	微地址	16 进制微	二进制编码						
		指令编码	BTO	OTB	FUNC	FS	S3~S0 M Ci	空	MA6:0
1	00H	DC4001H	110	111	000	1	000000	0	0000001
2	01H	610002H	011	000	010	0	000000	0	0000010
3	02H	00C010H	000	000	001	1	000000	0	0010000
4	03H	210004H	001	000	010	0	000000	0	0000100
5	04H	500005H	010	100	000	0	000000	0	0000101
6	05H	87E500H	100	001	111	1	100101	0	0000000
7	06H	810000H	100	000	010	0	000000	0	0000000
8	19H	СС0003Н	110	011	000	0	000000	0	0000011
9	37H	DC4006H	110	111	000	1	000000	0	0000110

第6页 共6页