

实验 10 动态微程序的设计与实现

实验 10 动态微程序的设计与实现

- 一、实验目的
- 二、相关单元
- 三、实验原理
- 四、实验要求
- 五、思考

一、实验目的

综合应用所学计算机原理知识,设计并实现较为完整的计算机。



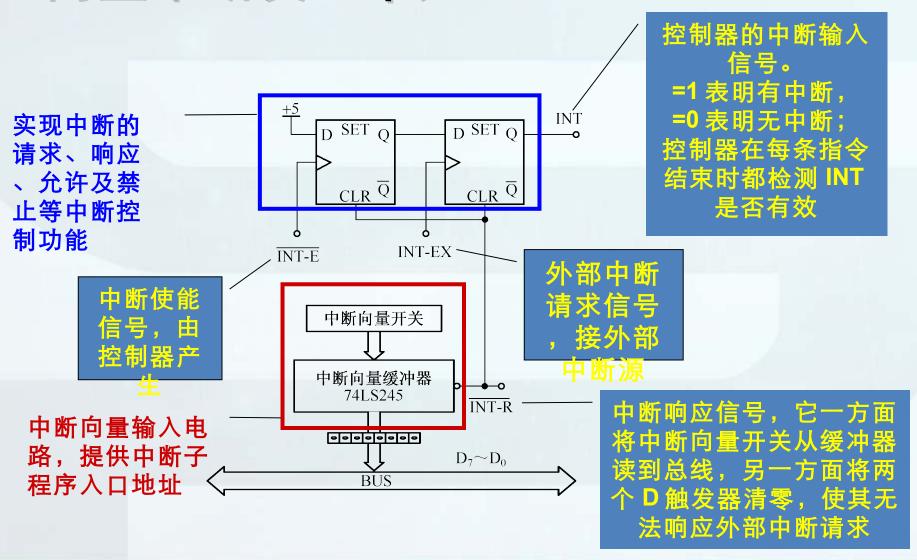
二、相关单元

- 1. 微控器单元、时钟单元、手动开关控制单元、总线单元、通用寄存器单元、运算器单元、输入/输出单元、地址单元、指令寄存与译码单元、存储器单元
- 2. 向量中断发生单元(INT UNIT)

向量中断发生单元 (INT UNIT)

外部中断 控制器的中断输 请求信号 接外部 INT_EX =1 表明有中断, 中断请求 INT =0 表明无中断; CU 中断使能 控制器在每条指 INT E 结束时都检测 中断向量 中断使能信号, INT R 由控制器产生 中断响应 中断响应信号,它一方 面将中断向量开关从缓 **BUS** 将两个 D 触发器清零 使其无法响应外部中 · 中介 (1) · 中中 中中 1 · 1 · 1

向量中断发生单元 (INT UNIT)



申申申申申申申申申

向量中断发生单元 (INT UNIT)

控制器在每条指令结束时,若检测到 INT 有中断(INT=1),则应该转入中断隐指令的微程序段执行,完成如下工作:

- ①保存断点到堆栈(PC压栈);
- ②发信号读取中断向量;
- ③转中断子程序执行(中断向量→ PC)。

向量中断发生单元 (INT UNIT)

中断返回 IRET 指令完成的工作:

从堆栈读断点(原 PC 值)→ PC, 继续执行。

三、实验原理

 在本实验中,定义了 28 条机器指令
 I/I₆
 I/I₆

- ①寻址方式定义:
 - a. MOD = 00: 变址寻址,则有效地址 EA = (RI) + X;其中 SI 隐含为 R2
 - b. MOD = 01: 相对寻址,则有效地址 EA = (PC) + DISP
 - c. MOD = 10: 直接寻址,则有效地址EA = ADDR
 - d. MOD = 11: 间接寻址,则有效地址 EA =

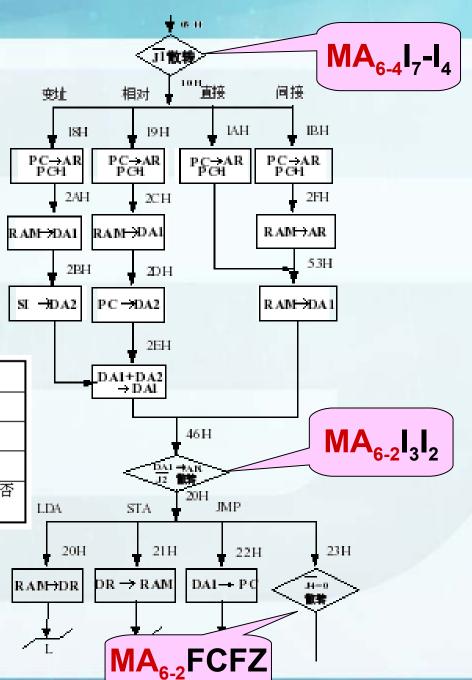
(ADDR)

三、实验原理

②4条存储器访问及转 移类指令操作码及功

能

助记 符	操作码 OP2	功能
LDA	00	[EA]→DR
STA	01	DR→[EA]
JMP	10	EA→PC
BZC	11	若 FC + FZ = 1,则 EA→PC; 否 则,结束指令



三、实验原理

- 2. 子程序调用
- ①调用子程序

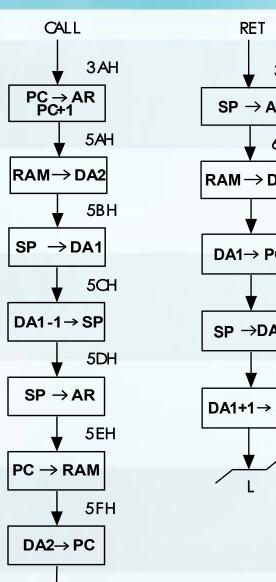
CALL ADDR

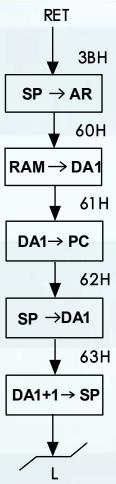
I_7I_6	I5I4I3I2	$\mathbf{I}_1\mathbf{I}_0$		
11	1010	××		
ADDR				

②子程序返回

RET

I_7I_6	$\mathbf{I}_5\mathbf{I}_4\mathbf{I}_3\mathbf{I}_2$	$\mathbf{I}_1\mathbf{I}_0$
11	1011	××







四、实验要求

- 3. p112 测试程序(含子程序、多种寻址方式、中断)
- 4. p109-112 表 10-5 微程序流程图

五、思考

1. 本实验中 RR (循环右移指令)是单字节指令,请问:在模型机上,能实现下面这条指令吗?如果不行,说明你的理由,如果可以,请画出它的微程序流程图

RR DR, n

指令功能:将 DR 的内容不带进位循环右移 n 位后,送回 DR 寄存器 16 15 14 13 12 11 10

0010 ×× DR

五、思考

- 2. ADD 指令与 ADC 指令的微程序有何区别?
- 3. 在本实验仪上可不可以实现定点补码乘法?

The End!