# Introduzione al linguaggio MIPS

M. Rebaudengo, M. Sonza Reorda, L. Sterpone

Politecnico di Torino
Dip. di Automatica e Informatica



#### I processori: cosa sono

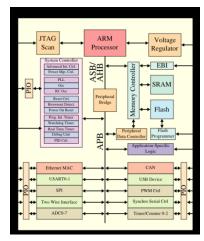
Il processore è il modulo principale di un sistema a processore.

Un processore è un modulo che può corrispondere

- a una parte (denominata *core*) di un circuito integrato (SoC o microcontrollore)
- a un circuito integrato a se stante.

Esistono numerose tipologie di processori in termini di complessità, potenza di calcolo, architettura, ecc.

#### SoC



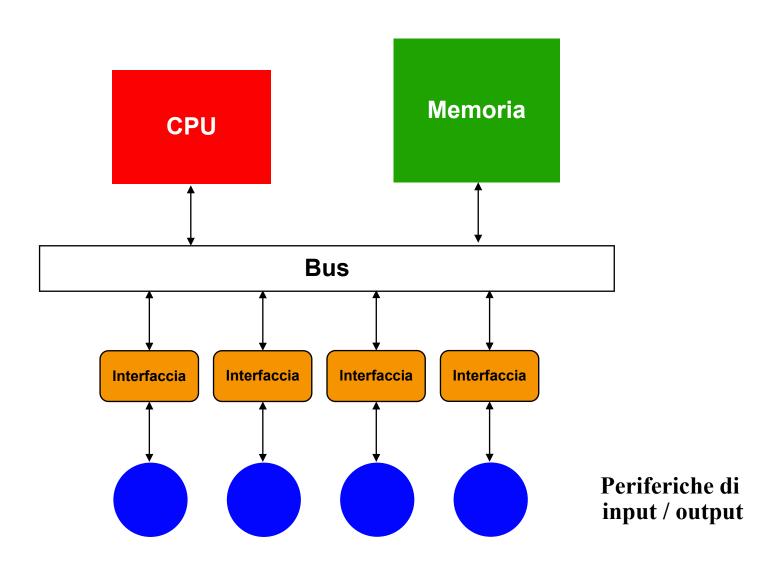


#### I processori: cosa fanno

Un processore è un dispositivo che compie 2 tipi di operazioni:

- esegue istruzioni (il cui codice sta in memoria)
- interagisce con il mondo esterno (attraverso opportune interfacce).

### Sistema a processore



#### Istruzioni

L'esecuzione di ciascuna istruzione si compone di 2 fasi:

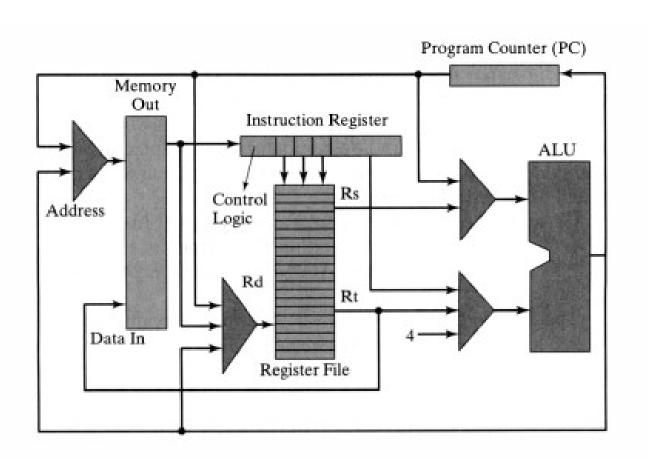
- fetch: il codice dell'istruzione viene letto dalla memoria
- execute: il codice viene prima decodificato, poi eseguito. Questo comporta normalmente l'accesso ad uno o più operandi, l'esecuzione di una operazione su di essi, la scrittura del risultato.

La combinazione delle due fasi si dice ciclo di istruzione.

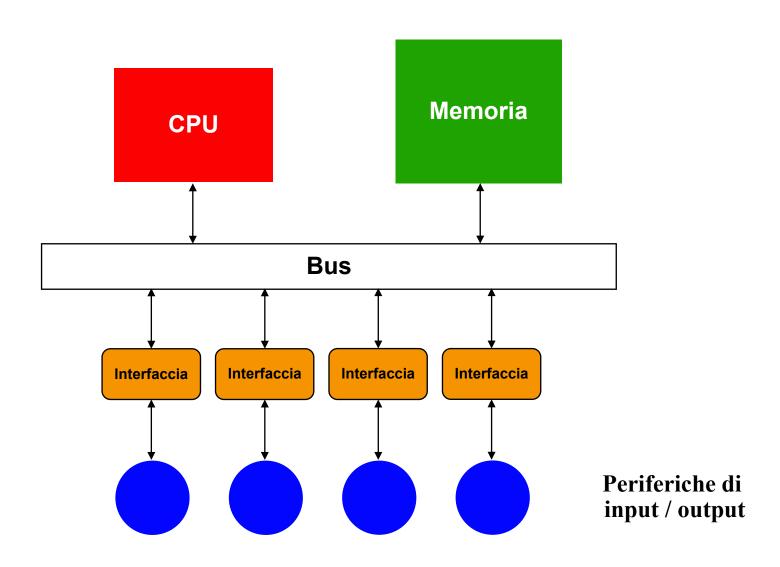
#### Registri

- Il tempo per accedere alla memoria è normalmente superiore al tempo necessario alla CPU per processare i dati
- L'accesso alla memoria rappresenta quindi un collo di bottiglia (in inglese bottleneck) per le prestazioni delle CPU
- Per questa ragione all'interno della CPU sono presenti alcune celle di memoria particolarmente veloci, note come *registri*
- Ove possibile le operazioni vengono svolte utilizzando i registri per contenere operandi e risultato.

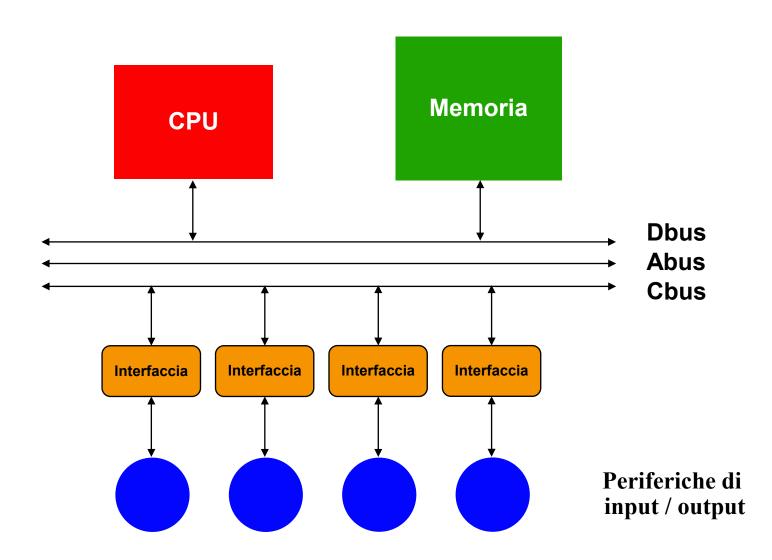
# Modello architetturale della CPU MIPS

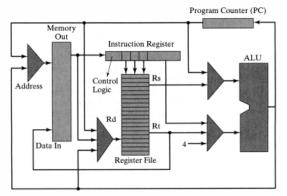


### Sistema a processore

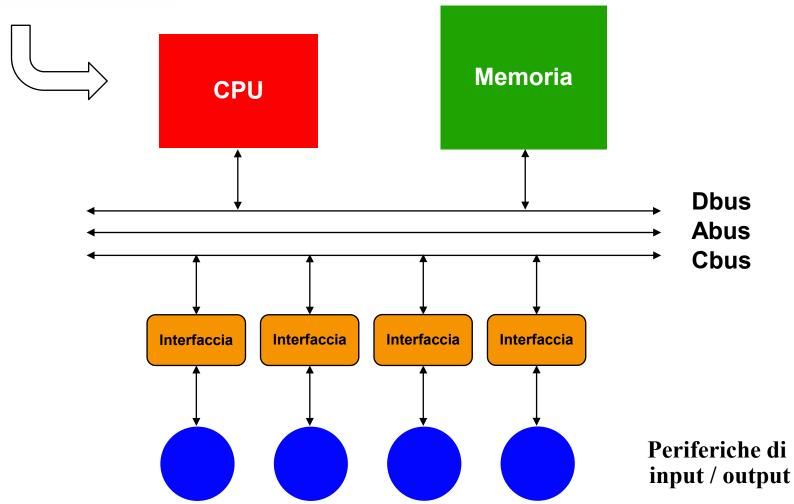


#### Sistema MIPS

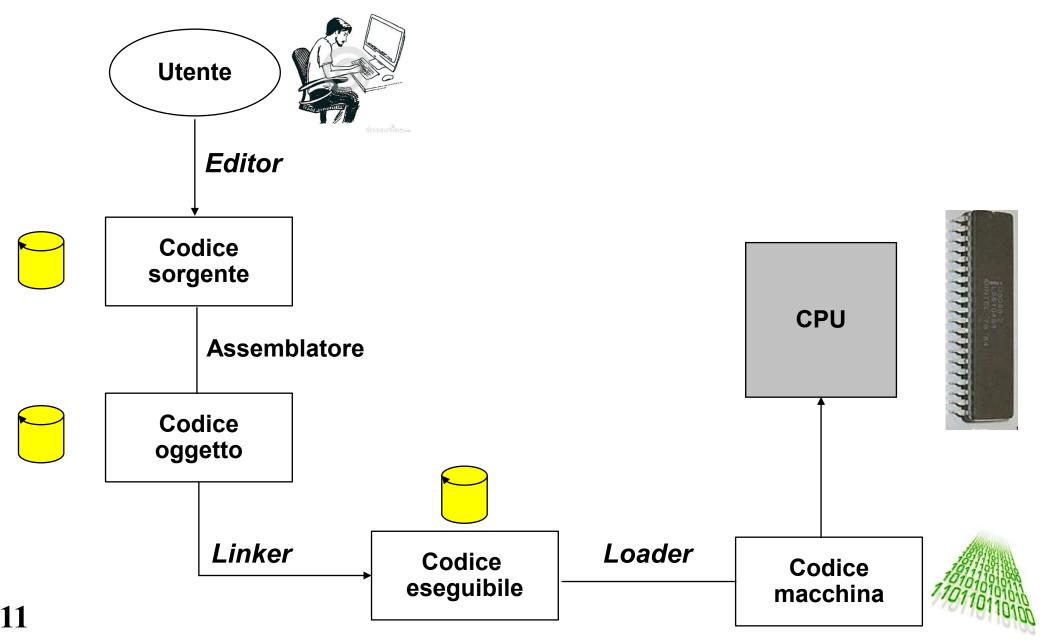




#### Sistema MIPS



## Ciclo di vita di un programma



#### Assembly

- Rappresentazione simbolica del linguaggio macchina
- Vero e proprio linguaggio di programmazione
- Più comprensibile del linguaggio macchina in quanto utilizza simboli invece che sequenze di bit
- Rispetto ai linguaggi ad alto livello...
  - Assembly è il linguaggio target di compilazione di codice in linguaggi ad alto livello
  - Assembly fornisce limitate forme di controllo del flusso
  - Assembly non prevede articolate strutture dati

#### Assembly

#### VANTAGGI:

- Visibilità diretta dell'hardware
- Massimo sfruttamento delle potenzialità HW della macchina
- Ottimizzazione delle prestazioni

#### • **SVANTAGGI**:

- Mancanza di portabilità dei programmi
- Maggior costo di sviluppo
- Maggiore lunghezza e difficoltà di comprensione

#### C and Assembly

```
Assembly-MIPS:
                                      main:
main()
                                        subu $sp, $sp, 32
  { int i;
                                        sw $ra, 20($sp)
    int sum = 0;
                                        sw $a0, 32 ($sp)
                                        sw $0, 24($sp)
     for (i=0; i<=100; i=i+1)
                                        sw $0, 28($sp)
       sum = sum + i*i;
                                      loop:
                                        lw $t6, 28($sp)
                                        lw $t8, 24($sp)
                                        mult $t4, $t6, $t6
                                        addu $t9, $t8, $t4
                                        addu $t9, $t8, $t7
                                        sw $t9, 24($sp)
                                        addu $t7, $t6, 1
                                        sw $t7, 28($sp)
                                         bne $t5, 100, loop
```

#### Azzeramento di un registro

```
# write 0 in $t0
.text
.globl main
.ent main
main:
   and $t0, $0, $0
        $v0, 10
   li
   syscall
.end main
```

int a;

a = 0;

#### Somma di due valori

```
# reading 2 values from memory, adding and writing them back
                           .data
int
        opd1,
                           opd1:
                                      .word 0x00005678
        opd2,
                           opd2:
                                      .word 0x12340000
        result;
                           result:
                                      .space 4
                           .text
                           .globl main
                           .ent main
                           main:
                                            $t0, opd1
                                      la
                                      lw
                                            $t1, ($t0)
                                            $t0, opd2
                                      la
                                            $t2, ($t0)
                                      lw
                                      add
                                            $t3, $t1, $t2
result = opd1 + opd2;
                                            $t0, result
                                      la
                                            $t3, ($t0)
                                      SW
                                      li
                                            $v0, 10
                                      syscall
```

.end main

16

#### Somma degli elementi di un vettore (I)

```
# adds all the elements of a vector
                                .data
int
          vett[5],
                                vett:
                                                     .word 5, 7, 3, 4, 3
          result,
                                result:
                                                     .word 0
          tmp=0;
                                .text
                                .globl main
                                ent main
                                main:
                                          la
                                                     $t3, vett
                                                                          #load address of vett
                                          and
                                                     $t4. $0. $0
                                                                          # temporary register = 0
                                                                          # load first element from vett
                                          lw
                                                     $t0, ($t3)
                                                     $t4, $t4, $t0
                                                                          # add to the temp register
                                          add
                                          addi
                                                     $t3, $t3, 4
                                                                          # update index
                                                     $t0, ($t3)
                                                                          # load first element from vett
                                          lw
 tmp = 0;
                                                     $t4, $t4, $t0
                                                                          # add to the temp register
                                          add
                                          addi
                                                     $t3. $t3. 4
                                                                          # update index
 tmp += vett[0];
                                                     $t0, ($t3)
                                                                          # load first element from vett
                                          lw
 tmp += vett[1];
                                                     $t4, $t4, $t0
                                          add
                                                                          # add to the temp register
 tmp += vett[2];
                                                     $t3, $t3, 4
                                                                          # update index
                                          addi
 tmp += vett[3];
                                                     $t0, ($t3)
                                                                          # load first element from vett
                                          lw
                                                                          # add to the temp register
                                                     $t4, $t4, $t0
                                          add
 tmp += vett[4];
                                                     $t3, $t3, 4
                                          addi
                                                                          # update index
 result = tmp;
                                                                          # load first element from vett
                                                     $t0, ($t3)
                                          lw
                                          add
                                                     $t4, $t4, $t0
                                                                          # add to the temp register
                                          la
                                                     $t3, result
                                                                          # write result to memory
                                                     $t4, ($t3)
                                          SW
                                          li.
                                                     $v0, 10
                                          syscall
                                .end main
```

#### Somma degli elementi di un vettore (II)

```
# adds all the elements of a vector
                         .data
                         vett:
                                  .word 5, 7, 3, 4, 3
                         result:
                                  .word 0
                         .text
int
        vett[5],
                         .globl main
        result,
                         .ent main
         tmp=0,
                         main:
         i;
                                  la
                                           $t1, vett
                                           $t3, $0, $0
                                  and
                                                            # index
                                           $t4, $0, $0
                                                            # temporary register
                                  and
                                           $t0, ($t1)
                                                            # load first element from vett
                         lab1:
                                  lw
for(i=0; i<5; i++)
                                           $t4, $t4, $t0
                                                            # add to the temp register
                                  add
         tmp += vett[i];
                                           $t1, $t1, 4
                                  addi
                                           $t3, $t3, 1
                                  addi
                                                            # update index
result = tmp;
                                                            # repeat 5 times
                                           $t3, 5, lab1
                                  bne
                                  la
                                           $t1, result
                                           $t4, ($t1)
                                  SW
                                  li
                                           $v0, 10
```

syscall .end main

# Lettura e visualizzazione di un vettore di caratteri

```
# legge DIM elementi di un vettore e li visualizza sulla console (schermo) in ordine inverso
.data
DIM = 5
            .space DIM
vett:
                                                                      char
                                                                                  vett[5];
                                                                      int i;
.text
.qlobl main
.ent main
main:
                                                                       for(i=0; i<5; i++)
           la
                       $t2, vett
                                                                                  scanf("%c", &vett[i]);
           and
                       $t3, $0, $0
                                               # index
lab1:
           li
                       $v0. 12
                                               # read one character
                                                                       for(i=4; i>=0; i--)
           syscall
                                                                                  printf("%c ", vett[i]);
                       $v0, ($t2)
           sb
           addi
                       $t2, $t2, 1
           addi
                       $t3, $t3, 1
                                               # update index
                                                           # repeat 5 times
                       $t3, DIM, lab1
            bne
lab2:
           addi
                       $t3, $t3, -1
                                               # update index
           addi
                       $t2, $t2, -1
           lb
                       $a0, ($t2)
            li
                       $v0, 11
                                               # write one character
           syscall
            bne
                       $t3, 0, lab2
                                               # repeat 5 times
            li
                       $v0, 10
           syscall
```

.end main