

Travaux d'études et de recherche (TER)

Gwenaël Delaval et Cyril Labbé

Gwenael.Delaval@imag.fr

Cyril.Labbe@imag.fr

UFR - IM²AG

Septembre 2015

Ce qu'il faut savoir

- Forme :
 - Période non intensive (2 apm/semaine) : bibliographie, travail préparatoire.
 - Période intensive (temps plein).
- Calendrier :
 - Trouver un stage : **maintenant** → **mi-décembre**
 - Préparation (semaine pleine) : 14/12/2015 → 18/12/2015
 - Préparation (2 j./semaine) : février 2016 → avril 2016
 - Période intensive : mi-mai 2016 → mi-juin 2016
 - Soutenances : mi juin 2016
- Evaluation :
 - Un avis de votre responsable de stage.
 - Un rapport court (≤ 10 pages)
 - Une soutenance (durant la dernière semaine).

Formation à la recherche par la recherche : TER

- Une première approche du monde de la recherche par la pratique.
- Une découverte du monde académique (laboratoire, travail en équipe).
- Une pratique de la communication scientifique (rapport, soutenance, anglais).

- Le site web de référence (avec le guide du module) :

<http://lig-membres.imag.fr/labbe/TER/>

- Le site pour chercher un stage en laboratoire :

<http://projets-mastermi.imag.fr/pcarre/>

- Les deux enseignants responsables :

- Gwenaël Delaval : Gwenael.Delaval@imag.fr
- Cyril Labbé : Cyril.Labbe@imag.fr

Attention plagiat !

- Marqué pour l'éternité ?

Notice of Violation of IEEE Publication Principles

"Efficient Implementation of QRD-RLS Algorithm using Hardware-Software Co-design"
by Napur Lodha, Nivesh Rai, Aarth Krishnamurthy, Hrishikesh Venkataraman
in the 2009 IEEE International Symposium on Parallel & Distributed Processing (IPDPS 2009),
2009, pp. 1 – 4.

After careful and considered review of the content and authorship of this paper by a duly constituted expert committee, this paper has been found to be in violation of IEEE's Publication Principles.

This paper contains significant portions of original text from the paper cited below. The original text was reused with insufficient attribution (including appropriate references to the original author(s) and/or paper title) and without permission from all coauthors.

Due to the nature of this violation, reasonable effort should be made to remove all past references to this paper, and future references should be made to the following article:

"Hardware-Software Co-design of QRD-RLS Algorithm with Microblaze Soft Core Processor"
by Napur Lodha, Nivesh Rai, Rahul Dubey, Hrishikesh Venkataraman
in the Third International Conference on Information Systems, Technology and Management (ICISTM-09), 2009, pp. 197 – 207.