我的研究兴趣主要集中在嵌入式系统、人工智能（AI）和硬件设计的交叉领域，特别是如何通过硬件加速来构建更高效、更快速的AI计算平台。我对利用先进的硬件设计技术，提升AI算法在嵌入式系统中的执行效率和性能充满了兴趣。

在当前AI发展的背景下，深度学习和其他复杂的AI模型对计算资源的需求不断增加。我希望能够研究如何设计和优化嵌入式硬件架构，以满足这些模型对高速计算和低延迟的要求。我尤其关注使用FPGA、ASIC等可编程硬件，通过硬件加速技术优化AI模型的执行速度，减少计算瓶颈，从而显著提升系统的整体性能。

此外，我对硬件/软件协同设计的研究非常感兴趣。通过将AI算法与专用硬件紧密结合，我致力于开发能够在资源受限环境中依然表现出色的嵌入式AI系统。这些系统不仅能够实现实时数据处理和高效的并行计算，还可以在各种应用场景中提供出色的性能表现。

通过这些研究，我希望能够推动AI与硬件设计之间的深度融合，开发出能够支持未来AI应用的高效硬件平台。这不仅将提升现有AI系统的计算能力，还将为下一代智能设备的开发提供强有力的支持。