

1 Plan de Estudios Para la Enseñanza/Aprendizaje de Sistemas Embebidos

1.1. Introducción

La disponibilidad de personal calificado que absorba, asimile y aplique los conocimientos asociados a una tecnología es, el punto más importante en el proceso de transferencia tecnológica propuesto en este trabajo; como se mencionó anteriormente, los canales tradicionales de transferencia han demostrado ser poco efectivos para difundir estos conocimientos en el área bajo estudio; la hipótesis central que maneja esta investigación es que la causa principal del atraso de la industria electrónica (relacionada con el diseño digital) es la poca oferta de personal calificado que genere un cambio que permita pasar de importadores a generadores de soluciones que utilizan los últimos avances tecnológicos en la industria electrónica mundial.

Es importante que los estudiantes utilicen herramientas adecuadas cuando se enfrentan a la implementación física. Hasta hace poco en el DICE se encontraban trabajos académicos realizados por estudiantes de pregrado y posgrado que utilizaban placas de prototipos; se proporcionaban soluciones basadas en herramientas comerciales las cuales eran conseguidas de forma ilegal o se utilizaban demostraciones con funcionalidad limitada. Este tipo de soluciones están muy lejos de una solución comercial real, primero por que no proporciona una plataforma física robusta y segundo porque es necesario adquirir software muy costoso. Adicionalmente, no es ético utilizar herramientas comerciales en la enseñanza, si no se cuentan con las licencias necesarias; es muy común ignorar este tipo de violaciones a los derechos de autor cuando se trabaja en aplicaciones académicas; por esta razón, una de las premisas de esta metodología de enseñanza/aprendizaje es el uso de herramientas abiertas que produzcan resultados comparables al de las herramientas comerciales.

El plan de estudios propuesto en este capítulo adopta los conocimientos generados en el proceso de transferencia descrito en el capítulo ??, lo que lo convierte en una herramienta de difusión hacia la academia, con esto se espera que los estudiantes tomen conciencia de la importancia del uso de esta tecnología. El contenido y la metodología del plan de estudios se ajustará a la iniciativa CDIO. El Departamento de Ingeniería Eléctrica y Electrónica de la Universidad Nacional de Colombia está realizando el proceso de adaptar la Iniciativa CDIO a las asignaturas de sus dos carreras (eléctrica y electrónica); la mayoría de las asignaturas que componen estos programas no contemplan actividades que ayuden a mejorar las habilidades en la implementación de sistemas, de aquí la importancia de incluirlos como parte de esta propuesta.

1.1.1. La Iniciativa CDIO

La iniciativa CDIO ¹ ha sido desarrollada por el MIT con ayuda de académicos, industriales, ingenieros y estudiantes [1] como respuesta a los diferentes caminos que están tomando la educación de la ingeniería y las demandas del mundo real ². Esta iniciativa ha sido adoptada por un creciente número de instituciones académicas; hacer parte de este esfuerzo mundial ayuda a mantener los planes académicos actualizados con los cambios que se realizan en países más industrializados. En este capítulo se mostrará cómo esta iniciativa se adapta perfectamente a la metodología propuesta en este trabajo ya que adiciona dos componentes importantes para la aplicación de la tecnología en la creación de nuevos productos: la implementación y la operación.

La iniciativa CDIO se basa en la suposición de que los egresados de los centros de formación en ingeniería deben ser capaces de: **Concebir, Diseñar, Implementar y Operar** sistemas funcionales en el mundo real. Como se mencionó anteriormente, en Colombia, una parte importante de los centros de formación solo tienen en cuenta la concepción y el diseño, descuidando la implementación y la operación. Lo que impide que se generen habilidades necesarias para establecer una estrecha relación con la industria, la cual, requiere productos que pueda comercializar o den soluciones a sus necesidades. La frase *en el mundo real* resalta la importancia de trabajar en la solución de problemas que pueden encontrarse en el ejercicio profesional, lo que es muy difícil de determinar cuando los docentes no tienen un contacto frecuente con él. La iniciativa CDIO se enfoca en preparar a los estudiantes con los conocimientos habilidades y aptitudes para ser ingenieros líder; y sus principales objetivos son [1]:

- Educar a los estudiantes para dominar un conocimiento más profundo de los fundamentos técnicos.
- Educar a los ingenieros para liderar la creación y operación de nuevos productos y sistemas.
- Educar futuros investigadores para que conozcan la importancia estratégica y el valor de su trabajo.

Estos objetivos se adaptan a los requerimientos que se exige a la plataforma tecnológica de un país para que pueda realizar una adecuada absorción del conocimiento transferido para la creación de nuevos productos adaptados a las necesidades locales. Las premisas que capturan la visión, objetivos y fundamentos pedagógicos de la iniciativa son:

- Es posible cumplir las necesidades propias de la profesión mientras se realiza el proceso de concebir, diseñar, implementar y operar sistemas en el contexto de los sistemas de ingeniería.
- Los resultados de la formación deben ser fijados por los sectores interesados (academia, industria, gobierno) y deben formar una secuencia de experiencias de aprendizaje, algunas de las cuales son experimentales; es decir, deben enfrentar a los estudiantes a situaciones que encontrarán en el ejercicio de su profesión.
- La adecuada construcción de esta cadena de actividades tendrán un doble impacto en la formación de los estudiantes: por un lado facilitará el aprendizaje de habilidades críticas e inter-personales y fortalecerá las habilidades de construcción de sistemas, productos y procesos, mientras se mejora el aprendizaje de los conceptos fundamentales.

¹<http://www.cdio.org>

²lo que se aplica perfectamente al estado de la industria electrónica en Colombia

1.1.2. Estructura del Plan de Estudios CDIO

La figura 1.1 muestra los bloques constructores del plan de estudios CDIO. En el primer nivel se puede observar que todo individuo interesado en obtener habilidades técnicas posee *habilidades personales y profesionales*, las cuales son fundamentales para la práctica. Para ser capaces de desarrollar sistemas complejos en ingeniería, los estudiantes deben dominar los fundamentos del *razonamiento y conocimiento técnico*; para trabajar en un entorno moderno basado en grupos de trabajo, los estudiantes deben desarrollar *habilidades interpersonales* de comunicación y trabajo en equipo; finalmente, para ser capaz de crear y operar productos y sistemas, un estudiante debe entender el concepto de *concebir, diseñar, implementar y operar sistemas en el contexto social y empresarial* [2]



Figura 1.1: Bloques constructores de conocimiento, habilidades y actitudes necesarias para concebir, diseñar, implementar y operar sistemas en el contexto social y empresarial fuente:[2]

Razonamiento y conocimiento técnico Los componentes del primer nivel *razonamiento y conocimiento técnico* son comunes a los planes de estudio de las ingenierías modernas y son:

- Fundamentos avanzados de ingeniería.
- Fundamentos del núcleo de ingeniería.
- Conocimiento científico.

La razón de poner este bloque constructor en el primer nivel es solo para recordar que el objetivo primordial de cualquier programa de pregrado es el desarrollo de un conocimiento profundo de fundamentos técnicos. En este trabajo no se cambiará este componente ya que para hacerlo es necesario un consenso con las demás carreras de la facultad de ingeniería de la Universidad Nacional, labor que puede tomar varios años.

Habilidades personales, profesionales e interpersonales Los niveles 2 y 3 se centran en las habilidades personales que debe poseer un individuo para que pueda cumplir con el objetivo de la iniciativa CDIO. El nivel 2 está compuesto por:

- Las habilidades profesionales que representan las tres formas de pensar más practicadas por los ingenieros: resolución de problemas; descubrimiento de conocimiento y pensamiento sistémico.
- Actitudes que incluyen integridad y comportamiento profesional así como las necesarias para planear la profesión.

Las habilidades que no hacen parte del contexto profesional ni del inter-personal son llamadas *habilidades y actitudes personales*, incluyen el carácter; iniciativa; perseverancia; formas de pensar más genéricas como pensamiento crítico, creativo; y habilidades propias como curiosidad, aprendizaje continuo y manejo del tiempo.

Las habilidades inter-personales, son un subconjunto de las habilidades personales y se dividen en dos grupos (que se traslapan) llamados: equipo de trabajo y comunicaciones. El equipo de trabajo hace referencia a las habilidades necesarias para formar, operar, fortalecer y liderar un equipo con habilidades específicas de un equipo de trabajo técnico. La comunicación se compone de habilidades para idear estrategias de comunicación y aquellas que utilizan los medios orales, escritos, electrónicos y gráficos, y, en el caso colombiano, el uso del idioma Inglés.

Habilidades CDIO Habilidades necesarias para concebir, diseñar, implementar y operar sistemas en el contexto social y empresarial; estos cuatro componentes son necesarios para que los egresados de las carreras relacionadas con la ingeniería electrónica sean capaces de absorber los conocimientos que las nuevas tecnologías proporcionan, adaptarlos a la situación tecnológica y al contexto social del país para generar productos que resuelvan necesidades locales. Para satisfacer una necesidad de la sociedad es necesario conocer la dinámica empresarial, los principios que la rigen y como se debe actuar en una empresa de cualquier tipo y tamaño.

1.2. Implementación del Plan de Estudios CDIO

La Figura 1.2 muestra los componentes que deben ser especificados para implementar el plan de estudios CDIO al currículo de las asignaturas del área de electrónica digital; en primer lugar se encuentran los resultados esperados del proceso de aprendizaje, esto es, ¿Qué deben saber y qué deben ser capaces de hacer los estudiantes al final del curso? Para contestar a esta pregunta es necesario definir las **habilidades** que serán reforzadas o desarrolladas y los *objetivos* de cada asignatura.

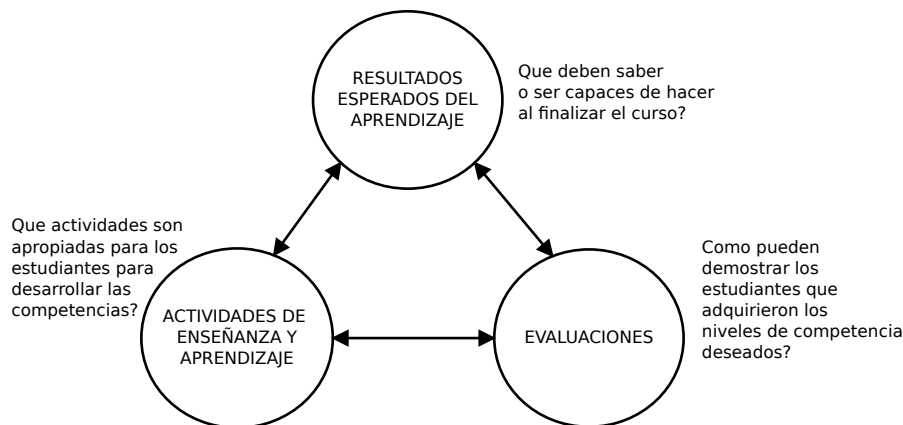


Figura 1.2: Objetivos, actividades, y evaluación:

Para alcanzar los objetivos definidos en el primer paso, es necesario generar una serie de **actividades** que le permitan al estudiante retener nuevos conocimientos y habilidades y desarrollar las competencias deseadas; las actividades deben cubrir todas las habilidades que se quieran desarrollar o reforzar. Finalmente, se deben desarrollar métodos de evaluación que permitan conocer el nivel de

competencia de los estudiantes, y de esta forma ajustar las actividades para obtener los resultados esperados.

1.2.1. Definición e Identificación de las Habilidades CDIO

El primer paso en la implementación del plan de estudios CDIO es definir e identificar las habilidades requeridas en una determinada área del plan de estudios; en este caso en las asignaturas del área de electrónica digital. En el DIEE de la Universidad Nacional de Colombia, el área de electrónica digital está compuesta por tres asignaturas para la carrera de ingeniería electrónica: Electrónica Digital 1, Electrónica Digital 2 y Sistemas Embebidos y por electrónica Digital 1 para ingeniería eléctrica.

Grado de competencia

Para trasladar las habilidades a objetivos de aprendizaje es necesario determinar el grado de competencia que se espera que el profesional adquiera en cada una de las asignaturas; por supuesto, algunas de estas habilidades no pueden obtenerse solo en una asignatura y es necesario que todo el plan académico contribuya a generarla, lo que requiere un consenso del personal académico. Los niveles de competencia seleccionados para indicar el grado en que debe ser apropiada una determinada habilidad son:

- *Introducir (I)*: Introduce pero no evalúa.
- *Enseñar (E)* : Enseña y evalúa.
- *Utilizar (U)*: Utiliza, puede ser evaluado o no.

Aptitudes personales, profesionales y habilidades interpersonales

La tabla 1.1 muestra las habilidades para las *aptitudes personales y profesionales* de las tres asignaturas del área de electrónica digital. En ella se puede observar que existen habilidades comunes a las tres asignaturas en lo relacionado con el planteamiento y resolución de problemas, experimentación y descubrimiento de conocimiento y habilidades y actitudes personales; todas ellas buscan que el estudiante sea capaz de identificar un problema y con base en los conocimientos adquiridos formule hipótesis y modelos que permitan darle solución. Las habilidades interpersonales son tratadas de forma gradual, en el primer curso, se guía en la formación de estas habilidades utilizando ejemplos que ellos utilizarán en los cursos posteriores.

Habilidades CDIO Sistemas en el contexto Empresarial, Social y Ambiental - Innovación

La primera columna de la tabla 1.2 muestra las habilidades C.D.I.O. Sistemas en el contexto Empresarial, Social y Ambiental - Innovación. Este grupo de habilidades son las que marcan diferencia con las otras asignaturas del plan de estudios ya que como se mencionó anteriormente, la mayoría de los cursos no contemplan la implementación de sistemas reales donde se apliquen los conocimientos que se intentan transmitir.

Competencias de las habilidades CDIO nivel 2 y 3			
APTITUDES PERSONALES Y PROFESIONALES	Nivel 1		
	E. Dig1	E. Dig2	Sist. Emb.
Planteamiento y resolución de problemas de ingeniería	EU		
1 Identificación y formulación del problema	EU		
2 Modelamiento	EU		
3 Solución y recomendación	EU		
Experimentación y descubrimiento de conocimiento	U		
4 Formulación de hipótesis	U		
5 Investigación experimental	U		
Pensamiento sistemático	EU		
6 Pensamiento global	U		
7 Surgimiento e interacciones	U		
Habilidades y actitudes personales	U		
8 Pensamiento creativo	IEU		
9 Pensamiento crítico	IEU		
10 Toma de conciencia de conocimientos propios	IEU		
11 Curiosidad y aprendizaje permanente Habilidades y actitudes profesionales	U		
12 Ética profesional, integridad, responsabilidad	U		
13 Comportamiento profesional	U		
39 Confianza y lealtad	IEU		
HABILIDADES INTERPERSONALES	Nivel 1		
	E. Dig1	E. Dig2	Sist. Emb.
Equipo de trabajo	EU		
14 Formar grupos efectivos	EU	U	U
15 Equipo de liderazgo	EU	U	U
40 Equipo Técnico y Multi-disciplinario	EU	U	U
Comunicaciones estructuradas	EU		
16 Estrategia de comunicación	EU	U	U
17 Estructura de la comunicación	EU	U	U
18 Comunicación Escrita	EU	U	U
19 Comunicación Electrónica	EU	U	U
20 Presentación Oral	EU	U	U
Comunicación en Idioma Extranjero	U		
21 Inglés	U		
Comunicaciones Informales: Relacionarse con los demás	U		
41 Preguntar, Escuchar y Dialogar	EU	U	U
42 Negociación, compromiso y resolución de conflictos	EU	U	U
43 Establecimiento de conexiones	IEU	U	U

Tabla 1.1: Competencias para los niveles 2 y 3 CDIO

HABILIDADES CDIO	Nivel 1		
	E. Dig1	E. Dig2	Sist. Emb.
Contexto Externo, Social, Económico y Ambiental	IEU		
22 Rol y responsabilidad de los Ingenieros	IEU		
23 Impacto sobre la sociedad y el medio ambiente	IEU		
24 Cuestiones y valores actuales	IEU		
44 Sostenibilidad y necesidad de un desarrollo sostenible	IE	IE	IE
Empresa y contexto empresarial	EU		
25 Interesados en la empresa, metas y objetivos	I		
26 Espíritu Empresarial Técnico	I		
27 Trabajo exitoso en organizaciones	I		
45 Finanzas y Economía de los Proyectos de Ingeniería	IE	IE	IE
Concepción y Administración de Sistemas en Ingeniería.	IEU		
28 Entender las necesidades y establecer las metas	IEU	EU	U
29 Definir la función, concepto y arquitectura	IEU	EU	U
Diseño	IEU		
30 Proceso de Diseño	IEU	EU	U
31 Fases del proceso de Diseño y enfoques	IEU	EU	U
32 Utilización de conocimiento científico en el diseño	IEU	EU	U
33 Diseño específico	IEU	EU	U
34 Diseño multi-disciplinario	I	E	U
Implementación	EU		
35 Proceso de fabricación Hardware	IEU	EU	U
36 Proceso de Implementación de Software	I	EU	U
37 Integración Software - Hardware	I	EU	U
38 Pruebas, verificación, validación y certificación	IE	EU	U

Tabla 1.2: Competencias para CDIO

1.3. Integración de las Habilidades CDIO al Plan de Estudios

1.3.1. Metodología de Diseño

La metodología de diseño utilizada en la creación de este programa académico se describió en la sección ?? del capítulo ?. En la figura 1.3 se muestra como será abordada esta metodología en los diferentes cursos que componen la línea de electrónica digital.

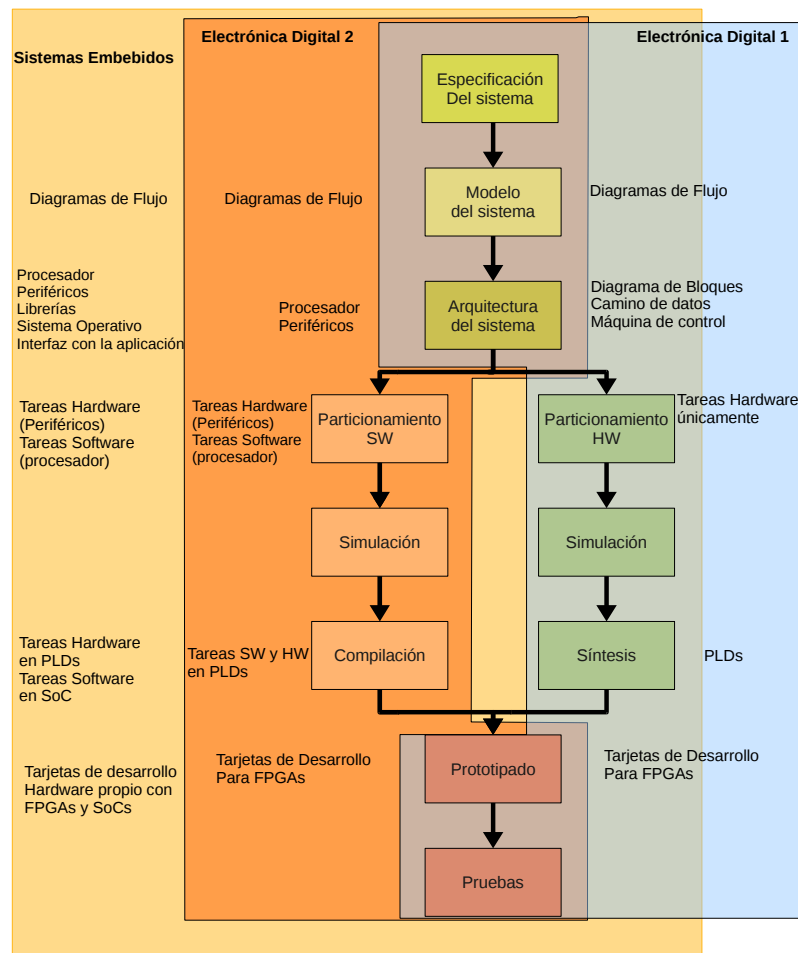


Figura 1.3: Metodología de diseño para el área de Sistemas Digitales

1.3.2. Contenido

Electrónica Digital 1

- **Flujo de Diseño de Sistemas Embebidos**
 - Sistemas Digitales: Panorama Y Perspectiva
 - Metodología de Diseño

- Representaciones de Diseño y Niveles de Abstracción

■ **Sistemas Numéricos y Operaciones Aritméticas**

- Representación de Datos
- Sistemas numéricos: Binario, Octal Hexadecimal
- Representación de números negativos
- Algoritmos para la implementación de operaciones aritméticas
 - Camino de Datos
 - Control

■ **Lógica Combinatoria**

- Definición.
- Ecuaciones Booleanas, Formas canónicas.
- Módulos Básicos: Multiplexores, codificadores, sumadores, restadores comparadores.

■ **Lógica Secuencial**

- Definición
- Elementos de memoria:
 - Latch
 - Flip-Flop
- Bloques básicos
 - Registros
 - Acumuladores
 - Contadores
- Máquina de Estados Finitos (FSM)
 - Arquitectura
 - Tipos: Mealy, Moore
 - Diagramas de Estado
 - Síntesis de Máquinas de Estado
- Máquinas de Estado Algorítmicas (ASM)
 - Tareas Hardware
 - Componentes: Camino de Datos y Máquina de Control
 - Implementación de operaciones aritméticas utilizando ASM
 - Identificación, funcionamiento e interfaz de bloques constructores.
 - Interacción entre el Camino de Datos y la Máquina de Control
 - Lenguajes de Descripción de Hardware

■ **Tecnologías de Implementación**

- Familia Lógica CMOS
 - Principio de funcionamiento, consumo de potencia
 - Niveles Lógicos y márgenes de ruido
 - Retardos, Manejo de Corriente
 - Compuertas tri-estado y Open-Drain
- Dispositivos Lógicos Programables
 - Arreglos Lógicos Programables (PALs)
 - Dispositivos Lógicos Programables (PLDs, CPLDs)
 - Arreglo de Compuertas Programable en Campo (FPGA)
 - Flujo de Diseño - Programación en Sistema
- **Introducción a los procesadores**
 - Máquina de Estados Algorítmica Programable

Electrónica Digital 2

- **Codiseño Hardware-Software**
 - Flujo de Diseño y Particionamiento HW/SW.
 - Comunicación SW -¿ HW (Direccionamiento)
 - Comunicación HW -¿ SW (Interrupciones)
 - Componentes de un Sistema eterogéneo.
 - Procesador
 - Buses
 - Periféricos
 - Memorias
- **Arquitectura de Procesadores**
 - Micro-Arquitectura
 - Set de Instrucciones
 - Modos de direccionamiento
 - Interrupciones
 - Pipeline
- **Implementacion de Tareas Hardware**
 - Arquitectura de computadores
 - CPU
 - Memorias
 - Periféricos

- Mapa de Memoria
 - Controlador de Interrupciones Programable
- Definición de la Interfaz HS y SW
- Implementación de Tareas Hardware en Periféricos.
- **Flujo de Diseño Software**
 - Cadena de Herramientas:
 - Compilador
 - Librerías standard
 - Depurador
 - Utilidades binarias
 - Código de Inicio C RunTime crt0
 - Herramienta *make*
 - Integración del Software sobre hardware Electrónico.
 - Ejecución en Memoria Interna
 - Ejecución en Memoria Externa: Bootloaders
 - Implementación de tareas software y comunicación con tareas Hardware.
- **Sistemas Sobre Silicio**
 - Arquitectura

Sistemas Embebidos

- **Sistemas Embebidos**
 - Definición, aplicaciones
 - Metodología de Diseño
 - Arquitectura
 - Sistema Sobre Silicio
 - Circuitos de Referencia
- **Inicialización**
 - Métodos de arranque
 - Bootloaders
- **Sistema Operativo Linux**
 - Arquitectura
 - Sincronización entre procesos
 - Estructura del Kernel y Organización del código fuente
 - Drivers de Dispositivos y módulos del kernel

- Imágen del kernel
- Inicialización del Kernel
- **Sistema de Archivos del root**
 - Tipos de Sistema de Archivos
 - Estructura del Sistema de Archivos del root
 - Archivos de configuración y niveles de ejecución.
 - Montaje del sistema de archivos del root
- **Interfaz con dispositivos externos al SoC**
 - Control utilizando señales de Entrada/Salida de propósito general (GPIOs)
 - Utilizando puertos de comunicaciones UART, I2C, SPI, USB.
 - Utilizando el controlador de memorias externas del SoC
- **Interfaz con Periféricos Dedicados Implementados en PLDs**
 - Configuración del PLD utilizando GPIOs del SoC
 - Definición de la Interfaz HW y SW
 - Comunicación con periféricos dedicados

1.3.3. Objetivos de Aprendizaje - Dominio Cognitivo

El dominio cognitivo involucra conocimiento y desarrollo de habilidades intelectuales. Incluye el reconocimiento de hechos específicos, procedimientos, y conceptos que ayudan en el desarrollo de habilidades y capacidades intelectuales. Bloom [3] identificó las siguientes seis categorías, las que están ordenadas desde el comportamiento más simple al más complejo. Las categorías pueden considerarse como grados de dificultad. Es decir, se deben dominar las primeras antes de poder desarrollar las otras.

1. Conocimiento: definido como la acción de recordar información aprendida anteriormente.
 - **Objetivos generales**
 - *Identifica y reproduce* las diferentes etapas del proceso de diseño.
 - *Identifica* la estructura de un sistema digital.
 - *Selecciona* los componentes adecuados para cada problema (particionamiento hardware/software).
 - *Define* las especificaciones de un sistema digital.
 - *Lee* esquemáticos electrónicos y hojas de especificaciones de sus componentes.
 - *Escribe* documentos que *describen* el proceso de diseño de un sistema digital.
 - **Electrónica digital 1**
 - *Identifica* la arquitectura de un circuito lógico y secuencial.
 - *Reproduce* los pasos para sintetizar una máquina de estados algorítmica.

- *Identifica* los componentes básicos de una máquina de estados algorítmica.
 - *Identifica* los pasos del flujo de diseño hardware.
 - Electrónica digital 2
 - *Identifica* las tareas que deben ser ejecutadas en software y en hardware.
 - *Identifica y describe* los componentes de un SoC.
 - *Identifica y describe* el funcionamiento de los componentes de una unidad de procesamiento central.
 - *Identifica* los pasos del flujo de diseño software.
 - *Describe* el comportamiento de tareas hardware y software.
 - Sistemas embebidos
 - *Describe* la integración de software en hardware electrónico.
 - *Identifica* los componentes de un sistema embebido.
2. Comprensión: relacionado con los objetivos, comportamientos o respuestas que representan el entendimiento de un mensaje contenido en una comunicación, sin referirse a otro material. Para llegar a este entendimiento el estudiante puede cambiar la comunicación en su mente para reflejar una forma alterna más significativa para él.
- Objetivos generales
 - *Entiende* las etapas de la metodología de diseño de sistemas digitales.
 - *Entiende* la diferencia entre tareas hardware y software.
 - *Analiza* las diferentes formas de implementar un sistema digital.
 - *Describe* el comportamiento de un sistema digital.
 - Electrónica digital 1
 - *Entiende* la forma de implementar máquinas de estado algorítmicas en dispositivos lógicos programables (PLD) utilizando lenguajes de descripción de hardware.
 - Electrónica digital 2
 - *Entiende* el funcionamiento de un SoC.
 - *Entiende* los canales de comunicación entre un periférico y la unidad de procesamiento central.
 - *Entiende* los pasos necesarios para crear aplicaciones utilizando lenguajes de alto nivel.
 - *Entiende* el uso del conjunto de instrucciones en la elaboración de aplicaciones.
 - Sistemas embebidos
 - *Entiende* la diferencia entre procesadores softcore y hardcore.
 - *Entiende* la diferencia entre aplicaciones que utilizan y las que no utilizan sistema operativo.
3. Aplicación: habilidad de utilizar información aprendida previamente en nuevas situaciones para resolver problemas con una única o mejor solución.

- Objetivos generales
 - *utiliza y aplica* la metodología de diseño de sistemas embebidos en la solución de problemas.
 - *Implementa* sistemas digitales que dan solución a una necesidad de la sociedad.
 - *Implementa* placas de circuito impreso.
 - *Utiliza* software como ayuda en el proceso de diseño.
 - *Aplica* el concepto de re-utilización de código.
 - *Utiliza* niveles de jerarquía para el diseño de sistemas digitales.
 - *Construye* sistemas digitales.
 - *Desarrolla y aplica* pruebas para comprobar el correcto funcionamiento de un sistema digital.
 - Electrónica digital 1
 - *Implementa* máquinas de estado algorítmicas.
 - *Utiliza* lenguajes de descripción de hardware.
 - *Utiliza* el flujo de diseño hardware.
 - Electrónica digital 2
 - *Implementa* tareas hardware como periféricos de un SoC.
 - *Utiliza* herramientas de compilación y el flujo de diseño software.
 - *Implementa* tareas software utilizando una unidad de procesamiento central.
 - *Desarrolla* aplicaciones que implementan tareas hardware y software.
 - *Utiliza* canales de comunicación entre tareas hardware y software
 - Sistemas embebidos
 - *Desarrolla* aplicaciones utilizando un sistema operativo.
 - *Implementa* periféricos en un PLD.
 - *Desarrolla* controladores del sistema operativo para periféricos implementados en PLDs.
 - *Utiliza* librerías disponibles para el desarrollo de aplicaciones.
 - *Desarrolla* interfaces gráficas para aplicaciones embebidas.
4. Análisis: La separación de la información en sus partes componentes, examinando y entendiendo su estructura. Distinguiendo entre hechos e inferencias.
- Objetivos generales
 - *Distingue* las diferentes formas de implementación de sistemas digitales.
 - *Subdivide* un problema en componentes funcionales.
 - *Reconoce* los componentes de un sistema digital.
 - *Distingue* los dominios de descripción y los niveles de abstracción de los sistemas digitales.

- *Reconoce* los niveles jerárquicos en un proceso de diseño.
 - *Diferencia* la implementación de tareas hardware y software.
 - Electrónica digital 1
 - *Distingue* los componentes de la lógica combinatoria y secuencial.
 - *Reconoce* la arquitectura de las máquinas de estado algorítmicas.
 - *Reconoce* sistemas implementados con lenguajes de descripción de hardware.
 - Electrónica digital 2
 - *Reconoce* la arquitectura de un SoC.
 - *Distingue* los componentes de una unidad de procesamiento central.
 - *Reconoce* funciones que deben ser implementadas en hardware para cumplir con restricciones de diseño.
 - *Distingue* la diferencia entre un lenguaje de alto nivel y el lenguaje ensamblador.
 - Sistemas embebidos
 - *Distingue* los componentes de un sistema embebido.
 - *Reconoce* la arquitectura de sistemas digitales comerciales.
 - *Diferencia* las aplicaciones independientes (standalone) de las que usan sistemas operativos.
 - *Reconoce* las funciones de un sistema operativo.
5. Síntesis: definida como la acción de unir elementos y partes para conformar una estructura o patrón, enfatizando en la creación de un nuevo significado o estructura.
- Objetivos generales
 - *Diseña y genera* sistemas digitales que dan solución a problemas reales.
 - *Colabora* en un grupo de trabajo para dar solución a un problema común.
 - *Colabora* con la sociedad compartiendo el resultado de sus estudios.
 - *Combina* dispositivos semiconductores para cumplir especificaciones de diseño.
 - *Comunica* el resultado de sus investigaciones utilizando medios electrónicos.
 - *Desarrolla* pruebas para determinar el correcto funcionamiento de un sistema.
 - *Crea* soluciones a problemas reales utilizando dispositivos electrónicos.
 - *Planea* actividades que darán como resultado soluciones a problemas reales.
 - *Valida* el cumplimiento de restricciones de diseño.
 - Electrónica digital 1
 - *Diseña* máquinas de estado algorítmicas
 - *Modifica* diseños de referencia para ajustarlos a necesidades puntuales.
 - Electrónica digital 2
 - *Integra* tareas software en el diseño de soluciones.

- *Diseña* SoC dedicados.
 - *Diseña y desarrolla* tareas hardware como periféricos de un SoC.
 - Sistemas embebidos
 - *Diseña* sistemas digitales utilizando SoC comerciales que ejecutan un sistema operativo.
 - *Integra* librerías y aplicaciones existentes en el diseño.
 - *Diseña* periféricos y sus respectivos controladores para el sistema operativo utilizado.
6. Evaluación: emitir juicios personales sobre el valor de las ideas o materiales.
- Objetivos generales
 - *Compara* las ventajas y desventajas de las tareas hardware y software.
 - *Decide* la arquitectura mas adecuada para un sistema digital.
 - *Interpreta* los resultados de las simulaciones.
 - *Justifica y replantea* sus criterios de diseño.
 - *Critica* implementaciones y arquitecturas de sistemas digitales.
 - *Evalúa* las diferentes alternativas de implementación de un sistema digital.
 - Electrónica digital 2
 - *Evalúa y compara* el desempeño de funciones implementadas en software y en hardware.
 - *Decide* el particionamiento hardware/software.
 - Sistemas embebidos
 - *Evalúa* las ventajas y desventajas de utilizar un sistema operativo.

1.3.4. Dominio Afectivo

- Recibir: disposición a recibir información:
 - *Identifica* malas costumbres en su método de estudio que le impiden el aprendizaje.
 - *Utiliza* material disponible para aumentar su conocimiento.
 - *Localiza* vacíos conceptuales e identifica soluciones.
- Responder: reacciona y participa activamente en su propio aprendizaje.
 - *Lee* material relacionado con el tema del curso con anterioridad.
 - *Responde* dudas formuladas en clase de temas que no han sido tratados previamente.
 - *Asiste* a las clases con preguntas relacionadas con el proceso de concepción, diseño e implementación de sistemas digitales.
 - *Presenta* los ejercicios propuestos en clase.
 - *Ayuda* a sus compañeros en el proceso de aprendizaje.
 - *Practica* para adquirir habilidad en temas relacionados con el curso.

- *Escribe* material que le ayude a entender los temas desarrollados en clase.
- Valorar: Asigna valores y expresa opiniones personales
 - *Muestra una creencia* en la importancia del auto-aprendizaje en el desarrollo de habilidades personales.
 - *Muestra una creencia* en la importancia de la creación de nuevos productos en el desarrollo del país.
 - *Comparte* el resultado de su esfuerzo con futuras generaciones.
 - *Participa* y hace aportes en grupos de discusión.
 - *Valora* el trabajo en equipo.
 - *Explica* sus criterios de diseño.
- Organizar valores: resuelve conflictos internos y desarrolla un sistema de valores.
 - *Combina* diferentes habilidades para lograr el objetivo.
 - *Compara* alternativas de solución y elige la más adecuada.
 - *Integra* resultados obtenidos en procesos anteriores a solución de nuevos problemas.
 - *Formula* estrategias para resolver problemas de forma óptima.
- Interiorizar valores: actúa de acuerdo a los valores que ha interiorizado, el comportamiento es pervasivo, consistente, predecible y característico de cada aprendiz.
 - *Propone* métodos para crear nuevos sistemas.
 - *Soluciona* problemas de la sociedad aplicando conocimiento adquirido previa y constantemente.

1.3.5. Dominio Psicomotor

- Imitación: repetir un acto que ha sido demostrado o explicado.
 - *Construir y ensamblar* placas de circuito impreso.
 - *Sigue* guías para la elaboración de layouts.
- Manipulación: práctica de una habilidad específica hasta que la acción se realice con seguridad.
 - *Manejar* herramientas para montaje de placas de circuito impreso.
 - *Manejar* herramientas para diseño de placas de circuito impreso.
- Precisión: se obtienen resultados de muy alta calidad en la ejecución de una tarea con poco esfuerzo.
 - *Mostrar* capacidades elevadas en el montaje y rework de placas de circuito impreso.
 - *Mostrar* habilidades en la elaboración de layouts.
- Articulación: las habilidades han sido desarrolladas de tal forma que pueden modificarse patrones para ajustarse a requerimientos especiales.

- *Combinar* diferentes técnicas en la elaboración, montaje y adecuación de placas de circuito impreso.
 - *Adapta* diferentes técnicas de ruteo a necesidades específicas de la aplicación.
- Naturalización:
- *Especifica* el método más adecuado para elaborar, montar, y modificar una placa de circuito impreso.

1.3.6. Metodología

Todas las actividades que se realizarán en estos cursos están encaminadas a generar habilidades necesarias para concebir, diseñar, e implementar sistemas digitales complejos, y están articuladas alrededor de una única metodología de diseño. Los tres cursos tienen un carácter teórico-práctico, el componente teórico tratará los diferentes temas de forma general, con el fin de no crear dependencia con las herramientas utilizadas, lo que permitirá realizar actualizaciones fácilmente. En el componente práctico, se tratarán temas específicos de manejo de las herramientas (lenguajes de descripción de hardware, lenguajes de programación y manejo de plataformas de desarrollo) y como se relacionan con la metodología de diseño utilizada.

El estudiante debe estudiar, profundizar y comprobar algunos temas tratados en clase y debe leer previamente la documentación que se encuentra disponible en el sitio web de los cursos. Adicionalmente, debe formar grupos de trabajo para realizar actividades a lo largo del semestre.

Durante el período académico se trabajará para definir las especificaciones, diseñar e implementar un dispositivo que resuelva una determinada necesidad (con la complejidad adecuada para cada curso). En la sesión teórica se tratarán aspectos relacionados con la concepción, diseño, identificación y definición de las funciones de los componentes del sistema, mientras que en el laboratorio se tratarán temas relacionados con la implementación de dichos componentes sobre PLDs o SoC. Se realizarán presentaciones del avance, indicando las razones que se tuvieron en cuenta en cada decisión y como se resolvieron los problemas encontrados, todo este proceso debe documentarse en la wiki del portal *linuxencaja*, esto último para formar un banco de proyectos que pueda ser utilizado como referencia por quien esté interesado.

SIE: Plataforma abierta para el desarrollo de sistemas embebidos

En el mercado existe una gran variedad de plataformas que pueden ser utilizadas en el estudio de sistemas embebidos, sin embargo, no todas son adecuadas para la implementación del método que propone este trabajo, ya que la plataforma que se utilice debe proporcionar toda la información necesaria para entenderla, programarla, replicarla y modificarla. Con el fin de proporcionar al estudiante una herramienta que pueda ser utilizada en el desarrollo de nuevos productos comerciales se requiere: acceso a los esquemáticos y a los archivos de fabricación del PCB con posibilidad de modificación; acceso a la documentación completa del proceso de fabricación; acceso a la cadena de producción; utilización de herramientas abiertas para su programación; un PLD para la implementación de tareas HW; un procesador para la implementación de tareas SW; un canal de comunicación entre el procesador y el PLD; y una comunidad que desarrolle aplicaciones para dicha plataforma y que proporcione medios para el intercambio de información a través de listas de correo y wikis.

Después de una búsqueda minuciosa no se encontraron plataformas que cumplieran con estas condiciones, en especial con las relacionadas con el proceso de diseño y de producción; esto es normal, ya que la mayoría de las empresas no quieren que se fabriquen sus plataformas y los proyectos individuales no poseen la infraestructura necesaria para la producción masiva. Por este motivo, se decidió crear una plataforma que cumpliera con los requerimientos (plataforma *SIE*), pudiera ser utilizada en los tres cursos del área y se convirtiera en una herramienta más para la difusión de los conocimientos adquiridos en este estudio.

La Figura 1.4 muestra el diagrama de bloques de la plataforma *SIE*, en ella se observa un procesador que posee periféricos para comunicación serial (UART), memorias micro-SD, un puerto I2C, un LCD a color de 3 pulgadas, 2 entradas y salidas de audio stereo, 2 entradas análogas; una FPGA que proporciona 25 señales de entrada/salida digitales de propósito general (GPIOs) y controla un conversor análogo digital de 8 canales. Existen dos canales de comunicación entre la FPGA y el procesador: uno para controlar el puerto JTAG, lo que permite la configuración de la FPGA desde el procesador (lo que elimina la necesidad de cables de programación); y otro que proporciona el bus de datos, dirección y control para comunicarse con las tareas HW o periféricos implementadas en la FPGA. El procesador utilizado es un Ingenic JZ4725 (MIPS) corriendo a 400MHz, se dispone de una memoria NAND de 2GB para almacenamiento de datos y programas, así como de una memoria SDRAM de 32 MB, lo que permite la ejecución de una gran variedad de aplicaciones Linux.

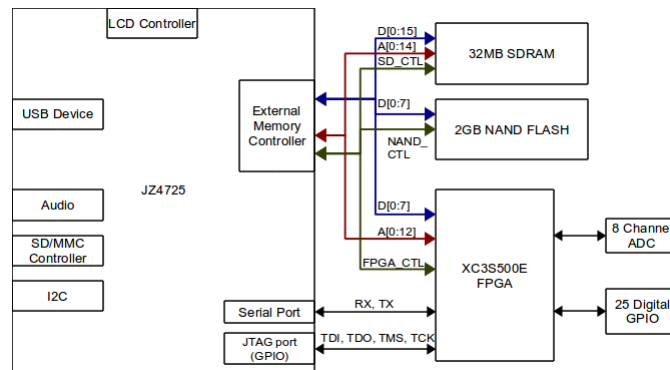


Figura 1.4: Estructura de la plataforma de desarrollo *SIE*

SIE proporciona un canal de comunicación y alimentación a través del puerto USB-device, y es configurado para ser utilizado como una interfaz de red (*usb0*), permitiendo la transferencia de archivos y ejecución de una consola remota utilizando el protocolo *ssh*; este canal de comunicación también se utiliza para programar la memoria NAND no volátil, por lo que para realizar la programación completa de los componentes de la plataforma solo es necesario un cable USB. *SIE* posee un sistema de archivos basado en el proyecto *openwrt* y dispone de una gran cantidad de aplicaciones y librerías que pueden ser compiladas en un computador tradicional, siguiendo los tutoriales de la wiki del proyecto.

1.3.7. Integración de *SIE* con los Cursos de la Línea de Electrónica Digital

En la actualidad *SIE* está siendo utilizada en los cursos de la línea de electrónica digital de la Universidad Nacional de Colombia (sede Bogotá). En el anexo ?? se listan las herramientas abiertas que se utilizan en el desarrollo de las actividades propuestas en este plan de estudios.

Electrónica digital 1

En el primer curso del área de diseño digital en la UNAL se realiza el estudio, diseño e implementación de máquinas de estado algorítmicas utilizando la metodología de diseño presentada anteriormente y la herramienta gratuita de Xilinx *Webpack*, los estudiantes implementarán sus diseños utilizando lenguajes de descripción de hardware (VHDL, verilog), como resultado de este proceso se obtendrán 3 archivos: uno para configurar a la FPGA con la funcionalidad deseada; uno que informa sobre la función asignada por el diseñador a todos los pines de la FPGA; y otro que contiene los resultados de la simulación del sistema ³. SIE proporciona un canal de comunicación entre el procesador y el puerto JTAG de la FPGA que puede ser utilizado para:

- Configuración: Carga del archivo de configuración con la funcionalidad deseada a la FPGA; este archivo puede ser transferido al sistema de archivos de SIE utilizando el cable *USB* y el protocolo de comunicaciones *ssh*. Cuando este archivo de configuración ha sido transmitido, se utiliza la aplicación *xc3sprog* para configurar la FPGA.
- Prueba a baja frecuencia: Como se mencionó anteriormente, el protocolo JTAG permite la aplicación de vectores de prueba a un dispositivo semiconductor y la recolección de la respuesta a estos estímulos utilizando 4 señales (TDI, TDO, TMS y TCK).

Una aplicación abierta, creada por este trabajo, recibe como entrada los archivos que contienen la información de la asignación de pines y los resultados de la simulación (ver figura 1.5); extrae la información correspondiente a los vectores de prueba y los aplica al circuito implementado en la FPGA, utilizando la instrucción *INTEST* del protocolo JTAG; finalmente, captura la respuesta a estos estímulos ⁴ los que son desplegados en el LCD de la plataforma y pueden ser exportados a un archivo tipo imagen. Esta herramienta puede verse como una combinación de un analizador lógico y un generador de vectores de prueba de bajo costo.

Electrónica digital 2

Como se mencionó anteriormente, en este curso se busca que el estudiante entienda la diferencia entre tareas hardware y software, y los canales de comunicación entre ellas; para esto, se implementarán las tareas software en un procesador *softcore* que proporcione la descripción completa en un lenguaje de descripción de hardware (en la actualidad se utiliza el LM32 de Lattice). Adicionalmente, se estudiará la arquitectura de la unidad de procesamiento, su conjunto de instrucciones, manejo de interrupciones, comunicación con las memorias de datos y de instrucciones, su programación y la forma de comunicación con periféricos.

El acceso al código fuente del procesador facilita el estudio de las operaciones internas del procesador al permitir la simulación y seguimiento de señales específicas. Este tipo de simulaciones permiten entender los conceptos relacionados con el funcionamiento del sistema lo cual no es posible si se utilizan dispositivos comerciales, ya que los simuladores existentes se enfocan en los contenidos del banco de registros y de la memoria y no pueden mostrar (hasta el momento) las señales internas. Al estudiar la estructura interna de un procesador, es posible entender los mecanismos de comunicación entre la CPU y los periféricos; permite entender la diferencia conceptual entre tareas hardware y tareas software (aún cuando ambas se implementan en el mismo dispositivo). La creación de periféricos, su

³Este archivo lo generan las herramientas de simulación abiertas *icarus* y *ghdl*

⁴para el control del puerto JTAG se modificó la herramienta *urjtag*

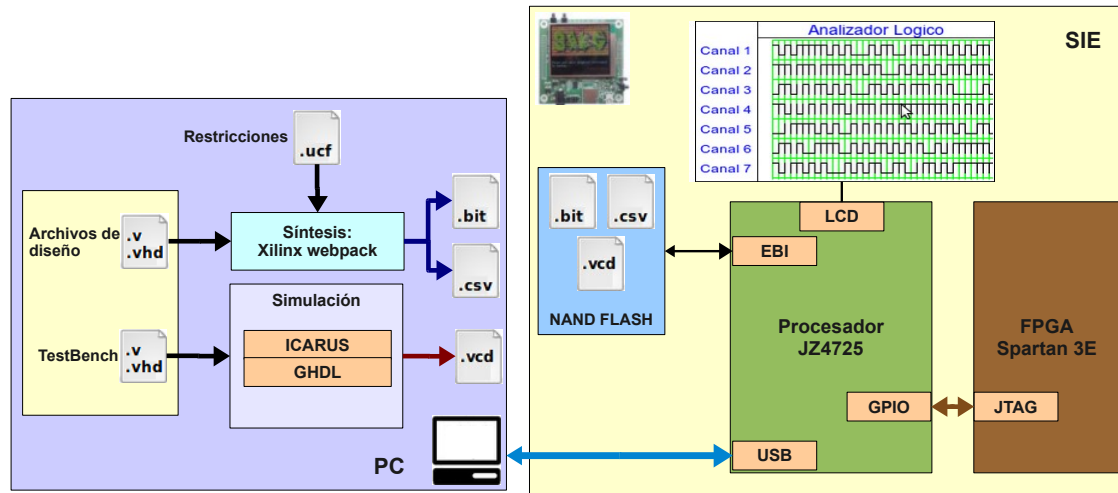


Figura 1.5: Flujo de diseño hardware

conexión con el procesador y el soporte que se debe dar en la aplicación software para su control; al tiempo que se proporcionan los conocimientos de la estructura de un sistema sobre silicio (SoC) moderno.

La metodología que propone este trabajo permite utilizar la cadena de herramientas GNU existente para el procesador LM32, la que permite trabajar con lenguaje ensamblador, C y C++ y proporciona un flujo de diseño software que puede ser utilizado en otros procesadores comerciales. En la figura 1.6 se muestra el flujo de diseño al utilizar un procesador *softcore*; con él, el estudiante puede entender que el flujo de diseño software se utiliza para generar el contenido de la memoria de programa del SoC y que la estructura del procesador se describe en un lenguaje de descripción de hardware al que se le aplica el mismo flujo de diseño que aplicó en la asignatura anterior.

En este curso el procesador de la plataforma SIE es utilizado como herramienta de configuración del PLD, los archivos de configuración son transferidos al sistema de archivos de SIE utilizando el protocolo *ssh* y desde allí son transferidos a la FPGA utilizando *xc3sprog* o *urjtag*. Es posible establecer una comunicación serial entre los procesadores *softcore* implementado en la FPGA y *hardcore* de la plataforma; proporcionando un canal de depuración para las aplicaciones que se ejecutan en la FPGA; con lo que se suministran todas las herramientas necesarias para la realización de las actividades previstas en este curso.

Sistemas embebidos

Una vez asimilados los conceptos de arquitectura de SoCs e implementación de tareas hardware y software se utilizará un SoC comercial, para que los estudiantes entiendan las diferencias entre los procesadores *softcore* y *hardcore* y conozcan las herramientas más utilizadas en la implementación de sistemas digitales modernos. Así mismo, se utilizará el sistema operativo Linux para ilustrar la diferencia entre las aplicaciones *standalone* y las que utilizan sistemas operativos; se utiliza el SoC de ingenic JX4725 para ejecutar tareas de visualización, comunicación, control e interfaz con el usuario, librerías gráficas de alto nivel como QT (de Nokia) para realizar la interfaz, se desarrollan módulos del kernel y programas en espacio de usuario para el control de periféricos dedicados (implementados

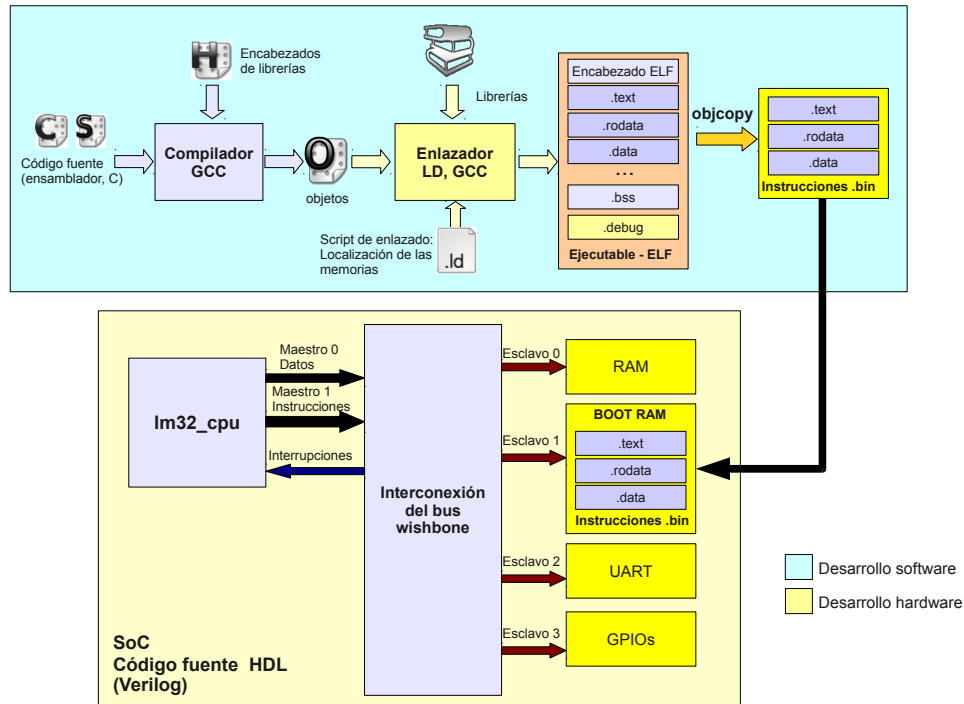


Figura 1.6: Flujo de diseño hardware/software al utilizar un procesador *softcore*

en la FPGA). Con esto se proporciona a los estudiantes herramientas que están siendo utilizadas en la actualidad por los grandes fabricantes de dispositivos digitales como Nokia, Dell, Hewlett Packard.

1.4. Desarrollo de Métodos de Evaluación

La naturaleza de esta metodología hace poco eficiente el método tradicional de evaluación, ya que el proceso de diseño no se puede limitar a las 2 o 4 horas que puede durar una prueba escrita, tampoco se puede aislar al estudiante de las fuentes de información, ni de la consulta con otros estudiantes. La forma de evaluación debe simular un entorno laboral, donde se trabaja en equipo y cada uno de sus miembros es responsable de una tarea; en la evaluación se tendrá en cuenta el resultado final, pero cada miembro del equipo debe sustentar de forma individual su aporte y sus conocimientos; esto con el fin de asegurar que todos los miembros del equipo realicen sus labores asignadas y estén al corriente de las actividades que realizan sus compañeros.

La aplicación de la forma de evaluación tradicional a asignaturas en las que se busca crear en el estudiante habilidades que le permitan realizar el flujo de diseño completo de un sistema digital, contemplaba una marcada división entre el componente práctico y el componente teórico. Antes de aplicar este programa académico, las prácticas de laboratorio y el tema que se trataba en clase no estaban relacionadas y las metodologías utilizadas eran diferentes, lo que originaba confusión en los estudiantes; existía un proyecto final que debía ser elaborado junto con las prácticas de laboratorio, lo que creaba una sobrecarga de trabajo que se traducía en proyectos de muy baja calidad. Por otro lado, no se puede medir la capacidad de diseño de un estudiante en un examen convencional como los que se utilizan en otras asignaturas, primero porque el tiempo requerido para entender y asimilar

el problema varía dependiendo de cada persona, y limitar este tiempo favorecería a los más rápidos pero no necesariamente a las mejores soluciones.

Durante todo el semestre se realizará un proyecto que busca dar solución a un determinado problema; se realizarán tres avances para determinar su estado, las fechas y contenido de estos avances están sincronizadas con un cronograma que permite a los estudiantes aplicar los conocimientos adquiridos. De esta forma, los estudiantes estarán realizando actividades durante todo el semestre, lo que los obliga a estar revisando y aplicando constantemente la información obtenida en el componente teórico; durante las horas de práctica los estudiantes trabajarán en el mismo proyecto y darán solución a problemas de implementación con ayuda del profesor encargado del componente práctico. Esta forma de evaluación elimina la costumbre de estudiar una semana o un día antes de la prueba, buscar evaluaciones de semestres anteriores y memorizar la forma de solucionarlos. Asimismo, se proporciona al estudiante el tiempo suficiente para realizar el proceso de diseño completo lo que hace que esta experiencia se aproxime mucho a una situación que va a encontrar en el ejercicio de su profesión; adicionalmente, se pretende reducir la presión y el estrés que generan las pruebas escritas en los estudiantes.

Contenido de las entregas

En cada entrega el equipo de trabajo debe realizar una serie de actividades que le ayuden a crear o mejorar habilidades en: la generación de documentos técnicos; presentación oral y escrita de proyectos en ingeniería; aplicación de metodologías de diseño; uso de la tecnología para resolver problemas locales; trabajo en equipo y mejoramiento de técnicas de auto-aprendizaje. Por esta razón, se evaluará el contenido del informe, su presentación oral y el avance de la solución. Para la elaboración de los informes se suministran las herramientas web (*wiki*) que permiten la edición de documentos por múltiples usuarios, llevar un historial de cambios que les permita conocer los últimos aportes y publicar de forma fácil imágenes y videos; lo que facilita la realización del documento, permitiendo que sea editado desde diferentes lugares; al tiempo que lo pone a disposición de quien esté interesado.

Sustentación individual

Con las entregas parciales se obtiene una calificación que refleja el trabajo realizado por el grupo de trabajo; sin embargo, es necesario determinar la contribución de cada miembro del equipo y evaluar la asimilación de conocimiento de forma individual; adicionalmente, se pretende evitar que miembros del equipo no realicen aportes. Para determinar este nivel de asimilación, se aplica una prueba oral a cada uno de los integrantes, con el fin de determinar si existen o no vacíos conceptuales y si se conoce el trabajo realizado en la elaboración del proyecto; de esta prueba se obtendrá un coeficiente entre 0 y 1, el cual será aplicado a la calificación obtenida por el grupo y de esta forma obtener la calificación individual.

1.5. Actividades

A continuación se enumerarán las actividades que se desarrollan en las tres asignaturas, indicando las habilidades (ver tablas 1.1 y 1.2) que se quieren reforzar o desarrollar.

Lectura de material del curso 10, 11

Con la lectura previa de los temas, el estudiante adquiere la capacidad de absorber conocimiento (11), identificar sus preferencias, deficiencias y buscar ayuda para suplirlas (10), lo cual ayuda al mejoramiento de las habilidades para el auto-aprendizaje.

Lectura de material técnico en inglés 10, 11, 6, 30, 33, 21

La mayor parte de la documentación de los componentes electrónicos y literatura relacionada con los avances de la industria electrónica está escrita en inglés técnico; por esta razón, es necesario que el estudiante aprenda a entender este tipo de escritura y se familiarice con su estructura. Esto le permite identificar el funcionamiento de un componente del sistema (6,30), determinar que componente se adapta mejor a sus necesidades (33) y mejorar sus habilidades para comunicarse en inglés (21).

Utilización de metodologías de diseño 1, 2, 3, 6, 7, 9, 28, 29, 30, 31, 32, 33, 34, 35, 36, 37, 38

La metodología de diseño (30,31) de sistemas embebidos requiere identificar un problema (1, 28), plantear una solución (3,29,32) lógica (9) de alto nivel (9), modelarla (2) a nivel de sistema(6), verificar el cumplimiento de los requerimientos (33,38); proporciona métodos para determinar su arquitectura óptima y definir la función e interacción (37,7) de sus componentes software (36) y hardware (35).

Implementación de sistemas digitales sencillos 3, 14, 29, 30, 35, 36, 17, 18, 19

La realización de prácticas de laboratorio en las que grupos de trabajo (14) implementan diseños de baja o media complejidad le permite al estudiante: Formular recomendaciones (3) para que no se repitan errores en experiencias futuras y utilizar sistemas de desarrollo (30) para la implementación de tareas HW y SW a bajo nivel (36). Con el fin de mejorar la capacidad de comunicación escrita (18, 19) se deben presentar informes que refuercen las habilidades generadas en la utilización de la metodología de diseño, los cuales deben tener la siguiente estructura (17):

- Un diagrama de caja negra que indique las entradas y salidas del sistema.
- Una descripción de alto nivel del algoritmo que implementa la solución (29).
- Un diagrama de bloques que indique el particionamiento y la interconexión entre sus componentes (30).
- Descripciones de alto nivel de cada uno de los componentes (31).
- La implementación y simulación de cada componente y del sistema completo (35), donde se muestre que el sistema cumple con las especificaciones funcionales (38).

Proyecto del curso 1,2,3, 14, 15, 30, 31, 32, 33, 34, 35, 22, 23, 24, 25, 27

Durante el semestre se trabajará para definir las especificaciones (1,2,3), diseñar (30,31,32,33,34) e implementar un dispositivo que resuelva una necesidad de la sociedad (22). En la sesión teórica se

tratarán aspectos relacionados con la concepción, diseño, identificación y definición de las funciones de los componentes del sistema, mientras que en el componente práctico, los relacionados con la implementación de dichos componentes sobre PLDs o SoCs.

Los estudiantes hacen una descripción funcional de alto nivel del sistema, se organizan en grupos de trabajo (14,15), definen la función de cada uno de sus integrantes (27,14,31), establecen estrategias de comunicación (16,31), realizan y cumplen un cronograma de actividades (25,31) que permite resolver la necesidad en el tiempo especificado (22). Una de las estrategias de comunicación es la realización de presentaciones orales (20), en las que cada equipo de trabajo expone el estado de su proyecto, indicando las razones que se tuvieron en cuenta en cada decisión y como se resolvieron los problemas encontrados (24). Adicionalmente, todo este proceso debe documentarse en el sitio web del curso (wiki del portal *linuxencaja*) con el objetivo de crear una base de proyectos que permitan a futuros estudiantes utilizar la experiencia obtenida (23) y cuando sea el caso dar continuidad al proyecto.

El estudiante debe diseñar y construir placas de circuito impreso con los circuitos necesarios para su aplicación (35) siguiendo las normas de diseño establecidas por el fabricante (resolución, número de capas, costo) y las restricciones del circuito (capacidad de corriente, niveles de ruido, compatibilidad electromagnética, etc). Vale la pena aclarar que durante el primer curso los estudiantes no poseen la experiencia necesaria para realizar (sin asistencia) labores como la división de tareas, generación de un cronograma de actividades y fijar la estrategia de comunicación, razón por la cual el docente debe acompañarlos en este proceso.

Desarrollo del plan de innovación del Producto, 22, 23, 44, 25, 26, 45

Todo proyecto debe ser presentado como una idea innovadora; por este motivo, se debe realizar un plan de innovación donde se especifique:

- Oportunidad:
 - Concepto de la innovación
 - ¿Qué problema pretende solucionar?
 - ¿De dónde viene la idea?
 - ¿Existen productos similares?
 - Etapa de desarrollo.
- ¿Quiénes son los clientes claves de esta propuesta?
- ¿Cuál es el valor del producto para sus clientes?
- Mercado y crecimiento
 - ¿En que mercado está inmersa la innovación?
 - ¿Qué alianzas son necesarias para terminar el desarrollo de la innovación?
- Productos/servicios
 - ¿Qué etapas de desarrollo adicionales son necesarias?
 - ¿Qué productos derivados se pueden obtener?
 - Canales de distribución.

- Inversión
 - Inversión estimada para finalizar el producto.
 - Inversión necesaria para comercializar el producto,
- Próximos pasos para concretar la innovación.

Participación en listas de discusión 21

Con el objeto de aumentar las capacidades en la comunicación en idioma extranjero, se alentará a los estudiantes a que hagan parte de listas de discusión en diferentes temas técnicos, algunos problemas que encontrarán en la realización de las diferentes prácticas deben ser consultados en estas listas para encontrar una forma de solución

1.6. Discusión

El método de evaluación propuesto ha demostrado durante su aplicación su eficacia en la generación de hábitos de continuo estudio y auto-aprendizaje; sin embargo, uno de los grandes inconvenientes para su aplicación son los malos métodos de estudio que poseen los estudiantes; por este motivo, es necesario crear actividades que motiven a los estudiantes a realizar las lecturas y actividades programadas en el curso. Esta situación se agrava debido a la aplicación de una desafortunada política gubernamental en la educación media que obligaba a los centros educativos de todo el país a promover de forma automática a todos los estudiantes, fijando un máximo del 5 % de estudiantes no promovidos, sin importar si los estudiantes poseen o no los conocimientos necesarios para la promoción. Cuando estos estudiantes, así formados, ingresan a las universidades se genera un choque fuerte ya que no están acostumbrados a afrontar retos, no son conscientes de sus deficiencias y en muchos casos su nivel de conocimientos no son los esperados.

Encuestas realizadas a los estudiantes durante los últimos dos años muestran que ellos perciben un grado de exigencia mucho mayor comparando con otras asignaturas; pero al mismo tiempo, que la experiencia en estos cursos es muy útil para su vida profesional y que es la única asignatura que los enfrenta a problemas reales de diseño e implementación de sistemas y trabajo en equipo; entienden que es necesario dedicar tiempo por fuera de aula si se desea asimilar la información, son conscientes de que la responsabilidad de adquirir este conocimiento es de ellos; manifiestan la importancia del uso de esta tecnología en la solución de problemas locales y entienden el estado de la industria digital en el país y su papel para dar solución a sus problemas.

Con la aplicación de este plan de estudios a las asignaturas del área de electrónica digital: se elevó el nivel de los trabajos realizados en estos cursos y en trabajos de grado; la aplicación de la metodología de diseño propuesta generó hábitos que permitieron re-utilizar trabajos previos, documentar de forma adecuada el proceso de diseño, y generar dispositivos que se ajustan a las especificaciones; se eliminó el uso de placas de pruebas (protoboards) y placas universales (perfboard), siendo reemplazados por circuitos impresos diseñados por los estudiantes; se eliminó el uso de productos con tecnologías obsoletas (familias 74xx y 40xx) para dar paso a dispositivos semiconductores modernos; se creó un banco de proyectos que documenta de forma detallada el proceso de concepción, diseño e implementación de un sistema digital de función específica; se concienció a los estudiantes y profesores sobre la importancia de la creación de nuevos productos para el desarrollo tecnológico del país.

Tanto los temas como la metodología del presente plan de estudio representan una forma novedosa de enseñanza enfocada a generar en los estudiantes habilidades necesarias para crear productos innovadores, proporcionando conocimientos actualizados y metodologías de diseño modernas basadas en herramientas abiertas que permiten conocer y ejecutar el flujo de diseño completo, trabajar en equipo y compartir los resultados con quien esté interesado. Se espera que estas habilidades sean utilizadas por la industria para crear una oferta local de bienes y servicios relacionados con el diseño digital y que se genere el interés necesario en algunos estudiantes para crear empresas de diseño digital.

De la experiencia obtenida al dictar cursos de capacitación en diferentes centros de formación a lo largo del país (UDFJC, UIS, ULA, ENAP, USTA, ECI) y en dos empresas (SAR S.A., Microensamble S.A.), se puede decir que muchos profesionales no cuentan con las habilidades necesarias para absorber y aplicar los conocimientos necesarios para el diseño e implementación de sistemas embebidos, debido en parte al uso de metodologías de diseño obsoletas y al abandono de la implementación física por parte de los centros de formación. De lo anterior se puede concluir que al aplicar el programa académico propuesto se pueden generar en los estudiantes las habilidades necesarias para que puedan realizar procesos de auto-aprendizaje, diseño e implementación de sistemas digitales, los que pueden ser utilizados en las empresas para desarrollar sus propios productos.

Bibliografía

- [1] Worldwide CDIO Initiative. "Benefits of CDIO" URL:<http://www.cdio.org/benefits-cdio> on November, 2009.
- [2] Edward F. Crawley. The CDIO Syllabus A Statement of Goals for Undergraduate Engineering Education. URL:<http://www.cdio.org>, 2001.
- [3] Bloom B S, editor. *Taxonomy of Educational Objectives, the classification of educational goals*. Mckay.