

① : NO Bnegate JPS Ainvert JPS Bnegate ②

FNON Bregate -1 ALU -2 503 25NR 281000 Se

June Wed 12 5.12 65000000, Carry In -1 Binvert 0

CarryIn KW (Jc nen) e/le 2) Binvert KW

Bnegte alfreda 10 25 2020

עולם מוראלי של קורבן, אמת, צדק, מוסר, מוסר, מוסר

es sind 8 Carryout-Suppen die man subtract

- (overflow) አጠጋቢ ስህተት

(2) ביחידות של סיביות MSB ב"ע היציא קבל על יד

ALU0 is Less - \rightarrow 0000 001, ALU31 is Set - \rightarrow

(הערה חשובה) : MSB-2 קוצר אלס על לופט 4-2

കുറവ് കൂടാ മലയാളം

② S_1, S_2, S_3, S_0

0x00055550 0x00000000

$$\therefore \$1 = 0 \times 100, \$2 = 0 \times 200 : \text{WR}$$

② opcode rs rt rd shift funct

0x0000	0x1300	0x0000	0x1200	0x0000	0x24
31 26 25	21 20	16 15	11 10	6 5	0

(2) בקיצי
בגדים
עם
\$53
סל
הרכו
מכירת
ש

פרט 0.000, לפרט \$52-8 1 פרט 0.000 ב פרט, \$100

סעיף 25א. במקרה של \$250,000 \$250,000

ለቦርድ ስራዎች የ R-type ስራዎች ስራዎች

ה'תשנ"ב - תשנ"ג

Inst	OP-Code	Reg Dst	ALU Src	Memd Reg	Reg write	Mem Read	Mem write	Branch	ALU op
R-type	0	1	0	0	1	0	0	0	10

B₂O_x 1300

$$G = 0.111$$

17.9

$$F = \emptyset \quad \int_{23} p^{28}$$
$$D = 0 \times 00055554 = A$$
$$C = 0x000795FC \Rightarrow \text{ALU Result} \\ (PC+4) + [15-0] \cdot [\text{Sign extend}] \cdot [\text{Shift left 2}]$$

③ B- ונתנו קט, 1 קט של branch 1 קט של AND ושל 2 קט של OR ושל 2 קט של NOT ושל 2 קט של XOR ושל 2 קט של MUX ושל 2 קט של MUX.

① PC → MemRead → 17bit
 Data ← 17bit ← PC ← 17bit
 • R-TYPE → Data Memory →

① אל אלסטריק ויטנבא אפנו האכריס פון ישיבה
האט אים און וואונטס איר איהר אפרייט געווען.

0x0000240A8 p8 241128 241128 Slt -> 241128 All 2

$\phi\phi$

000000	000000	000000	0100	1000	0000	1010	1000
0	0	0	2	4	0	4	8

180 E יב"ה עובד 1 שנה ל \$35000 100 מכונית 250.

31 30 29 28 27 26 25 24 23 22 21 20 19 18 17 16 15 14 13 12 11 10 9 8 7 6 5 4 3 2 1 0

0 0 0 0 0 1 0 0 1 1 0 0 0 0 0 1 0 0 1 0 0 0 0 0 1 0 1 0 1 0

opcode rs rt rd shift function

///

100000110000011000000000101010

\$51 \$0 \$50

[illegible]

\$0-8 \$51 12c \$0-8 \$53 12c 12c

36e" | בתוצאה שזה אס/בס, בתוצאה שזה 50-\$
במקום 52-\$.

③ ① $OP1 = lw_sub \quad rd, (rs), rt$

$OP2 = subi_store \quad (rs), rs, imm$

$OP3 = subi_add \quad rd, rs, rt, imm$

① $Reg[rd] = MEM[Reg[rs]] - Reg[rt]$

② $MEM[Reg[rs]] = Reg[rs] - imm$

③ $Reg[rd] = [Reg[rs] - imm] + rt$

② $OP1 = lw_sub = Imem + register(read) + DMem + ALU2 + register(write) = 14ns$

$OP2 = subi_store = Imem + register(read) + ALU1 + DMem = 12ns$

$OP3 = subi_add = Imem + register(read) + ALU1 + ALU2 + register(write) = 15ns$

② $Ic = 3 \quad CCTI = 15ns \quad CTER = \frac{1}{CCTI} = \frac{1}{15} = 0.0667 \text{ GHz}$

CPI=1 (רצף ממוצע) =

③ במידה ונמצא את המקורות w או sw למטה זה

ללא שינוי כל הוספת כתובים, השינוי בתוכנית

היכולת היא השימוש במערכת עבור כל מידע שונים

חייבים לבדוק קודם כל שיהיה קודם בתוכנית או שיהיה בתוכנית

ובמיוחד rs נכנס ושינוי ReadAdd - ReadAdd - WriteAdd.

⑤ במידה ונמצא את המקורות ונמצא את המקורות

⑥ ללא שינוי, כל תוכנית המבצעת משימה במקורית

העברת שם הרישוי - ReadAdd - ReadAdd - ReadAdd - control

of Ruxextugis שם הרישוי - ReadAdd - ReadAdd - ReadAdd - control

ואם ישנו שם הרישוי - ReadAdd - ReadAdd - ReadAdd - control