|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| № | Операция | Обозначение | adr | A | wr | S3 | S2 | S1 | S0 | M | V0 | V1 | V2 | P0 |
| 1 | Сигнал reset находится в активном состоянии, все регистры обнуляются | 4‘b0 -> RgA  4‘b0 -> RgB  32’b0 -> RON | X | X | X | X | X | X | X | X | X | X | X | X |
| 2 | Данные (A) с ВУ записываются в регистр А | DataIn(A) -> RgA | X | 1 | 0 | X | X | X | X | X | 1 | 0 | 0 | X |
| 3 | Значение (А) с АЛУ записывается в РОН[0] | R(A) -> RON[0] | 0 | X | 1 | 0 | 0 | 0 | 0 | 0 | 0 | 0 | 0 | Х |
| 4 | Значение (~А) с АЛУ записывается в РОН[0] | R(~A) -> RON[1] | 1 | X | 1 | 1 | 1 | 1 | 1 | 0 | 0 | 0 | 0 | Х |
| 5 | Данные (B) с ВУ записываются в регистр А | DataIn(B) -> RgA | X | 1 | 0 | X | X | X | X | X | 1 | 0 | 0 | Х |
| 6 | Запись данных с РОН[0] в регистр B | RON[1] -> RgB | 1 | 0 | 0 | X | X | X | X | X | 0 | 1 | 1 | X |
| 7 | Суммирование (‘!A+B’)  RgA(B) + RgB(!A)  Запись суммы с АЛУ в РОН[2] | RgA+RgB -> RON[2] | 2 | X | 1 | 1 | 0 | 0 | 1 | 1 | 0 | 0 | 0 | 0 |
| 8 | Запись данных с РОН[1] в регистр А | RON[2] -> RgA | 2 | 0 | 0 | 0 | 0 | 0 | 0 | X | 1 | 0 | 0 | X |
| 9 | Запись данных с РОН[0] в регистр B | RON[0] -> RgB | 0 | 0 | 0 | X | X | X | X | X | 0 | 1 | 1 | 0 |
| 10 | Выполнение логической операции И  Вывод этого значение на выход АЛУ | RgA & RgB -> R  RgA & RgB -> RON[3] | 3 | 0 | 1 | 0 | 1 | 0 | 0 | 0 | 0 | 0 | 0 | X |

