```
< sc_signal_inout_if
                                                                     < sc_dt::sc_lv > >
                                                                   sc_core::sc_port_b
                                                                   < sc_fifo_in_if< T > >
                                                                  sc_core::sc_port_b
                                                                  < sc_fifo_out_if< T > >
                                                                 sc_core::sc_port_b
                                                                  < sc_signal_in_if< T > >
                                                                sc_core::sc_port_b
                                                                < sc_signal_in_if< bool > >
                                                                   sc_core::sc_port_b
                                                                   < sc_signal_in_if< sc
                                                                      _dt::sc_logic > >
                                                                   sc_core::sc_port_b
                                                                   < sc_signal_in_if< sc
                                                                    _dt::sc_lv< W > > >
                                                                   sc_core::sc_port_b
                                                                    < sc_signal_inout_if
                                                                         < T > >
                                                                   sc_core::sc_port_b
                                                                    < sc_signal_inout_if
                                                                        < bool > >
                                                                   sc_core::sc_port_b
                                                                   < sc_signal_inout_if
                                                                   < sc_dt::sc_logic > >
                                                                 sc_core::sc_port_b
                                                                 < sc_signal_inout_if
                                                                 < sc_dt::sc_lv< W > > >
                                                                 sc_core::sc_port_b
                                                                 < tlm_fw_transport_if<> >
sc_core::sc_object
                             sc_core::sc_port_base
                                                              sc_core::sc_port_b
                                                              < tlm_fw_transport_if
                                                              < tlm_base_protocol_types > >
                                                                  sc_core::sc_port_b
                                                                  < tlm_nonblocking_get
                                                                                                             sc_core::sc_port< sc
                                                                         _if< T > >
                                                                                                             _signal_in_if< sc_dt
                                                                                                              ::sc lv >, 1, SC ONE OR
                                                                                                                 _MORE_BOUND >
                                                                 sc_core::sc_port_b
                                                                 < tlm nonblocking peek
                                                                        _if< T > >
                                                                                                              sc_core::sc_port< sc
                                                                                                              _signal_inout_if< sc
                                                                                                              _dt::sc_lv >, 1, SC_ONE
                                                                  sc_core::sc_port_b
                                                                                                               OR MORE BOUND >
                                                                  < tlm_nonblocking_put
                                                                         if< T > >
                                                                                                          sc core::sc port< sc
                                                                                                          fifo_in_if< T >, 0,
                                                                                                          SC_ONE_OR_MORE_BOUND >
                                                                  sc_core::sc_port_b
                                                                   < bw_interface_type >
                                                                                                          sc_core::sc_port< sc
                                                                                                          fifo out if \langle T \rangle, 0,
                                                                 sc_core::sc_port_b
                                                                                                          SC_ONE_OR_MORE_BOUND >
                                                                 < tlm_fw_transport_if
                                                                 < tlm::tlm_base_protocol
                                                                        types > >
                                                                                                          sc_core::sc_port< sc
                                                                                                          _signal_in_if< T >, 1,
                                                                                                          SC_ONE_OR_MORE_BOUND >
                                                                   sc_core::sc_port_b
                                                                   < tlm_fw_transport_if
                                                                       < TYPES > >
                                                                                                        sc_core::sc_port< sc
                                                                                                        _signal_in_if< bool > , 1, SC_ONE_OR_MORE_BOUND >
                                                                   sc_core::sc_port_b
                                                                   < sc_signal_inout_if
                                                                   < typename sc_dt::sc
                                                                          _lv>>
                                                                                                              sc_core::sc_port< sc
                                                                                                              _signal_in_if< sc_dt
                                                                                                              ::sc_logic >, 1, SC_ONE
                                                                                                               OR_MORE_BOUND >
                                                               sc_core::sc_port_b
                                                               < sc_signal_in_if< typename
                                                                      sc_dt::sc_lv>>
                                                                                                            sc_core::sc_port< sc
                                                                                                            _signal_in_if< sc_dt
                                                                    sc_core::sc_port_b
                                                                                                            ::sc_lv< W > >, 1, SC
                                                                    < tlm::tlm_slave_if
                                                                                                            ONE_OR_MORE_BOUND >
                                                                     < REQ, RSP > >
                                                                                                        sc_core::sc_port< sc
                                                                                                        _signal_inout_if< T >
                                                                    sc_core::sc_port_b
                                                                    < tlm::tlm_transport
                                                                                                        , 1, SC_ONE_OR_MORE_BOUND >
                                                                    if< REQ, RSP > >
                                                                                                       sc_core::sc_port< sc
                                                                                                       _signal_inout_if< bool
>, 1, SC_ONE_OR_MORE_BOUND >
                                                                   sc_core::sc_port_b
                                                                   < tlm::tlm_master_if
                                                                     < REQ, RSP > >
                                                                                                            sc_core::sc_port< sc
                                                                    sc_core::sc_port_b
                                                                                                            _signal_inout_if< sc
                                                                          < IF >
                                                                                                            _dt::sc_logic >, 1, SC
                                                                                                            _ONE_OR_MORE_BOUND >
                                                                                                          sc_core::sc_port< sc
                                                                                                          _signal_inout_if< sc
                                                                                                          _dt::sc_lv< W > >, 1,
                                                                                                          SC_ONE_OR_MORE_BOUND >
                                                                                                           sc core::sc port< tlm
                                                                                                           _fw_transport_if<>, 1,
                                                                                                           sc_core::SC_ONE_OR_MORE
                                                                                                                     BOUND >
                                                                                                              sc_core::sc_port< tlm
                                                                                                               _fw_transport_if< tlm
                                                                                                               _base_protocol_types >
                                                                                                                     , N, POL
                                                                                                               sc_core::sc_port< tlm
                                                                                                               _nonblocking_get_if<
                                                                                                                      T >, 1 >
                                                                                                               sc_core::sc_port< tlm
                                                                                                               _nonblocking_peek_if
                                                                                                                     < T >, 1 >
                                                                                                               sc_core::sc_port< tlm
                                                                                                               _nonblocking_put_if<
                                                                                                                      T >, 1 >
                                                                                                             sc_core::sc_port< bw
                                                                                                             _interface_type, N, POL >
                                                                                                             sc_core::sc_port< tlm
                                                                                                             _fw_transport_if< tlm
                                                                                                             ::tlm_base_protocol_types
                                                                                                                    >, N, POL >
```

sc_core::sc_port< tIm _fw_transport_if< TYPES >, N, POL >

sc_core::sc_port< sc
_signal_inout_if< typename
sc_dt::sc_lv>, 1, SC_ONE
_OR_MORE_BOUND >

sc_core::sc_port_b < sc_signal_in_if< sc _dt::sc_lv > >

sc_core::sc_port_b