

计算机组成原理

实验报告

学号： 姓名：

学号： 姓名：

二0 年 月

**实验一 寄存器组的设计**

**一、实验内容**

（提示：包括讲义要求内容、自行增补内容）

**二、电路设计与实现**

（提示：主要包括需求分析、模块划分、引脚组织，以及器件选择、信号命名及电路组成，注意描述分析与设计的过程）

**三、电路正确性验证**

**1、电路仿真**

（提示：主要包括测试数据组织[应可枚举所有功能、输出结果]、仿真结果）

**2、结果分析**

（提示：主要包括测试数据的预期结果计算、与仿真结果的一致性比较，不一致的原因[需真实反映各种错误(如计算错误/数据错误/原理理解错误等)]）

**四、实验小结**

（提示：主要包括工作分工、设计总结、有待改进之处、实验体会）

**五、教师评语**

教师签字：

日期：

**说明：**1）报告反映的是本组实验的全部过程，包括分析、设计、实现及仿真，电路图及仿真波形只是实现及仿真的结果。需要注意分析与设计过程的描述，以及仿真结果分析的描述，这是加深对原理的掌握，发现自身弱点的有效途径。

2）**报告中应删除所列的提示信息**

**实验二 ALU的设计**

**一、实验内容**

（提示：包括讲义要求内容、自行增补内容）

**二、电路设计与实现**

（提示：主要包括需求分析、模块划分、引脚组织，以及器件选择、信号命名及电路组成，注意描述分析与设计的过程）

**三、电路正确性验证**

**1、电路仿真**

（提示：主要包括测试数据组织[应可枚举所有功能、输出结果]、仿真结果）

**2、结果分析**

（提示：主要包括测试数据的预期结果计算、与仿真结果的一致性比较，不一致的原因[需真实反映各种错误(如计算错误/数据错误/原理理解错误等)]）

**四、实验小结**

（提示：主要包括工作分工、设计总结、有待改进之处、实验体会）

**五、教师评语**

教师签字：

日期：

**实验三 存储器扩展及总线互连**

**一、实验内容**

（提示：包括讲义要求内容、自行增补内容）

**二、电路设计与实现**

（提示：主要包括需求分析、模块划分、引脚组织，以及器件选择、信号命名及电路组成，注意描述分析与设计的过程）

**三、电路正确性验证**

**1、电路仿真**

（提示：主要包括测试数据组织[应可枚举所有功能、输出结果]、仿真结果）

**2、结果分析**

（提示：主要包括测试数据的预期结果计算、与仿真结果的一致性比较，不一致的原因[需真实反映各种错误(如计算错误/数据错误/原理理解错误等)]）

**四、实验小结**

（提示：主要包括工作分工、设计总结、有待改进之处、实验体会）

**五、教师评语**

教师签字：

日期：

**说明：**1）报告反映的是本组实验的全部过程，包括分析、设计、实现及仿真，电路图及仿真波形只是实现及仿真的结果。需要注意分析与设计过程的描述，以及仿真结果分析的描述，这是加深对原理的掌握，发现自身弱点的有效途径。

2）**报告中应删除所列的提示信息**

**实验四 数据通路的组织**

**一、实验内容**

（提示：包括讲义要求内容、自行增补内容）

**二、电路设计与实现**

（提示：主要包括需求分析、模块划分、引脚组织，以及器件选择、信号命名及电路组成，注意描述分析与设计的过程）

**三、电路正确性验证**

**1、电路仿真**

（提示：主要包括测试数据组织[应可枚举所有功能、输出结果]、仿真结果）

**2、结果分析**

（提示：主要包括测试数据的预期结果计算、与仿真结果的一致性比较，不一致的原因[需真实反映各种错误(如计算错误/数据错误/原理理解错误等)]）

**四、实验小结**

（提示：主要包括工作分工、设计总结、有待改进之处、实验体会）

**五、教师评语**

教师签字：

日期：

**说明：**1）报告反映的是本组实验的全部过程，包括分析、设计、实现及仿真，电路图及仿真波形只是实现及仿真的结果。需要注意分析与设计过程的描述，以及仿真结果分析的描述，这是加深对原理的掌握，发现自身弱点的有效途径。

2）**报告中应删除所列的提示信息**