

第四章作业

学生:廖越强

截止时间:2020-06-14 23:59:59

1.单选题(共70题)

1. 如果一个程序为多个进程所共享，那么该程序的代码在执行的过程中不能被修改，即程序应该是（） 2分

- ☐ A.可执行码
- ☒ B.可重入码
- ☐ C.可改变码
- ☐ D.可再现码

2. 静态重定位技术依赖于（） 2分

- ☒ A.装入程序
- ☐ B.重定位寄存器
- ☐ C.目标程序
- ☐ D.编译程序

3. 在虚拟内存管理中，地址变换机构将逻辑地址变换为物理地址，形成该逻辑地址的阶段是（） 2分

- ☐ A.编辑
- ☐ B.编译
- ☒ C.链接
- ☐ D.装载

4. 动态重定位是在作业的（）中进行的 2分

- ☐ A.编译过程
- ☐ B.装入过程
- ☐ C.链接过程
- ☒ D.执行过程

5. 把作业空间中使用的逻辑地址转变为内存中物理地址称为（） 2分

- ☐ A.加载
- ☒ B.重定位
- ☐ C.物理化
- ☐ D.逻辑化

6. 下面关于存储管理的叙述中正确的是（） 2分

 值班时间

 AI客服

 客服邮箱

 APP下载

 返回顶部

返回

- 间
- ☐

B.在内存为M，有N个用户的分时系统中，每个用户栈用M/N的内存空

间
- ☐

C.在虚拟存储系统中，只要磁盘空间无限大，理论上作业就能拥有任意大的编址空

间
- ☒

D.实现虚拟存储管理必须有相应硬件的支持

7. 计算机从存储器采用分级存储体系的目的是 () 2分

- ☐

A.便于读写数据
- ☐

B.减小机箱的体积
- ☐

C.便于系统升级
- ☒

D.解决存储容量、价格与速度间的矛盾

8. 假设某系统中Cache访问周期TC为10纳秒，内存访问周期TM为50微秒。数据存放在内存中，Cache中有部分缓存的数据，当访问Cache不命中的时候才访问内存读取数据。若访问Cache的命中率A为90%，则访问数据的有效时间TA是 () 微秒。 2分

- ☐

A.50
- ☒

B.5.01
- ☐

C.0.01
- ☐

D.50.01

9. 某系统采用基址、限长寄存器方法进行存储保护，在这种方法中下列判断是否越界的判别式中正确的是 () 2分

- ☐

A. 被访问的物理地址<基址寄存器的内容
- ☐

B.被访问的物理地址≤基址寄存器的内容
- ☒

C.被访问的逻辑地址<限长寄存器的内容
- ☐

D.被访问的逻辑地址≤限长寄存器的内容

10. 36. 下列情况中，属于主存利用率不高的体现有 ()。 2分

- I. 内存中存在着大量、分散的和难以利用的碎片
- II. 暂时或长期不运行的程序和数据占据了大量的内存空间
- III. 作业较小时造成了内存的作业过多
- IV. 内存中存在着重复的拷贝
- A. I、II和III
- B. I、II和IV
- C. II和III
- D. 全是

- ☐

A. I、II和III
- ☒

B. I、II和IV
- ☐

C. II、III
- ☐

D.全部都是

11. 对主存储器的访问，是 () 2分

- ☐

A.以块（页）为单位
- ☒

B.以字节或字为单位
- ☐

C.随存储器管理策略不同而异
- ☐

D.以用户的逻辑记录为单位

 值班时间

 AI客服

 客服邮箱

 APP下载

 返回顶部

返回

- ☐ A.编译或汇编
- ☐ B.静态重定位
- ☒ C.动态重定位
- ☐ D.内存扩充

13. 对于单用户单任务操作系统来说，其存储器管理功能（ ）。 2分

- ☒ A.只负责内存的分配与回收
- ☐ B.实现重定位
- ☐ C.实现存储扩充
- ☐ D.实现存储保护

14. 采用上、下界寄存器方法进行内存保护时，越界判断方法是（ ） 2分

- ☐ A.下限寄存器的值≤逻辑地址≤上限寄存器的值
- ☒ B.下限寄存器的值≤物理地址≤上限寄存器的值
- ☐ C.下限寄存器的值 < 逻辑地址 < 上限寄存器的值
- ☐ D.下限寄存器的值 < 物理地址 < 上限寄存器的值

15. 设内存分配情况如下图所示。若一个进程要申请一块40KB的内存空间，采用最佳适应算法，则所得到的分区首址是（ ） 2分



- ☐ A.100K
- ☐ B.190K
- ☒ C.330K
- ☐ D.410K

16. 在固定分区分配中，每个分区的大小是（ ） 2分

- ☐ A.相同
- ☐ B.随作业长度变化
- ☒ C.可以不同但预先固定
- ☐ D.可以不同但根据作业长度固定

17. 在可变式分区方案中，某一作业完成后，系统回收期主存空间，并与相邻空闲区合并，为此需要修改空闲区表，造成空闲区数减1的情况是（ ） 2分

🕒 值班时间

🎧 AI客服

✉ 客服邮箱

📱 APP下载

⬆ 返回顶部

返回

- ☐ B.有上邻空闲区，但无下邻空闲区
- ☐ C.有下邻空闲区，但无上邻空闲区
- ☒ D.有下邻空闲区，也有上邻空闲区

18. 可变分区存储管理采用的地址转换公式是 () 2分

- ☐ A.绝对地址=界限寄存器值+逻辑地址
- ☐ B.绝对地址=下限寄存器值+逻辑地址
- ☒ C.绝对地址=基址寄存器值+逻辑地址
- ☐ D.绝对地址=逻辑地址

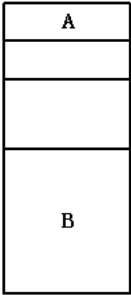
19. 某系统采用伙伴系统实现物理内存的分配。若一进程请求800B，请问系统为其分配的物理内存大小是 () 。 2分

- ☐ A.800B
- ☐ B.1000B
- ☒ C.1024B
- ☐ D.4096B

20. 在动态分区式内存管理中，能使内存空间中空闲区分布较均匀的算法是 () 2分

- ☐ A.最佳适应算法
- ☐ B.最坏适应算法
- ☐ C.首次适应算法
- ☒ D.循环首次适应算法

21. 设 某系统内存初始可分配的空间为256KB，采用伙伴系统分配物理内存，物理页面大小为4KB，某时刻进程A申请30KB的空间，进程B申请100KB的空间，系统分配情况如右图所示。此时进程C请求60KB的空间，则进程C分配到的内存空间的大小及起始地址为 () 2分



- ☐ A.大小为60KB，起始地址为64K
- ☒ B.大小为60KB，起始地址为64K
- ☐ C.大小为60KB，起始地址为64K
- ☐ D.大小为64KB，起始地址为0K

22. 最佳适应算法与首次适应算法相比较，其最大的好处是 () 。 2分

- ☐ A.高端地址空闲空间更容易得到保留
- ☒ B.能最大限度地保留大的连续内存空间

🕒
值班时间

🎧
AI客服

✉️
客服邮箱

📱
APP下载

⬆️
返回顶部

返回

23. 在可变式分区存储管理中，某作业完成后要收回其主存空间，该空间可能与相邻空闲区合并，在修改空闲区表时使空闲区数不变且空闲区起始地址不变的情况是

2分

- ☐ A.无上邻空闲区也无下邻空闲区
- ☒ B.有上邻空闲区但无下邻空闲区
- ☐ C.无上邻空闲区但有下邻空闲区
- ☐ D.有上邻空闲区也有下邻空闲区

24. 以动态分区式内存管理中，每次分配时把既能满足要求，又是最小的空闲区分配给进程的算法是（）

2分

- ☒ A.最佳适应法
- ☐ B.最坏适应法
- ☐ C.首次适应法
- ☐ D.首次适应法

25. 若某系统采用动态分区分配方式管理内存，为了有效利用内存碎片，增加了紧凑功能，则其地址映射方式应该采用（）。

2分

- ☐ A.静态重定位
- ☐ B.动态重定位
- ☒ C.程序中采用物理地址，不需要进行地址映射
- ☐ D.以上说法都不对

26. 在动态分区分配中，下列哪种分配算法容易出现较多碎片，并且碎片很小，往往无法利用？

2分

- ☐ A.首次适应算法
- ☒ B.最佳适应算法
- ☐ C.循环首次适应算法
- ☐ D.最坏适应算法

27. 4. 现有一作业序列，作业A（15k），作业B（16k），作业C（15k），依次要求进入系统运行。内存分配情况如图所示。用首次适应算法、最佳适应算法和最坏适应算法来处理改作业序列，看哪种算法是合适的。

2分



- ☐ A.最佳适应算法合适
- ☐ B.首次适应算法合适
- ☒ C.最坏适应算法合适
- ☐ D.三种算法都不合适

28.

🕒 值班时间

🎧 AI客服

✉ 客服邮箱

📱 APP下载

⬆ 返回顶部

返回

- ☐ A.要依据内存大小而定
- ☒ B.要依据程序大小而定
- ☐ C.要依据CPU的地址结构而定
- ☐ D.要依据内存和外存而定

29. 某一具有快表的分页系统，其页表存放在主存中，假设对主存的一次存取需要1.5us，快表平均命中率为85%，若查找快表的时间忽略不计，则主存的平均存取时间是多少？ 2分

- ☐ A.1.5us
- ☒ B.1.725us
- ☐ C.3us
- ☐ D.1.275us

30. 假定某采用分页式存储管理的系统中，主存容量为1M，被分成256块，块号为0，1，2，……，255。则逻辑地址中的页内偏移应用多少位来表示？（） 2分

- ☐ A.10位
- ☐ B.11位
- ☒ C.12位
- ☐ D.13位

31. 在分页管理系统中，程序的地址空间是连续的，分页是由（）完成的。 2分

- ☐ A.程序员
- ☐ B.硬件
- ☐ C.编译器
- ☒ D.都不对

32. 在分页存储管理方式中，关于页表，以下说法正确的是（） 2分

- ☒ A.每个进程拥有一张页表，且进程的页表驻留在内存中
- ☐ B.每个进程拥有一张页表，但只有执行进程的页表驻留在内存中
- ☐ C.所有进程共享一张页表，以节约有限的内存空间
- ☐ D.采用多道程序设计技术时，一个进程可能拥有多张页表

33. 考虑一个请求调页系统，它采用全局置换策略和平均分配内存块的算法。如果该系统中测得如下的CPU和磁盘交换区利用率，请问哪种情况不能通过增加多道程序的道数来提高CPU的利用率（）？ 2分

- ☐ A.CPU的利用率为13%，磁盘交换区的利用率为97%
- ☒ B.CPU的利用率为87%，磁盘交换区的利用率为3%
- ☐ C.CPU的利用率为13%，磁盘交换区的利用率为3%
- ☐ D.上面三种情况都可以

34. 在页式存储管理中，假设作业的地址为16位，页长为4KB，作业的第0,1,2逻辑页分别放在内存的第5,10,11物理块中，则逻辑地址2F6AH对应的内存物理地址是（） 2分

值班时间

AI客服

客服邮箱

APP下载

返回顶部

返回

- ☐ B.5E3CH
- ☐ C.地址越界
- ☐ D.缺页中断

35. 某个采用二级页表的分页系统中，按字节编址，页大小为1KB，页表项大小为2字节，逻辑地址结构为：2分

页目录号	页号	页内偏移量
------	----	-------

逻辑地址空间大小为 2^{16} 页，则表示整个逻辑地址空间的项目录表中包含的表项的个数至少是 ()

- ☐ A.64
- ☒ B.128
- ☐ C.256
- ☐ D.512

36. 用软件方式实现LRU算法的实现开销大的主要原因是 () 2分

34. 用软件方式实现 LRU 算法的实现开销大的主要原因是 ()。
- A. 需要硬件的特殊支持
 - B. 需要特殊的中断处理程序
 - C. 需要在页表中标明特殊的页类型
 - D. 需要对所有的页进行排序

- ☐ A.需要硬件的特殊之处
- ☐ B.需要特殊的中断处理程序
- ☐ C.需要在页表中表明特殊的页类型
- ☒ D.需要对所有的页进行排序

37. 某分页系统中，允许用户编程空间为32个页面，每页1KB，主存为16KB，如有一用户程序有10页长，且某时刻其页表如下所示：2分

页号	块号
0	8
1	7
2	4
3	10

则逻辑地址3AC5H所对应的物理地址是 ()

- ☐ A.12C5H
- ☐ B.3AC5H
- ☒ C.地址越界
- ☐ D.以上都不对

38. 假设系统为某进程分配了3个内存块，若页面走向为：7，0,1,2,0,3,0，4，刚开始没有任何一个页面在内存中，求采用clock页面置换算法时的缺页中断次数。2分

- ☐ A.5
- ☒ B.6
- ☐ C.7
- ☐ D.8

39. 在分页存储管理中用作存储保护的是 () 2分

- ☒ A.页表长度
- ☐ B.页表始址

值班时间

AI客服

客服邮箱

APP下载

返回顶部

返回

40. 分页系统中的页面是 () 2分

- ☐ A.用户感知的
- ☒ B.操作系统感知的
- ☐ C.编译程序感知的
- ☐ D.链接程序感知的

41. 考虑一个使用32位地址和1KB页面大小的虚拟分页系统，每个页表项需要32位，要求最高级页表限制在一个页面内，则一共需要使用 () 页表。 2分

- ☐ A.单级
- ☐ B.2级
- ☒ C.3级
- ☐ D.4级

42. 分页存储管理中的分页是由 () 完成的 2分

- ☒ A.硬件
- ☐ B.编译程序
- ☐ C.程序员
- ☐ D.链接程序

43. 在某个基本分页系统中，物理内存为256MB，有256页的逻辑地址空间，且页的大小为1KB，则逻辑地址有 () 位，每个物理块的大小为 () 字节。 2分

- ☐ A.8, 1
- ☒ B.18, 1
- ☐ C.8, 1024
- ☐ D.18, 1024

44. 假设页的大小为4KB,页表的每个表项占用4B。对于一个64位地址空间系统,采用多页表机制,至少需要()级页表,默认字长1B 2分

- ☐ A.3
- ☐ B.4
- ☐ C.5
- ☒ D.6

45. 采用段式存储管理的系统中，若逻辑地址用24位表示，其中8位表示段号，则允许每段的最大长度是 () 字节 2分

- ☐ A.2的24次方
- ☒ B.2的16次方
- ☐ C.2的24次方
- ☐ D.2的32次方


值班时间


AI客服


客服邮箱


APP下载


返回顶部

返回

但不包括 ()

- ☒ A.节约内存
- ☐ B.方便用户编程
- ☐ C.便于共享和保护
- ☐ D.便于动态链接和增长

47. 采用段式存储管理时，一个程序如何分段是在 () 时决定的。 2分

- ☐ A.分配主存
- ☒ B.用户编程
- ☐ C.装入作业
- ☐ D.程序执行

48. 某进程段表内容如下表所示，先执行某条指令Load 1, 2/154，逻辑地址2/154（段号为2，段内地址为154）所对应的物理地址是 ()。

段号	段首址	段长度
0	120K	40K
1	760K	60K
2	480K	20K
3	370K	25K

- ☐ A.760K+154
- ☒ B.480K+154
- ☐ C.2+480K
- ☐ D.地址越界

49. 如果希望程序能方便的进行动态链接，则下面内存管理方法中最有利的是 () 2分

- ☒ A.分段存储管理
- ☐ B.分页存储管理
- ☐ C.段页式存储管理
- ☐ D.动态分区分配

50. 分段存储管理中的分段由 () 完成。 2分

- ☐ A.硬件
- ☐ B.编译程序
- ☒ C.程序员
- ☐ D.动态链接器

51. 段页式存储管理的用户地址空间的最小单位是 () 2分

- ☐ A.段
- ☒ B.页
- ☐ C.块
- ☐ D.字节

 值班时间

 AI客服

 客服邮箱

 APP下载

 返回顶部

返回

了页式和段式管理的基本思想，即（）

- ☐ A.用分段方法来分配和管理物理存储空间，用分页方法来管理用户地址空间
- ☒ B.用分段方法来分配和管理用户地址空间，用分页方法来管理物理存储空间
- ☐ C.用分段方法来分配和管理主存空间，用分页方法来管理辅存空间
- ☐ D.用分段方法来分配和管理辅存空间，用分页方法来管理主存空间

53. 在段页式存储管理中，如果没有设置快表，则每读写一个数据，要访问（）主存。 2分

- ☐ A.1次
- ☐ B.2次
- ☒ C.3次
- ☐ D.4次

54. 假设一个任务被划分成4个大小相等的段，并且系统为每个段建立了一个有8项的页表。因此，该系统是分段与分页的组合。假设页面大小为2KB，则该任务的逻辑地址空间最大为（） 2分

- ☐ A.8KB
- ☐ B.16KB
- ☐ C.32KB
- ☒ D.64KB

55. （）存储管理方式提供一维地址结构。 2分

- ☐ A.分段
- ☒ B.分页
- ☐ C.段页式
- ☐ D.都不是

56. 2. 某虚拟存储器系统采用页式内存管理，使用 LRU 页面替换算法，考虑下面的页面访问地址流（每次访问在一个时间单位中完成）：
1 8 1 7 8 2 7 2 1 8 3 8 2 1 3 1 7
假定内存容量为 4 个页面，开始时是空的，则缺页次数为（ ）。 2分

- ☐ A.4
- ☐ B.5
- ☒ C.6
- ☐ D.7

57. 请求分页存储管理中发生的缺页中断属于（） 2分

- ☐ A.I/O中断
- ☐ B.硬件故障
- ☒ C.程序中断
- ☐ D.访管中断

🕒 值班时间

🎧 AI客服

✉ 客服邮箱

📱 APP下载

⬆ 返回顶部

返回

个页内行号），

页号 ^o	页框号 ^o	有效位 ^o	装入时间 ^o
0 ^o	101H ^o	1 ^o	2 ^o
1 ^o	— ^o	0 ^o	— ^o
2 ^o	254H ^o	1 ^o	4 ^o I

若已经先后访问过0、2号页面，则虚地址1565H的物理地址是多少？

- ☐ A.254565H
- ☒ B.101565H
- ☐ C.发生越界中断
- ☐ D.101254H

59. 系统“抖动”现象发生的原因是（）

2分

- ☒ A.置换算法选择不当
- ☐ B.交换信息量过大
- ☐ C.内存容量不足
- ☐ D.请求页式管理方案

60. 17. 设主存容量为 1MB，外存容量为 400MB，计算机系统的地址寄存器有 24 位，那么虚存的最大容量是（ ）（默认字长为 1B）。

2分

- ☐ A.1MB
- ☒ B.16MB
- ☐ C.17MB
- ☐ D.401MB

61. 假设系统为某进程分配了3个内存块，若页面走向为：7，0,1,2,0,3,0，4,2,3,0,3,2,1,2,0,1,7,0,1，刚开始没有任何一个页面在内存中，求采用LRU页面置换算法时的缺页中断次数。

2分

- ☐ A.10
- ☐ B.11
- ☒ C.12
- ☐ D.13

62. 3. 下列哪些存储分配方案可能使系统抖动（ ）。
I. 动态分区分配 II. 简单页式分配 III. 虚拟页式
IV. 简单段页式 V. 简单段式 VI. 虚拟段式

2分

- ☐ A. I、II和V
- ☐ B. III和IV
- ☐ C. 只有III
- ☒ D. III和VI

63. 理论上虚拟内存的最大容量只受（）的限制

2分

- ☐ A.计算机字长
- ☐ B.内存容量
- ☐ C.硬盘容量

 值班时间

 AI客服

 客服邮箱

 APP下载

 返回顶部

返回

64. 在请求分页系统中的页表中增加的外存始址的作用是 () 2分

- ☐ A.供分配页面时参考
- ☐ B.供置换算法参考
- ☐ C.供程序访问是参考
- ☒ D.供页面调入调出时参考

65. 虚拟存储技术的理论基础是 () 2分

- ☐ A.交换原理
- ☐ B.置换原理
- ☐ C.请求调入原理
- ☒ D.程序局部性原理

66. 27. 已知一个虚拟式存储系统，内存地址有 32 位，采用 48 位虚拟地址，页面大小为 4KB，页表项大小为 8B，则采用 () 级页表，页内偏移为 () 位。 2分

- ☐ A.3,12
- ☐ B.3,14
- ☒ C.4,12
- ☐ D.4,14

67. 1. 测得某个采用按需调页 (Demanding-paging) 策略的计算机系统部分状态数据为：CPU 利用率 20%，用于对换空间的硬盘利用率为 97.7%，其他设备的利用率为 5%。由此断定系统出现异常。此种情况下如何提高利用率 ()。 2分

- A. 安装一个更快的硬盘
- B. 通过扩大硬盘容量增加对换空间
- C. 增加运行进程数
- D. 加内存条来增加物理空间容量

- ☐ A.安装一个更快的硬盘
- ☐ B.通过扩大硬盘容量增加对换空间
- ☐ C.增加内存中运行进程数量
- ☒ D.加大内存条来增加物理内存容量

68. 设主存容量为1MB，外存容量为400MB，计算机系统的地址寄存器有24位，那么虚存的最大容量为 () 2分

- ☐ A.1MB
- ☐ B.401MB
- ☒ C.16MB
- ☐ D.24MB

69. 假设系统有m个内存块供分配，初始时空，页面引用串 长度为p，包含了n个不同的页号，则无论用什么页面置换算法，缺页次数不会少于 ()。 2分

- ☐ A.m
- ☐ B.p
- ☒ C.n
- ☐ D.min(m,n)

 值班时间

 AI客服

 客服邮箱

 APP下载

 返回顶部

返回

令。

- ☐ A.被中断的前一条
- ☐ B.被中断的那一条
- ☒ C.被中断的后一条
- ☐ D.启动时第一条

2.简答题(共6题)

1. 在某请求分页管理系统中，一个作业共 5 页，作业执行时依次访问如下页面：1，4，3，1，2，5，1，4，2，1，4，5，若分配给该作业的主存块数为 3，刚开始没有页面在内存，分别采用 LRU，Clock 页面置换算法，试求出缺页中断的次数及缺页率。

答：
(1)LRU：缺页中断次数为7，缺页率= $(7/12) * 100\% = 41.67\%$
(2)Clock：缺页中断次数为8，缺页率= $(8/12) * 100\% = 66.7\%$

☁ 上传附件

2. 某请求分页管理系统，假设进程的页表如下： 10分

页号	页框号	有效位	装入时间
0	125 H	1	4
1	—	0	—
2	200 H	1	2

页面大小为 4KB，一次内存的访问时间为 100 纳秒（ns），一次快表（TLB）的访问时间是 10ns，处理一次缺页的平均时间为 100 毫秒（已含更新 TLB 和页表的时间），进程的驻留集大小固定为 2 个页框，采用 FIFO 法置换页面。假设 1）TLB 初始为空；2）地址转换时，先访问 TLB，若 TLB 未命中时再访问页表（忽略 TLB 更新时间）；3）有效位为 0 表示页面不在内存中。

请问：

(1) 该系统中, 一次访存的时间下限和上限各是多少? (给出计算过程)

(2) 若已经访问过 0、2 号页面, 则虚地址 103CH 的物理地址是多少? (给出计算过程)

 值班时间

 AI客服

 客服邮箱

 APP下载

返回顶部

返回

TLB初始为空，则

上限：10(访问TLB)+100(访问页表得到页框号)+100(访问主存获取数据) = 210ns

下限：10(访问TLB)+ 100(访问主存) = 110ns

(2) 页大小4KB, 则页内地址位数为12，页内地址为03CH，因此103C对应的页号为1

驻留集大小固定为2个页框，已经先后访问过0，2，因此访问1号页面产生缺页中断，调出0号，调入1号。

上传附件

3. 某虚拟存储器的用户空间共有 32 个页面，每页 1KB，主存 16KB。假定某时刻系统为用户的第 0,1,2,3 页分配的物理块号为 4、5、6、10，而该用户作业的长度为 6 页，试将十六进制的虚拟地址 105C、009C、2B5C 转换成物理地址。要求给出转换过程。

格式 字体 大小

答：1kB = 2^10B, 因此页内地址位数为10位，则

105CH的页号为4，而这里页号最大为3，超出最大页号，产生越界中断。

009CH的页号为0，对应物理块号4，页内地址为09CH,因此物理地址为109CH

2B5C的页号为10，超出了最大页号，产生越界中断。

上传附件

4. 某分页系统将页表存储在内存中，请回答如下问题：

(1) 如果一次访存的周期为150ns，那么进行一次读取数据的内存访问时间是多少？

(2) 如果配置了TLB快表，命中率为90%，访问快表的时间可以忽略不计，那么读取一次数据的内存访问时间是多少？

(3) 若希望访问内存的性能损失不超过10%，则TLB的命中率不低于多少？

格式 字体 大小

(1) 访问时间=读取页时间（访问一次内存）+读取数据时间（访问一次内存）

因此访问时间 = 150+150 = 300ns

(2) 访问时间 = (90% * 150) + (10% * 150 * 2) = 165ns

(3) TLB完全命中时，访问时间=150ns，则有

(150p+300 (1-p) - 150) / 150 <= 10%

求得p >= 90%

上传附件

5.

值班时间

AI客服

客服邮箱

APP下载

返回顶部

