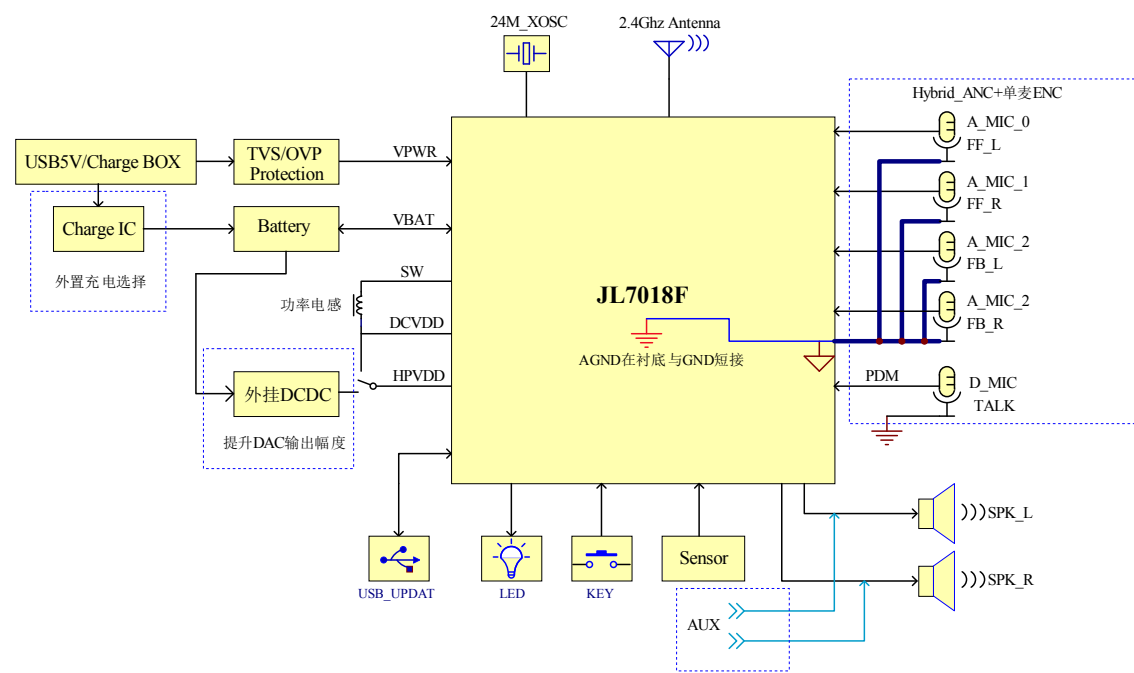


JL7018F Hybrid+单麦ENC头戴降噪方案硬件框架



版本更新说明		
版本号	日期	更新内容
V1.0	2022.04.27	原始版本

版本更新说明

版本号 日期 更新内容

V1.0 2022.04.27 原始版本

V1.1 2022.07.22 1、模拟电路预留TVS管 2、补充设计注意事项

V1.2 2022.11.16 1、更新DAC串联电路参数、U2电路说明

杰理方案咨询(QQ号:1418295957, 邮箱:fae@zh-jieli.com)

- 设计前请参考产品规格书设计参考指南。
 - 电源规格
 - 电源规格和参数: 保证电源规格和参数。
 - 主机电源BAT、DC/DC输入电压范围1.8V-5V, 其他规格请参考规格书。
 - 电源规格
 - 电源规格和参数: 保证电源规格和参数。
 - 主机电源BAT、DC/DC输入电压范围1.8V-5V, 其他规格请参考规格书。
- 电源规格
 - 电源规格和参数: 保证电源规格和参数。
 - 主机电源BAT、DC/DC输入电压范围1.8V-5V, 其他规格请参考规格书。
- 电源规格
 - 电源规格和参数: 保证电源规格和参数。
 - 主机电源BAT、DC/DC输入电压范围1.8V-5V, 其他规格请参考规格书。
- 电源规格
 - 电源规格和参数: 保证电源规格和参数。
 - 主机电源BAT、DC/DC输入电压范围1.8V-5V, 其他规格请参考规格书。
- 电源规格
 - 电源规格和参数: 保证电源规格和参数。
 - 主机电源BAT、DC/DC输入电压范围1.8V-5V, 其他规格请参考规格书。

