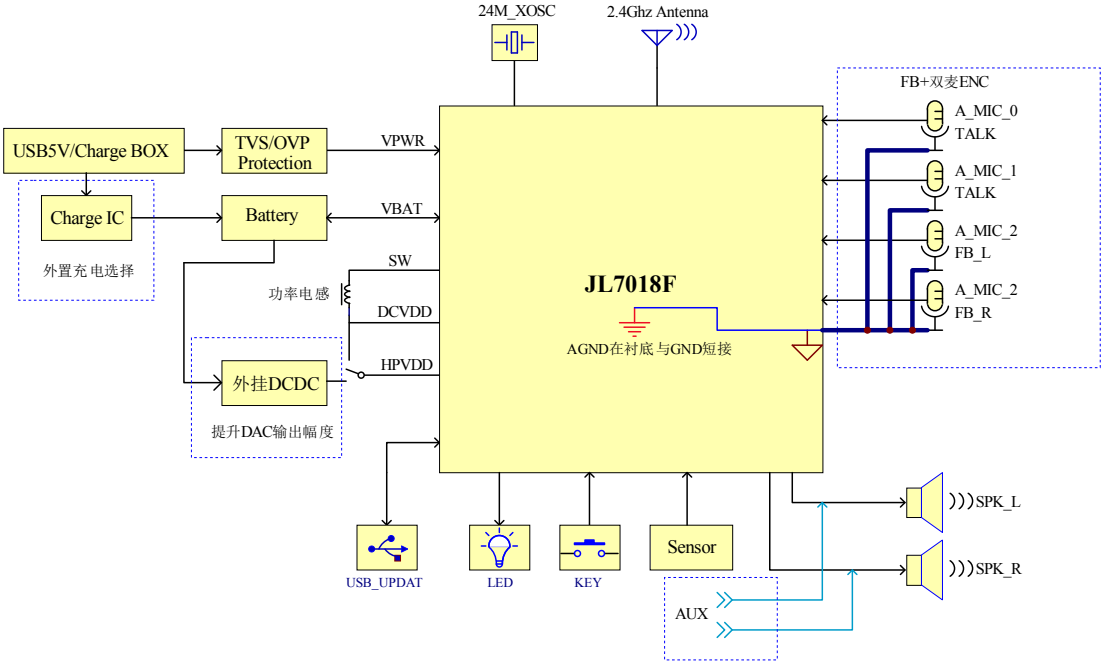


JL7018F FB+双麦ENC头戴降噪方案硬件框架



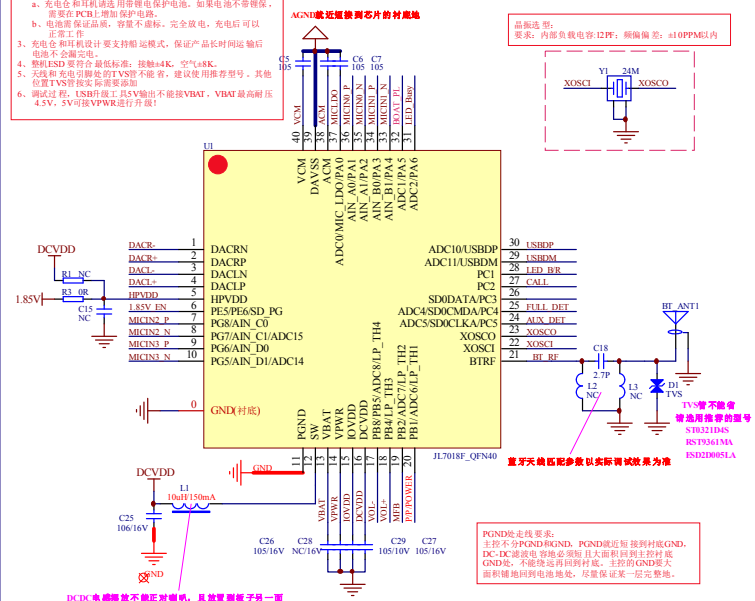
版本更新说明		
版本号	日期	更新内容
V1.0	2022.04.27	原始版本

### 版本更新说明

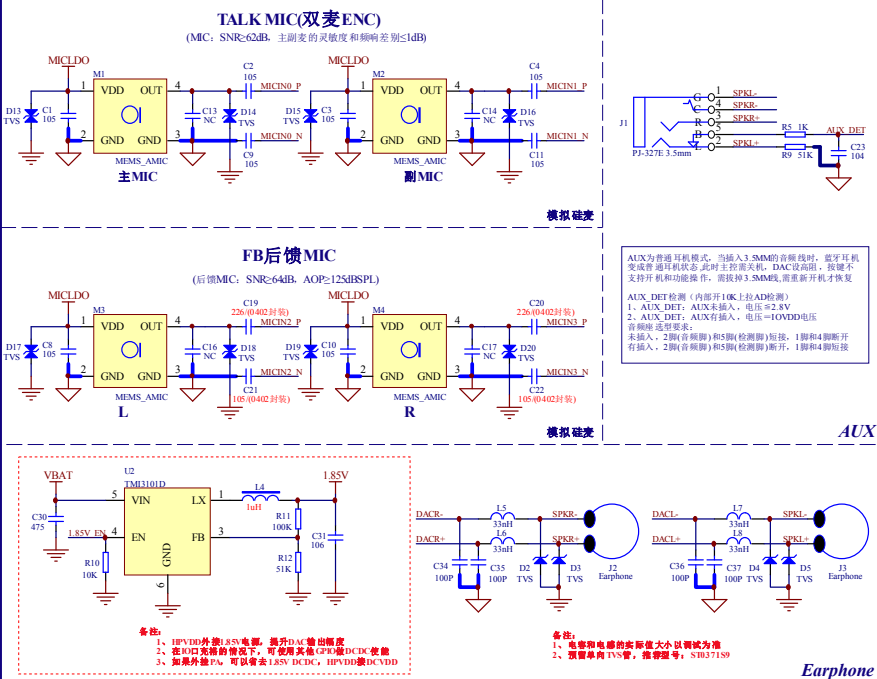
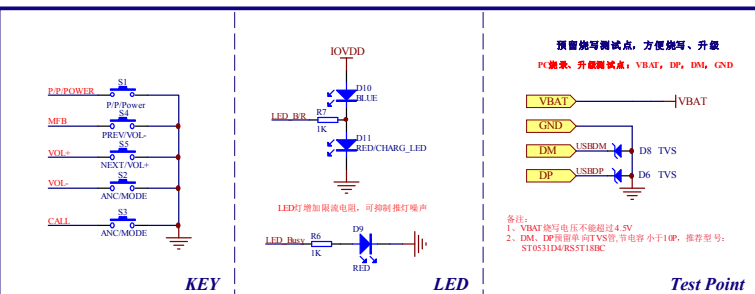
版本号	日期	更新内容
V1.0	2022.04.27	原始版本
V1.1	2022.07.22	1、模拟电路预留TVS管 2、补充设计注意事项
V1.2	2022.11.16	1、更新DAC串联电路参数、U2电路说明

杰理方案咨询(QQ号:1418295957, 邮箱:fae@zh-jieli.com)

- 设计注意事项和产品设计安全规范:
1. 电源选择:
    - a. 请使用原裝电源, 保证电压和品质。
    - b. 主控电源 VBAT、DCVDD 漏耦电容选用耐压值  $\geq 16V$ 。其他按电路特性选择。
  2. 充电电路:
    - a. 电源线和耳机线选用带静电保护电池。如果电源不帶静电, 需要在 PCB 上增加静电保护。
    - b. 漏耦要保証品质, 容量不能超标。完全放电, 充电后可以正常充电。
  3. 充电电路和耳机设计要支持船尾模式, 保証产品长时间运输后电池不会损坏。
  4. 整机 ESD 要符合最低标准: 接触  $\pm 4k\Omega$ , 空气  $\pm 8k\Omega$ 。
  5. 天线和电源引线的 TVS 管不能省, 建议选用推举型号。其他位点 TVS 管按实际需求加。
  6. 测试过压: US9V 和 15V 的 US 插头不能按电压, VBAT 最高耐压不能超过 15V。



*MCU*



*Earphone*

