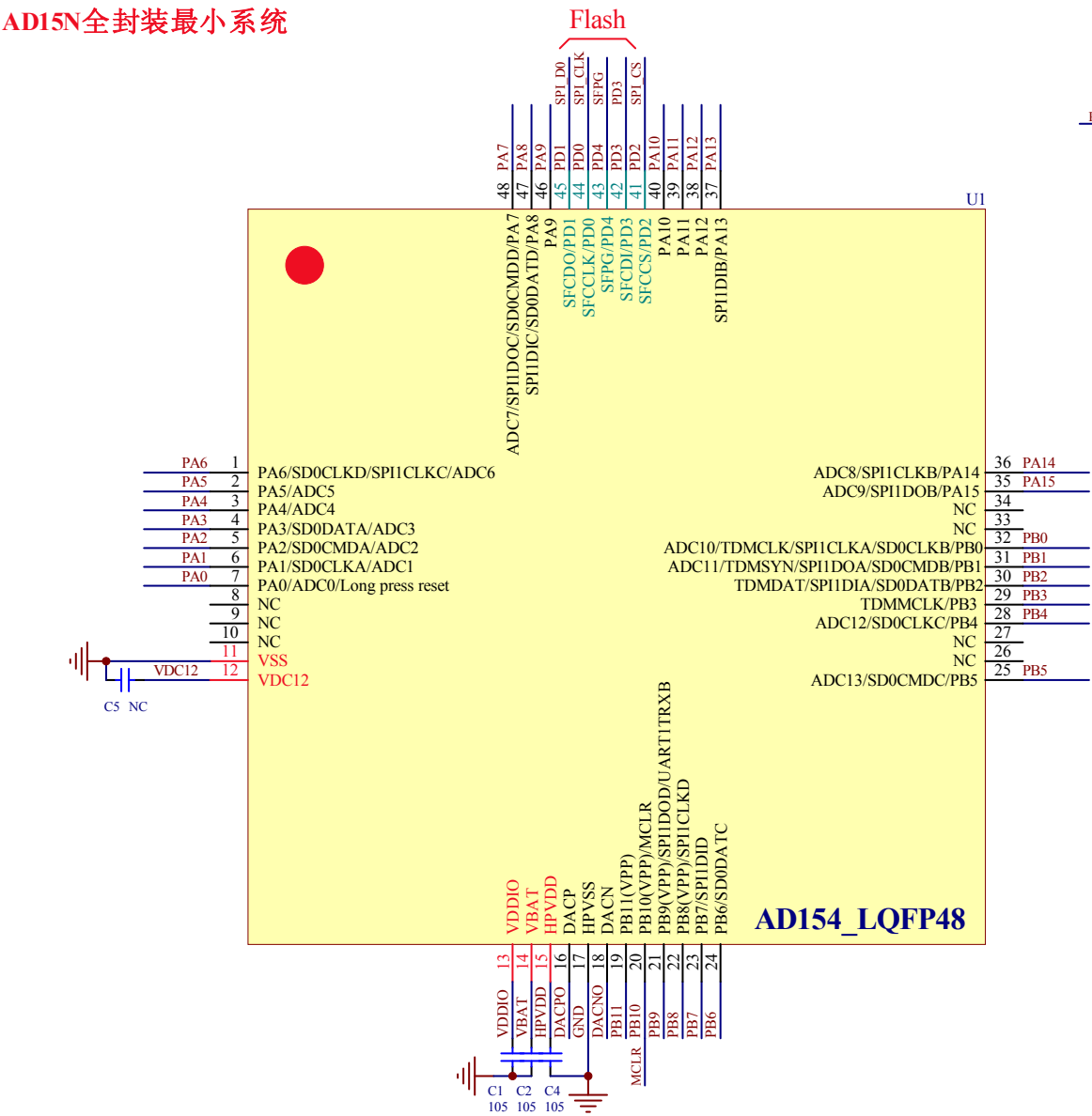




备注:

- 1、PD0~PD4口是专用的spi flash接口，包括flash供电。
- 2、注意软关机方案时softof模式，芯片VDDIO电源一直保持有电压输出。
- 3、HPVDD是芯片class D功放的电源供电输入，DANP和DACN直推喇叭输出功率0.5W/8欧姆；
- 4、PB0、PB1上电默认下拉60K，PA0、PB10、PD2上电默认上拉10K。
- 5、PB8、PB9、PB10、PB11为耐高压IO（耐5V），只有弱驱，不适合做数码管扫描。
- 6、PB9是代码升级IO，配合升级工具使用。
- 7、PA0默认对地长按复位功能，复位功能可配置到其他IO。
- 8、PB10默认短按复位功能，可软件屏蔽和开启。
- 9、唤醒口可配置到任意IO口，最多可配12个唤醒口。
- 10、DACPO、DACNO可做普通输出，可输出PWM。

## AD15N全封装最小系统





AD15N开发板原理图

