Modulo: Approfondimenti sui Sistemi Aritmetici di un computer: tipo reale

[P2_03]

Unità didattica: Sistema Aritmetico Reale Floating-Point

[1-AT]

Titolo: Rappresentazione in memoria dei numeri reali

Argomenti trattati:

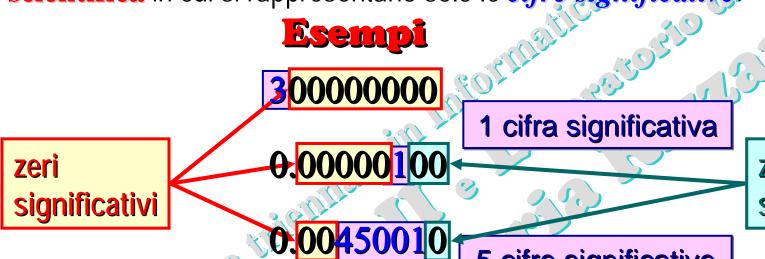
- ✓ Notazione scientifica dei numeri reali (segno, mantissa, esponente)
- ✓ Rappresentazione binaria della mantissa a bit implicito
- ✓ Sistema Aritmetico Floating Point IEEE Standard 754
- Oggetti del S.A. Standard e loro caratterizzazione



Prerequisiti richiesti: aritmetica binaria, sistema aritmetico intero

Notazione scientifica

La notazione più compatta per rappresentare i **numeri reali** è quella **scientifica** in cui si rappresentano solo le *cifre significative*.



zeri non significativi

notazione scientifica

5 cifre significative

Nella **notazione scientifica** un numero reale x si rappresenta tramite una **mantissa** m, contenente le cifre significative, ed un **esponente** p, indicazione degli zeri significativi, tali che $x = m \cdot \beta^p$ dove β è la **base** del sistema di numerazione.

Esempi

 $300000000 = 3.10^{8} = 3e+8$

 $0.00000100 = 1.10^{-6} = 1e-6$

 $0.00450010 = 4.5001 \cdot 10^{-3} = 4.5001 e - 3$

Per individuare univocamente la notazione scientifica di un numero, si opera la **normalizzazione** della mantissa da cui discende il valore dell'esponente:

2 schemi di normalizzazione (base β=10) **Esempio:**

| 356000000 | = | 3.5600 ·10 +8 | E | 0.35600 ·10 +9 |
|------------|-------|--------------------------|---------|----------------|
| 0.00000123 | TO SE | 1.2300 ·10 ⁻⁶ | = | 0.12300 ·10 -5 |
| 0.00450010 | | 4.5001 ·10 ⁻³ | <u></u> | 0.45001 ·10 -2 |

mantissa *m* tale che $1 \leq m < \beta = 10$

la cifra delle unità può essere 1,2,3,4,5,6,7,8,9 ma <u>non</u> 0

mantissa *m* tale che $0.1 = \beta^{-1} \le m < 1$

...oppure...

la cifra dei decimi può essere 1,2,3,4,5,6,7,8,9 ma <u>non</u> 0

 $0.000001011 = 1.0110 \cdot 2^{-0110} = 0.10110 \cdot 2^{-0101}$

 $0.0010111 = 1.0111 \cdot 2^{-0011} = 0.10111 \cdot 2^{-0010}$

mantissa *m* tale che

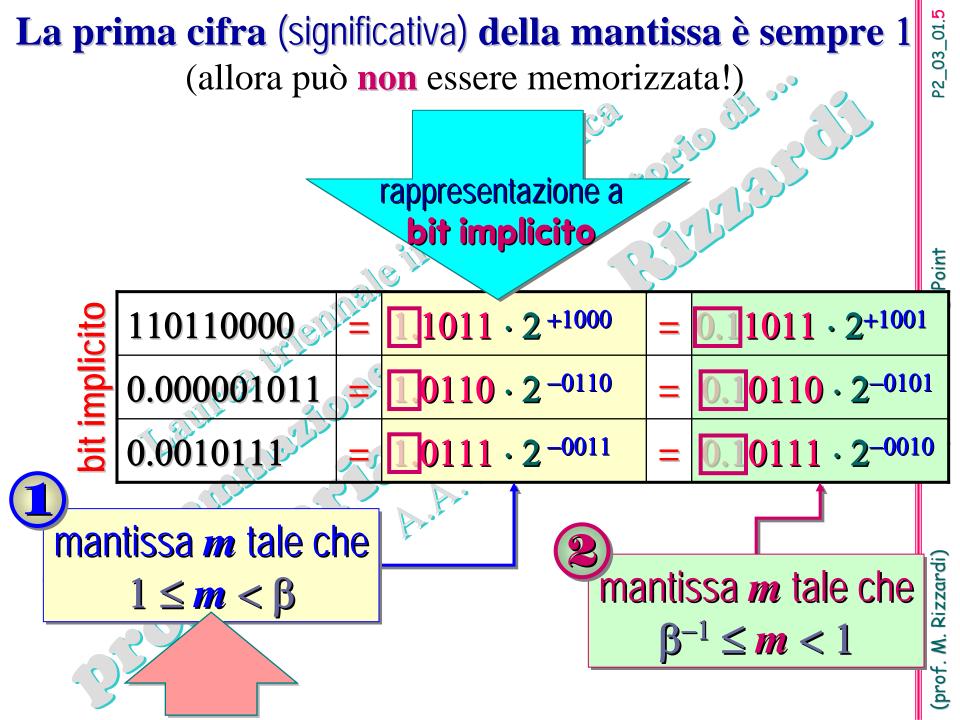
$$1 \le m < \beta = 2$$

mantissa m tale che

$$1/2 = \beta^{-1} \le m < 1$$

la prima cifra della mantissa può essere solo 1

(prof. M. Rizzardi)





Sistema Aritmetico Floating Point $F(\beta, t, E_{min}, E_{max})$

Denota l'insieme dei numeri reali rappresentati in un computer e le operazioni definite su di essi.



Sistema Aritmetico Floating Point IEEE Standard 754 (1985)

$$\beta = 2$$

| Formato | Tipo | num. bit | ling. C |
|----------|--------|---------------------|----------------|
| Basic | single | 32 (4 byte) | float |
| | double | 64 (8 byte) | double |
| Extended | double | 80 (10 byte) | long double |

opzionale

Nel S.A. IEEE Std. $F(2, t, E_{min}, E_{max})$ un numero (normalizzato) del formato Basic è rappresentato in memoria come:



S denota il segno della mantissa;

dove

- l'esponente e è rappresentato come "intero biased",
- la mantissa in è rappresentata con s per segno e modulo su t bit a bit implicito ℓ^{\dagger} (precisione = t+1) ed è generata con lo schema del round to nearest;

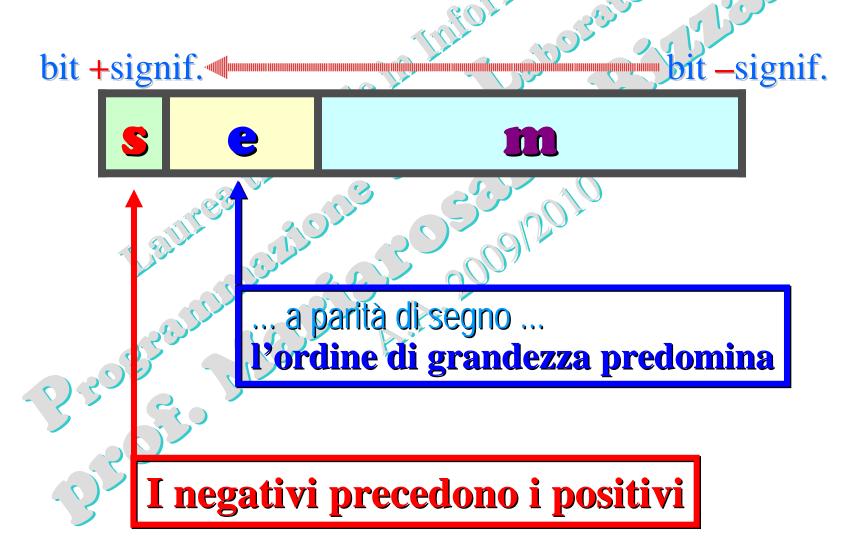
ed il suo valore è pertanto $x = (-1)^s [\ell.m] \times 2^{e-Bias}$

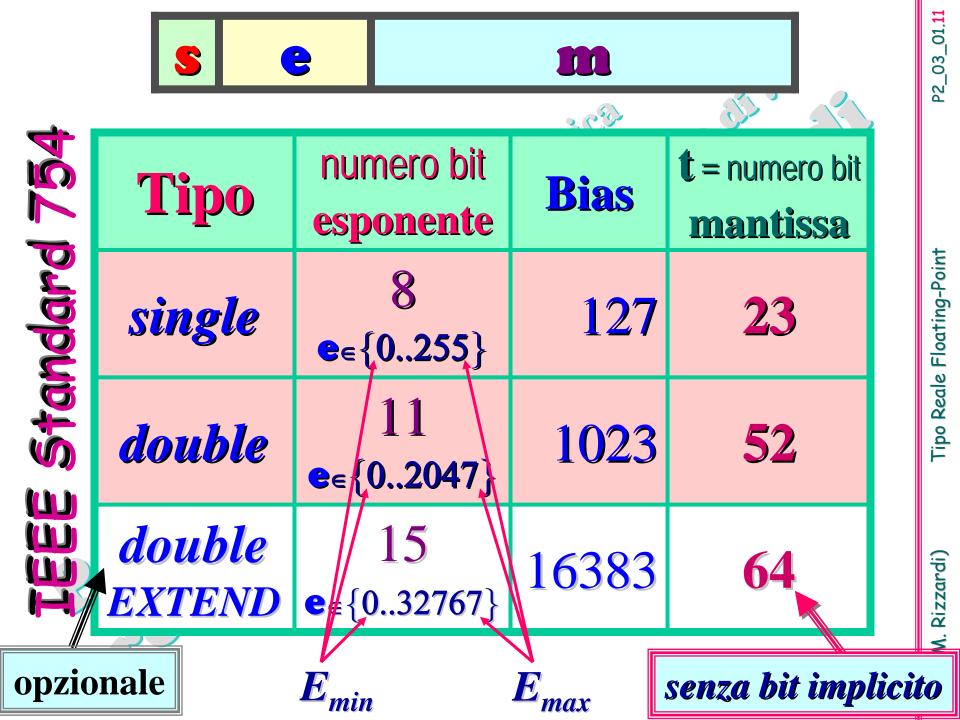
[†] il primo bit ℓ non è rappresentato esplicitamente, ma assume un valore convenzionale: pertanto è come se la mantissa fosse rappresentata su t+1

Perché i campi si susseguono in questo modo?

È così assicurato l'ordinamento dei numeri!!!

(considerando tutti i bit insieme come se fosse un intero)





Il S.A. IEEE Standard 754 stabilisce:

Oggetto

Numeri normalizzati

valore = $(-1)^{s}[\ell.m] \times 2^{e-Bias}$

Infinito con segno

NaN (Not A Number)

Numeri denormalizzati

valore = $(-1)^{s}[\ell.m] \times 2^{e-Bias+1}$

Zero con segno

gli oggetti del Sistema Aritmetico Floating-Point;

esponente

 $e = E_{min}$

ratterizzazione

omantissa m

 $m \ge 0$

 $\mathbf{m} = 0$

 $\mathbf{m} \neq 0$

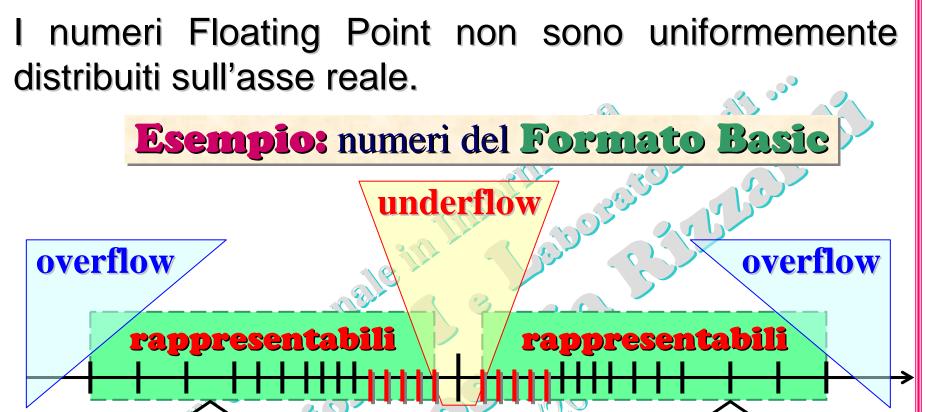
 $\mathbf{m} = 0$

 $\mathbf{m} \neq 0$

le operazioni definite su ciascun oggetto.



Tipo Reale Floating-Point



normalizzati
bit implicito=1

denormalizzati bit implicito=0

normalizzati bit implicito=1

