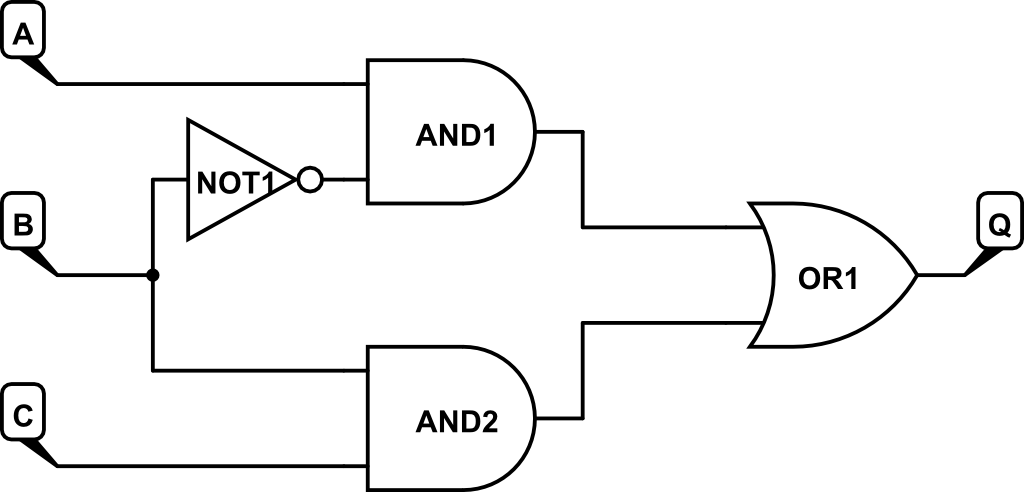
1. Equação lógica original
2. Tabela verdade

|  |  |  |  |
| --- | --- | --- | --- |
| A | B | C | Q |
| 0 | 0 | 0 | 0 |
| 0 | 0 | 1 | 0 |
| 0 | 1 | 0 | 0 |
| 0 | 1 | 1 | 1 |
| 1 | 0 | 0 | 1 |
| 1 | 0 | 1 | 1 |
| 1 | 1 | 0 | 0 |
| 1 | 1 | 1 | 1 |

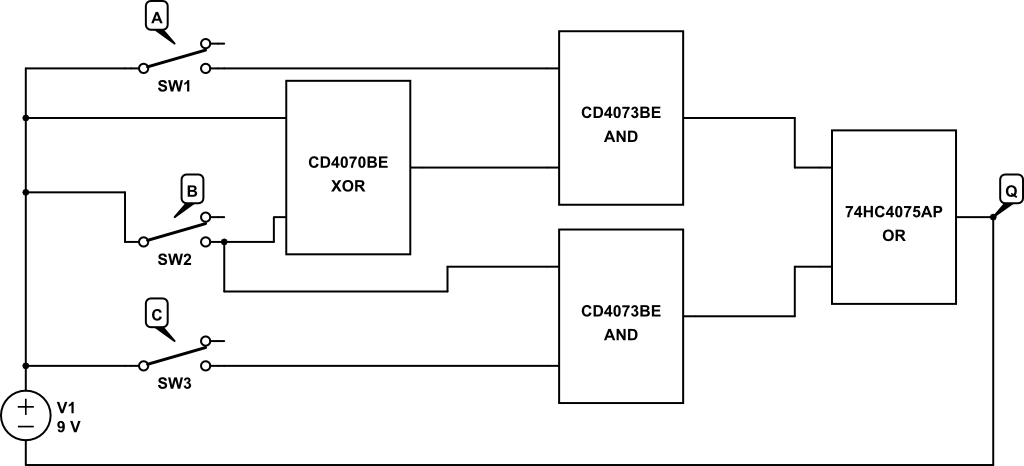
1. Equação lógica implementada

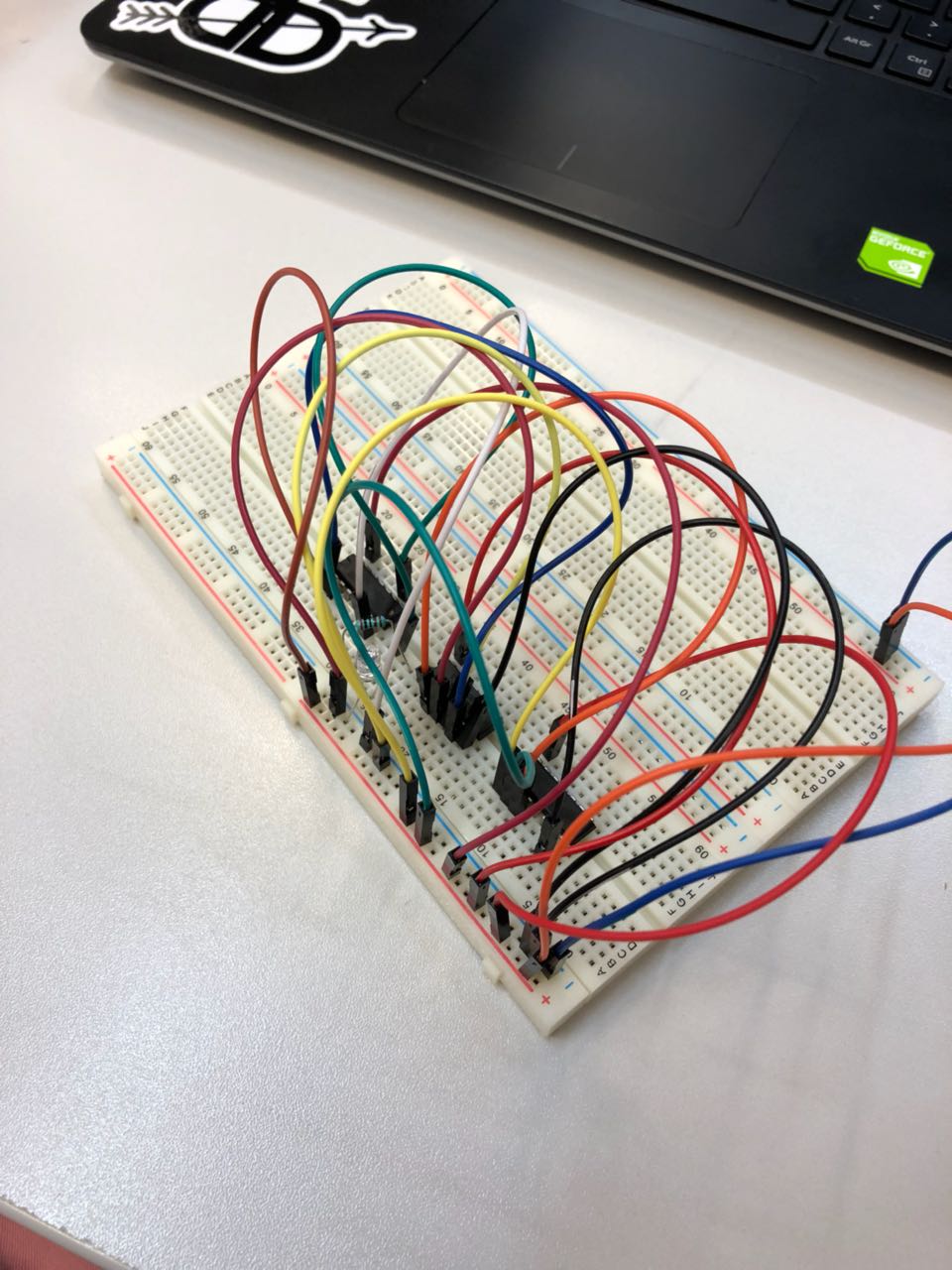
(Utilizamos uma equação diferente da original pois nos confundimos na hora da montagem).

1. Diagrama de blocos lógico



1. RTL do circuito





1. Divisão do trabalho

Devido a horários diferentes, foi definido de que o Projeto A seria feito pelos membros Jorge Ehrhardt, Vitor Liu e Vitor Satyro; enquanto o Projeto B seria feito pelos membros Iago Mendes e Warlen Rodrigues.

O primeiro passo foi conseguirmos obter um . Como não recebemos um CI de NOT, utilizamos um XOR alcançar nosso objetivo. Posteriormente, fizemos a parte da equação utilizando um CI OR de três entradas (tivemos que fixar uma das entradas em 1 para conseguir usar o CI). Por fim, utilizamos um CI AND para fazer o resultado de vezes C, ou seja, implementamos .

Link para o vídeo do teste: https://youtu.be/Kt5-8YbPt34