

流程

1. 安装linux及MIPS交叉编译环境
2. 更改 start.S 以添加需要测试的指令
3. 在linux下利用 make 指令编译 project_directory/soft/func/ , 生成结果会在 project_directory/soft/func/obj 下
4. 利用 gettrace 项目生成 golden_trace.txt
5. 在 soc_axi_func/rtl/myCPU 下添加cpu文件 (提交至CG的各个 .v 文件, 禁止直接提交CDE的参考代码)
6. 运行 soc_axi_func 项目, 仿真, 综合, 实现, 上板

个人验收标准

1. 理解指令扩展的基本流程 (讲解) 5'
2. 扩展一条以上指令, 并通过trace比对的仿真测试、自己编写testbench测试。 5'
3. 完成龙芯实验箱的上板测试 5'
4. 正确回答问题 5' , 如
 - Trace比对的基本原理
 - 测试指令在TinyMIPS中以什么形式存储
 - 汇编程序如何在CPU中执行
 - 数据前递的原理? 解决了什么问题?
 - 流水线暂停的作用? 原理?
 -