1 选择题

1. 冯•诺依	曼计算机中指令和数据均以二进制形式存放在存储器中, CPU 区分它们的依据是
A.	指令操作码的译码结果
В.	指令和数据的寻址方式
С.	指令周期的不同阶段
D.	指令和数据所在的存储单元
2. 以下关于	计算机历史发展的叙述,错误的是
A.	第一台电子计算机采用的是电子管技术
В.	早期的电子计算机,主要用于个人业务处理
С.	集成电路技术的发展,使电子计算机在体积和速度上有了很大改善
D.	摩尔定律说明了半导体集成度发展的规律
3. 以下哪一	项,不属于 CPU 的组成部分
A.	运算器
В.	控制器
С.	寄存器
D.	I/O 系统
4. 下列关于	总线仲裁方式的说法中,错误的为
A.	独立请求方式响应时间最快,是以增加处理机开销和增加控制线数为代价的
В.	计数器定时查询方式下,有一根总线请求(BR)和一根设备地址线,计数器可以从 0 开始增加,或接上次计数增加
С.	链式查询方式对电路故障最敏感
D.	分布式仲裁控制逻辑分散在各总线各部件中,不需要中央仲裁器
5. 冯•诺依	曼机可以区分指令和数据的部件是
A.	总线
В.	控制器
С.	控制存储器
D.	运算器
6. 计算机的	Cache——主存层次,主要是为了解决什么问题
A.	速度匹配问题
В.	存储器容量问题

	D. 电平匹配问题
7.	总线的特征不包括以下哪一项
	A. 物理特征
	B. 功能特征
	C. 电气特征
	D. 时间特征
8.	设 CPU 与 I/O 设备以中断方式进行数据传送,CPU 响应中断时,该 I/O 设备接口控制器发送给CPU 的指令中断向量表(中断向量表中放中断向量)的指针是0008H。0008H 单元中的值是1200H。则该 I/O 设备的中断服务程序在内存中的入口地址为A. 0008H B. 0009H C. 1200H
	D. 1201H
9.	DMA 方式的接口电路中有程序中断部件,其作用为
	A. 进行预处理 B. 向 CPU 提出总线使用权
	C. 向 CPU 提出传输结束
	D. 检查数据是否出错
10.	设浮点数的基数为 8, 尾数用原码表示,则以下是规格化小数
	A. 1.000101
	B. 0.000101
	C. 1.011011
	D. 0.000010

C. 数据格式兼容问题