RAM汇编编码

装载累积和循环次数

LDA R3 0001 1111

#5 0000 0101

1F 05

进入循环，累加一次

ADD R0 0010 0000

D 0010 0000

20 20

变址寄存器x自增

INX 0011 0000

30

决定是否跳出循环

BNE R3 0100 1111

M 0000 0010(ADD)

4F 02

保存累加和

STA R0 0101 0000

A 0011 0000

50 30

清空变址寄存器（这里把变址寄存器当成循环计数器）

CLRX 0110 0000

60

装载新循环次数（除法的）

LDA R3 0001 1111

#1 0000 0001

1F 01

装载除数

LDA R2 0001 1010

#5 0000 1010

1A 0A

余数和除数加和

SUM R2,R0 0111 0010

72

根据余数符号位上商

QUO R0,R1 1000 0100

84

商移位

QSHIFT R1 1001 0101

95

余数移位

QSHIFT R0 1001 0000

90

变址寄存器x自增

INX 0011 0000

30

决定是否跳出循环

BNE R3 0100 1111

M 0000 1110

4F 0E

最后一次处理，余数和除数加和

SUM R2,R0 0111 0010

72

上商

QUO R0,R1 1000 0100

84

保存商

STA R1 0101 0101

A 0011 0001

55 31

停机

HALT 1010 0000

A0