

1. Vježba

- Proučiti dokumentaciju LDR senzora (*DS_PDV_P9002.pdf*).
- Uspostaviti komunikaciju između STM ploče i četiri LDR senzora.
- Dovedi zajedničku tačku na kanale 3, 10, 12 i 13 AD konvertor 1 (pinovi AD konvertora su tipa *analog* bez *push-up/pull-down* otpornika).
- U *while* petlji glavnog programa vršiti očitavanja ADC-a a rezultate slati na serijski terminal PC u blokirajućem modu.

