

Conexiones del IT8951E-64 DX al Core 3506B (Modo SPI)

1. Pines esenciales de conexion (Modo SPI)

Pin IT8951	Nombre	Funcion	Conexion al Core3506B
2	VDD	Alimentacion 3.3V	Fuente 3.3V estable
3	GND	Tierra	GND
4	MISO	SPI MISO (datos al host)	SPI_RX del Core3506
5	MOSI	SPI MOSI (datos desde host)	SPI_TX del Core3506
6	SCLK	SPI Clock	SPI_CLK del Core3506
7	/CS	Chip Select activo bajo	GPIO del Core3506
9	/HRDY	Espera de respuesta del chip	GPIO del Core3506 (entrada)
11	/RESET	Reset activo bajo	GPIO del Core3506

2. Notas importantes

- El IT8951 se comunica con el Core3506B por SPI como si fuera una memoria inteligente.
- La senal /HRDY indica cuando el chip esta listo para comunicarse.
- La pantalla E-Ink se conecta directamente al IT8951, no al Core3506B.
- Se recomienda tener lineas estables de 3.3V con buena regulacion para alimentacion.

3. Pines adicionales recomendados

Pin	Nombre	Funcion
8	INT	Interrupcion hacia el host (opcional en SPI)
10	TEST	Pruebas de fabrica, dejar desconectado o GND
Otros (1, 12-64)		Pines internos para control E-Ink