基于FPGA实现的高不可预测性PUF电路设计

Design methodology of Unpredictable PUFs based on FPGA Implementation

摘要

1. PUF背景介绍
2. 信息安全十分重要
3. 机密信息的存储方式
4. 不安全的非易失性存储器
5. （待调研）若干种现存加密方式
6. PUF的数学原理和物理基础
7. 安全性原理
8. 物理模型
9. 小结
10. 一种基于延迟模型的PUF结构
11. 结构说明
12. 阐述抽象模型
13. HSPICE仿真
14. 小结
15. 在FPGA上的具体实现
16. FPGA实现的优劣分析
17. FPGA具体实现步骤
18. 脚本说明
19. 小结
20. 测试方法和数据分析
21. 通用测试标准
22. 测试方法
23. 结果对比
24. 小结
25. 总结