

Министерство науки и высшего образования Российской Федерации Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)» (МГТУ им. Н.Э. Баумана)

ФАКУЛЬТЕТ ИУ «Информатика и системы управления»

КАФЕДРА ИУ-7 «Программное обеспечение ЭВМ и информационные технологии»

РАСЧЕТНО-ПОЯСНИТЕЛЬНАЯ ЗАПИСКА *К КУРСОВОЙ РАБОТЕ НА ТЕМУ:*

«Мониторинг сетевой подсистемы Linux»

Студент	ИУ7-71Б	Волков Г. В.
Руководите	ель КР	Рязанова Н. Ю.
Рекоменду	гмая оценка	

Министерство науки и высшего образования Российской Федерации Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана (национальный исследовательский университет)» (МГТУ им. Н.Э. Баумана)

	УТВЕРЖДАЮ
	Заведующий кафедрой ИУ-7
	И. В. Рудаков
	«25» декабпя 2023 г.
Œ	

(Фамилия И. О.)

		«25» декабпя 2023 г.
3A	ДАНИЕ	
на выполнен	ие курсовой раб	оты
по теме		
«Мониторинг се	тевой подсистемы Li	nux»
Студент группы ИУ7-71Б		
Волков Ге	еоргий Валерьевич	
Направленность КР		
	учебная	
Источник тематики		
н	ИР кафедры	
График выполнения НИР: 25% к 6 нед.,	50% к 9 нед., 75% к 12	нед., 100% к 15 нед.
Техническое задание		
Провести анализ сетевой подсистемы	Linux. Разработать	загружаемый модуль ядра,
предоставляющий пользователю возм	пожность получения	информации о сетевой
подсистеме.		
Оформление научно-исследовательской д	работы:	
Расчетно-пояснительная записка на 12-20	листах формата А4.	
Дата выдачи задания «25» декабря 2023 г.		
Руководитель КР		Рязанова Н. Ю.
т умородитоль ка	(Подпись, дата)	(Фамилия И. О.)
Студент	(подпись, дага)	Волков Г. В.
Студент		DUJINUD I. D.

(Подпись, дата)

РЕФЕРАТ

Расчётно–пояснительная записка $42~\mathrm{c.}, 5~\mathrm{рис.}, 1~\mathrm{табл.}, 12~\mathrm{источн.}, 1~\mathrm{прил.}$ ОПЕРАЦИОННЫЕ СИСТЕМЫ, ЗАГРУЖАЕМЫЙ МОДУЛЬ ЯДРА, СЕТЕВАЯ ПОДСИСТЕМА LINUX

Цель работы — разработать загружаемый модуль ядра, предоставляющий информацию о работе сетевой подсистемы Linux.

В процессе работы были проанализированы приём и отправка сетевого кадра и реализован модуль выводящий некоторую информацию о работе системы.

СОДЕРЖАНИЕ

P	ЕФЕ	PAT	3
\mathbf{B}	вед	ЕНИЕ	5
1	Аналитический раздел		6
	1.1	Постановка задачи	6
	1.2	Взаимодействие сетевой карты и сетевой подсистемы	6
	1.3	Обработка прерываний	8
	1.4	Механизм NAPI	15
	1.5	Получение данных	16
2	Koı	нструкторский раздел	26
	2.1	Последовательность действий ПО	26
	2.2	Алгоритм вывода данных о сетевой подсистеме	26
3	Технологический раздел		
	3.1	Выбор языка и среды программирования	29
	3.2	Реализация загружаемого модуля ядра	29
4	Исо	следовательский раздел	35
	4.1	Демонстрация работы программы	35
	4.2	Вывод	36
34	АК Л	ЮЧЕНИЕ	37
\mathbf{C}	ПИС	СОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ	38
П	РИЛ.	ІОЖЕНИЕ А Презентация научно-исследовательской	
	раб	оты	40

ВВЕДЕНИЕ

В 2023 году операционными системами на основе Linux пользуются 47% разработчиков, 40% веб—сайтов, 85% смартфонов и 96% серверов [1]. Эти люди и устройства постоянно генерируют большое количество сетевого трафика, который нужно успевать обрабатывать.

Получение, отправкой и пересылкой трафика занимается сетевая подсистема Linux. Её мониторинг позволят выявить узкие места и правильно настроить её компоненты.

Целью данной курсовой работы — разработка загружаемого модуля ядра, предоставляющего пользователю информацию о работе сетевой подсистемы Linux.

Для достижения поставленной в работе цели предстоит решить следующие задачи:

- провести анализ функций и структур, используемых для обработки сетевых кадров;
- провести анализ функций и структур, позволяющие получить и вывести информацию о сетевой подсистеме;
- разработать загружаемый модуль ядра, предоставляющий информацию о работе сетевой подсистемы.

1 Аналитический раздел

1.1 Постановка задачи

В соответствии с техническим заданием на курсовую работу необходимо разработать загружаемый модуль, предоставляющий пользователю информацию о работе сетевой подсистемы Linux. Для решения поставленной задачи необходимо:

- провести анализ функций и структур, используемых для обработки сетевых кадров;
- провести анализ функций и структур, позволяющие получить и вывести информацию о сетевой подсистеме;
- разработать загружаемый модуль ядра, предоставляющий информацию о работе сетевой подсистемы;
- реализовать модуль ядра;
- протестировать работу реализованного загружаемого модуля;

1.2 Взаимодействие сетевой карты и сетевой подсистемы

Почти все устройства (включая сетевые адаптеры) взаимодействуют с ядром одним из двух способов: опрос и прерывания. Также на практике может применяться комбинация этих методов.

При **опросе** ядро постоянно проверяет, есть ли у устройства какие—то данные для передачи. Оно может делать это, например, постоянно считывая регистр памяти на устройстве или переодически, по истечению таймера, проводить проверку. Такой подход приводит к растрате большого количества системных ресурсов и редко применяется.

При использовании **прерываний** устройство генерирует аппаратный сигнал при возникновении определённых событий. Каждое прерывание за-

пускает функцию, называемую обработчиком прерываний, которая должна быть совместима с устройством, следовательно, она регистрируется драйвером устройства при его загрузке. Для идентификации обработчика ядру нужны как номер IRQ, так и идентификатор устройства. Это нужно, так как IRQ может совместно использоваться несколькими устройствами при определённых условиях.

При прерывании сетевая карта может сообщить своему драйверу несколько разных вещей. Среди них:

- получение кадра наиболее распространённая и стандартная ситуация;
- сбой передачи драйвер не передаёт это уведомление на более высокие сетевые уровни, так как они узнают о сбое другими способами (таймауты таймера, отрицательные подтверждения и т.д.);
- передача DMA успешно завершена получив кадр для отправки, буфер, в котором он хранится, освобождается драйвером, как только кадр загружается в память сетевой карты для передачи. При синхронных передачах (без DMA) драйвер сразу узнает, когда кадр был загружен на сетевую карту. Но при использовании DMA, который использует асинхронные передачи, драйверу устройства необходимо дождаться явного прерывания от сетевой карты;
- устройство имеет достаточно памяти для обработки новой передачи драйвер сетевого устройства обычно отключает передачу, останавливая очередь на выход, когда в этой очереди недостаточно свободного места для хранения кадра максимального размера.

Этот метод представляет собой наилучший вариант при низких нагрузках на трафик. Но он плохо работает при высокой нагрузке: обработка прерываний для обслуживания каждого кадра может занять большую часть ресурсов процессора.

Большое количество драйверов обрабатывают сразу несколько кадров при прерывании. Обработчик, зарегистрированный драйвером, загружает кадры и помещает их в очередь ввода ядра, вплоть до максимального количества кадров или конца временного интервала. Ограничение нужно поскольку прерывания отключены, пока запущен обработчик драйвера. Иначе всё процес-

сорное время будет занято лишь обработкой сетевого трафика. Из—за этого у других устройств могут начать переполнится буферы, так как их обработчик не будет своевременно забирать оттуда данные, что приведёт к потерям. Подобным образом функционирует NAPI.

Прерывания, управляемые таймером это метод, который является усовершенствованием предыдущих. Вместо того, чтобы устройство асинхронно уведомляло драйвер о приёме кадра, прерывания генерируются с определённым интервалом. Затем обработчик проверит, поступили ли какие-либо кадры после предыдущего прерывания, и обработает их все за один раз.

1.3 Обработка прерываний

Всякий раз, когда процессор получает прерывании, он вызывает обработчик, связанный с этим прерыванием. Во время выполнения обработчика, в котором код ядра находится в контексте прерывания, другие прерывания отключаются для этого процессора. Это означает, что если процессор занят обслуживанием одного прерывания, он не может обслуживать другие. Он также не может выполнять какой-либо другой процесс. Такой выбор дизайна помогает снизить вероятность возникновения условий гонки. Однако такие жёсткие ограничения на работу процессора серьёзно влияют на производительность системы. Следовательно, работа, выполняемая обработчиками прерываний, должна быть как можно более быстрой. Объем работы обработчика зависит от типа события, иногда нужно просто сохранить код нажатой клавиши, а в другом случае действия не являются тривиальными, и их выполнение может потребовать много процессорного времени. У драйверов сетевых устройств относительно сложная работа: им нужно выделить буфер (sk buff), скопировать в него полученные данные, инициализировать несколько параметров в структуре буфера для обработчиков протокола более высокого уровня и передать дальше по цепочке обслуживания.

По этой причине современные обработчики прерываний делятся на верхнюю и нижнюю половины. Верхняя половина состоит из всего, что должно быть выполнено перед освобождением процессора, как правило это загрузки данных, необходимых для дальнейшей обработки. Нижняя половина содержит все остальное, то есть выполняет основную часть работы по обработке

прерывания. Нижнюю половину можно определить как асинхронный запрос на выполнение определённой функции. Следующая модель позволяет ядру отключать прерывания на гораздо меньшее время:

- устройство генерирует сигнал прерывания;
- процессор выполняет верхнюю половину и блокирует прерывания, как правило она делает следующее: сохраняет в оперативной памяти всю информацию, которая позже понадобится нижней половине, планирует на выполнение нижнюю половину и разрешает прерывания;
- позднее выполняется нижняя половина прерывания, содержащая основной объём работы, но уже не в контексте прерывания.

Самым большим улучшением между ядрами 2.2 и 2.4, стало внедрение программных прерываний (softirqs), которые можно рассматривать как многопоточную версию обработчиков нижней половины. Многие softirq могут выполняться конкурентно, но также один и тот же softirq может выполняться конкурентно на разных процессорах. Единственное ограничение на параллелизм заключается в том, что только один экземпляр каждого softirq может выполняться одновременно на процессоре. Есть всего 6 типов softirq:

```
- HI_SOFTIRQ;
```

— TIMER_SOFTIRQ;

- NET_TX_SOFTIRQ;

- NET RX SOFTIRQ;

- SCSI_SOFTIRQ;

— TASKLET SOFTIRQ.

В сетевом коде используются два типа прерываний NET_TX_SOFTIRQ и NET_RX_SOFTIRQ. Каждый тип softirq может поддерживать массив структур данных типа softnet_data, по одной на процессор, для хранения информации о состоянии текущего softirq и управления их выполнением. Для их выполнения в системе запускаются потоки ksoftirqd, по одному на процессор, которые крутятся в цикле в ожидание поступления работы. При наличии

запланированных на выполнение нижних половин прерываний вызывается функция do_softirq, которая и выполняет зарегистрированный обработчик. Сама функция do_softirq, проверив, что сейчас не обрабатываются прерывания, сохраняет битовую маску softirq ожидающих для обработки и переходит выполнению обработчика (функция __do_softirq). В моменты обращения к битовой маске (структуре softnet_data), блокируются прерывания. Проходятся по битовой маске в цикле, определяются softirq требующие выполнения и запускаются зарегистрированные обработчики хранящиеся в массиве softirq_vec (для NET_RX_SOFTIRQ это net_rx_action). Их код представлен в листинге 1.1

Листинг 1.1 – Функции do softirq и do softirq

```
1 asmlinkage visible void do softirq (void)
2|\{
3
      u32 pending;
      unsigned long flags;
4
5
6
      if (in interrupt())
7
      return;
8
      local irq save(flags);
9
10
       pending = local_softirq_pending();
11
12
      if (pending)
13
      do_softirq_own_stack();
14
15
      local irq restore(flags);
16
17 }
18
19 asmlinkage __visible void __softirq_entry __do_softirq(void)
20|{
21
      unsigned long end = jiffies + MAX SOFTIRQ TIME;
22
      unsigned long old flags = current->flags;
      int max restart = MAX SOFTIRQ RESTART;
23
      struct softirq action *h;
24
      bool in hardirg;
25
26
       u32 pending;
27
      int softirq bit;
```

```
28
29
       /*
30
       * Mask out PF MEMALLOC as the current task context is borrowed
          for the
       * softirg. A softirg handled, such as network RX, might set
31
          PF MEMALLOC
       * again if the socket is related to swapping.
32
33
       */
       current -> flags &= ~PF MEMALLOC;
34
35
       pending = local softirq pending();
36
37
38
       softirq handle begin();
       in hardirq = lockdep softirq start();
39
40
       account softirg enter(current);
41
42
       restart:
       /* Reset the pending bitmask before enabling irqs */
43
       set softirq pending(0);
44
45
46
       local irq enable();
47
       h = softirq vec;
48
49
50
       while ((softirq_bit = ffs(pending))) {
           unsigned int vec nr;
51
52
           int prev count;
53
54
           h += softirq bit - 1;
55
           vec nr = h - softirq vec;
56
57
           prev count = preempt count();
58
           kstat incr softirgs this cpu(vec nr);
59
60
           trace softirq entry(vec nr);
61
62
           h->action(h);
           trace softirq exit(vec nr);
63
           if (unlikely(prev count != preempt count())) {
64
65
                pr err("huh, _ entered _ softirq _ %u_%s_%p_ with _
                   preempt count_\%08x,_\exited_\with_\%08x?\n\,,,^{"},
```

```
66
               vec nr, softirq to name[vec nr], h->action,
67
               prev count, preempt count());
               preempt count set(prev_count);
68
69
           }
70
           h++;
71
           pending >>= softirq bit;
72
      }
73
       if (!IS ENABLED(CONFIG PREEMPT RT) &&
74
       this cpu read(ksoftirqd) == current)
75
       rcu softirq qs();
76
77
       local irq disable();
78
79
80
       pending = local softirq pending();
       if (pending) {
81
82
           if (time before(jiffies, end) && !need resched() &&
           -max restart)
83
           goto restart;
84
85
           wakeup softirqd();
86
       }
87
88
89
       account softirq exit(current);
       lockdep_softirq_end(in_hardirq);
90
91
       softirq handle end();
92
       current restore flags (old flags, PF MEMALLOC);
93 }
```

В сетевой подсистеме NET_RX_SOFTIRQ используется для обработки входящего трафика, а NET_TX_SOFTIRQ исходящего. Их обработчики регистрируются при инициализации устройства. Они имеют приоритет ниже чем HI_SOFTIRQ, но выше чем у TASKLET_SOFTIRQ. Такая расстановка приоритетов гарантирует, что другие высокоприоритетные задачи могут выполняться оперативно и своевременно, даже когда система находится под высокой сетевой нагрузкой.

Каждый процессор имеет свою собственную структуру данных для управления входящим и исходящим трафиком. Это структура softnet_data, которая представлена в листинге 1.2.

Листинг 1.2 – Структуры softnet data

```
1 struct softnet data {
      struct list head
2
                           poll list;
      struct sk buff head process queue;
3
4
5
      /* stats */
6
      unsigned int
                           processed;
7
      unsigned int
                          time squeeze;
8
      #ifdef CONFIG RPS
9
      struct softnet data *rps ipi list;
10
      #endif
11
                       in net rx action;
12
      bool
13
      bool
                       in napi threaded poll;
14
      #ifdef CONFIG NET FLOW LIMIT
15
16
      struct sd flow limit rcu *flow limit;
      #endif
17
                           *output_queue;
18
      struct Qdisc
19
      struct Qdisc
                          **output queue tailp;
      struct sk buff
20
                          *completion queue;
      #ifdef CONFIG XFRM OFFLOAD
21
      struct sk buff head xfrm backlog;
22
      #endif
23
      /* written and read only by owning cpu: */
24
      struct {
25
26
          u16 recursion;
27
          u8 more;
          #ifdef CONFIG NET EGRESS
28
29
          u8 skip txqueue;
          #endif
30
31
      } xmit;
      #ifdef CONFIG RPS
32
33
      /* input queue head should be written by cpu owning this struct,
      * and only read by other cpus. Worth using a cache line.
34
      */
35
                           input_queue head
36
      unsigned int
         ____cacheline_aligned_in_smp;
37
      /* Elements below can be accessed between CPUs for RPS/RFS */
38
      call_single_data_t csd ____cacheline_aligned_in_smp;
39
```

```
40
      struct softnet data *rps ipi next;
41
      unsigned int
                           cpu;
42
      unsigned int
                           input queue tail;
      #endif
43
44
      unsigned int
                           received rps;
45
      unsigned int
                           dropped;
      struct sk buff head input pkt queue;
46
      struct napi struct
                           backlog;
47
48
49
      /* Another possibly contended cache line */
                       defer_lock ____cacheline_aligned_in_smp;
50
      int
                   defer count;
51
                   defer ipi scheduled;
      int
52
53
      struct sk_buff *defer list;
      call single data t defer csd;
54
55|};
```

Структура включает в себя как поля, используемые для приёма, так и поля, используемые для передачи. Не все драйвера используют NAPI, но всем они используют эту структуру. Рассмотрим некоторые поля подробнее:

- poll_list двунаправленный список NAPI-структур с входными кадрами, ожидающими обработки;
- process_queue очередь кадров обрабатываемая в process_backlog;
- processed количество обработанных кадров;
- time_squeeze оличество раз, когда у net_rx_action была работа, но бюджета не хватало либо было достигнуто ограничение по времени, прежде чем работа была завершена;
- in_net_rx_action флаг о том, что данный экземпляр структуры в текущей момент обрабатывается функцией net rx action;
- flow_limit поле, хранящее данные о ограничении потоков RPS;
- output_queue список устройств, которым есть что передать;
- completion_queue список буферов данных, которые были успешно переданы и, следовательно, могут быть освобождены;

- received_rps количество раз, когда посредством межпроцессорного прерывания будили CPU для обработки пакетов;
- dropped количество отброшенных кадров по причине нехватки места в очереди обработки;
- input_pkt_queue очередь, где сохраняются входящие кадры перед обработкой драйвером. Она используется драйверами, не использующими NAPI, или как backlog—очередь. Драйвера с NAPI используют свои собственные частные очереди;
- backlog NAPI-структура для обработки backlog-очереди.

1.4 Механизм NAPI

New Api (NAPI) был создан в качестве механизма снижения количества прерываний, генерируемых сетевыми устройствами по мере прибытия пакетов. Но всё же NAPI не может совсем избавить нас от прерываний. Он позволяет драйверу устройства регистрировать функцию poll, вызываемую подсистемой NAPI для сбора фрейма данных.

Основная идея реализованная в NAPI заключается в комбинации методов прерывания и опроса. Если новые кадры получены, когда ядро ещё не завершило обработку предыдущих, нет необходимости в генерации новых прерывание, можно просто продолжать обрабатывать все, что находится в очереди ввода устройства (с отключёнными прерываниями для устройства), и повторно включать прерывания, как только очередь опустеет. Таким образом, используются преимущества как прерываний, так и опроса:

- асинхронные события, такие как приём одного или нескольких кадров, обозначаются прерываниями, так что ядру не нужно постоянно проверять, пуста ли очередь входа устройства;
- если в очереди входа устройства что-то осталось, не нужно заново генерировать прерывания и тратить время на их обработку.

Алгоритм использования NAPI драйверами сетевых устройств выглядит так:

- драйвер включает NAPI, но изначально тот находится в неактивном состоянии;
- прибывает пакет, и сетевая карта напрямую отправляет его в память;
- сетевая карта генерирует IRQ посредством запуска обработчика прерываний в драйвере
- драйвер будит подсистему NAPI с помощью SoftIRQ, которая начинает собирать пакеты вызывая зарегистрированную драйвером функцию poll;
- драйвер отключает последующие генерирования прерываний сетевой картой, чтобы позволить подсистеме NAPI обрабатывать пакеты без помех со стороны устройства;
- когда вся работа выполнена, подсистема NAPI отключается, а генерирование прерываний устройством включается снова.

Этот метод сбора фреймов данных позволил уменьшить нагрузку по сравнению со старым методом, поскольку многие фреймы могут одновременно приниматься без необходимости одновременного генерирования IRQ для каждого из них. Драйвер устройства реализует функцию poll и регистрирует её с помощью NAPI.

1.5 Получение данных

Высокоуровневый путь, по которому проходит пакет от прибытия до приёмного буфера сокета выглядит так:

- драйвер загружается и инициализируется;
- пакет прибывает из сети в сетевую карту;
- пакет копируется (посредством DMA) в кольцевой буфер памяти ядра;
- генерируется аппаратное прерывание, чтобы система узнала о появлении пакета в памяти;

- драйвер вызывает NAPI, чтобы начать цикл опроса (poll loop), если он ещё не начат;
- на каждом CPU системы работают процессы ksoftirqd. Они регистрируются во время загрузки. Эти процессы вытаскивают пакеты из кольцевого буфера с помощью вызова NAPI-функции poll, зарегистрированной драйвером устройства во время инициализации;
- очищаются (unmapped) те области памяти в кольцевом буфере, в которые были записаны сетевые данные;
- данные, отправленные напрямую в память (DMA), передаются для дальнейшей обработки на сетевой уровень в виде 'skb';
- если включено управление пакетами, или если в сетевой карте есть несколько очередей приёма, то фреймы входящих сетевых данных распределяются по нескольким CPU системы;
- фреймы сетевых данных передаются из очереди на уровни протоколов;
- уровни протоколов обрабатывают данные;
- данные добавляются в буферы приёма, прикреплённые к сокетам уровнями протоколов.

При получении кадра на сетевой карте генерируется прерывание, обработчик которого был зарегистрирован при инициализации драйвера. В самом обработчике выполняется выполняется какой—то код драйвера и вызывается функция napi_schedule (обёртка для ____napi_schedule), в которую как параметр предаётся napi_struct драйвера. Её код представлен в листинге 1.3.

```
Листинг 1.3 – Функция ____ napi_schedule
```

```
static inline void ____napi_schedule(struct softnet_data *sd,

struct napi_struct *napi)

{
    struct task_struct *thread;

    lockdep_assert_irqs_disabled();

}
```

```
8
       if (test bit(NAPI STATE THREADED, &napi->state)) {
9
           /* Paired with smp mb before atomic() in
           * napi enable()/dev set threaded().
10
           * Use READ ONCE() to guarantee a complete
11
12
           * read on napi->thread. Only call
           * wake up process() when it's not NULL.
13
14
           */
           thread = READ ONCE(napi->thread);
15
16
           if (thread) {
               /* Avoid doing set bit() if the thread is in
17
               * INTERRUPTIBLE state, cause napi_thread_wait()
18
               * makes sure to proceed with napi polling
19
               * if the thread is explicitly woken from here.
20
21
               */
               if (READ ONCE(thread -> state) != TASK INTERRUPTIBLE)
22
               set bit(NAPI STATE SCHED THREADED, &napi->state);
23
               wake up process(thread);
24
25
               return;
26
           }
27
      }
28
29
      list add tail(&napi->poll list, &sd->poll list);
30
      WRITE ONCE(napi->list owner, smp processor id());
      /* If not called from net rx action()
31
      * we have to raise NET RX SOFTIRQ.
32
33
       */
       if (!sd->in net rx action)
34
35
       __raise_softirq_irqoff(NET_RX_SOFTIRQ);
36|}
```

Помимо пробуждения треда обработки NAPI в этой функции в конец очереди poll_list структуры softnet_data добавляется структура napi_struct, код которой представлен в листинге 1.4, драйвера содержащая информацию, необходимую для обработки пришедших на устройство кадров. Также планируется на выполнение нижняя часть прерывания NET_RX_SOFTIRQ, обработчиком которой является функция net_rx_action. Её код представлен в листинге 1.5.

Листинг 1.4 – Структура napi_struct

```
1 struct napi struct {
2
      /* The poll list must only be managed by the entity which
3
      * changes the state of the NAPI STATE SCHED bit. This means
      * whoever atomically sets that bit can add this napi struct
4
      * to the per-CPU poll list, and whoever clears that bit
5
      * can remove from the list right before clearing the bit.
6
7
      */
8
      struct list head poll list;
9
10
      unsigned long
                           state;
      int
                  weight;
11
                  defer_hard_irqs_count;
12
      int
      unsigned long gro bitmask;
13
                   (*poll)(struct napi struct *, int);
14
      int
15
      #ifdef CONFIG NETPOLL
      /* CPU actively polling if netpoll is configured */
16
17
      int
                  poll owner;
18
      #endif
      /* CPU on which NAPI has been scheduled for processing */
19
                  list owner;
20
      struct net device
21
                           *dev:
      struct gro_list
22
                          gro hash [GRO HASH BUCKETS];
23
      struct sk buff
                           *skb;
      struct list head
                         rx list; /* Pending GRO NORMAL skbs */
24
                  rx_count; /* length of rx list */
25
26
      unsigned int
                           napi id;
      struct hrtimer
27
                          timer;
28
      struct task struct *thread;
      /* control-path-only fields follow */
29
      struct list_head dev_list;
30
      struct hlist node napi hash node;
31
32|};
```

Рассмотрим некоторые поля подробнее:

- poll_list поддерживает двунаправленный список NAPI-структур с входными кадрами, ожидающими обработки;
- poll функция опроса, зарегистрированная драйвером;
- weight максимальное количество кадров, которое может быть обработано за один раз.

Листинг $1.5 - \Phi$ ункция net rx action

```
1 static latent entropy void net rx action(struct softirg action *h)
2|\{
       struct softnet data *sd = this_cpu_ptr(&softnet_data);
3
       unsigned long time limit = jiffies +
4
       usecs_to_jiffies(READ_ONCE(netdev_budget_usecs));
5
       int budget = READ ONCE(netdev budget);
6
7
      LIST HEAD(list);
8
      LIST HEAD(repoll);
9
10
       start:
       sd->in net rx action = true;
11
       local irq disable();
12
13
       list _ splice _ init(&sd->poll _ list , &list );
       local irq enable();
14
15
16
       for (;;) {
           struct napi struct *n;
17
18
           skb defer free flush(sd);
19
20
           if (list empty(&list)) {
21
22
               if (list empty(&repoll)) {
                   sd->in_net_rx_action = false;
23
                    barrier();
24
                   /* We need to check if ____napi_schedule()
25
                    * had refilled poll list while
26
27
                    * sd—>in net rx action was true.
28
                    */
29
                    if (!list empty(&sd->poll list))
30
                   goto start;
                    if (!sd has rps ipi waiting(sd))
31
32
                   goto end;
33
               }
34
               break;
           }
35
36
           n = list_first_entry(&list, struct napi_struct, poll_list);
37
           budget —= napi poll(n, &repoll);
38
39
           /* If softirg window is exhausted then punt.
40
```

```
* Allow this to run for 2 jiffies since which will allow
41
42
           * an average latency of 1.5/HZ.
43
           if (unlikely(budget <= 0 ||</pre>
44
45
           time after eq(jiffies, time limit))) {
46
               sd—>time squeeze++;
               break:
47
48
           }
       }
49
50
51
       local irq disable();
52
       list splice tail init(&sd->poll list, &list);
53
54
       list splice tail(&repoll, &list);
       list splice(&list, &sd->poll list);
55
       if (!list empty(&sd->poll list))
56
       raise softirq irqoff(NET RX SOFTIRQ);
57
58
       else
59
       sd->in net rx action = false;
60
61
       net rps action and irq enable(sd);
62
       end::
63 }
```

Функция итерирует по списку структур NAPI, стоящих в очереди текущего CPU, поочерёдно извлекает каждую структуру работает с ней. Цикл обработки ограничивает объём работы и время исполнения зарегистрированных NAPI-функций poll. Он делает это двумя способами: отслеживая рабочий бюджет и проверяет затраченное время. Таким образом ядро не позволяет обработке пакетов занять все ресурсы CPU. budget — это весь доступный бюджет, который будет разделён на все доступные NAPI-структуры, зарегистрированные на этот CPU. Бюджет является настраиваемой величиной, но функция всё ещё будет иметь ограничение по времени.

Выбрав NAPI-структуру (napi_struct) вызывается функция poll, которая возвращает количество обработанных фреймов. Сама функция функция собирает сетевые данные и отправляет их в стек для дальнейшей обработки. Затем этот количество вычитается из общего бюджета. Если драйверная функция poll расходует весь свой вес (64), она не должна изменять состояние

NAPI и эта структура будет добавлена в конец poll_list. Иначе она должна отключить NAPI. NAPI будет снова включён при получении следующего IRQ.

Выход из цикла net_rx_action будет совершён, если: список poll, зарегистрированный для данного CPU, больше не содержит NAPI-структур, остаток бюджета <= 0, был достигнут временной предел в два jiffies. Если были обработаны не все NAPI-структуры, то тогда заново планируется на выполнение NET_RX_SOFTIRQ. Прежде чем выполнить возврат из net_rx_action вызывается net_rps_action_and_irq_enable. сли включено управление принимаемыми пакетами (RPS) то эта функция пробуждает удалённые CPU, чтобы они начали обрабатывать сетевые данные.

Generic Receive Offloading (GRO) — это программная реализация аппаратной оптимизации, известной как Large Receive Offloading (LRO). Суть обоих механизмов в том, чтобы уменьшить количество пакетов, передаваемых по сетевому стеку, за счёт комбинирования «достаточно похожих» пакетов. Это позволяет снизить нагрузку на СРU. Пусть передаётся большой файл, и большинство пакетов содержат чанки данных из этого файла. Вместо отправки по стеку маленьких пакетов по одному, входящие пакеты можно комбинировать в один большой. А затем уже передавать его по стеку. Таким образом уровни протоколов обрабатывают заголовки одного пакета, при этом передавая пользовательской программе более крупные чанки. Но этой оптимизации присуща проблема потери информации. Если какой-то пакет имеет настроенную важную опцию или флаг, то эта опция или флаг могут быть потеряны при объединении с другими пакетами.

Функция парі_gro_receive, вызываемая в poll функции драйверов, занимается обработкой сетевых данных для GRO, если включен, и отправкой их дальше по стеку. Большая часть логики находится в функции dev_gro_receive. В самой функции происходи проверка, можно ли объединить пакет с имеющимся потоком. Если пришло время сбросить GRO—пакет, то он передаётся далее по стеку посредством вызова netif_receive_skb. Если пакет не было объединён и в системе меньше MAX_GRO_SKBS (8) GRO-потоков, то в список gro_list NAPI-структуры данного CPU добавляется новая запись. По завершении dev_gro_receive вызывается парі_skb_finish, которая освобождает структуры данных, невостребованные по причине слияния пакета, либо

для передачи данных по сетевому стеку вызывается netif_receive_skb.

Некоторые сетевые карты на аппаратном уровне поддерживают несколько очередей. Это означает, что входящие пакеты могут напрямую отправляться в разные области памяти, выделенные для каждого очереди. При этом опрос каждой области выполняется с помощью отдельных NAPI-структур. Так что прерывания и пакеты будут обрабатываться несколькими CPU. Этот механизм называется Receive Side Scaling (RSS). Receive Packet Steering (RPS) — это программная реализация RSS. А раз реализовано в коде, то может быть применено для любой сетевой карты, даже если она имеет лишь одну очередь приёма. RPS генерирует для входящих данных хэш, чтобы определить, какой CPU должен их обработать. Затем данные помещаются во входящую очередь (backlog) этого процессора в ожидании последующей обработки. В процессор с backlog передаётся межпроцессорное прерывание (IPI), инициирующее обработку очереди.

netif_receive_skb действует по разному, в зависимости от того, включён ли RPS. Если RPS выключен, то данные просто передаются дальше по сетевому стеку. Иначе выполняет ряд вычислений чтобы определить, backlog—очередь какого CPU нужно использовать. Для добавления в очередь используется функция enqueue_to_backlog, код которой представлен в листинге 1.6.

Листинг 1.6 – Функция enqueue to backlog

```
1 static int enqueue to backlog(struct sk buff *skb, int cpu,
2 unsigned int *qtail)
3 {
      enum skb drop reason reason;
4
       struct softnet data *sd;
5
6
       unsigned long flags;
7
       unsigned int qlen;
8
9
       reason = SKB DROP REASON NOT SPECIFIED;
       sd = &per cpu(softnet data, cpu);
10
11
12
       rps lock irqsave(sd, &flags);
       if (!netif running(skb->dev))
13
14
       goto drop;
15
       qlen = skb queue len(&sd->input pkt queue);
       if (qlen <= READ ONCE(netdev max backlog) &&</pre>
16
          !skb flow limit(skb, qlen)) {
```

```
if (qlen) {
17
18
               enqueue:
19
               __skb_queue_tail(&sd->input_pkt_queue, skb);
               input queue tail incr save(sd, qtail);
20
               rps_unlock_irq_restore(sd, &flags);
21
22
               return NET RX SUCCESS;
23
           }
24
25
           /* Schedule NAPI for backlog device
26
           * We can use non atomic operation since we own the queue
              lock
           */
27
           if (! test and set bit(NAPI STATE SCHED,
28
              &sd—>backlog.state))
           napi_schedule_rps(sd);
29
30
           goto enqueue;
       }
31
       reason = SKB DROP REASON CPU BACKLOG;
32
33
34
       drop:
       sd->dropped++;
35
       rps unlock irq restore(sd, &flags);
36
37
       dev core stats rx dropped inc(skb->dev);
38
       kfree_skb_reason(skb, reason);
39
       return NET RX DROP;
40
41|}
```

Эта функция сначала получает указатель на структуру softnet_data удалённого CPU, содержащую указатель на input_pkt_queue. Если привешен максимальный поток или длинна очереди, то данные отбрасываются. Пусть все проверки пройдены, тогда если очередь пустая: проверяется, запущен ли NAPI на удалённом CPU. Если нет, проверяется, находится ли в очереди на отправку IPI. Если нет, то IPI помещается в очередь, а посредством вызова _____ парі_schedule запускается цикл обработки NAPI. Если очередь не пуста, то данные сразу передаются в очередь.

Backlog-очереди каждого CPU используют NAPI так же, как и драйвер устройства. Предоставляется функция poll, используемая для обработки пакетов из контекста SoftIRQ. Как и в случае с драйвером, здесь тоже применяется weight. Структура NAPI предоставляется в ходе инициализации сетевой подсистемы. Эти очереди обслуживаются функцией process_backlog, которая содержит цикл выполняемый до тех пор, пока его вес не будет израсходован или пока не останется больше данных. Данные вынимаются по частям из backlog—очереди и передаются в __netif_receive_skb. Ветвь кода будет такой же, как и в случае с отключённым RPS. process_backlog соблюдает тот же договор с NAPI, что и драйверы устройства: NAPI отключается, если не расходуется весь вес. Поллер перезапускается посредством вызова парі_schedule из enqueue_to_backlog.

2 Конструкторский раздел

2.1 Последовательность действий ПО

На рисунках представлена IDEF0-диаграмма, описывающая работу модуля.

2.2 Алгоритм вывода данных о сетевой подсистеме

На рисунке 2.1 представлена схема алгоритма вывода информации о работе сетевой подсистемы.

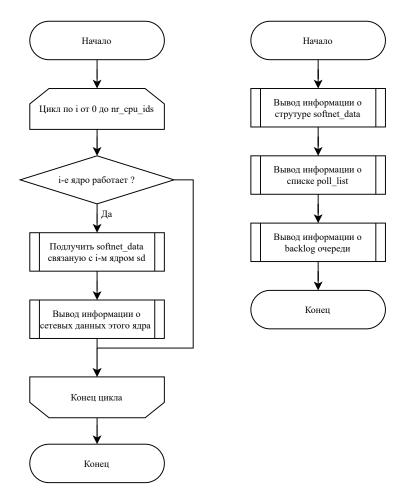


Рисунок 2.1 – Алгоритм вывода информации о работе сетевой подсистемы

Ha рисунке 2.2 представлена схема алгоритма вывода информации о структуре softnet_data.

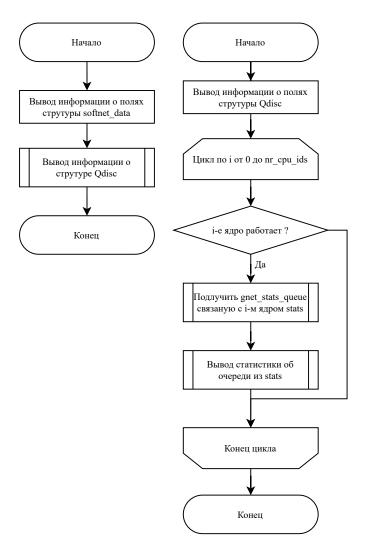


Рисунок 2.2 – Алгоритм вывода информации о структуре softnet_data

На рисунке 2.3 представлена схема алгоритма вывода информации о списке poll_list.

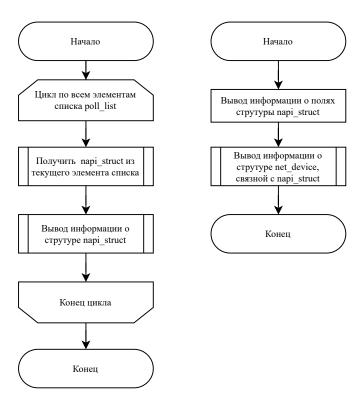


Рисунок 2.3 – Алгоритм вывода информации о списке poll_list

На рисунке 2.4 представлена схема алгоритма вывода информации о backlog очереди.



Рисунок 2.4 – Алгоритм вывода информации о backlog очереди

3 Технологический раздел

3.1 Выбор языка и среды программирования

В качестве языка программирования для реализации поставленной задачи был выбран язык С, так как в нём есть все инструменты для реализации загружаемого модуля ядра и на нём реализовано ядро Linux. Для сборки модуля использовалась утилита make. В качестве среды разработки был выбран Visual Studio Code, так как он является бесплатным и в нём можно настроить пути поиска заголовочных файлов на заголовочные файлы Linux, после чего начинает корректно работа линтер и автодополнение.

3.2 Реализация загружаемого модуля ядра

В листинге 3.1 представлен код функции инициализации и выгрузки модуля. При загрузке создаётся файл в интерфейсе proc и регистрируются функции для работы с ним. Для вывода данных используются sequence файл.

Листинг 3.1 – Функции инциализации и выгрузки модуля

```
1 ssize t netstat read(struct file *file, char user *buf, size t
     size, loff t *ppos)
2|\{
3
      return seq read(file, buf, size, ppos);
4 }
5
6 int netstat open(struct inode *inode, struct file *file)
7|\{
      return single open(file, netstat show, NULL);
8
9|
10
11 int netstat release(struct inode *inode, struct file *file)
12|{
      return single release(inode, file);
13
14|}
15
16
```

```
17 static struct proc ops fops = {
       .proc read = netstat read,
18
       .proc open = netstat open,
19
20
       .proc release = netstat release
21 };
22
23 static int __init mod_init(void)
24|\{
25
       if (!proc create(FILENAME, 0666, NULL, &fops))
       {
26
           printk(KERN ERR "%s: file create failed!\n", FILENAME);
27
28
           return - 1;
29
       }
30
31
       printk(KERN INFO "%s: module loaded\n", FILENAME);
32
       return 0;
33|}
34
35| static void __exit mod_exit(void)
36|{
37
       remove proc entry (FILENAME, NULL);
       printk(KERN INFO "%s: module unloaded\n", FILENAME);
38
39 }
40
41 module_init(mod_init);
42 module exit (mod exit);
```

В листинге 3.2 представлен код функций перебора структур softnet_data и вывода информации содержащейся в них.

Листинг 3.2 – Функции перебора и вывода информации о структуре softnet data

```
void print_netdata(struct seq_file *seq, struct softnet_data *sd) {
    print_softnet_data(seq, sd);
    print_poll_list_data(seq, sd);
    print_backlog_data(seq, sd);
}

int netstat_show(struct seq_file *seq, void *v)

{
```

```
9
       struct softnet data *sd = NULL;
10
11
       for (int i = 0; i < nr cpu ids; i++)
12
       {
           if (cpu online(i)) {
13
                sd = &per cpu(softnet data, i);
14
                print netdata(seq, sd);
15
           }
16
17
       }
18
19
       return 0;
20|}
```

В листинге 3.3 представлен код функции вывода информации о структуре softnet_data и Qdisc. Для softnet_data выводятся: номер сри; количество обработанных кадров, количество раз, когда у net_rx_action была работа; но бюджета не хватало либо было достигнуто ограничение по времени, прежде чем работа была завершена; количество раз, когда посредством межпроцессорного прерывания будили СРU для обработки пакетов; количество отброшенных кадров; длина списка буферов данных, которые были успешно переданы и ждут освобождения; флаг, находится ли структура в процессе обработки. Для Qdisc выводятся флаги и максимальный размер очереди. Также по каждому для каждого ядра выводятся: длина очереди, длина backlog, количество отброшенных элементов, количество превышение максимального размера очереди.

Листинг 3.3 – Функции вывода информации о структуре softnet_data и Qdisc

```
void print qdisc data(struct seq file *seq, struct Qdisc *q){
2
      if(q = NULL) return;
3
4
      struct gnet stats queue *stats;
5
      seq printf(seq, "\tQdisc: %d %d\n", q->flags, q->limit);
6
7
8
      for (int i = 0; i < nr cpu ids; i++)
9
      {
           if (cpu online(i)) {
10
```

```
11
               stats = per cpu ptr(q->cpu qstats, i);
               seq printf(seq, "\tQdisc cpu#%d: %d %d %d %d\n", i,
12
                   stats -> qlen, stats -> backlog, stats -> drops,
                  stats -> overlimits);
           }
13
       }
14
|15|
16
17
  int get cq len(struct sk buff *cq) {
       if(cq = NULL) return 0;
18
19
20
       int cnt = 0;
21
22
       while (cq->next != NULL) {
23
           cnt++;
24
           cq = cq -> next;
       }
25
26
27
       return cnt;
28| \}
29
30 void print softnet data(struct seq file *seq, struct softnet data
     *sd){
       seq printf(seq, "softnet data cpu #%d: %d %d %d %d %d %d\n",
31
       sd->cpu, sd->processed, sd->time squeeze, sd->received rps,
32
          sd->dropped, get cq len(sd->completion queue),
          sd—>in net rx action);
       print qdisc data(seq, sd->output queue);
33
34|}
       return 0:
```

В листинге 3.4 представлен код функций вывода информации о списке poll_list и структуре net_device. В функции print_poll_list_data обходятся все элементы списка poll_list. Для структуры napi_struct выводятся: состояние, максимальный объём работы, номер ядра на котором была запланирована обработка, длина rx_list. Для net_device выводятся: имя, состояние, максимальный размер кадра, статистика о полученных и отправленных кадрах. В статистику о полученных кадрах входят: количество обработанных пакетов и байтов, количество ошибок, количество отброшенных кадров. Для отправки аналогично.

Листинг 3.4 — Функции вывода информации о списке poll_list и структуре net device

```
void print dev data(struct seq file *seq, struct net device *dev){
      if (dev == NULL) return;
3
       struct net device stats* stats =
4
          dev—>netdev ops—>ndo get stats(dev);
5
6
       seq printf(seq, "\tnetdev : %s %ld %d\n", dev->name,
          dev->state , dev->mtu);
7
       seq printf(seq, "\tnetdev rx: %ld %ld %ld %ld\n",
          stats -> rx packets, stats -> rx bytes, stats -> rx errors,
          stats—>rx dropped);
8
       seq printf(seq, "\tnetdev tx: %Id %Id %Id %Id \n",
          stats -> tx packets, stats -> tx bytes, stats -> tx errors,
          stats -> tx dropped);
9|
10
11 void print napi data(struct seq file *seq, struct napi struct *n){
       seq printf(seq, "\tnapi: %Id %d %d %d\n", n—>state, n—>weight,
12
          n\rightarrowlist owner, n\rightarrowrx count);
       print dev data(seq, n->dev);
13
14 }
15
16 void print poll list data(struct seq file *seq, struct softnet data
     *sd){
       if (!list empty(&sd->poll list)){
17
           struct list head *head = &sd->poll list;
18
           struct list head *cur = &sd->poll list;
19
           struct napi struct *n;
20
21
           list for each continue(cur, head){
22
               n = list entry(cur, struct napi struct, poll list);
23
24
               print_napi_data(seq, n);
25
           }
       }
26
27
       else seq_printf(seq, "\tpoll_list is empty\n");
28|}
```

В листинге 3.5 представлен код функций вывода информации о backlog очереди. Выводится ей длина и информация о napi struct для обработки

этой очереди.

Листинг 3.5 – Функция вывода информации о backlog очереди

В листинге 3.6 представлен Makefiel для компиляции и загрузки модуля.

Листинг 3.6 – Makefiel для компиляции и загрузки модуля

```
obj-m += netstat.o

KDIR ?= /lib/modules/$(shell uname -r)/build

ccflags-y += -std=gnu18 -Wall

build:
make -C $(KDIR) M=$(shell pwd) modules

clean:
make -C $(KDIR) M=$(shell pwd) clean

ins: build
sudo insmod netstat.ko
```

4 Исследовательский раздел

4.1 Демонстрация работы программы

На рисунке 4.1 представлена загрузка модуля, обращение к нему и выгрузка.

```
src git:(main) x sudo insmod netstat.ko
  src git:(main) x cat /proc/netstat
softnet_data cpu #0: 683764 0 0 0 0 0
        poll_list is empty
        backlog_q_len: 0
        napi: 0 64 0 0
softnet_data cpu #1: 679980 0 0 0 0
        poll_list is empty
        backlog_q_len: 0
        napi: 0 64 1 0
softnet_data cpu #2: 853332 0 0 0 0 0
        poll_list is empty
        backlog_q_len: 0
        napi: 0 64 2 0
softnet_data cpu #3: 689594 0 0 0 0 0
        poll_list is empty
        backlog_q_len: 0
        napi: 0 64 3 0
softnet_data cpu #4: 724394 0 0 0 0 0
        poll_list is empty
        backlog_q_len: 0
        napi: 0 64 4 0
softnet_data cpu #5: 686995 0 0 0 0 0
        poll_list is empty
        backlog_q_len: 0
        napi: 0 64 5 0
softnet_data cpu #6: 693375 0 0 0 0 0
        poll_list is empty
        backlog_q_len: 0
        napi: 0 64 6 0
softnet_data cpu #7: 684027 0 0 0 0 0
        poll_list is empty
        backlog_q_len: 0
        napi: 0 64 7 0
  src git:(main) x sudo rmmod netstat
  src git:(main) x sudo dmesg | grep netstat | tail -2
[10950.329060] netstat: module loaded
[10964.364495] netstat: module unloaded
```

Рисунок 4.1 – Демонстрация работы модуля

4.2 Вывод

В данном разделе были приведён пример работы загружаемого модуля ядра. Разработанная программа выполняет поставленную задачу: выводит информацию о работе сетевой подсистемы.

ЗАКЛЮЧЕНИЕ

Цель, которая была поставлена в начале курсовой работы, была достигнута: разработан загружаемый модуль ядра, предоставляющий пользователю информацию о работе сетевой подсистемы Linux.

Решены все поставленные задачи:

- произведён анализ функций и структур, используемых для обработки сетевых кадров;
- произведён анализ функций и структур, позволяющие получить и вывести информацию о сетевой подсистеме;
- разработан загружаемый модуль ядра, предоставляющий информацию о работе сетевой подсистемы.

СПИСОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ

- 1. Linux Statistics 2024 [Электронный ресурс]. URL: https://truelist.co/blog/linux-statistics/ (дата обращения: 01.02.2024).
- 2. Градов В.М. Компьютерное моделирование / В.М. Градов, Г.В. Овечкин, П.В. Овечкин, И.В. Рудаков М.:КУРС ИНФРА—М, 2019. 264 С.
- 3. Посещаемость «Мои документы» в 2022 году [Электронный ресурс]. URL: https://www.mos.ru/news/item/117681073/ (дата обращения: 12.11.2023).
- 4. Расширение концепции ООО-модели для систем массового обслуживания на примере многофункционального центра предоставления государственных и муниципальных услуг / А.В. Чуев, С.А. Юдицкий, В.З. Магергут // Экономика. Информатика. 2015. №. 1. С. 85–93.
- 5. Пронникова Т.Ю. Применение имитационного моделирования для оптимизации бизнес-процессов обслуживания клиентов в многофункциональном центре / Т.Ю. Пронникова, М.Н. Рассказова // Прикладная математика и фундаментальная информатика. 2022. С. 122-123.
- 6. Сутягина Н. И. Моделирование деятельности многофункционального центра как системы массового обслуживания // Карельский научный журнал. 2015. \mathbb{N} . 1. 0. 199–203.
- 7. Моделирование систем / С.П. Бобков, Д.О. Бытев // —Иваново:Изд. ИвГХТУ, 2008. 156 с.
- 8. Теория автоматов / Ожиганов А.А. // СПб.:НИУ ИТМО, 2013. 84 с.
- 9. Моделирование систем / Альсова О.К. // Новосибирск:Изд-во НГ-ТУ, 2007. 72 с.
- 10. Блюмин, С.Л. Дискретное моделирование систем автоматизации и управления / С.Л. Блюмин, А.М. Корнеев. Липецк:ЛЭГИ, 2005. 124 с.

- 11. Осипов Г.С. Математическое и имитационное моделирование систем массового обслуживания / Г.С. Осипов М.: Издательский дом Академии Естествознания, 2017. 56 с.
- 12. Григорьева Т. Е., Донецкая А. А., Истигечева Е. В. Моделирование одноканальных и многоканальных систем массового обслуживания на примере билетной кассы автовокзала / Т.Е. Григорьева, А.А. Донецкая, Е.В. Истигечева // Вестник Воронежского института высоких технологий. 2017. $\mathbb{N}^{2}.$ 1. С. 35–38.
- 13. Мальков М.В. Сети Петри и моделирование / М.В. Мальков, С.Н. Мальгина // Труды Кольского научного центра РАН. 2010. №. 3. С. 35–40.