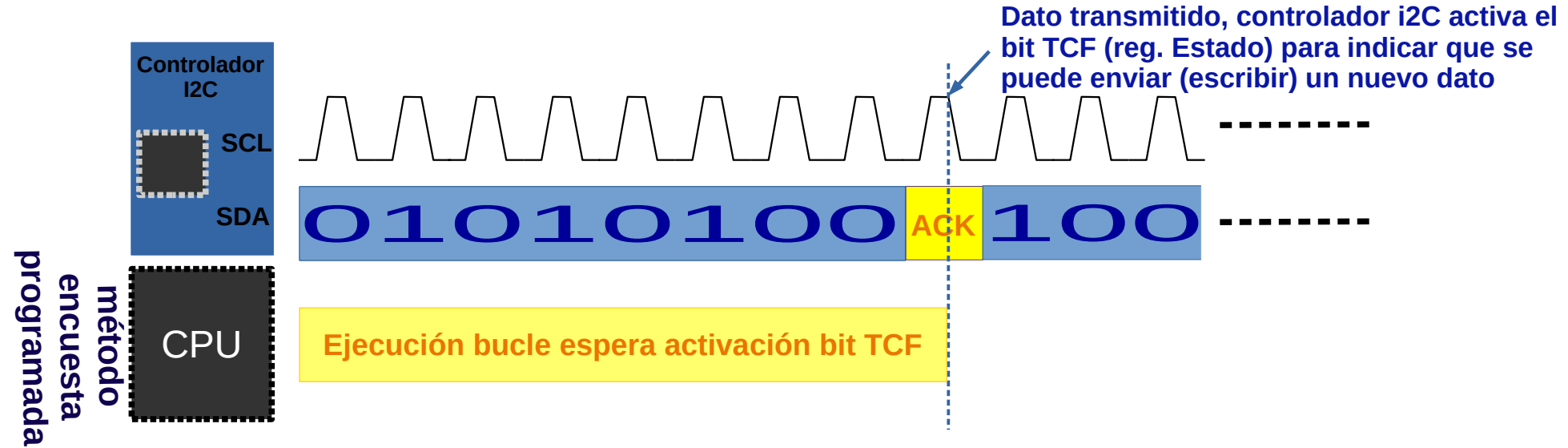
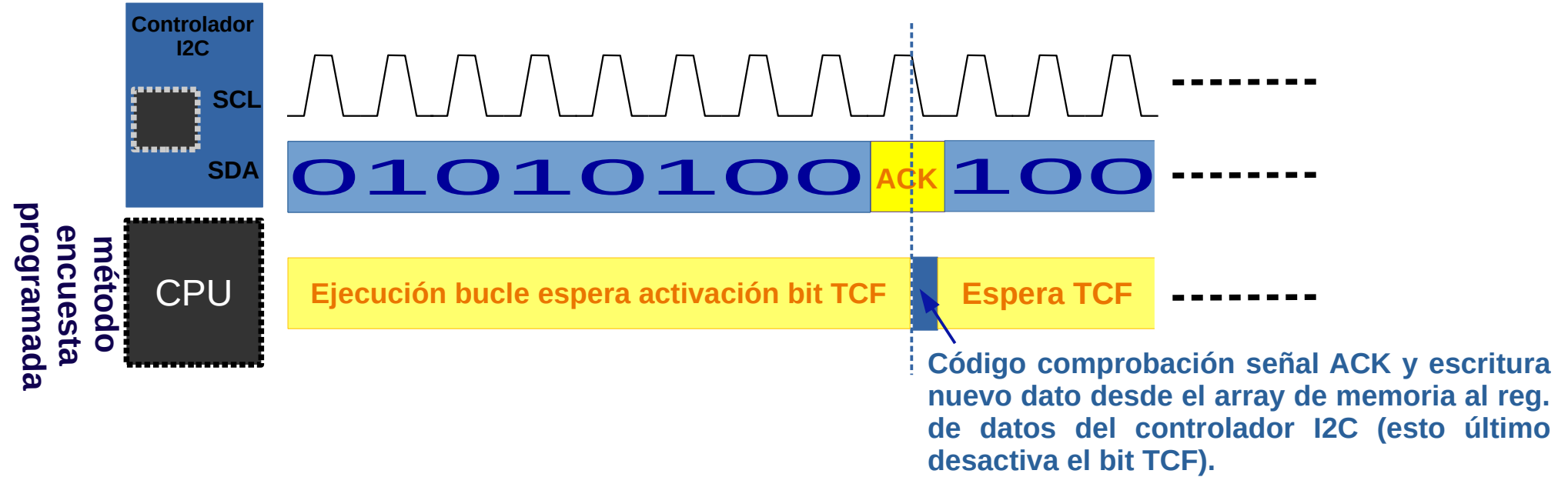


Supongamos que a parte de mostrar información por la pantalla, la CPU debe ejecutar una tarea cuyo código calcula unos valores importantes, necesarios para las funciones del sistema.

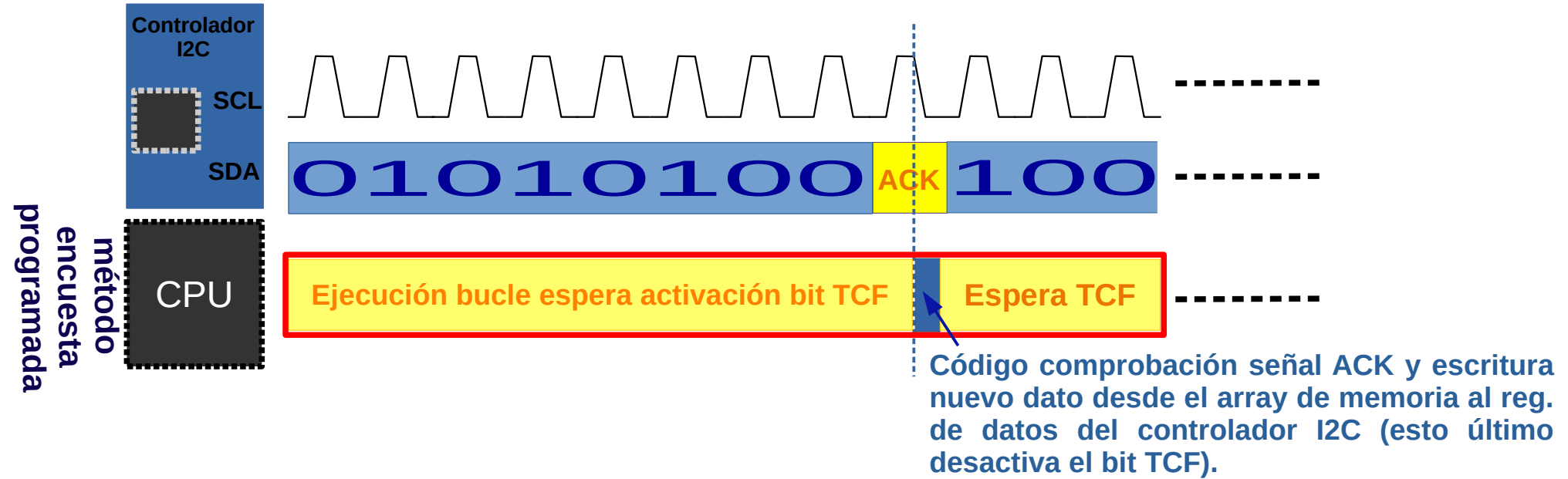


En el método de E/S por **encuesta programada**, la **CPU realiza una espera activa** (bucle) por la activación del bit TCF del registro de estado del controlador I2C.

Supongamos que a parte de mostrar información por la pantalla, la CPU debe ejecutar una tarea cuyo código calcula unos valores importantes, necesarios para las funciones del sistema.

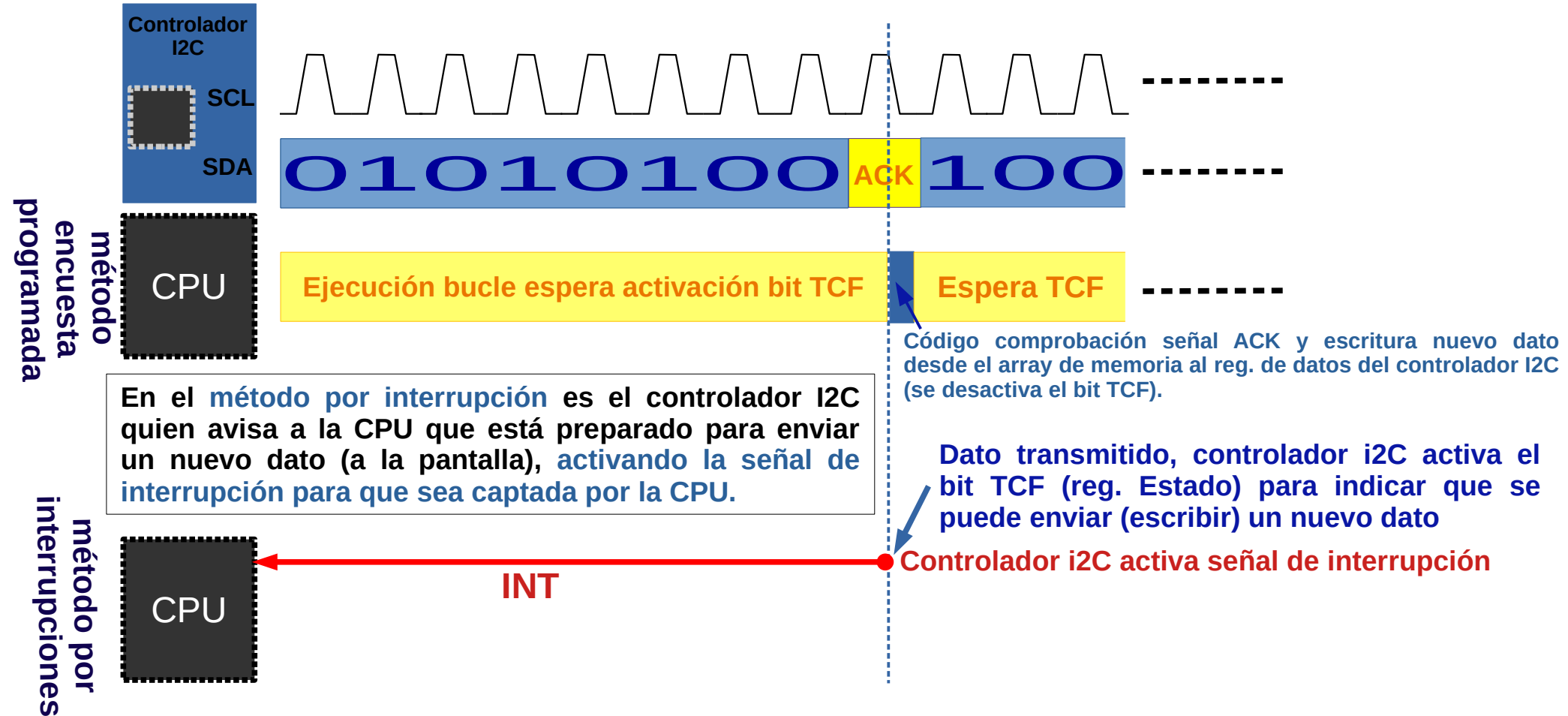


Supongamos que a parte de mostrar información por la pantalla, la CPU debe ejecutar una tarea cuyo código calcula unos valores importantes, necesarios para las funciones del sistema.

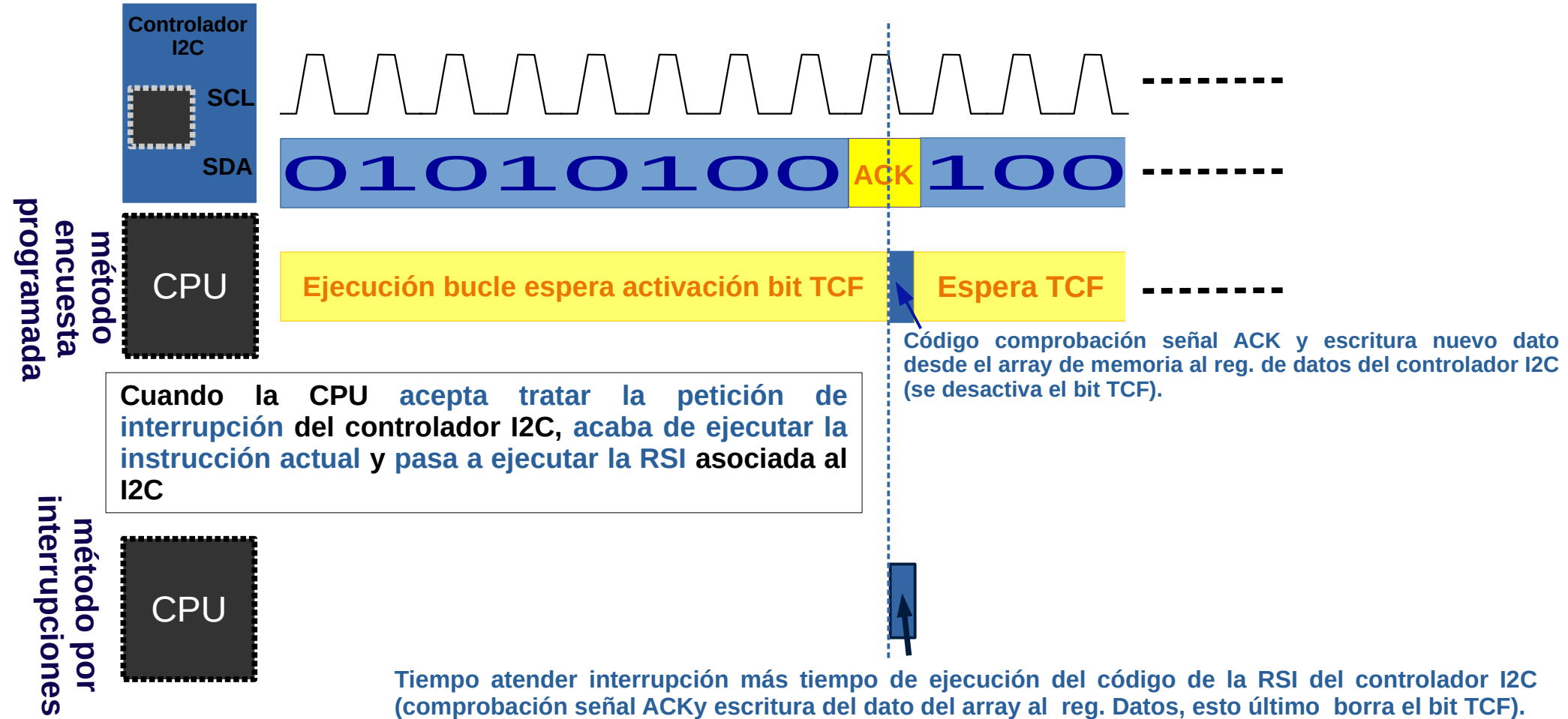


PROBLEMA: Mientras dura la transacción de E/S, la CPU dedica **todo su tiempo de ejecución a dicha transacción**. No puede ejecutar otras tareas, entre ellas la del cálculo de los valores importantes.

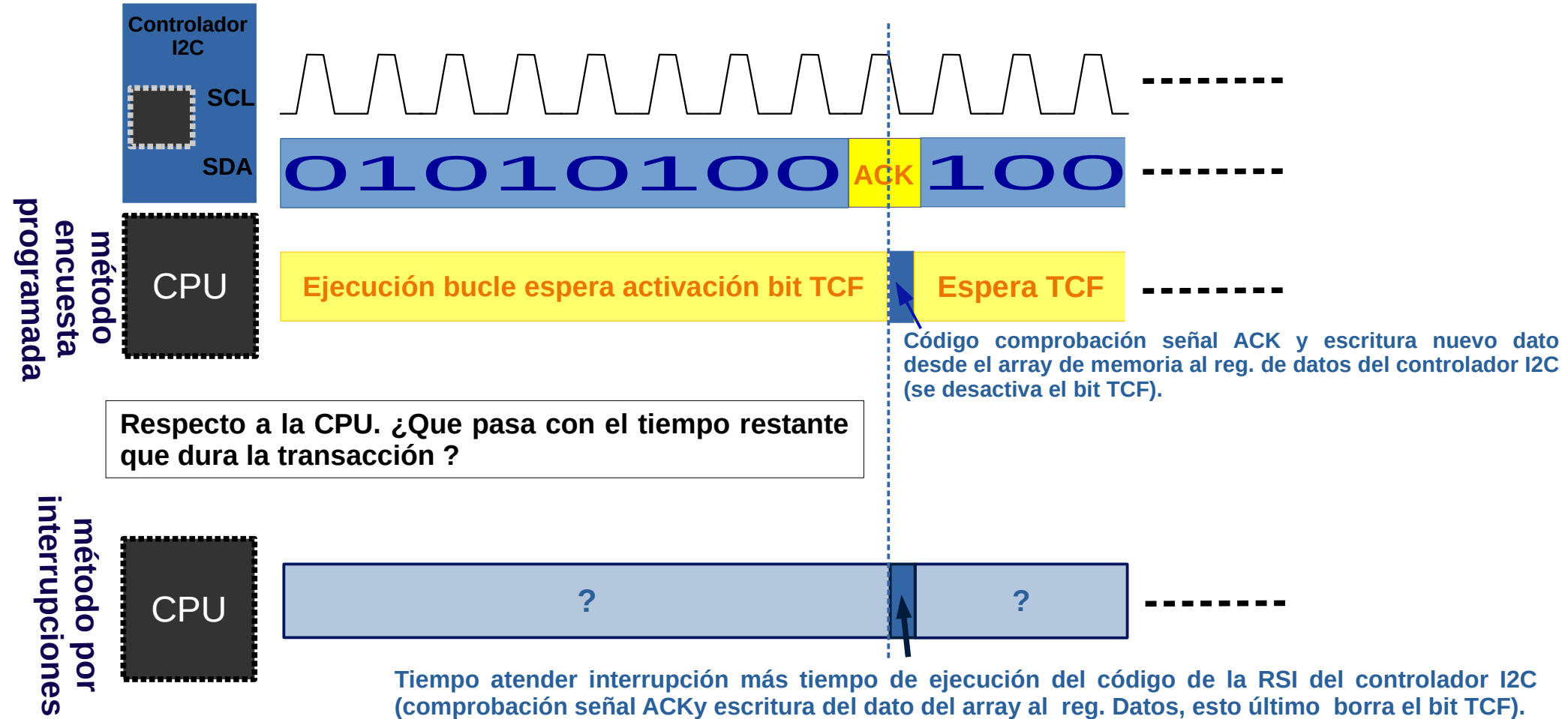
Supongamos que a parte de mostrar información por la pantalla, la CPU debe ejecutar una tarea cuyo código calcula unos valores importantes, necesarios para las funciones del sistema.



Supongamos que a parte de mostrar información por la pantalla, la CPU debe ejecutar una tarea cuyo código calcula unos valores importantes, necesarios para las funciones del sistema.



Supongamos que a parte de mostrar información por la pantalla, la CPU debe ejecutar una tarea cuyo código calcula unos valores importantes, necesarios para las funciones del sistema.



Supongamos que a parte de mostrar información por la pantalla, la CPU debe ejecutar una tarea cuyo código calcula unos valores importantes, necesarios para las funciones del sistema.

