

Università degli studi di Verona
Corso di Laurea in Informatica

Sistemi Operativi
20 Giugno 2012

-
1. Si implementi il funzionamento delle primitive di sincronizzazione *wait* e *signal* di un monitor usando i semafori. Suggerimento: si consideri una variabile condition *x*, e si usino i semafori per scrivere lo pseudo-codice che verrebbe eseguito chiamando *x.wait* e *x.signal*. [10 punti]
 2. Si consideri la seguente stringa di riferimenti a memoria: 1, 2, 3, 4, 1, 2, 5, 1, 2, 3, 4, 5. Si determini il numero di page fault generati usando gli algoritmi FIFO, LRU e Ideale ipotizzando di avere una memoria con 3 frame inizialmente vuoti. Mostrare l'allocazione dei frame. [6 punti]
 3. Si consideri il seguente insieme di processi:

Processo	Burst	Tempo di Arrivo
1	3	0
2	4	1
3	8	1
4	1	5

Si mostri l'esecuzione dei processi usando uno schedulatore a tre livelli (tre code Q_1, Q_2, Q_3) con feedback. Q_1 è la coda a più alta priorità, Q_3 quella a priorità più bassa. Q_1 e Q_2 utilizzano un algoritmo round-robin, con quanto $q_1 = 1$ e $q_2 = 2$, rispettivamente. Q_3 usa un algoritmo FIFO. Più precisamente, i processi entrano nella coda Q_1 , e se non terminano entro q_1 unità di tempo passano a Q_2 ; qui, se non terminano entro q_2 unità di tempo passano a Q_3 . Il dispatcher preleva sempre dalle code in ordine decrescente di priorità.

Disegnare il diagramma temporale per le tre code, e calcolare il tempo di attesa per ogni processo).

[5 punti]

-
4. Si consideri un disco rigido con blocchi di 4KB, ed una organizzazione del file system tipo UNIX.

- (a) Quanti i-node sono necessari per la memorizzazione di un file di 2MB?
- (b) Quanti blocchi occupa complessivamente il file di 2MB?

Giustificare le risposte.

[6 punti]

5. Si descriva il modello del page fault frequency per l'allocazione dei frame ai processi e si definisca in dettaglio il concetto di trashing. [6 punti]
-

50. Nel modello P88 viene stabilita una percentuale accettabile di page fault. Nel caso in cui i page fault effettivi superino la soglia di quelli accettabili, il S.O. ~~provoca~~ mette a disposizione più frame, nel caso sia minore alcuni frame vengono rilasciati.

Il concetto di thrashing è presente nell'altro metodo di allocazione frame, ovvero il Working Set.

Ad processo vengono assegnati un numero variabile di frame (come per il page-fault frequency) ~~ma~~.

La decisione del numero di frame da assegnare al processo viene presa analizzando le referenze delle pagine nel working set corrente.

Un working-set è l'insieme delle pagine appartenenti alla reference string di un processo (che ~~per~~ viene quindi suddivisa in block = working set) nel lasso di tempo $(t, t+\Delta)$.

~~Se la reference~~ Se i frame richiesti dal WS superano i frame totali disponibili si verifica il fenomeno del THRASHING ovvero il processo passa tutto il tempo a swappare pagine ed è verso il disastro il sistema.

40 blocchi \downarrow 4KB

a) Basta un I-Node indipendentemente dalla misura del file.

Un I-Node corrisponde ad un unico file.

b) $2\text{Mb} = 2048\text{K}$

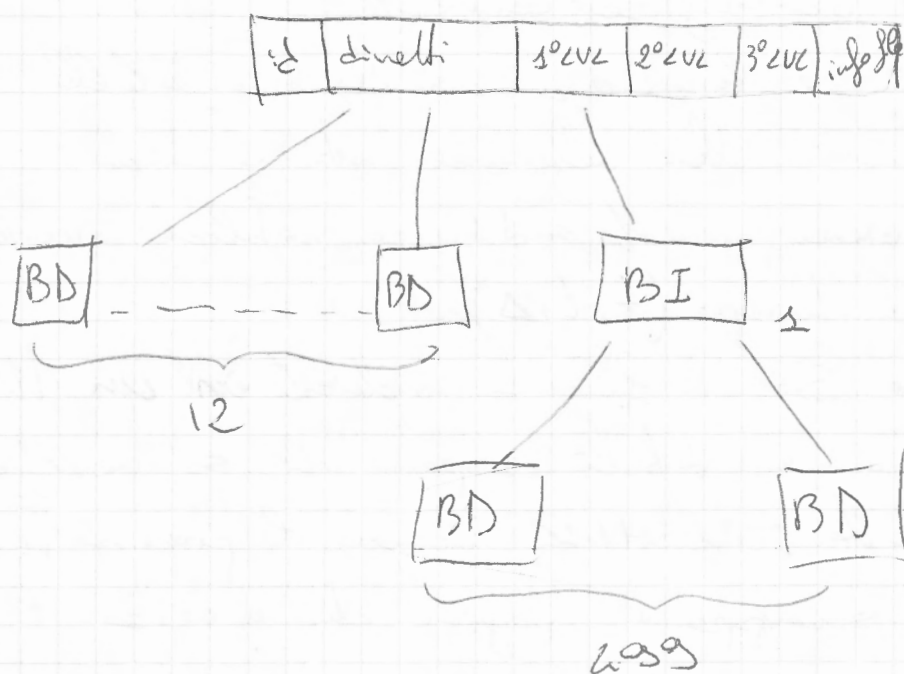
blocchi totali $= 2048\text{K} / 4\text{K} = 512$ blocchi totali

Considerando che un I-Node contiene 12 puntatori a blocchi dati $\Rightarrow 12 / 512$ sono blocchi dati diretti

$512 - 12 = 500$ sono blocchi indiretti di primo livello

tra cui 1 blocco indice.

I-Node

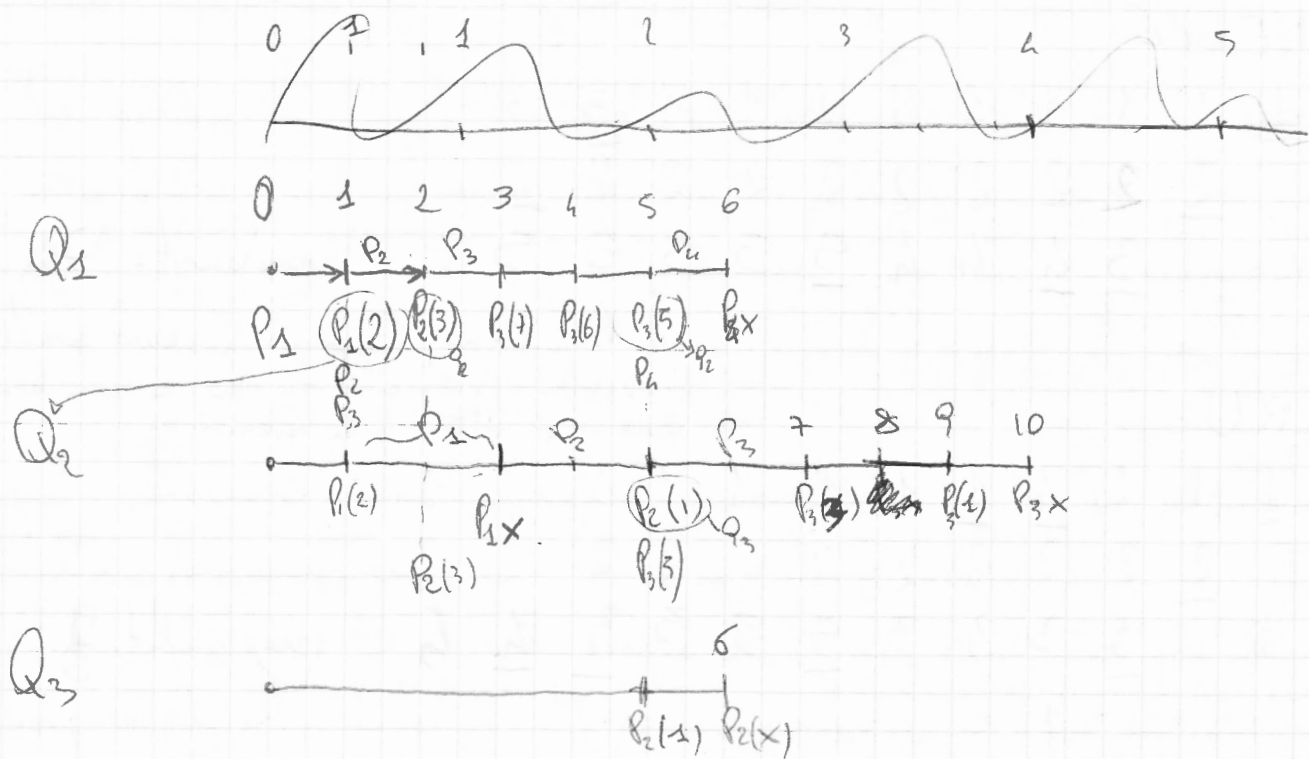


30	P_i	1	2	3	4
	Burst	3	4	8	1
	T_i	0	1	1	5

$$Q_1 \rightarrow r/q_1 = 1$$

$$Q_2 \rightarrow r/q_2 = 2$$

$$Q_3 \rightarrow \text{FIFO}$$



Ho considerato sia in Q_1 che in Q_2 che nel caso in cui un processo termina il suo quantum ma ha non ci sono processi in attesa, mette sulle stesse code.

$$\begin{aligned}
 T_1 \quad P_1 &= 0 + 3 = 3 \\
 T_2 \quad P_2 &= 0 + 1 + 1 + 2 + 1 = 5 \\
 &\quad \quad \quad \underbrace{\quad}_{q_1} \quad \underbrace{\quad}_{q_2 \text{ burst}} \quad \underbrace{\quad}_{q_2} \quad \underbrace{\quad}_{q_3} \\
 T_3 \quad P_3 &= 1 + 3 + 5 = 9 \\
 T_4 \quad P_4 &= 0 + 1 = 1
 \end{aligned}$$

20 r.s. 1 2 3 4 1 2 5 1 2 3 4 5

FIFO

<u>1</u>	1	1	4	4	<u>4</u>	<u>5</u>	5	5	5	5	5
	<u>2</u>	2	<u>2</u>	<u>1</u>	1	<u>1</u>	<u>1</u>	<u>1</u>	<u>3</u>	3	3
		<u>3</u>	3	3	<u>2</u>	2	2	2	<u>2</u>	<u>4</u>	4

page fault = 9

INDESB

<u>1</u>	1	1	1	1	1	1	1	1	<u>3</u>	3
	<u>2</u>	2	2	2	2	2	2	2	<u>2</u>	<u>4</u>
		<u>3</u>	<u>4</u>	4	4	<u>5</u>	5	5	5	5

page fault = 7

per le ultime 2 pagine potremo sostituirle
qualsiasi frame visto che le r.s. terminano e
non ho più previsioni

LRU

<u>1</u>	1	1	<u>4</u>	<u>1</u>	1	1	1	1	<u>5</u>	1	<u>1</u>
	<u>2</u>	2	2	2	2	2	2	2	2	2	2
		<u>3</u>	3	3	3	<u>5</u>	3	3	<u>3</u>	<u>4</u>	<u>5</u>

page fault 8

↑

posso sovrapporre qualsiasi frame tra 1, 2, 3 per mettere il 4
poiché tutte le pagine "1" "2" "3" sono state referenziate
una sola volta.

- 1) Le thread di un proc. condividono \Rightarrow spazio indirizzamento ☒
 - 2) $T_{risp\ thread} > T_{risp\ proc.}$ ☐
 - 3) Spooling grazie a nastri magnetici ☐
 - 4) L'operazione di dispatch salva PCB proc. e passa il sistema in USER MODE ? ☒
 - 5) Scheduler lungo termine identifica quale proc. deve essere eseguito durante il prossimo quantum di tempo ☐
-
- 6) Soluzioni HW a mutua esclusione sono i semafori ☒ TEST & SET
ESEM.
 - 7) Snap sono tre processi e abinice ☒
 - 8) 2 proc. accedono in sola lettura alla stessa condizione ☒
 - 9) ^{critiche} Disabilitare interrupt e evitare corse critiche ☐
 - 10) monitor garantisce NO deadlock ☒
-
- 11) deadlock prevenuti con prevenzione precoce ☒
 - 12) sequenze safe se tutti i proc. terminano usando risorse disponibili + liberate da altri proc. ☒
 - 13) Rilevazione deadlock non riduce di conoscere il numero attuale risorse ☒
 - 14) attesa circolare evita deadlock ☐
 - 15) Bandiere ripristina sistema a condizione precedente del deadlock ☐