计算机系统结构实验

实验5报告

类MIPS单周期处理器的设计与实现

李子龙 518070910095

2021年6月2日

目录

1	实验目的	2
2	原理分析	2
3	仿真结果	2
4	实验心得	2

1 实验目的 2

1 实验目的

- 1. 完成单周期的类MIPS处理器
- 2. 设计支持16条MIPS指令(add, sub, and, or, addi, andi, ori, slt, lw, sw, beq, j, jal, jr, sll, srl)的单周期CPU
 - 2 原理分析
- 2.1 指令存储器
- 3 仿真结果
- 4 实验心得