

编译原理混子速成

闭包

$$\begin{aligned} A^0 &= \{\epsilon\} \\ A^+ &= \bigcup_{i=1}^{\infty} A^i \\ A^* &= \bigcup_{i=0}^{\infty} A^i \end{aligned}$$

文法 $G[S] = (V_N, V_T, P, S)$

正则表达式代数定律

定律	描述
$r s = s r$	是可以交换的
$r (s t) = (r s) t$	是可结合的
$r(st) = (rs)t$	连接是可结合的
$r(s t) = rs rt$ $(s t)r = sr tr$	连接对 是可分配的
$\epsilon r = r\epsilon = r$	ϵ 是连接的单位元
$r^* = (r \epsilon)^*$	闭包一定包含 ϵ
$r^{**} = r^*$	$*$ 具有等幂性

NFA 状态集上的操作

操作	描述
$\epsilon - \text{closure}(s)$	能够从NFA的状态 s 开始只通过 ϵ 转换到达的NFA状态的集合
$\epsilon - \text{closure}(T)$	能够从 T 中的某个NFA状态 s 开始只通过 ϵ 转换到达的NFA状态集合
$\text{move}(T, a)$	能够从 T 中的某个状态 s 出发通过标号为 a 的转换到达的NFA状态的集合

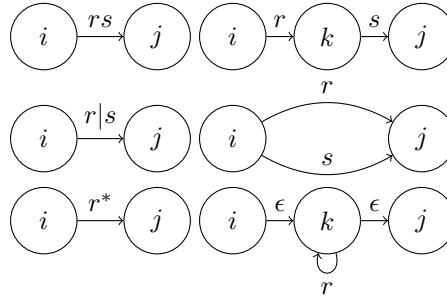
Algorithm 1: 子集构造法

```

 $\epsilon - \text{closure}(s_0)$  是  $Dstates$  中的唯一状态, 且未加标记;
while 在  $Dstates$  中有一个未标记状态  $T$  do
    给  $T$  加上标记;
    for 每个输入符号  $a$  do
         $U =$ 
             $\epsilon - \text{closure}(\text{move}(T, a));$ 
        if  $U$  不在  $Dstates$  中 then
            将  $U$  加入到  $Dstates$  中, 且不加标记;
        end
         $Dtran[T, a] = U;$ 
    end
end

```

构造NFA



消除左递归

$$A \rightarrow A\alpha|\beta \Rightarrow \begin{cases} A \rightarrow \beta A' \\ A' \rightarrow \alpha A'|\epsilon \end{cases}$$

Algorithm 2: 消除左递归

```

按照某个顺序将非终结符号排序为  $A_1, A_2, \dots, A_n$ ;
for  $i \leftarrow 1$  to  $n$  do
    for  $j \leftarrow 1$  to  $i - 1$  do
         $A_i \rightarrow A_j \gamma, A_j \rightarrow$ 
             $\delta_1|\delta_2|\dots|\delta_n \Rightarrow A_i \rightarrow$ 
             $\delta_1\gamma|\delta_2\gamma|\dots|\delta_n\gamma;$ 
    end
    消除  $A_i$  产生式之间的立即左递归;
end

```

提取左公因子

$$A \rightarrow \alpha\beta_1|\alpha\beta_2 \Rightarrow \begin{cases} A \rightarrow \alpha A' \\ A' \rightarrow \beta_1|\beta_2 \end{cases}$$

FIRST

- X 是终结符号, $\text{FIRST}(X) = X$ 。
- X 是非终结符号,

$$\begin{cases} X \rightarrow a\alpha, \text{ 则 } a \in \text{FIRST}(X) \\ X \rightarrow \epsilon, \text{ 则 } \epsilon \in \text{FIRST}(X) \end{cases}$$
- $X \rightarrow Y_1 Y_2 \dots Y_k$
 - Y_1 是非终结符, $\text{FIRST}(Y_1) - \{\epsilon\} \subseteq \text{FIRST}(X)$ 。
 - $Y_1 Y_2 \dots Y_i (1 \leq i \leq k-1)$ 均为非终结符且都能推出 ϵ , 则 $\text{FIRST}(Y_1), \text{FIRST}(Y_2), \dots, \text{FIRST}(Y_{i+1})$ 中一切非 $\epsilon \in \text{FIRST}(X)$
 - Y_1, Y_2, \dots, Y_k 都能推导出 ϵ , 则 $\epsilon \in \text{FIRST}(X)$

FOLLOW A 为非终结符。

- 开始符 $s, \$ \in \text{FOLLOW}(s)$
- $B \rightarrow \alpha A \beta$

$$\text{FIRST}(\beta) - \{\epsilon\} \in \text{FOLLOW}(A)$$
- $$\begin{cases} B \rightarrow \alpha A \beta \text{ 且 } \epsilon \in \text{FIRST}(\beta) \\ B \rightarrow \alpha A \end{cases}$$

$$\Rightarrow \text{FOLLOW}(B) \in \text{FOLLOW}(A)$$

LL(1)

- 已化简且无左递归。
- 对 G 中每个产生式 $A \rightarrow \gamma_1 \gamma_2 \dots \gamma_m$, 其各候选式均满足:
 - $\text{FIRST}(\gamma_i) \cap \text{FIRST}(\gamma_j) = \emptyset$
 - 若有候选式为 ϵ , 则其余候选式 $\text{FIRST}(r_i) \cap \text{FOLLOW}(A) = \emptyset$

Algorithm 3: 预测分析表

对于 $\text{FIRST}(\alpha)$ 中的每个终结符号 a , 将 $A \rightarrow a$ 加入到 $M[A, a]$ 中;
如果 ϵ 在 $\text{FIRST}(\alpha)$ 中, 那么对于 $\text{FOLLOW}(A)$ 中的每个终结符 b , 将 $A \rightarrow \alpha$ 加入到 $M[A, b]$ 中。注意加入 $\$$ 符号;
其余设置为 error;

增广文法 加上新开始符号 S' 和产生式 $S' \rightarrow S$ 。

Algorithm 4: CLOSURE(I)

```
J = I;
repeat
  for J中的每个项  $A \rightarrow \alpha \cdot B\beta$ 
    do
      for G的每个产生式  $B \rightarrow \gamma$  do
        if 项  $B \rightarrow \cdot\gamma$  不在J中
          then
            将  $B \rightarrow \cdot\gamma$  加入J中;
        end
      end
    end
  until 在某一轮中没有新的项被
    加入到J中;
return J;
```

LR(0)项目

1. 归约项目($A \rightarrow \alpha \cdot$)
2. 接受项目($S \rightarrow \alpha \cdot$)
3. 移进项目($A \rightarrow \alpha \cdot x\beta$)
4. 待约项目($A \rightarrow \alpha \cdot X\beta$)

LR(0)分析表

ACTION si 遇到此终结符移到n状态

rj 此状态n为归约项目, 此行都填rn

acc 接受项目, $\$$ 处填acc

GOTO 填n, 经过此非终结符到达的状态n

SLR(1)

- DFA中存在冲突项目(移进—归约, 归约—归约)
- $I_n = \{A_1 \rightarrow \alpha \cdot a_1\beta, A_2 \rightarrow \alpha \cdot a_2\beta \cdots, B_1 \rightarrow \alpha \cdot, B_2 \rightarrow \alpha \cdots\}$ 当 $\{a_1, a_2, \cdots, a_m\}, \text{FOLLOW}(B_1), \text{FOLLOW}(B_2) \cdots$ 两两不相交时为 SLR(1) 文法。

Algorithm 5: SLR(1)分析表

```
构造  $G'$  的规范 LR(0) 项集
族  $C = \{I_0, I_1, \cdots, I_n\}$ ;
根据  $I_i$  构造得到状态  $i$ 。
foreach 状态  $i$  do
  if  $[A \rightarrow \alpha \cdot a\beta]$  在  $I_i$  中并
    且  $\text{GOTO}(I_i, a) = I_j$  then
    ACTION[ $i, a$ ]  $\leftarrow$  移入  $j$ ;
  end
  if  $[S' \neq A \rightarrow \alpha \cdot]$  在  $I_i$  中 then
    FOLLOW( $A$ ) 中所有的  $a$ ,
    ACTION[ $i, a$ ]  $\leftarrow$  规约  $A \rightarrow \alpha$ ;
  end
  if  $S' \rightarrow S \cdot$  在  $I_i$  中 then
    ACTION[ $i, \$$ ]  $\leftarrow$  接受;
  end
end
foreach 状态  $i$  对于各个非终结符号  $A$  do
  if  $\text{GOTO}(I_i, A) = I_j$  then
    GOTO[ $i, A$ ] =  $j$ ;
  end
end
```

LR(1)项 $[A \rightarrow \alpha \cdot \beta, a]$

$A \rightarrow [\alpha \cdot B\beta, a]$ 其等价项目 $B \rightarrow [\cdot\gamma, b]$ 中, $b = \text{FIRST}(\beta a)$: $\beta = \epsilon$ 时, $b = a$ 继承; $\beta \neq \epsilon$ 时, $b = \text{FIRST}(\beta)$ 。

LALR(1) 合并同心集。

- 如果构造 LR(0) 的 DFA
 - 没有归约冲突就是 LR(0) 文法。
 - 有冲突但是可以通过 FOLLOW 集合解决冲突就是 SLR 文法。

– 否则不是 SLR 文法。

- 如果构造 LR(1) 的 DFA
 - 没有冲突就是 LR(1) 文法。
 - 如果合并同心集之后也没有冲突, 那么就是 LALR(1) 文法。

$\text{LR}(0) < \text{SLR} < \text{LALR} < \text{LR}(1)$

S属性 如果一个 SDD 的每个属性都是综合属性, 它就是 SDD 的。

L属性 在一个产生式体的关联各个属性之间, 依赖图的边总是从左到右, 而不能从右到左。

四元式 ($op, arg_1, arg_2, result$)

Algorithm 6: 确定活跃性

```
foreach B的最后语句开始反向
  扫描  $i: x = y + z$  do
    在符号表中找到的有关  $x, y, z$  的当前后续使用信息
    与语句  $i$  关联起来;
    在符号表中, 设置  $x$  为“不活跃”和“无后续使用”;
    在符号表中, 设置  $y$  与  $z$  为“活跃”, 并把它们的下一次
    使用设置为语句  $i$ ;
  end
```

Algorithm 7: 寄存器分配

```
repeat
  foreach 节点  $n$  do
    if  $\text{deg } n < k$  then
      删除  $n$  及相连边;
    end
  end
until 没有更多的修改;
if 空图 then
  相反的删除顺序涂色;
else
  节点溢出后再次尝试;
end
```
