计算机系统结构(A)

实验 4

李子龙 518070910095

2021年5月11日

一. Cache 可视化工具

(1) 场景一

• Cache 命中率为 0%。



• stepsize 被设定为 8,按照 int (4 Bytes) 存储,写入 (option为0) 需要跳跃 32 bytes,只有一组,而一组正好是

4 blocks \times 2 words \times 4 bytes = 32 bytes

将会导致每一次的写入都会失效。

- 增加 repcount 也无法提高命中率,因为上文所述的间隔无法被改变,会一直失效。
- 将 stepsize 更改为 1, 可以将命中率提高至 50% 。

每对访问第一个失效,第二个命中,在块大小为2个字的情形下。



(2) 场景二

• 命中率为 75 %。



- stepsize 是 2, 一块 4 个字, 那么相邻的两次读+写, 除了第一个读失效, 其余均为命中, 命中率为 75%。
- 命中率会接近于 100% 。因为以第一重复后,所有的数据都进入了 Cache, Cache 大小和数组大小相同: 256 bytes, 那么后面都不会失效。



二. 矩阵乘法

• iki 性能最好, jki 性能最差。

```
logcreative@ubuntu:/mnt/hgfs/VMShared/linux/ComputerArch/Project4/src/l... Q ≡ - □ ⊗

logcreative@ubuntu:/mnt/hgfs/VMShared/linux/ComputerArch/Project4/src/lab04$ ./matrixMultiply
ijk: n = 1000, 1.289 Gflop/s
ikj: n = 1000, 7.510 Gflop/s
jik: n = 1000, 1.576 Gflop/s
jik: n = 1000, 0.111 Gflop/s
kij: n = 1000, 7.340 Gflop/s
kij: n = 1000, 7.340 Gflop/s
kij: n = 1000, 0.113 Gflop/s
kji: n = 1000, 0.113 Gflop/s
```