Házi feladat

Feladatválasztás/specifikáció

Programozás alapjai 2.

Pálinkás Lőrinc Mihály - XBOSMF

Tartalom

1	. Feladat	3
	Digitális áramkör	3
2	. Feladatspecifikáció	4
	Feladat általános leírása	4
	Megvalósított áramköri elemek	4
	Bemenet formátuma	4
	Kimenet opciók	5
3	. Pontosított specifikáció (kiegészítés)	6
	Áramköri elemek I/O pin száma	6
	Felhasználói felület	6
4	. Terv	7
	Információ áramlása	7
	Adatáramlásos működés problémái és megoldások	8
	Objektummodell1	0
	Signal osztály1	0
	Pin osztálvok1	0

1. Feladat

Digitális áramkör

Készítsen egyszerű objektummodellt digitális áramkör szimulálására! A modell minimálisan tartalmazza a következő elemeket:

- NOR kapu
- vezérelhető forrás
- összekötő vezeték
- csomópont

A modell felhasználásával szimulálja egy olyan 5 bemenetű kombinációs hálózat működését, amely akkor ad a kimenetén hamis értéket, ha bementén előálló kombináció 5!

Demonstrálja a működést külön modulként fordított tesztprogrammal! A megoldáshoz ne használjon STL tárolót!

2. Feladatspecifikáció

Feladat általános leírása

A program lehetőséget ad digitális áramkörök szimulálására. A felhasználó áramköröket képes betölteni szöveges file-okból, beállítani a bemeneti jelkombinációt és a kapcsolók állapotát és ez alapján kiolvasni a kimeneti jeleket.

Megvalósított áramköri elemek

A következő elemeket képes szimulálni az áramkör:

- Forrás: állítható LOW és HIGH kimeneti jelekkel, kiolvasható az értéke
- Vezeték: két részt köt össze az áramkörben
- Csomópont: 1 bemeneti jelet több kimeneti irányba tud továbbítani
- Kapu: Több bemenetből képes pontosan 1 kimenetet produkálni. Megvalósított kapuk:
 - o AND, OR, NOT
 - o NAND, NOR
 - o XOR, XNOR
- Lámpa: tárolja a kapott jelet, kiolvasható az értéke
- Kapcsoló: továbbítja a jelet, amennyiben zárt, egyébként LOW jelszintet ad ki

A bonyolultabb elemeket (pl. funkcionális elemek) egyelőre nem implementáljuk, mert könnyen felépíthető ezekből szimuláció során, de ha marad idő, akkor ezeket is megvalósíthatjuk.

Bemenet formátuma

Az áramkörök felkonfigurálása szöveges file alapján történik. Ebben a felhasználó felsorolja a komponenseket, megadva, hogy hogyan kapcsolódnak. A kapcsolódás megadásához meg kell adni, hogy az adott lába az elemnek melyik csompópontra kapcsolódik. A csomópontokat számok jelölik megadáskor, azonos szám azonos csomópontot jelent. Tehát a konfigurációs file körülbelül így néz ki:

test.txt

SOURCE: (1) (2) (3)

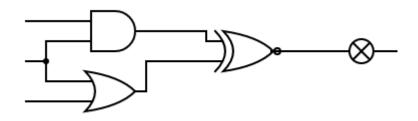
AND: (1,2,4)[(...,...) ...] <- ha több van

OR: (2,3,5) ...

XNOR: (4,5,6) ...

LAMP: (6)

Például erről az ábráról azt tudjuk leolvasni, hogy 3db forrás van jelen, ezek az 1-es, 2-es és 3-as csomópontokra küldik a jeleiket. Emellett van az 1 és 2-es csomópontra kapcsolódó ÉS kapu, mely a 4-es csomópontra küldi a jelét. Hasonlóan kell értelmezni a többit. Ez alapján az alábbi digitális áramkör szimulálható:



Fontos megjegyzés: A szimuláció során az összekötő vezetékeket is csomópontnak tekintünk, így tudjuk könnyen megadni formátumosan a kapcsolódásokat.

A példa azt is mutatja hogy milyen egy egyszerű kapu megadásának például általános formátuma:

GATE_NAME: (IN1, IN2, OUT1) ...

Kimenet opciók

A felhasználó képes lekérdezni több információt az áramkörből:

- A lámpák státusza: minden lámpának ki tudjuk olvasni az állapotát, hogy világít-e vagy nem.
- A források státusza: minden forrásnak meg tudjuk adni és ki tudjuk olvasni a jelszintjét.
- A kapcsolók státusza: minden kapcsolónak meg tudjuk adni és ki tudjuk olvasni, hogy zárva van-e vagy sem.

Az áramkör kimenetének megadható, hogy melyik file-ba irányítjuk át a szimuláció kimenetét.

3. Pontosított specifikáció (kiegészítés)

Áramköri elemek I/O pin száma

Az alábbi táblázat mutatja az egyes elemekhez tartozó ki- és bemeneti pin-ek számát, amivel létre lehet hozni:

Áramköri	Bemeneti pin-ek száma	Kimeneti pin-ek száma
elem típus		
Forrás	0	1
	(csak jelet ad ki)	(egy jelet ad ki)
Csomópont	1	≥1
	(ahonnan kapja a jelet)	(tetszőlegesen sok
		helyre küldhet jelet)
Vezeték	1	1
	(csomópont speciális esete)	(csomópont speciális
		esete, amikor 1
		kimenet van)
Кари	≥1	1
	(minden kapu legalább egy	(minden kapu 1 logika
	bemenetből állít elő kimenetet,	jelet állít elő)
	támogatva lesz több mint 2	
	bemenetű AND, OR, stb.)	
Lámpa	1	0
	(1 helyről fogad jelet)	(nem ad ki jelet, csak
		eredmény tárolásra
		van)
Kapcsoló	1	1
	(1 helyről fogad jelet)	(1 helyre továbbít
		jelet)

Felhasználói felület

A felhasználó számára van biztosítva egy egyszerű menü, melyben a következő műveleteket tudja elvégezni:

- Áramkör betöltése: képes megadni egy file nevét, és innen betölteni egy áramkört
- Bemeneti adatok beállítása: meg tudja adni a források bemeneti jeleit illetve a kapcsolók állását
- Kimeneti file beállítása: meg tudja adni hogy melyik file-ba irányítsa át a kimenetet, alapvetően a std::cout-ra küldi a szimuláció kimenetét
- Szimuláció: végrehajtja a szimuláció lefuttatását
- Kilépés: leállítja a programot

4. Terv

Információ áramlása

A digitális áramkör szimulálása során az információ áramlását fogjuk modellezni. Mielőtt a tervezett objektummodell be lesz mutatva, azelőtt elengedhetetlennek tűnt, hogy előbb az információ áramlásának modelljét jellemezzem, mert ennek jelentős kihatásai lesznek az egyes osztályok tervezésére, meghatározó hogy hogyan is kommunikálnak egymással az objektumok.

A fő ötlet és inspiráció a tervezéskor a Számítógépes architektúrák tárgy keretében megismert adatáramlásos modell volt. Ha egy áramkör szimulálását vesszük figyelembe, akkor jön a gondolat, hogyan is tudjuk, hogy honnan kell kezdeni a jelek kiértékelését?

Kezdetben csak a források jele adott, a többi áramköri elemnek nem tudhatjuk, mert korábbi elemek jelére is építhetnek. Emiatt először ezek jeleit ismerve tudjuk elindítani az információ áramlását, hiszen azon elemek, amelyeknek minden lába forrásra kapcsolódik, rögtön kiértékelhetőek, majd ezek után az ezekre kapcsolt elemek, és így tovább.

Ez a viselkedés nagyon szoros párhuzamot mutatott az adatáramlásos adatfeldolgozási modellel, így erre alapozva fejlesztettem ki az adatok feldolgozásának menetét. Az áramköri kapuk, kapcsolók, stb. a precedenciagráfnak az egyes csúcsai, melyek kiértékelnek a bemeneti jel alapján egy kimeneti jelet, amit aztán tovább küldenek a következő csúcsoknak, jelen esetben egy másik áramköri elemnek.

A működése nagy vonalakban a következő: a szimuláció során mindig számon tartunk egy "aktív" FIFO-t. Ebben a FIFO-ban mindig azon elemeket tartjuk, amelyeknek minden jele meg van, tehát kiértékelhetőek. Amikor egy ilyen elemet kiértékelünk, akkor minden kapcsolódó áramköri elemnek jelezzük, hogy eggyel nőtt a "kész" bemenetek száma. Ha ez eléri a bemenetek számát, akkor meg van minden szükséges bemenete, tehát be tudjuk rakni az aktív FIFO-ba, ahol aztán ki lesz értékelve.

Így sorjában minden áramköri elemre kiértékeli és beállítja a megfelelő jelértéket, amíg van kiértékelendő.

Adatáramlásos működés problémái és megoldások

Tervezés során felmerült több probléma is, ami előjön az adatáramlásos modellből fakadóan, bár ezeknek egy része főleg az áramkör megadásának kiszámíthatatlanságából adódik.

1. Elszigetelet, kiértékeletlen elemek:

Tegyük fel hogy az alábbi file-t kapjuk felkonfiguráláskor:

SOURCE: (1)
LAMP: (2)

Ezen az egyszerű látni hogy mi a baj: az 1-es csomópontra kapcsolódó forrásból sosem fog eljutni a 2-es csomópontra kapcsolódó lámpába a jel. Ez azt is jelenti, hogy a kimeneti értéke nem lesz értelmes, a lámpa nem mér valós értéket.

Ez alapvetően nem is probléma, mert (mint később látjuk) minden pin alapvetően LOW jelet kap, ami egyezik azzal, ami a valóságban lenne, hogy nincs rákötve tápra = LOW jel. Ez azonban akkor baj, ha mondjuk 2 LOW jelből mondjuk egy NAND HIGH jelet kell képezzen, de ezt nem teszi meg, mert sose lesz kiértékelve.

Ha valóságban elképzeljük, akkor ez gyakorlatilag egy "levegőben lebegő", áramkörtől független lábat jelent valamilyen áramköri elemre nézve.

<u>Megoldás</u>: felkonfiguráláskor futtatunk egy próba szimulációt, mely során figyeljük, hogy le lett-e szimulálva minden elem. Amennyiben ez teljesül, akkor minden rendben, az áramkör biztosan helyesen kiértékel minden elemet. Amennyiben van olyan elem, ami nem lesz kiértékelve, az jelzi, hogy ez a baj van valahol, ezt jelezzük a felhasználó felé, és az áramkör el lesz utasítva.

2. Visszacsatolás

Másik szembetűnő problémát az adatáramlásos modellel az alábbi kapcsolások szemlélteti:

1: Önhivatkozásos visszacsatolás:

SOURCE: (1)
AND: (1, 2, 2)
LAMP: (2)

A fenti áramkör szemlélteti ezt a problémát, mert itt egy kapu bemenete függ a kimenetétől, emiatt hiába is van minden rendesen összekötve, nem fog tudni kiértékelődni. <u>Megoldás</u>: Ez a probléma elsőre nehezen kezelhetőnek tűnhet, de a megoldás már létezik. A fő probléma, hogy nem kiértékelhető, hiszen saját magára alapszik. Azonban ezt az előző rész tesztje ezt is el fogja ugyanúgy kapni, hiszen sosem lesz kiértékelve a 2-es csomópontra kapcsolódó lába az elemnek.

2: Stabil visszacsatolás

SOURCE: (1)

NOT: (1, 2) (2, 3)

LAMP: (3)

A jelenlegi példában gyakorlatilag egy D flip-flopot valósítunk meg. Jogosan merül fel a kérdés, hogy mégis hogyan lenne lehetséges itt kezelni a visszacsatolást. Jelenlegihez hasonló esetekben nincsen baj a visszacsatolásból, mert ugyanazt a stabil jelet küldi vissza, mint amit kapott.

<u>Megoldás</u>: Amennyiben a visszacsatolás azonos jelt küld vissza, akkor nincs probléma, az elem nem lesz újra kiértékelve, hiszen nem változtat semmilyen szempontból a kapcsoláson.

3: Instabil visszacsatolás

SOURCE: (1)

NOT: (1, 2) (2, 3) (3, 1)

LAMP: (3)

Hogyan értékeljünk ki egy ilyen áramkört? Több kérdés is felmerülhet, hiszen, ebben a visszacsatolás ellentétes jelet küldi vissza, mint amit kapott. Bár elsőre ez a helyzet problémásnak tűnhet, hiszen sok szélső eset is lehetséges, de a feloldásához egy észrevétel kell.

Vegyünk egy tetszőleges ilyen áramkört. Ekkor fel tudjuk osztani stabil és instabil kapcsolású részlegekre. Forrás mindig stabil lesz, mert nincs kimenete. Ez viszont vagy direkt kapcsolódik az instabil részre, vagy stabil kapcsolású részeken keresztül, amig hasonlóan funckionálnak jelen esetben a forráshoz (stabil a kimenet, nincs instabil visszacsatolás). Ez azonban azt jelenti, hogy instabil visszacsatolás kezdetekor egy stabil jelforrást kapó csomópontra küldünk vissza ellentétes jelet (mert instabil).

Valóságban elképzelve ez hasonlóan funckionál mint ha a földet összekötjük a táppal, rövidzárat alkotva. Ezek alapján a következő megoldásra jutottam.

<u>Megoldás</u>: Ha egy visszacsatolás ellentétes jelet küld vissza, akkor biztosan keletkezne rövidzár az áramkörben, tehát amennyiben ez az eset következik be, akkor jelezzük a felhasználó fele, hogy rövidzár történt (megadva a csomópontot), és szimuláció nem ad információt a kimenetről, mert értelmetlen lenne.

Objektummodell

Az áramköri elemek modellezése során adódott hogy az egyes áramköri elemek egymással kommunikáló objektumokként viselkednek. Ezek alapján dolgoztam ki a modellt, ez most bottum-up módon szeretném bemutatni, kezdve legalulról, lépésekben felépítve az elemek modelljét.

Signal osztály

A digitális áramkörökben jelszinteket mérünk le, emiatt döntöttem, hogy érdemes lenne egy saját osztályként működjön maga a logikai jel, ennek az eredménye lett a Signal, a digitális jelet modellező osztály:

Signal
- signal : bool
+ Signal(in baseValue : bool = false)
+ setValue(in newValue : bool) : void
+ getValue() : bool
+ flipSignal() : void
+ operator ==(in other : Signal) : bool

Funkcionalitás szempontjából elég egyszerű osztály, létre tudunk hozni vele jelet, beállítani és kiolvasni, megfordítani és összehasonlítani. A jeleket boolean értékként tároljuk, mert azonos viselkedésű a digitális jelértékekkel.

Pin osztályok

A tervezés során következő felmerülő osztály a Pin volt, ezen keresztül tudnak kommunikálni az áramköri elemek. Két fő funkciót látnak el: egyrész jelet tárolnak, melyet ki lehet olvani, másrészt jelet adnak át a másik pin-nek.