スタックマシン仕様ver1

**静的メモリ領域**

・命令を格納する（参照で格納、実体は別で）

・定数を格納する

・疑似レジスタを格納する

・余った部分はスタック領域として使う

・容量は65536バイト

・メモリ一つのサイズは1バイト

**扱える型**

・int(4バイト)

・double(8バイト),

・bool(1バイト)

・char(1バイト)

・pointer(4バイト)

**疑似レジスタ**

・SPレジスタ（4バイト）

　スタック領域の一番上のデータを指す

・BPレジスタ（4バイト）

　SP退避用

・PRレジスタ（4バイト）

　次の命令の場所を指す

・GR1～8レジスタ（8バイト）

　汎用レジスタ

**命令**

実際に実行する命令

**・用語定義**

i:int

d:double

b:bool

c:char

p:pointer

<type>: i,d,b,c,pのいずれか

adr:アドレス

x:自身の左となりにあるadrの引数に加算する値。(xアドレスの中身を使って加算)。Xアドレスはint\*

**・Load命令**

　adr2の中身をadr1に入れる。adrは<type>型にキャストして扱う。

<type>LD adr1,adr2

<type>LD adr1,adr2,x2

<type>LD adr1,x1,adr2

<type>LD adr1,x1,adr2,x2

**・Jump命令**

PRレジスタにadrを代入する

JMP adr

JMP adr,x

**・分岐命令**

adr2の中身がtrueならば、adr1をPRレジスタに代入する。adr2はbool型にキャストして扱う。

　 JMPB adr1,adr2

JMPB adr1,adr2,x2

JMPB adr1,x1,adr2,x2

JMPB adr1,x1,adr2

**・算術・論理演算命令**

adr1とadr2を足したものを、adr1に代入。adrは<type>型にキャストして扱う。

<type>ADD adr1,adr2

<type>ADD adr1,adr2,x2

<type>ADD adr1,x1,adr2

<type>ADD adr1,x1,adr2,x2

**・比較演算命令**

**・シフト演算命令**

**・スタック操作命令**

<type>PUSH

<type>POP

**・プリセット関数呼び出し命令**

PCALL

**・型変換命令**

<type1>CAST<type2>

**・参照命令**

adr1にadr2のアドレスを入れる。

REF adr1,adr2

**・逆参照命令**

adr1にadr2の中身を<type\*>にキャストして逆参照したものを入れる

<type>DREF adr1,adr2

**プリプロセス命令**

スタックマシン実行前に行う前処理

**・定数＆グローバル変数確保命令**

**・領域確保命令**

**静的メモリ領域配置図**

SPレジスタ

BPレジスタ

GR1～GR8レジスタ

PRレジスタ

命令格納領域

定数＆グローバル変数領域

残りは全てスタック領域