Министерство науки и высшего образования Российской Федерации

Федеральное государственное автономное образовательное учреждение высшего образования

«Национальный исследовательский университет ИТМО»

Факультет информационных технологий и программирования

Домашнее задание №4

Расширение систем команд ЭВМ

Вариант 6

Выполнил студент группы № M3102 Лопатенко Георгий Валентинович Подпись:

Проверил:

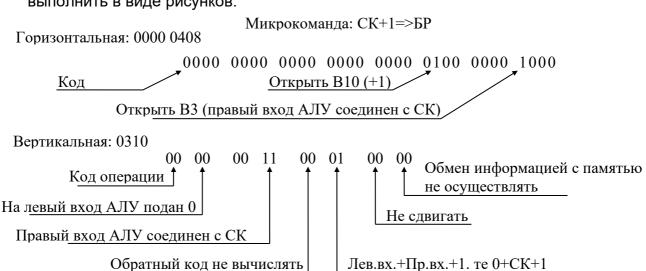
Повышев Владислав Вячеславович

Санкт-Петербург 2021 <u>Цель задания</u> - изучение микрокоманд базовой ЭВМ, микропрограмм выполнения отдельных команд, а также овладение навыками составления микропрограмм для новых команд.

<u>Часть I.</u> Написать последовательность адресов микрокоманд, которые должны быть выполнены при реализации заданного фрагмента программы, начинающегося с команды, расположенной по адресу 002 (перед выполнением программы исполняется команда "Пуск", очищающая аккумулятор и регистр переноса). Результаты сводятся в таблицу вида:

Команда	Машинный цикл	Последовательность адресов
		микрокоманд
	_	89
AND 01	Выборка команды	01, 02, 03, 04, 05, 06, 07, 0C
(1001)	Исполнение	1D, 1E, 1F, 20, 21, 24, 25, 26, 35, 36, 37,
, ,	_	8F
		88
	_	89
CLC	Выборка	01, 02, 03, 04, 05, 06, 07, 08, 09, 0A, 5E,
(F300)	команды	61, 67, 68, 69, 79, 7A, 8F
	_	88

В этой таблице символом "-" отмечены микрокоманды остановки и перехода к циклу "ВЫБОРКА КОМАНДЫ", используемые при пошаговом выполнении программы. Кроме того необходимо описать поля шести последних микрокоманд цикла "ИСПОЛНЕНИЕ" команды, отмеченной знаком "+". Описания каждой микрокоманды выполнить в виде рисунков:

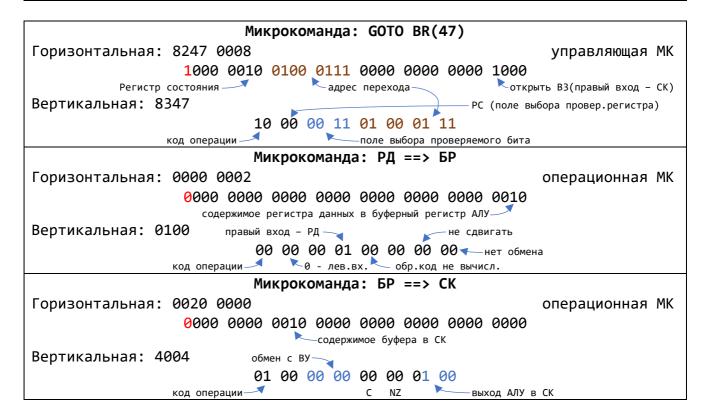


Решение с комментариями

1. Текст исходной программы:

Адрес	Код команды	Мнемоника	Комментарии
000			
001	0001		
002	B005	+BEQ 5	BR 5, if (A) = 0
003	F100	NOP	Нет операции
004	4001	ADD 1	(A)+ (1) → A
005	F800	INC	(A) + 1 → A

Команда	Машинный цикл	Последовательность адресов микрокоманд
BEQ 5	_	89
1011	Выборка команды	01 02 03 04 05 06 07 08 0C
0000	Выборка адреса	1D 2D
0000	Исполнение безадр.команды	30 31 32 4E 4F 47 48 49
0101	_	8F
	_	88
<u>INC</u>	_	89
1111	Выборка команды	01 02 03 04 05 06 07 08 09 0A
1000	Исполнение безадр.команды	5E 5F 6C 6F 73 74 75
0000	_	8F
0000	_	88
<u>NOP</u>	_	89
1111	Выборка команды	01 02 03 04 05 06 07 08 09 0A
0001	Исполнение безадр.команды	5E 61 67 6A 6B 87
0000	_	8F
0000		88
ADD 01	_	89
0100	Выборка команды	01 02 03 04 05 06 07 0C
0000	Выборка адреса	1D
0000	Исполнение	1E 1F 20 27 28 2B 3C 3D 3E
0001	_	8F
	_	88



Микрокоманда: GOTO ПРЕ(8F) Горизонтальная: 828F 0008 управляющая МК 1000 0010 1000 1111 0000 0000 0000 1000 орг СК на правый вход АЛУ Вертикальная: 838F 10 00 00 11 10 00 11 11 код операции РС (поле выбора проверяемого регистра) Микрокоманда: IF BIT(7,PC) = 0 THEN HTL(88)Горизонтальная: 8288 0080 управляющая МК 1000 0010 1000 1000 0000 0000 1000 0000 адрес запись в БР инверсных значений входных сигналов Вертикальная: 8788 10 00 01 11 10 00 10 00 код операции РС — поле выбора проверяемого бита Микрокоманда: Останов машины Горизонтальная: 0000 0001 операционная МК 0000 0000 0000 0000 0000 0000 0000 0001 Вертикальная: 4008 не пересылать БР в АЛУ обмен с ВУ 01 00 00 00 00 00 10 00 код операции — C N Z HLT

BEQ 5	EQ 5 Содержимое регистров после выборки и исполнения МК										
СчМК	PMK	CK	PA	PK	РД	Α	С	БР	N	Z	СчМК
32	834E	003	002	B005	B005	0	0	B005	0	1	4E
4E	818F	003	002	B005	B005	0	0	0802	0	1	4F
4F	8347	003	002	B005	B005	0	0	0802	0	1	47
47	0100	003	002	B005	B005	0	0	B005	0	1	48
48	4004	005	002	B005	B005	0	0	B005	0	1	49
49	838F	005	002	B005	B005	0	0	0802	0	1	8F

Заметка: содержимое в test.bpc

Часть II.

А. Написать завершающие вертикальные микрокоманды цикла "ИСПОЛНЕНИЕ" следующих команд:

7XXX	DXXX	Безадр. команда
ЗАГРУЗКА ДОП.	Переход к команде, расположенной по	Запись 1 в аккумулятор
(записать в аккумулятор доп.код	адресу, на которую указывает	
содержимого ячейки памяти, на которую	адресная часть команды, если	
указывает адресная часть команды)	аккумулятор содержит < -16384	

7XXX		DXXX			FC00			
Адрес	Код	Коммент.	Адрес	Код	Коммент.	Адрес	Код	Коммент.
В0	0001	ОП(РА) → РД						
B1	1100	РД + А → БР	DØ	BF8F	IF BIT(15,A)=0	E0	0020	0 → BP
					THEN TPE(8F)			
B2	4075	БР → А	D1	FE8F	IF BIT(14,A)=1	E1	4035	БР → A,N,Z
					THEN BR(8F)			
В3	1050	-A + 1 → BP	D2	0100	РД → БР	E2	1010	A + 1 → BP
B4	4075	БР → А	D3	4004	БР → CK	E3	4075	БР → A,C,N,Z
B5	838F	GOTO TPE(8F)	D4	838F	GOTO ΠΡΕ(8F)	E4	838F	GOTO TPE(8F)

Операционная МК лвх+првх+1 1050 - 0001 0000 0101 0000 Левый вход(А) обр.код левого Резерв правый вход(0)

-16384 = 1100 0000 0000 0000 ?A: 1011 1111 1111 1111 Запись 0 в БР, запись БР в А Инкремент содержимого А, запись в БР, запись в БР и прерывание.

Тесты:

Ячейка	Команда	Мнемоника Комментарии	
011	AB54	-	Доп.код А
012	0000	-	Ячейка для хранения
			результата
013	+F200	CLA	Ø → A
014	7011	7xxx	Дополнительный код
			(011) → A
015	3012	MOV 12	A → 12
016	F000	HLT	Shut Down
-			

Ячейка	Команда	Мнемоника	Комментарии
011	0000	-	Результат (А)
012	+FC00	FC00	Запись 1 в
			аккумулятор
013	3011	MOV 11	A → 11
014	F000	HLT	Shut Down

Output: 011 54AC

Ячейка	Команда	Мнемоника	Комментарии
010	BFFF 0002		Значение
011	0000		COND_TRUE
012	0000		COND_FALSE
013	+F200	CLA	0 → A
014	4010	ADD 10	$A + (10) \rightarrow A$
015	D01A	DXXX	BR 1A
016	F200	CLA	0 → A
017	F800	INC	$A + 1 \rightarrow A$
018	3012	MOV 11	A → 11
019	F000	HLT	Shut Down
01A	F200	CLA	0 → A
01B	F800	INC	A + 1 → A
01C	3011	MOV 11	A → 11
01D	F000	HLT	Shut Down