

B.1. PRIORIDAD DE OPERACIONES

Los operadores se muestran en orden decreciente de prioridad de arriba a abajo. Los operadores del mismo grupo tienen la misma prioridad (precedencia) y se ejecutan de izquierda a derecha (asociatividad).

Operador	Tipo	Asociatividad
()	Paréntesis	Dcha-Izda
()	Llamada a función	Dcha-Izda
[]	Subíndice	Dcha-Izda
.	Acceso a miembros de un objeto	Dcha-Izda
++	Prefijo incremento	Dcha-Izda
--	Prefijo decremento	Dcha-Izda
+	Más unitario	Dcha-Izda
-	Menos unitario	Dcha-Izda
~	Negación lógica unitaria	Dcha-Izda
~	Complemento bit a bit unitario	Dcha-Izda
(tipo)	Modelo unitario	Dcha-Izda
new	Creación de objetos	Dcha-Izda
*	Producto	Izda-Dcha
/	División	Izda-Dcha
%	Resto entero	Izda-Dcha
+	Suma	Izda-Dcha
-	Resta	Izda-Dcha
<<	Desplazamiento bit a bit a la izquierda	Dcha-Izda
>>	Desplazamiento bit a bit a la derecha	Dcha-Izda
>>>	Desplazamiento bit a bit a la derecha con extensión de signo	Dcha-Izda
>>>	Desplazamiento bit a bit a la derecha rellenando con ceros	Dcha-Izda
<	Menor que	Izda-Dcha
<=	Menor o igual que	Izda-Dcha
>	Mayor que	Izda-Dcha
>=	Mayor o igual que	Izda-Dcha
instanceof	Verificación tipo de objeto	Izda-Dcha
==	Igualdad	Izda-Dcha
!=	Desigualdad	Izda-Dcha
&	AND bit a bit	Izda-Dcha
	OR exclusive bit a bit	Izda-Dcha
	OR inclusive bit a bit	Izda-Dcha

(continúa)

Operador	Tipo	Asociatividad
&&	AND lógico	Izda-Dcha
	OR lógico	Izda-Dcha
?:	Condiciona: ternario	Dcha-Izda
=	Asignación	3cha-Izda
+=	Asignación de suma	Echa-Izda
-=	Asignación de resta	Dcha-Izda
*=	Asignación de producto	Dcha-Izda
/=	Asignación de división	Echa-Izda
%=	Asignación de módulo	Dcha-Izda
&=	Asignación AND bit a bit	Dcha-Izda
-=	Asignación OR exclusive bit a bit	Dcha-Izda
=	Asignación OR inclusive bit a bit	Dcha-Izda
<<=	Asignación de desplazamiento a izquierda bit a bit	Dcha-Izda
>>=	Desplazamiento derecho bit a bit con asignación de extensión de signo	Dcha-Izda
>>>=	Desplazamiento derecho bit a bit con asignación de extensión a cero	Dcha-Izda