**UNIVERSIDAD NACIONAL MAYOR DE SAN MARCOS**

**“Universidad del Perú. Decana de América”**

**FACULTAD DE INGENIERÍA DE SISTEMAS E INFORMÁTICA**

**E.P. INGENIERÍA DE SOFTWARE**



**“Documento de la Arquitectura de Software”**

**Empresa: AETHER TECH**

**Grupo 2**

**Docente:**

Wong Portillo, Lenis Rossi

**Integrantes:**

* Davalos Benito Rodrigo
* Limachi Sarmiento, Jose Luis
* Meza Torres, Joseph Omar
* Panta Labán, Leonardo Justo
* Uscamayta Sanchez, Gabriel Omar
* Villanueva Aguirre, Cesar Alexander

**2025 - I**

**Control de versiones**

| **Fecha** | **Versión** | **Descripción** | **Autor** |
| --- | --- | --- | --- |
| **10/7/25** | **1.0** | **índice** | **Davalos** |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |

**ÍNDICE**

[**Introducción 4**](#_q66z52o1xr9h)

[Propósito 4](#_47tm89pvlxj7)

[Alcance 4](#_d29fwopy7cmw)

[Definicion, siglas y abreviaturas 4](#_s96165geuael)

[Vista Global 4](#_h5zcwqdz2hq6)

[**Macro Arquitectura 4**](#_jlnzjb5wajhh)

[Modelo Multicapa 4](#_1cel6w5azoh)

[Metas y restricciones arquitectónicas 4](#_77zf29mcv9y0)

[**Vista Física 4**](#_tr0nzt7aqjyb)

[**Vista funcional o lógica 4**](#_w5pu8gwptpin)

[**Vista de Despliegue 4**](#_danksmb8a20j)

[**Vista de procesos 4**](#_h2p6ap8p48ck)

# Introducción

## Propósito

## Alcance

## Definicion, siglas y abreviaturas

## Vista Global

# Macro Arquitectura

## Modelo Multicapa

## Metas y restricciones arquitectónicas

# Vista Física

# Vista funcional o lógica

# Vista de Despliegue

# Vista de procesos