

Übung 5

Speicherorganisation

Übung 5

1. Aufgabe

- Gegeben sei eine Organisation **m x 8 Bit** eines ROM-Speicherbausteins. Die Adressleitungen sind **A₀** bis **A_n**.
- Bestimmen Sie für n=12 die Anzahl der Zeilen und Spalten einer quadratischen Speichermatrix.
- Wie groß sind in diesem Fall der Wert **m**, die Anzahl **i** der Adressleitungen zur Zeilenauswahl und die Anzahl **k** der Leitungen pro Spaltenbündel ?
- Skizzieren Sie ein Multiplexer-Schaltnetz zur Auswahl von jeweils genau 8 Speicherzellen (8 Bit Breite).