

**Puoi visualizzare l'anteprima del quiz, tuttavia se questo fosse un tentativo reale, non ti sarà possibile in quanto:**

Spiacente, il quiz non è disponibile

Il quiz è stato configurato per essere eseguito solamente utilizzando Safe Exam Browser. Non è possibile eseguirlo con un browser web standard.

You must use an approved version of Safe Exam Browser to attempt this quiz.

**Domanda 21**

Risposta non ancora data

Punteggio max.: 1,00

Il circuito della moltiplicazione firmware è un circuito

Scegli un'alternativa:

- ☐ di auto-selezione
- ☐ a-sincrono
- ☐ sequenziale
- ☐ combinatorio
- ☐ numerico

**Domanda 22**

Risposta non ancora data

Punteggio max.: 1,00

Date 20 diversi possibili valori di una variabile, quanti bit servono per codificare i diversi possibili valori?

Scegli un'alternativa:

- ☐ 3
- ☐ 4
- ☐ 16
- ☐ 6
- ☐ 5

**Domanda 23**

Risposta non ancora data

Punteggio max.: 1,00

Quali di queste affermazioni è vera?

Scegli un'alternativa:

- ☐ In un flip-flop di tipo D, la prima coppia di porte logiche vede l'ingresso D nel secondo semiperiodo del clock
- ☐ In un flip-flop di tipo D, la prima coppia di porte logiche vede l'ingresso D nel primo semiperiodo del clock
- ☐ In un flip-flop di tipo D, la prima coppia di porte logiche vede l'ingresso D sulla commutazione da basso a alto quando il flip-flop e' attivo basso
- ☐ In un flip-flop di tipo D, la prima coppia di porte logiche vede l'ingresso D per tutta la durata del clock
- ☐ In un flip-flop di tipo D, la prima coppia di porte logiche vede l'ingresso D sulla commutazione da basso a alto quando il flip-flop e' attivo alto

**Domanda 24**

Risposta non ancora data

Punteggio max.: 1,00

Un sommatore a propagazione di riporto su 8 bit, con cammino critico di 3 per ogni stadio, ha un cammino critico totale pari a

Scegli un'alternativa:

- ☐ 17
- ☐ 16
- ☐ 13
- ☐ 12
- ☐ 24

**Domanda 25**

Risposta non ancora data

Punteggio max.: 1,00

La somma in virgola mobile richiede un circuito

Scegli un'alternativa:

- ☐ che contiene una divisione intera
- ☐ che contiene una moltiplicazione intera
- ☐ sequenziale
- ☐ combinatorio
- ☐ sequenziale, che richiede un unico ciclo di clock

**Domanda 26**

Risposta non ancora data

Punteggio max.: 1,00

L'istruzione lw \$t1, 24(\$t0)

Scegli un'alternativa:

- ☐ Carica dalla memoria nel registro \$t0 il contenuto all'indirizzo: \$t1 + 24
- ☐ Carica dalla memoria nel registro \$t1 il contenuto all'indirizzo: {contenuto del registro \$t0 + 24}, {contenuto del registro \$t0 + 28}, {contenuto del registro \$t0 + 32}, {contenuto del registro \$t0 + 36}
- ☐ Carica dalla memoria nel registro \$t1 il contenuto all'indirizzo: \$t0 + 24
- ☐ Carica dalla memoria nel registro \$t1 il contenuto all'indirizzo: contenuto del registro \$t0 + 24
- ☐ Carica dalla memoria nel registro \$t1 il contenuto all'indirizzo: {contenuto del registro \$t0 + 24}, {contenuto del registro \$t0 + 25}, {contenuto del registro \$t0 + 26}, {contenuto del registro \$t0 + 27}

**Domanda 27**

Risposta non ancora data

Punteggio max.: 1,00

Una porta AND si può realizzare con porte NOR in questo modo

Scegli un'alternativa:

- ☐  $\text{nor}(\text{nor}(a,a)+\text{nor}(b,b))$
- ☐  $\text{nor}(\text{nor}(a,b),\text{nor}(a,b))$
- ☐  $\text{nor}(a+b)$
- ☐  $\text{nor}(a,b)$
- ☐ Non è possibile implementare una porta AND con porte NOR

Domanda **28**

Risposta non ancora data

Punteggio max.: 1,00

Data la tabella di verità in Figura 2, qual è la funzione logica a complessità minima?

a	b	c	y
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	X
1	0	1	0
1	1	0	X
1	1	1	0

Scegli un'alternativa:

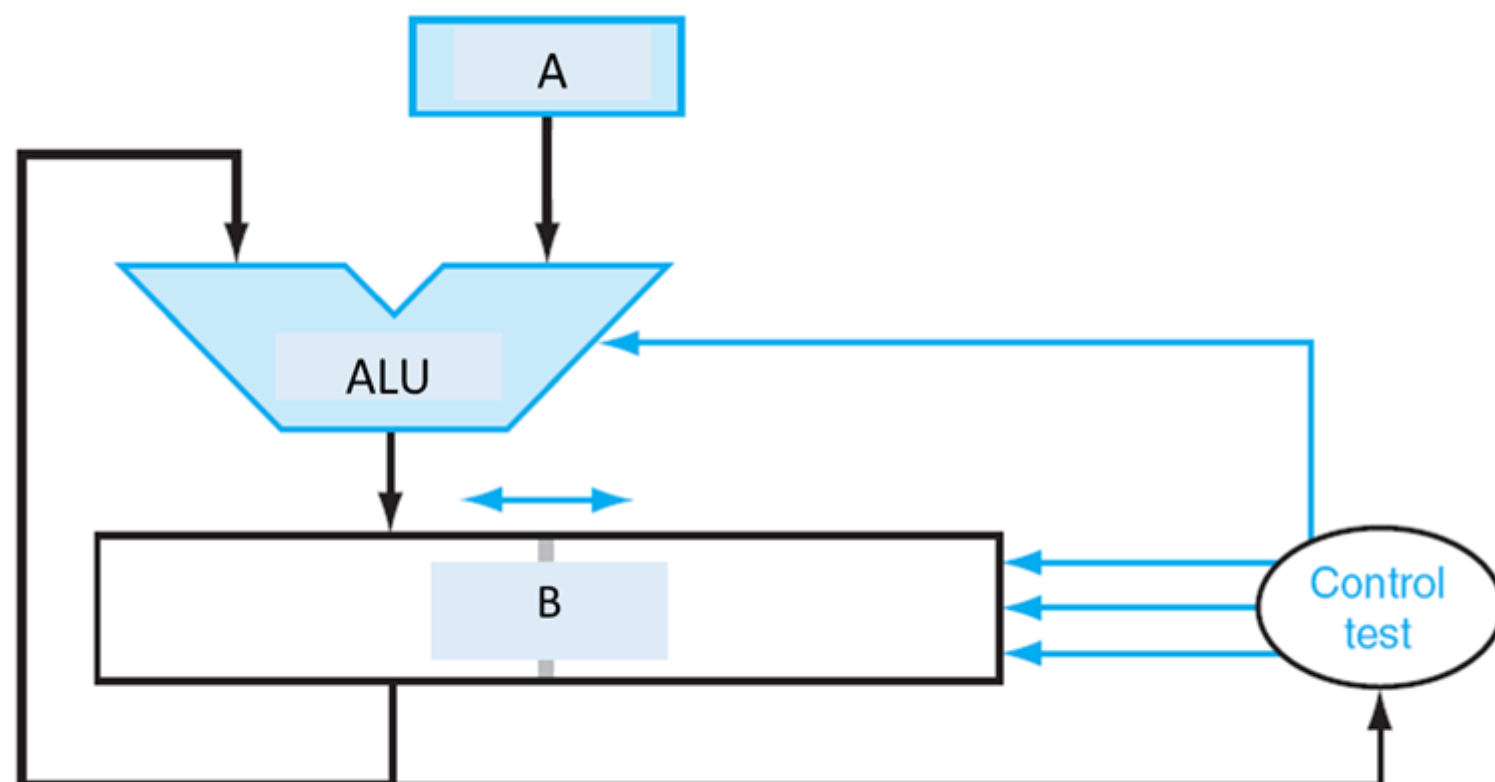
- ☐  $a(!c) + !(a)bc$
- ☐  $(ab) \text{ xor } c$
- ☐  $!a!b$
- ☐  $ab$
- ☐  $!a!bc$

**Domanda 29**

Risposta non ancora data

Punteggio max.: 1,00

Dato il circuito firmware in figura 1, indicare cosa contengono i registri A e B in una moltiplicazione firmware e dimensionarli, per architetture a 64 bit.



Scegli un'alternativa:

- ☐ A = Moltiplicando, 128 bit; B = Prodotto, 128 bit
- ☐ A = Moltiplicatore, 64 bit; B = [Prodotto | Moltiplicando], 128 bit
- ☐ A = Moltiplicando, 128 bit; B = [Prodotto, Moltiplicatore], 128 bit
- ☐ A = Moltiplicando, 64 bit; B = [Moltiplicatore | Prodotto], 128 bit
- ☐ A=Moltiplicando, 64 bit; B = [Prodotto | Moltiplicatore], 128 bit

**Domanda 30**

Risposta non ancora data

Punteggio max.: 1,00

Cosa rappresenta lo stato prossimo in una macchina a stati finiti?

Scegli un'alternativa:

- ☐ La situazione in cui si trova la macchina a seguito di un input in un certo stato
- ☐ La situazione in cui si trova la macchina a seguito di un input in un certo stato
- ☐ Lo stato con numero d'ordine precedente allo stato corrente
- ☐ Lo stato con numero d'ordine successivo allo stato corrente
- ☐ La situazione in cui si trova la macchina a seguito di un input