

*Cognome e nome dello studente:*

*Matricola:*

1. [4] Codificare in **notazione binaria IEEE754**, il numero decimale -12,75. La codifica risulterà esatta? Perché? Esprimere la risoluzione della codifica binaria IEEE754 su 32 bit. (La risoluzione è la distanza tra due numeri consecutivi codificati). Convertire il numero binario IEEE754 ottenuto in esadecimale. Scrivere in complemento a 2 su 8 bit la sottrazione espressa in base 10: -1 - 31 e calcolare il risultato in binario.
2. [9] Progettare e implementare una macchina a stati finiti che implementa la funzione “Search” in un testo scritto. La macchina scandisce il testo dall’inizio alla fine, leggendo un carattere alla volta, e segnala in uscita (con un 1) quando viene trovata la stringa “AA”. La macchina scorre il testo sequenzialmente, leggendo una lettera alla volta. La lettera può essere una qualsiasi lettera dell’alfabeto o uno spazio o un qualsiasi carattere di interpunkzione: “!”, “?”,... Si supponga che nello stato iniziale coincida con il carattere nullo:  $S_0 = ""$ . Si noti che **NON è richiesta la presenza di uno spazio** prima della coppia AA, mentre **è richiesto uno spazio dopo la coppia “AA”**. Quindi occorre riconoscere la stringa: “AA “.. Definire la macchina a stati finiti che controlla la macchina. Rappresentare la funzione stato prossimo come SOP, come PLA e come ROM. Semplificare il più possibile tutte le SOP. Quali specifiche occorre dare per le PLA e le ROM? Qual è l’implementazione più vantaggiosa? Cosa sono i mintermini di una funzione? Rappresentare la Macchina a Stati Finiti come Macchina di Huffman. Si possono calcolare il cammino critico e la complessità? Perché? Quanto valgono?
3. [8] Scrivere un algoritmo di moltiplicazione su 6 bit firmware binario a piacere e progettare il circuito firmware che implementa l’algoritmo. Dimensionare tutti i componenti e tutti i bus (cammini) interni. Costruire la macchina a stati finiti contenuta nell’unità di controllo del circuito disegnato. Come si può estendere il circuito per potere eseguire una divisione? Scrivere l’algoritmo firmware della divisione associata la circuito disegnato precentemente. Scrivere tutti i passi dell’algoritmo applicato alla divisione  $12 : 4$ , con numeri codificati su 4 bit. Spiegare come si determina il segno del quoziente e del resto in una divisione firmware.
5. [2] Cosa si intende per sommatore ad anticipazione di riporto e per sommatore a propagazione di riporto? Quali sono i vantaggi e svantaggi dei due sommatori?
6. [3] Progettare con le porte logiche un register file a 2 porte in ingresso, 2 porte in uscita con 3 registri da 2 bit. Quale sarà la complessità e cammino critico del circuito? E’ più opportuno utilizzare flip-flop o latch per i registri? Perché?
7. [4] Disegnare il circuito di un latch SR sincrono e definire cammino critico e complessità. Supponiamo che entrambi i suoi ingressi valgano 0, se la sua uscita vale 0 e vogliamo portarla a 1, quale degli ingressi deve commutare? Mostrare cosa succede con un diagramma temporale. Perché i latch sincroni vengono chiamati “trasparenti”? Come si può trasformare un latch SR in un latch di tipo D? Perché? Come si trasforma un latch SR sincrono in un flip-flop?
8. [3] Disegnare il ciclo di esecuzione di un’istruzione su un’architettura MIPS a singolo ciclo. Quante fasi si distinguono? Quando l’architettura capisce di che istruzione si tratta? I componenti appartenenti a quali fasi vengono configurati dall’unità di controllo? Perché? Cos’è un’ISA? Possono due CPU avere la stessa ISA? Due CPU diverse devono avere una ISA necessariamente diversa? Descrivere come viene suddivisa in modo logico per convenzione una memoria principale dai processori MIPS e quali sono le ragioni per la scelta dei confini dei diversi segmenti.
- 9?. [3] Supponiamo che l’istruzione corrente si trovi all’indirizzo 0x0000 0048, scrivere l’istruzione assembler e in linguaggio macchina che effettua il salto incondizionato (jump, codice operativo = 2) all’indirizzo: 0x0000 4000. E’ possibile utilizzare un’istruzione di branch per saltare allo stesso indirizzo? Perché? Scrivere l’istruzione assembler di branch che si trova all’indirizzo 0x0000 0048, e che effettua il saldo condizionato allo stesso indirizzo 0x00000048, e tradurla in linguaggio macchina. Si scelgano due registri a piacere.