

Puoi visualizzare l'anteprima del quiz, tuttavia se questo fosse un tentativo reale, non ti sarà possibile in quanto:

Spiacente, il quiz non è disponibile

Il quiz è stato configurato per essere eseguito solamente utilizzando Safe Exam Browser. Non è possibile eseguirlo con un browser web standard.

You must use an approved version of Safe Exam Browser to attempt this quiz.

**Domanda 1**

Risposta non ancora data

Punteggio max.: 1,00

Un'ISA è

Scegli un'alternativa:

- l'insieme delle istruzioni e come sono codificate
- è il modo per specificare come le istruzioni vengono eseguite
- specifica i bit per l'UC
- l'insieme delle istruzioni
- l'insieme dei codici operativi

**Domanda 2**

Risposta non ancora data

Punteggio max.: 1,00

Le funzioni stato prossimo e uscita di una macchina a stati finiti sono funzioni

Scegli un'alternativa:

- Lo stato prossimo è una funzione combinatoria, la funzione di uscita è una funzione sequenziale
- dipende
- combinatorie
- lo stato prossimo è una funzione sequenziale, l'uscita è una funzione combinatoria
- sequenziali

**Domanda 3**

Risposta non ancora data

Punteggio max.: 1,00

Il numero codificato in binario IEEE754 come 1100 0000 0000 0000 0000 0000 0000 0000 è corrispondente al numero decimale

Scegli un'alternativa:

- 01/02/2023 00:00:00
- 0,5
- 128
- 2
- 0,25

**Domanda 4**

Risposta non ancora data

Punteggio max.: 1,00

Cosa rappresenta lo stato in una macchina a stati finiti?

Scegli un'alternativa:

- un input
- la variabile più ampia
- l'input all'UC
- un output
- la situazione attuale del sistema

**Domanda 5**

Risposta non ancora data

Punteggio max.:  
1,00

Sia  $\text{Rip}(a,b)$  la funzione che calcola il riporto della somma di due numeri binari  $a$  e  $b$  e  $\text{Sum}(x, y, z)$  la somma binaria dei 3 numeri  $x, y$ , e  $z$ , il secondo termine (di peso 21) del prodotto di 2 numeri binari su  $N$  bit:  $A = \{aN-1, aN-2, \dots, a_1, a_0\}$  e  $B = \{bN-1, bN-2, \dots, b_1, b_0\}$  viene calcolato come:

Scegli un'alternativa:

- $\text{Sum}(a_1b_0, a_0b_1, \text{Sum}(a_0, b_0))$
- $\text{Sum}(a_0b_0, a_1b_1)$
- $\text{Sum}(\text{Sum}(a_1b_0, a_0b_1), \text{Rip}(a_1, b_1))$
- $\text{Sum}(\text{Sum}(a_1b_1, a_0b_0), \text{Rip}(a_0, b_0))$
- $\text{Sum}(a_1b_0, a_0b_1, \text{Rip}(a_0, b_0))$

**Domanda 6**

Risposta non ancora data

Punteggio max.:  
1,00

Dato un latch SR, quali valori devono assumere SR per ottenere una transizione dell'uscita da 1 a 0?

Scegli un'alternativa:

- $R=0$
- $R = 1, S = 0$
- $R=1$
- $R=1, S=X$
- $S=0$

**Domanda 7**

Risposta non ancora data

Punteggio max.:  
1,00

Quale di queste funzioni logiche è compatibile con la tabella di verità in Figura 2?

Scegli un'alternativa:

- $a(\neg c) + \neg(a)b(\neg c)$
- $(ab) \text{ xor } c$
- $(\neg b)(a \text{ xor } c)$
- $ab$
- $\neg a \neg b$

**Domanda 8**

Risposta non ancora data

Punteggio max.:  
1,00

La funzione  $y = ABC + AB + A$  è uguale a

Scegli un'alternativa:

- $A + B + C$
- $AB + C$
- $ABC$
- $A$
- $AB$

**Domanda 9**

Risposta non ancora data

Punteggio max.: 1,00

L'istruzione 0x0100 beq \$s2, \$s1, 64, salta all'istruzione che ha indirizzo

Scegli un'alternativa:

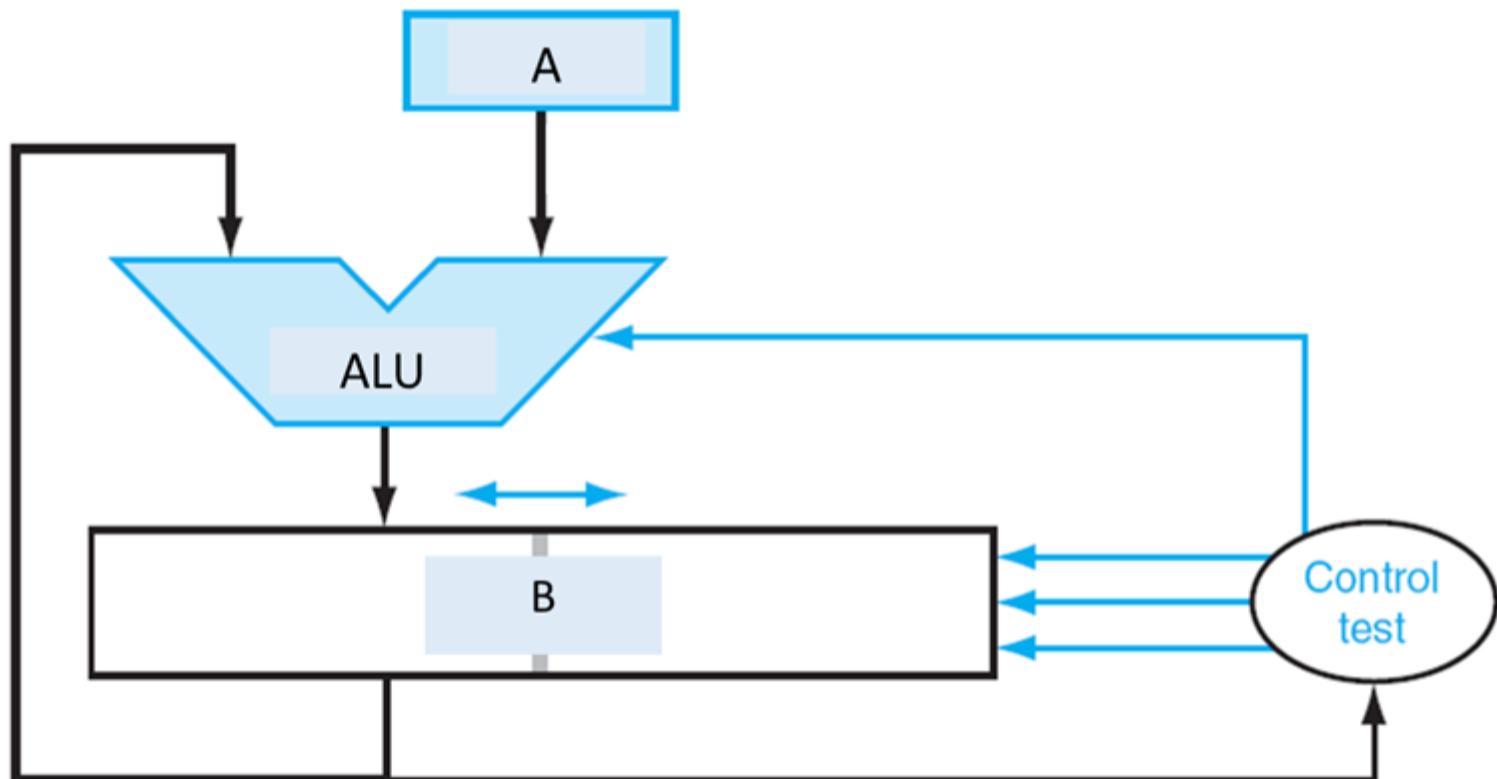
- Dipende dal contenuto del PC
- 168
- 164
- 140H
- 0x0144

**Domanda 10**

Risposta non ancora data

Punteggio max.: 1,00

Dato il circuito firmware in figura 1, indicare cosa contengono i registri A e B in una divisione firmware e dimensionarli, per architetture a 64 bit.



Scegli un'alternativa:

- A=Divisore, 64 bit; B = [Resto | Dividendo], 128 bit
- A = Dividendo, 64 bit; B = [Divisore | Resto], 64 bit
- A = Dividendo, 64 bit; B = [Resto | Divisore], 64 bit
- A = Dividendo, 64 bit; B = [Resto | Divisore], 128 bit
- A = Dividendo, 64 bit; B = Risultato, 64 bit