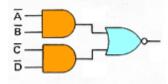


EJERCICIOS DE PRÁCTICA – Unidad 1 (Semana 1)

- 1) Halla, en caso de que existan, los valores de la variable x que satisfacen las siguientes ecuaciones:
 - a) x.1 = 0
- b) x + x = 0
- c) x.1 = x
- d) $x.\bar{x}=1$
- 2) Simplifica las siguientes expresiones utilizando las leyes del álgebra de Boole. Indica en cada paso el nombre de la ley aplicada.
 - a) $A.B + A.\overline{B}$
 - b) (A + B).(A + C)
 - c) $(A + B). (A + \bar{B})$
 - d) $A.B.C + A.B.\overline{C} + A.B.C + A.\overline{B}.C$
 - e) A.B.C + A.C + C
- 3) Demuestra que: $\overline{A.B+A.C}+\overline{A}.\overline{B}.C=\overline{A}+\overline{B}.\overline{C}^{\ i}$
- 4) Determina la función booleana correspondiente al siguiente circuito lógico y luego simplifica la expresión utilizando las leyes del álgebra de Boole.



5) ¿Cuál es la salida del siguiente circuito? Traza las señales a través de las compuertas (mostrar los pasos intermedios). Luego, escribe la tabla de verdad correspondiente al circuito.
a)

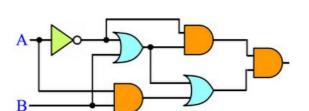
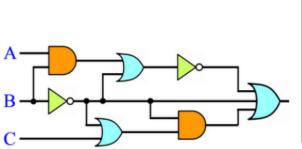


Tabla de verdad:

Α	В	SALIDA
0	0	
0	1	
1	0	
1	1	

b)

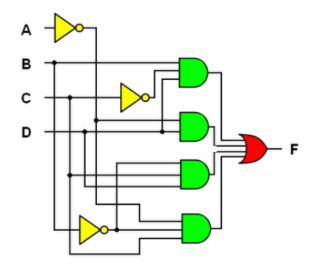
Tabla de verdad:



Α	В	С	SALIDA
0	0	0	
0	0	1	
0	1	0	
0	1	1	
1	0	0	
1	0	1	
1	1	0	
1	1	1	



6) ¿Cuál es la salida booleana del siguiente circuito lógico?



- 7) Dibuja el circuito lógico correspondiente a cada función de salida:
 - a) $A.B + \bar{A}.\bar{B}$
 - b) $\overline{A.B+C.D}$
 - c) $(A+B) \cdot \overline{A \cdot B} \cdot (A+\overline{B})$
- 8) Dadas las siguientes funciones booleanas (entregar solo el ítem que te corresponde):

I.
$$\bar{A}.B + \overline{A+B}.B$$

II.
$$\overline{A.B}.A + \overline{A}.B$$

III.
$$\bar{A}.(\bar{B}+A.B)$$

- a) Representa gráficamente el circuito lógico correspondiente a la función dada.
- b) Simplifica la expresión utilizando las leyes del álgebra de Boole, indicando en cada paso la ley aplicada.
- c) Dibuja el circuito lógico de la función reducida y compáralo con el circuito original. ¿Qué diferencia podés observar? ¿Cuál es la importancia de simplificar expresiones booleanas al diseñar circuitos lógicos?
- d) Comprueba que ambas expresiones (la original y la reducida) son equivalentes construyendo sus respectivas tablas de verdad. Muestra todos los cálculos que realizas para completar la tabla.

Modelo de cada tabla:

Α	В	SALIDA
0	0	
0	1	
1	0	
1	1	



Autocontrol Electronics MX. (2020, 6 may). 1 2 Álgebra de Boole EJERCICIO 10. YouTube. https://www.youtube.com/watch?v=uPapHdG_0Jc

Resolución Ejercicio N°3: