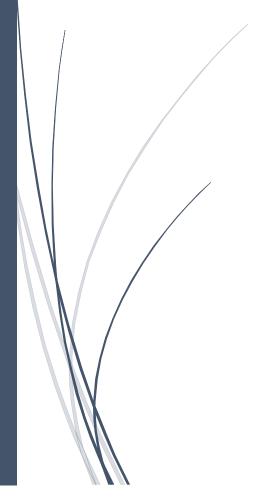
30/12/2020

Generazione e

Progetto Parallel Algorithm A.A 20/21



Loris Cino

Indice

- 1. Introduzione al problema.
- 2. Come usare il programma
- 3. Tecnica usata
- 4. Implementazione
 - 4.1. Funzione che verifica l'unicità del numero nelle righe/colonne
 - 4.2. Funzione che verifica le regole di adiacenza
 - 4.3. Funzione di verifica delle regole
 - 4.4. Funzione di backtracking
 - 4.4.1. Per la generazione
 - 4.4.2. Per la verifica
- 5. Parallelizzazione
- 6. Terminazione
- 7. Analisi
 - 7.1. Algoritmo verifica regola righe/colonne
 - 7.2. Algoritmo verifica regola di adiacenza
 - 7.3.Conclusioni
- 8. Risultati
- 9. Lavori futuri

Introduzione al problema

L'Hitori è un rompicapo giapponese per certi versi simile al Sudoku. Alla sua base ci sono sostanzialmente tre regole:

- Non possono esserci numeri ripetuti in ciascuna riga o colonna.
- Non possono esserci due caselle annerite adiacenti.
- I bianchi devono essere connessi tra di loro. Non possono esserci bianchi isolati.

Lo scopo del gioco è annerire delle caselle per fare in modo che queste tre regole siano rispettate.

1	5	3	1	2
5	4	1	3	4
5	4	3	1	24534
4	4	2	3	3
2	1	5	4	4

Figura 1: esempio di puzzle Hitori

I numeri ammessi sono da 1 sino alla dimensione del puzzle, nell'esempio 5.

Come usare il programma

Un esempio di utilizzo del programma è il seguente:

Il programma può essere lanciato solo attraverso *mpirun* specificando un numero di processori che sia un quadrato perfetto. Il programma riceve in input due argomenti:

- -f (opzionale) attraverso il quale è possibile specificare il percorso del file dal quale prendere la matrice da risolvere. Se non è specificato il programma aspetterà l'inserimento della matrice da stdin.
- -s (obbligatorio) attraverso il quale è possibile specificare la dimensione del puzzle.

Per maggiori informazioni riguardanti gli altri file presenti nel progetto leggere il file *readme*.

Tecnica usata

Per risolvere il problema è stata utilizzata una tecnica di programmazione chiamata **Backtracking**. Questa tecnica consiste nel rappresentare tutte le possibili soluzioni in un albero e attraversarle fino ad ottenere una soluzione eliminando i rami che non rispettano i vincoli del problema.

procedure Explore(node n)

if Reject(n) then return

if Complete(n) then

Output(n)

for n_i : Children(n) do Explore(n_i)

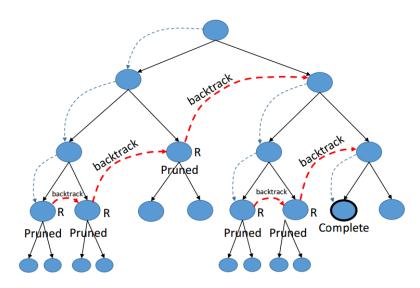


Figura 2: Pseudocodice e grafo backtracking preso da https://www.researchgate.net/figure/Backtracking-algorithm-taken-from-1 fig2 316610194

Questa tecnica è stata utilizzata in entrambi i casi, sia per la verifica che per la generazione di un puzzle risolvibile. Nel primo caso mi limito ad applicare le regole per trovare la soluzione. Nel secondo caso, invece, modifico anche i numeri presenti all'interno del puzzle per trovare un puzzle risolvibile secondo i vincoli del gioco.

Per generare un puzzle Hitori ogni nodo padre avrà 2xN nodi figli, dove N è la dimensione del puzzle in quanto in ogni casella è possibile avere N numeri ed ognuno di questi numeri può essere, nella soluzione, annerito o meno. Mentre nella verifica ogni nodo padre avrà solo due nodi figli in quanto il numero all'interno delle caselle è fissato.

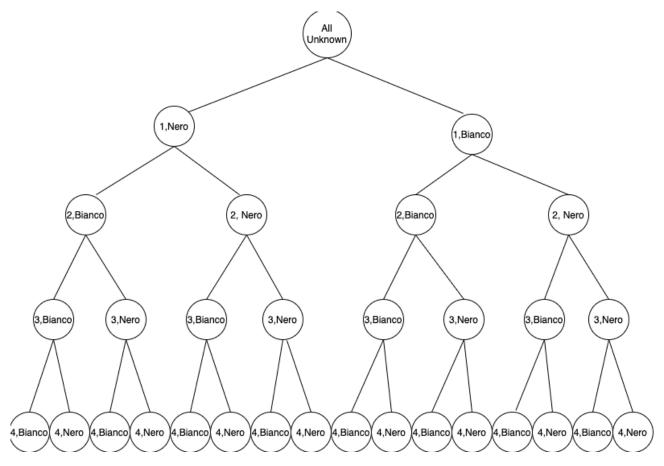


Figura 3: Esempio di un albero per la verifica di un puzzle 2x2

Come si può già dedurre il numero di nodi è enorme in entrambi i casi, è un numero esponenziale rispetto alla grandezza del puzzle. Nel primo caso ci saranno 2^{N^2} nodi generati ma applicando le regole del gioco, la maggior parte dei rami verrà potato e di conseguenza, per quanto scritto nell'articolo V.N.Rao and V.Kumar, "On the efficiency of parallel backtracking," in IEEE Transactions on Parallel and Distributed Systems, vol. 4, no. 4, pp. 427-437, April 1993, doi: 10.1109/71.219757, la complessità dell'algoritmo risulterà essere polinomiale.

Per quanto riguarda l'occupazione di memoria questo algoritmo risulta essere molto efficiente, con una implementazione ricorsiva viene impiegata solo una quantità di memoria lineare rispetto alla profondità del grafo. Anche dal punto di vista del calcolo, matrici di dimensione 100x100 ed anche oltre, possono essere generate e anche risolte in pochi secondi, come si vedrà dopo.

Implementazione

Il puzzle è stato modellato come una matrice di *block*, cioè un tipo di dato composto da due valori, uno *short int* e *char*. Il primo contiene il numero della casella corrispondente mentre il secondo conterrà lo stato della cella, cioè *b* se la casella sarà annerita, *w* se la casella è bianca, *u* se non si sa ancora lo stato della casella.

Funzione che verifica l'unicità del numero nelle righe/colonne

Questa funzione si occupa di verificare che non vi siano due bianchi nella stessa riga -o colonna- con lo stesso valore. Inoltre, se vi è una casella bianca con un determinato valore, annerisce tutte le caselle con lo stesso numero che hanno stato sconosciuto.

Funzione che verifica le regole di adiacenza

Semplicemente verifica che non ci siano due neri adiacenti e richiama un'altra funzione che si occupa di verificare che tutti i bianchi siano collegati.

La funzione che verifica che tutte le celle bianche siano connesse è stata risolta immaginando di affrontare il problema di verifica che un grafo -composto solo dalle celle bianche- sia connesso. Si utilizza una ricerca del tipo DFS partendo dalla prima cella bianca che si trova, una volta esplorato l'intero grafo, se non tutti i bianchi sono stati raggiunti da questa esplorazione, l'algoritmo ritornerà -1.

Funzione di verifica delle regole

Questa funzione si occupa di verificare che tutte le regole siano rispettate e itera l'applicazione delle regole fino a quando non vi sono più variazioni nella tabella.

Tutte le funzioni viste fino ad ora ritornano -1 nel caso in cui una o più regole non siano rispettate.

Funzione di backtracking

Semplicemente implementa la tecnica di backtracking e si occupa di tenere il conto di quante caselle con stato sconosciuto sono rimaste, senza doverle contare ogni volta.

Parallelizzazione

Sono stati implementati due approcci, uno che rendeva parallela la ricerca nell'albero tramite backtracking (suggerito dal libro) ed un altro basato sulla suddivisione in blocchi e righe della matrice.

Il suggerimento del libro di testo era quello di effettuare il calcolo in maniera uguale fino ad un certo punto e successivamente dividere i rami tra i vari processi.

L'approccio seguito per la generazione è leggermente diverso in quanto, senza effettuare nessun calcolo, sono state fissati i valori di un certo numero di caselle e i diversi rami assegnati ai processi differiscono nei valori presenti in queste caselle.

1	4	3	1	2
5	4	1	3	4
3	4	3	1	5
4	4	2	3	3
2	1	5	4	4

1	5	3	1	2
5	4	1	3	4
3	4	3	1	5
4	4	2	3	3
2	1	5	4	4

Figura 4Rami diverso nella generazione

Per il caso della verifica l'approccio seguito è molto simile solo che non si bloccano i valori delle celle ma si blocca il colore della cella: se bianco o nero.

1	5	3	1	2
5	4	1	3	4
3	4	3	1	5
4	4	2	3	3
2	1	5	4	4

1	5	3	1	2
5	4	1	3	4
3	4	3	1	5
4	4	2	3	3
2	1	5	4	4

Figura 5Esempi di rami differenti per la verifica

Per evitare che il programma trovi sempre lo stesso puzzle i valori delle caselle bloccati (o lo stato delle caselle bloccate) sono state codificate in un intero. Ognuno di questi numeri rappresenta un sotto-ramo da analizzare. Tutti questi interi sono stati inseriti in un vettore e vengono estratti in ordine casuale.

Per evitare una distribuzione non uniforme del carico di lavoro dovuto ad una diversa complessità dei rami, si è assegnato un numero molto grande di rami per processo.

Questo metodo purtroppo ha fallito in quanto i rami non conformi alle regole venivano subito potati mentre il ramo con la soluzione richiedeva lo stesso numero di calcoli.

Successivamente si è applicata una parallelizzazione differente basata sulla suddivisione della matrice. Per applicare la regola delle righe si è effettuata una suddivisione a righe della matrice, assegnando circa n/p righe ad ogni processo.

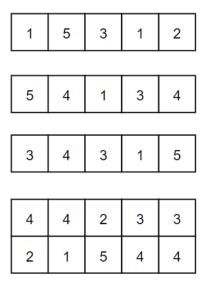


Figura 6Suddivisione esempio per righe

Per quanto riguarda le colonne si è fatta la stessa cosa ma i vari processi, quando vanno a ricevere le proprie colonne, le salvano come se fossero righe, ciò ha permesso di aumentare il **cache hit rate** e di avere performance, come si vedrà, **superlineari**.

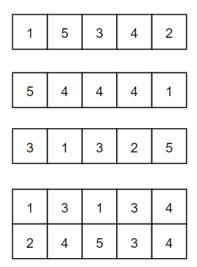


Figura 7Suddivisione esempio per colonne

Per quanto riguarda la applicazione delle regole di adiacenza si è preferito optare per una suddivisione a blocchi. I blocchi sono stati creati con due righe e due colonne in più, per permettere lo scambio dei bordi.

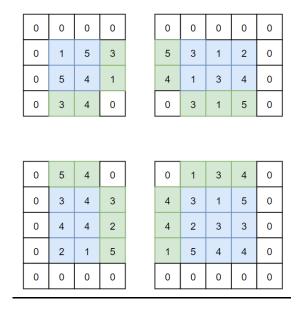


Figura 8 Suddivisione a blocchi, bordi in blu e bordi in verde

Mentre la funzione che verifica l'adiacenza delle celle bianche è eseguita in sequenziale, solo dal primo processo, in quanto non è stata trovata nessuna parallelizzazione efficiente per risolvere questo problema.

Terminazione (parallel backtracking)

Nel primo caso, quello suggerito dal libro, quando un processo trova una soluzione deve avvertire gli altri processi che possono terminare i loro calcoli in quanto il problema è stato risolto.

Nel caso in cui due processi trovino in tempi molto ravvicinati la soluzione può succedere che un processo, che ha in coda dei messaggi non letti, invochi la funzione *MPI_finalize* e ciò porta ad una terminazione del programma con errori. Per evitare ció è stato utilizzato *l'anello Dijkstra* in una versione leggermente semplificata

Analisi

L'analisi verrà fatta algoritmo per algoritmo e successivamente si uniranno i risultati. Di seguito le varie n sarà la dimensione della matrice, p è invece il numero dei processi. Mentre λ è la latenza per l'invio del messaggio, B è la dimensione della struttura block e β è la bandwidth della rete.

Algoritmo verifica regola righe/colonne

In sequenziale, per la verifica della regola di unicità la complessità è:

$$\theta(n^3) = n \cdot n \cdot 2(n-1)$$

In quanto ci sono n righe/colonne con n caselle ciascuna e, per ogni casella, dovranno essere fatti 2(n-1) confronti (il due poiché i confronti vanno fatti sia per le righe che per le colonne). Nell'algoritmo in parallelo abbiamo invece:

$$T_{p} = \left\lceil \frac{n}{p} \right\rceil \cdot n^{2} + 2 \cdot p \cdot \left(\left\lceil \frac{n}{p} \right\rceil \right) \cdot n \cdot \frac{B}{\beta}$$

Questo poiché è stata scelta una decomposizione a righe. Ogni processo dovrà analizzare al più $\left\lceil \frac{n}{p} \right\rceil$ righe/colonne, il restante termine è legato al tempo necessario per inviare le righe ai vari processi e per rispedirle, una volta verificate le regole, al processo 0. Il tempo aggiuntivo introdotto dalla latenza è considerato trascurabile in quanto minore di quello introdotto per la trasmissione dei dati.

Di conseguenza l'overhead è dato da:

$$T_O = pT_p - T_1 = n_T^3 2\rho n^2 - n^3 = 2pn^2$$

Di conseguenza avremo che le funzioni di isoefficienza rispetto la memoria e la funzione vera di isoefficienza sono rispettivamente:

$$\frac{M(Cp^2)}{p} = Cp \ n^3 \ge C^3 p^3$$

L'algoritmo non risulta essere scalabile.

Algoritmo verifica regola di adiacenza

Per verificare che non ci siano due caselle nere adiacenti in sequenziale la complessità computazionale è:

$$\theta(n^2) = n^2 \cdot 4$$

Poiché il controllo va effettuato per ogni cella e ci sono n^2 celle. Ogni cella richiede di effettuare 4 controlli, ognuno per ogni vicino. In questo caso, invece si è scelta una decomposizione a blocchi, il tempo parallelo sarà invece dato da:

$$T_p = \frac{n}{\sqrt{p}} \cdot \frac{n}{\sqrt{p}} \cdot 4 + 2 \cdot p \frac{n^2}{p} \frac{B}{\beta} + 4 \frac{n}{\sqrt{p}} \frac{B}{\beta}$$

Il primo termine è dovuto al calcolo, mentre, il secondo e il terzo sono dovuti al tempo necessario al processo 0 per inviare e ricevere l'intera matrice. Il quarto e il quinto termine invece sono dovuti allo scambio dei bordi tra i vari processi.

Di conseguenza l'overhead sarà:

$$T_O = n^2 + pn^2 - n^2 = pn^2$$

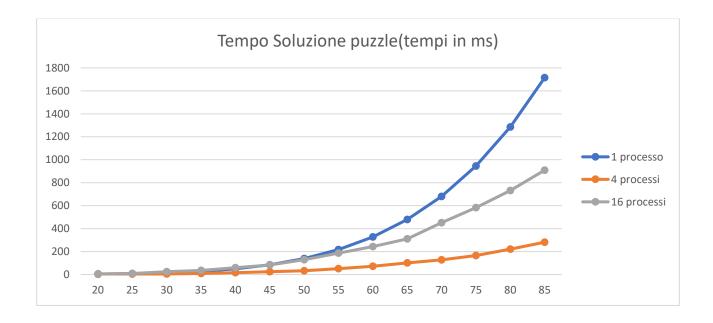
Questo è uno di quei casi in cui la matematica non è d'aiuto.

Conclusioni

Da i risultati ottenuti e considerando anche che una delle tre funzioni viene eseguita completamente in sequenziale l'algoritmo non potrà avere delle performance ottimali. I risultati ottenuti nelle prove pratiche si spiegano solo ipotizzando che con quattro soli processori non si possono evidenziare i problemi dell'algoritmo.

Risultati

Come si è già detto si sono avuti risultati superlineari grazie ad una migliore ottimizzazione della cache.



I risultati riportano la media di 10 esecuzioni con 1, 4, 16 processori nella soluzione di puzzle di varie dimensioni da 20x20 fino a 85x85. Fino a matrici 40x40 non vi sono grosse differenze, si ha comunque uno speedup lineare ma, poiché tempi di calcolo sono di pochi millisecondi, non si apprezza nessuna differenza significativa, mentre per matrici di dimensioni 85x85 si ha addirittura uno speedup doppio rispetto a quello lineare.

La macchina su cui sono stati effettuati i test ha meno di 16 processori ed è per questo che si ha un peggioramento delle performance dell'algoritmo in quelle esecuzioni. Proprio per i pochi processori a disposizione della macchina su cui sono stati effettuati i test non si è verificato nessun fenomeno di decadimento delle performance all'aumentare dei processi utilizzati dovuta al fatto che, indipendentemente dal numero di processi utilizzati, la funzione che verifica la terza regola del gioco -connessione dei bianchi- è eseguita in sequenziale.

Probabilmente, aumentando il numero di processori, le performance peggiorerebbero

Lavori futuri

Ci sono vari possibili miglioramenti da poter fare al programma. Primo tra tutti trovare un algoritmo parallelo capace di verificare in maniera efficiente che tutti i bianchi siano connessi.

Effettuare uno *scaling down* dei task per poter avere un numero di processi che non sia obbligatoriamente un quadrato perfetto.