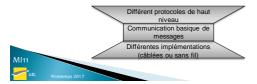
	MI11	
	Systèmes temps réel critique	
	Jérôme De Miras	
MI11	Poste : 59 02 e-Mail : demiras@hds.utc.fr 1	
	Communications	
	temps réel	
MI11	2	
	Exigences	
	LAIgences	
MI11	3	
dic dic		

Exigences (1)	
<ul> <li>Latence du protocole</li> <li>Gigue minimale</li> <li>Latence faible et connue</li> <li>Livraison simultanée en multicast</li> </ul>	
□ Composabilité □ Encapsulation temporelle (pare feu temporel) □ Pas de signaux qui traversent les CNI □ Propriétés temporelles séparées entre CNI et hôte □ Aider le client et le serveur □ CS exerce un contrôle du flux des requêtes	
<ul> <li>Flexibilité</li> <li>Support de différentes configurations qui peuvent changer au cours du temps</li> <li>Message sporadiques urgent avec un délai minimal</li> </ul>	
ulc Printemps 2017	
F : (2)	
Exigences (2)	
<ul> <li>Détection d'erreurs</li> <li>Détection et correction d'erreur sans gigue</li> <li>Sinon avertissement de l'émetteur et des autres clients</li> </ul>	
<ul> <li>Gérer les blackout (EMI) : détection et reprise</li> <li>Détection des erreurs de nœuds (Membership Service)</li> </ul>	
<ul> <li>Accusé de réception de bout en bout</li> <li>La validation d'une action peut apparaître sur un autre nœud</li> <li>L'action d'un actionneur doit être vérifiée (ex : Three Mile Island Nuclear Reactor #2, 28 mars 1979)</li> </ul>	
utc Printemps 2017	
/maemps 2017	
Structure physique	
□ Point à point □ Onéreux □ Trop de ports et de câbles	
- 2	
<ul> <li>Bus ou anneau :</li> <li>dépend de la technologie de câblage</li> <li>Bus : paire torsadée</li> <li>Anneau : fibre optique</li> </ul>	
□ Eloignement physique des SRU d'une FTU □ Augmente le câblage	
Renforce la sureté en cas de dommage physique	
MI11	

Eléments de conception

#### Modèle « waistline »

- □ Abstraction simple décrivant le service basique de transport de messages (BTMS) remplissant les exigences citées
  - □ Système unidirectionnel pour qu'une faute du récepteur n'impacte pas l'émetteur
  - □ Notion proche du service datagramme, les exigences temporelles en plus



# Propriétés temporelles du BTMS

En fonction	des p	ropriétés	temporelles	on	distingue
trois types (	de me	ssages			

- Messages Event-Triggered

  - Produits sporadiquement
     Pas de garanties temporelles entre émission et réception
     Possibilité de dépassement de la capacité de transmission
- Messages Rate-Constrained
  - □ Produits sporadiquement avec une limite de fréquence
  - ☐ Garantie de ne pas dépasser un pire cas de latence de transport
- Gigue dépendante de la charge du réseau
   Messages Time-Triggered
- - Acceptation mutuelle par l'émetteur et le récepteur des instants d'émission et de réception
  - □ Garantie des instants de réception



Limitations physiques de performances	
□ Bande passante	
<ul> <li>Délai de propagation</li> <li>Temps mis par un bit pour parcourir toute la longueur du réseau (2/3 vitesse de la lumière)</li> <li>Permet de définir la longueur du canal en bits (bl) dans le délai de propagation</li> </ul>	
<ul> <li>L'efficacité en donnée d'un bus est déterminée par la nécessité de laisser au moins un délai de propagation entre chaque message</li> </ul>	
efficacité $< m/(m+bl)$	
m : taille du message en bit	
MI11  tuto Printemps 2017	
Printenps 2017	
Contrôle de flux	
Candan la sur chua vication antre émattaure et	
<ul> <li>Garder la synchronisation entre émetteurs et récepteurs</li> </ul>	
☐ Généralement le récepteur contrôle la vitesse	
maximum de transmission	
□ 3 types de contrôle	
□ Back-pressure	
□ Explicite □ implicite	
MI11	
ulc Printemps 2017	
Contrôle de flux back-pressure	
μ	
<ul> <li>Le canal est occupé et un émetteur est obligé de retarder son émission</li> </ul>	
<ul><li>Ex : bus CAN</li><li>Aucun accès autorisé à un émetteur si une émission</li></ul>	
est déjà en cours	
Miss	
Mlt1	

Contrôle de flux explicite	
<ul> <li>Récepteur envoie une message explicite à l'émetteur</li> <li>Suppose que l'émetteur est dans la sphère de contrôle du récepteur</li> </ul>	
■ Ex: accusé de réception positif ou retransmission (protocole PAR) ■ Triggué par événement ■ Le client de l'émetteur initie la communication ■ Le récepteur peut retarder l'émission via le canal bidirectionnel de communication ■ Une erreur est détectée par l'émetteur ; le récepteur ne sait pas qu'une erreur est survenue ■ Une redondance temporelle est utilisée pour corriger les erreurs de com.  ✓ de la latence de com.	
MIII  utc Printenps 2017	
Contrôle de flux implicite	
□ Tout est défini à priori	
<ul> <li>Les points temporels d'envoi sont connus des deux parties à l'avance</li> <li>Le récepteur détecte une erreur si aucun message n'est là au temps convenu</li> </ul>	
<ul><li>Redondance active par envoi multiple</li><li>Si possible sur plusieurs canaux</li></ul>	
<ul> <li>Communication unidirectionnelle</li> <li>Pas de réponse</li> </ul>	
MI11  utc Printemps 2017	
Trashing  Décroissance abrupte de fonctionnalité avec la charge	
(ex : bouchon sur la route)  Charge CPU  Saturation  Saturation	
Idéal contrôlé  Trashing Charge demandée	
l 100 %  Toujours avoir un système exempt de trashing point	
□ Causes possibles □ Le mécanisme de répétition dans un protocole PAR □ Services dans l'OS □ ✓ charge	
<ul> <li>Dobligation de boucler le système explicite pour diminuer la expression » suffisamment tôt</li> </ul>	
15	

# Contrôle de flux et système TR

caractéristiques	Contrôle explicite	Contrôle implicite	Système TR dur			
Signal de contrôle	Récepteur contrôle événements d'envoi de l'émetteur	Généré par le passage du temps	Récepteur possiblement hors sphère de contrôle émetteur			
Détection d'erreurs	Emetteur	Récepteur	Récepteur			
Sujet au trashing	Oui	Non	A éviter			
Multicast	Difficile	Oui	Requis			
<ul> <li>□ Ex: 8 Aout 1993</li> <li>□ prototype d'avion « fly by wire » s'écrase</li> <li>□ Réponse trop lente aux ordres du pilote</li> <li>□ L'interfaçage entre les deux types n'est pas simple</li> <li>□ Ex: implicite → explicite</li> </ul>						
nécessité de buffériser : quelle taille ?						

# OSI pour TR?

16



# Modèle de référence OSI

□ 1 couche : 1 aspect particulier du problème de communication Application Présentation Session Transport ☐ Les piles de protocole PAR sont réseau basées sur ce principe Liaison données Les 2 partenaires maintiennent une connexion point à point Physique Les messages sont ET Contrôle de flux explicite : retransmission en cas d'erreur □ Latence faible et gigue réduite ne sont pas des exigences



#### **ATM**

- ☐ Asynchronous Transfert Mode
- Développé pour effectuer des communications TR avec peu de gigue sur des réseaux haut débit
   Paquet de taille fixe: 53 octets
   Entête: 5 octets (contrôle et routage)
   Transfert en mode Time Division Multiplexing (TDM)

Cellule (53 octets)						
Entête (5octets) Data						
Generic flow control	Channel identifier	Paylod type identifier	Cell loss priority	Header checksum	Payload	
4 bits	24 bits	2 bits	2 bits	8 bits	48 octets	

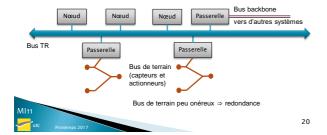


# Architecture de communication TR

- □ 3 réseaux différents :
  - □ Bus de terrain
    □ Réseau TR

    Fourniture de réponses temporelles garanties

  - Réseau « backbone »



# Comparaison réseaux

21

caractéristiques	Bus de terrain	Réseau TR	Réseau backbone
Sémantique message	état	état	événement
Contrôle latence/gigue	Oui	Oui	Non
Taille données typique	1-6 octets	6-12 octets	>100 octets
Synchronisation horloge	Oui	Oui	Optionnel
Tolérance aux fautes	Limitée	Oui	Limitée
Membership service	Possible	Oui	Possible
Topologie	Multicast	Multicast	Point à point
Contrôle du SC	Multi-maître	Distribué	Central ou distribué
Contrôle de flux	Implicite	Implicite	Explicite
Coût has	Très important	Important	Peu important



# Conflits de design de protocoles Conflits Contrôle externe contre composabilité Dans le domaine temporelle Spécification temporelle complète Pas de modification de propriétés individuelles après ajout de nouveaux nœuds □ Tests individuels des nœuds Flexibilité contre <u>détection d'erreurs</u> Besoin d'une connaissance à priori Données sporadiques contre données périodiques Les objectifs de qualité ne peuvent être atteints pour les deux types simultanément Contrôle centralisé contre tolérances aux fautes Accès probabiliste contre déterminisme Les arbitrages (protocole PAR) contrarie la possibilité d'obtenir un comportement prédictible 23 **Protocoles**

# **Event Triggered communication**

# □ CSMA : Carrier Sense Multiple Access □ CSMA/CD-LON : Collision Detection (Ethernet) □ Utilisation d'un générateur de nombres aléatoires □ CSMA/CA : Collision Avoidance □ « bit arbitration » pour empêcher les collisions □ Ex : CAN (Control Area Network développé par Bosch) □ Etat dominant « 0 » □ État récessif « 1 » Field Arbitration Control Data field CRC A EOF □ bits 11 6 0-64 16 2 7

# Rate-Constrained communication (1)

- □ Token-ring (Prifibus)
  - □ Système avec un message spécial : le token
  - □ 2 paramètres
  - ☐ Token hold time
  - □ Token rotation time
  - □ Pb : perte du token
- □ Central master (FIP)
  - □ Système multi-master
  - Liste de broadcast
  - □ Envoi du nom d'un intervenant, réponse de l'intervenant



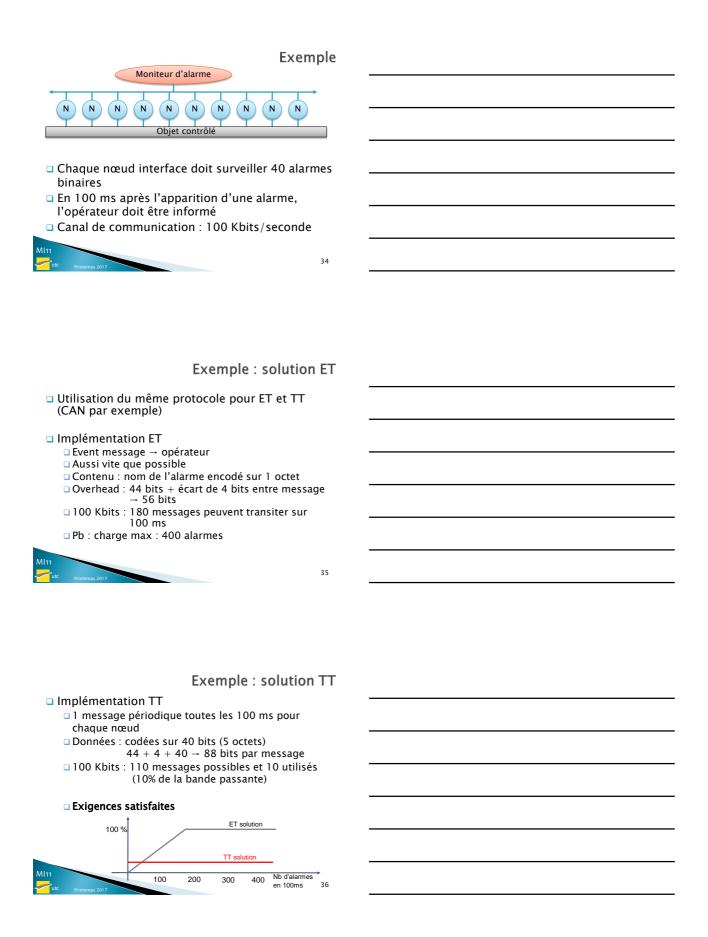
26

# Rate-Constrained communication (2)

□ Par pro □ Cha s'éa trai	atégie d'accè tition en séq pagation dai aque nœud p couler avec s nsmettre	ns le canal	inislots de lo	ngueur le temps d ninislot qui doit d'avoir le droit de	le		
		salle d'attente					
	□ Phase 1 : adn □ Phase 2 : con	nission de proce nmunication	SS				
P <sup>.</sup>	TG1	TI	<b></b>	SG : synchronisation TG : terminal Gap	n Gap		
Pź	SG TG2	TG2	TI	TI : Time Interval			
MI11		100 %		Temps			
utc Printe	emps 2017				27		

Rate-Constrained communication (3	3)
<ul> <li>Avionic Full Duplex Switched Ethernet (AFDX)</li> <li>Bande passante allouée statiquement à chaque émetteur sur un lien virtuel</li> <li>Lien entre un émetteur avec un nombre défini de récepteurs</li> </ul>	
<ul> <li>Garanties :</li> <li>L'ordre de délivrance est le même que l'ordre d'émission</li> <li>Une bande passante minimum et une gigue maximum sur un lier virtuel</li> <li>Pas de perte de donnée sur les switchs</li> </ul>	·
<ul> <li>Bus audio vidéo</li> <li>Synchronisation de multiple flux</li> <li>Pire cas de délai de transport borné</li> <li>Les ressources allouées restent valables pour la durée de la session</li> </ul>	
MI11  ulc Printemps 2017	8
Time-Triggered communication (	1)
□ TDMA : Time Division Multiple Acces □ Stratégie d'accès statique distribuée □ Nécessite un temps global □ Le passage du temps autorise la transmission □ La capacité d'un canal est divisé en n slots □ 1 slot est assigné à 1 nœud □ Le passage de tous les slots est un <i>tour</i> □ Tous les tours ne contiennent pas forcément les mêmes messages □ Cycle cluster : séquence de tous les différents tours TDMA	5
□ Ex : TTP	
MI11 29 ulc Printemps 2017	9
Time-Triggered communication (2	2)
TTP	
CA-TCCS : Collision avoidance Time Controlled Circuit Switching	
<ul> <li>Synchronisation d'horloge tolérante aux fautes</li> <li>Service d'appartenance (signalement des fautes)</li> </ul>	
□ FlexRay : combinaison de deux choses	
<ul> <li>TT messages : TTP sans service d'appartenance</li> <li>ET messages : ARINC 629 mini slotting sans salle d'attente</li> </ul>	
u attente	
MI11	
	^

# Comparaison Contrôle externe Composabilité Profibus FIP Flexibilité Détection d'erreurs CAN LON Données sporadiques Données régulières Service spontané Simplicité d'interface Accès probabiliste Déterminisme ARINC 629 31 Comparaison □ Aucun protocole ne peut remplir toutes les exigences simultanément ET Flexibilité Composabilité Réponse immédiate Données sporadiques Détection d'erreurs Données régulières 32 Comparaison de performances ET/TT



La couche physique	
MI11	
Code de transmission	
□ Bit pattern	
<ul> <li>Ex : le CAN suppose que chaque « cellule bit » a le temps de se stabiliser sur le canal (arbitrage de priorité)</li> </ul>	
<ul> <li>Propriétés des codes de transmission</li> <li>Synchrone : le récepteur synchronise sa logique durant la réception sur l'horloge de l'émetteur</li> <li>Besoin de transition fréquente dans le flux de données</li> </ul>	
<ul> <li>Asynchrone : synchronisation du récepteur au début du message</li> <li>Dérive d'horloge ⇒ taille de message limitée</li> </ul>	
MI11	
utc Printemps 2017	
Exemples de codes de transmission	
□ Code NR2 (non return to zéro) □ « 0 » bit niveau bas	
• « I » bit niveau haut ]	
1 1 0 1 0 0 0 1 Code Manchester	
□ Code resynchronisant □ Le plus petit élément correspond à une demi cellule	
bit	
1 1 0 1 0 0 0 1  MI11  utc Printemps 2017	

# Exemples de codes de transmission (2)

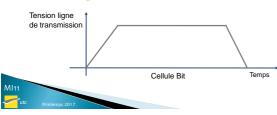
- □ Modulation de fréquence modifiée (MFM)
  - □ Taille d'un élément : 1 cellule bit
  - Resynchronisant
  - « 0 » est encodé par aucun changement sur un point donnée
  - □ « 1 » : changement de niveau en un point donnée



Forme du signal

41

- La forme des éléments détermine les émissions électromagnétiques générées
  - □ Interférences (EMI)
  - □ Montée ]
    - Montée | Eviter les variations brusques
  - □ Maintien ⇒ antagonisme avec l'augmentation de la
  - descente vitesse de transmission



RTNET Ethernet temps réel



# Communications temps réel

### Caractéristiques :

- Latence
- Gigue
- □ Bande passante

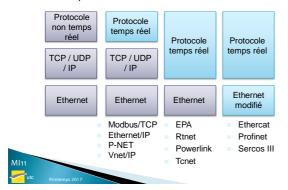
Déterminisme de la communication :

Capacité à assurer un délai maximum de transmission



# Ethernet temps réel

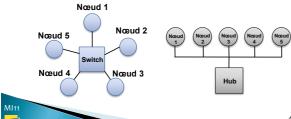
Plusieurs possibilités en fonction des besoins



### Rtnet

44

- Matériel standard
- □ TDMA
- Horloge distribuéeTopologie étoile ou bus



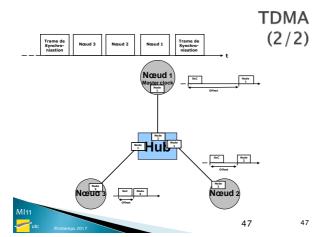
45

# TDMA (1/2)

- Cycle et slots sont définis par l'utilisateur
   Trame de synchronisation à chaque début de cycle
   Slots définissant les temps d'émission pour chaque nœud





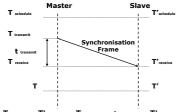


# Configuration



# Configuration Slots alternés Cycle TDMA □ Taille des slots Cycle TDMA 49 Horloge distribuée □ Précision Time Protocol (IEEE 1588) Chaque nœud doit se synchroniser par rapport à une horloge de référence Chaque nœud doit également mesurer le temps de trajet d'un paquet Le maître émet à chaque début de cycle une trame de synchronisation 50 Synchronisation □ Chaque noeud effectue lors de son arrivée une estimation de la latence

# Synchronisation A chaque début de cycle, les nœuds synchronisent leurs horloges T schedule Master Slave , T'schedule



toffset = Treceive - T'receive = Ttransmit + ttransmit - T'receive

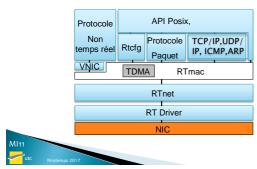
MI11

utc Printemps 2017

52

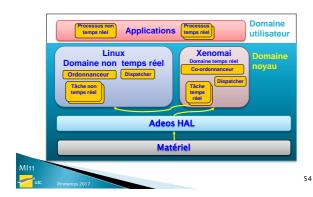
# Protocole de communication

□ Ensemble de modules noyau :



53

# Noyau temps réel



18

Tâches critiques	
<ul> <li>Modification du driver associé au contrôleur Ethernet</li> <li>Buffer, allocation/libération mémoire</li> <li>Attente active (spinlock)</li> <li>Gestion des interruptions</li> <li>Enregistrement de la valeur de l'horloge temps réel au moment de l'émission et de la réception</li> </ul>	
All11  Julo Printemps 2017  55	
Configuration  Tout doit être configuré à l'avance :  Il faut prendre en compte tous les scénarios de communication et notamment le cas « au pire »  Un module permet de configurer tous les nœuds depuis un serveur	
<ul> <li>Configuration des slots :</li> <li>Durée maximale</li> <li>Offset</li> <li>Slot normal, alterné, accolé</li> <li>Les slots peuvent être associés à une application par un mécanisme d'identifiant et de priorité</li> </ul>	
All11  utc Printemps 2017  56	
Communication	
<ul> <li>Utilisation de socket :</li> <li>Linux pour du trafic non temps réel</li> <li>Rtdm pour du trafic temps réel</li> </ul>	
<ul> <li>Des priorités peuvent être définies pour des données utilisant le même slot</li> </ul>	
Alii	
57	