李鸣翔

■ LiMingXiang@stu.scu.edu.cn

≥ 教育背景

四川大学,四川,成都

2022年9月-至今

在读本科生 微电子科学工程黄昆班

₩ 项目经历

二级密勒补偿运算放大器

2024年11月-至今

Virtuoso, linux 仿真实践

设计 COMS 二级密勒补偿运算跨导放大器,目前仍在持续学习理论知识和仿真实践中

- 通过手算确定各管子参数
- 在 Virtuoso 中进行 DC 仿真以查看电路性能

32 位乘法器 2024 年 11 月

Verilog 课程设计

32 位乘法器的加速计算, github 链接

- 采用 Radix-4 Booth 算法减少运算所需部分和的数量
- 部署 Wallace 数算法加速运算,减少硬件资源的消耗
- 通过变种子随机数生成进行仿真

☎ 技能

- 学习领域: SAR ADC 的设计, FPGA 开发
- 编程语言: Python, Verilog, LATEX, HTML

♡ 获奖情况

四川大学特等奖学金 国家奖学金 省级一等奖若干,数学竞赛及数学建模竞赛 四川大学优秀志愿者 2023年10月 2024年10月 2023年-2024年 2024年

i其他

- 技术博客: https://www.meishao.top
- GitHub: https://github.com/Love-learning-Li
- 语言: 英语 熟练 (CET6 512)
- 微信公众号: 川大芯家、Mei 羊羽羽