|  |  |  |
| --- | --- | --- |
| LABORATORIO | ANNO SCOLASTICO | **INSEGNANTI** |
| TELECOMUNICAZIONI | 2022/2023 | Giacomelli, Stalteri |
| **LUOGO E DATA** | **CLASSE** | **COMPONENTI DEL GRUPPO n°1** |
| Brescia,  *I.I.S. B. Castelli*  17/01/2023 | 4CI | L. Singh; H. Cisse |

|  |
| --- |
| TITOLO DELLA PROVA |
| **Funzionamento e Utilizzo dei Transistor** |

|  |
| --- |
| obiettivi della prova |
| Introduzione all’argomento  Obiettivi della prova |

|  |
| --- |
| SCHEMA ELETTRICO |
| Schema o schemi elettrici utilizzati |

|  |
| --- |
| strumentazione e componenti utilizzati |
| Strumentazione  Strumentazione  Componenti  Componenti |

|  |
| --- |
| MONTAGGIO DEL CIRCUITO |
| Montaggio/montaggi del circuito con foto ed eventuale descrizione della scelta |

|  |
| --- |
| descrizione delle fasi della prova |
| Descrizione procedure  Descrizione procedure |

|  |
| --- |
| risultati della prova |
| Risultati  Risultati con grafici ed elaborazioni |

|  |
| --- |
| conclusioni E CONSIDERAZIONI |
| Conclusioni  Conclusioni |

|  |
| --- |
| allegati |
| *Allegati* |