

INSTITUTO TECNOLÓGICO DE BUENOS AIRES

22.42 LABORATORIO DE ELECTRÓNICA

TRABAJO PRÁCTICO N° 2

Osciloscopios/ Analizador de Impedancias/ Circuitos RLC

Grupo 5:

Nicolás DE LEÓN

Leg. 57232

Tomás VIGÓN

Leg. 57327

Benjamín LIN

Leg. 57242

Lucero Guadalupe FERNANDEZ

Leg. 57485

Profesor:

Pablo COSSUTTA

Alejandra WEILL

Matías SALVATI

Entregado: 25 de Septiembre de 2018

1. Medicion de Componentes con Analizador de Impedancia

2. Respuesta del Circuito LRC

Se armo el circuito LRC representado en la figura 2.1, cuyos valores nominales son $L = 1mH$ para la bobina y $C = 8,2nF$ para el capacitor. Con el uso de un Buffer en la entrada se evita la impedancia del generador y que se cargue el generador, provocando un funcionamiento incorrecto durante las mediciones.

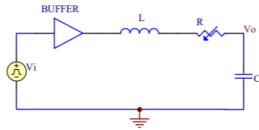


Figura 2.1: Circuito LRC armado

La ecuación característica del circuito es $\frac{s^2}{\omega_0^2} + s \frac{2\xi}{\omega_0} + 1$, donde $\omega_0 = \frac{1}{\sqrt{LC}}$ y $\xi = \frac{\omega_0 RC}{2}$. Calculado la frecuencia de resonancia $f_0 = 55,5kHz$ y teniendo en cuenta el valor de $\xi = 0,19$ hallamos el valor de la resistencia $R = 130\Omega$. Cabe notar que el factor de calidad $Q = \frac{1}{2\xi}$ por lo que resulta en este caso $Q = 2,6$, por lo tanto se trataría de un circuito sub-amortiguado.

2.1. Respuesta al Escalon

Exitando el circuito con una onda cuadrada de $V_i = 0,5V_{pp}$ y una frecuencia de $f = 5,5kHz$ obteniendo la siguiente respuesta:



Figura 2.2: Respuesta al escalon

De tal manera que se obtuvo un sobrepico de $S_p = 257mV$, un tiempo de establecimiento del 5% $t_s = 47,6\mu s$ y su frecuencia de oscilación $f_t = 56,2kHz$. Como criterio para la medición del tiempo de establecimiento se tomó la diferencia de tiempo desde la exitación de la señal cuadrada y el tercer sobrepico de la oscilación. Notamos que la señal de salida tiene comportamiento de una oscilación subamortiguada, donde el capacitor y la inductancia en serie actúan como un oscilador y la resistencia actúa como díspersor de energía reduciendo así la amplitud de la oscilación.

Se obtuvo la respuesta analitica del circuito partiendo de la ecuacion:

$$\frac{V_c''(t)}{\omega_0^2} + \frac{V_c'(t)2\xi}{\omega_0} + V_c(t) = 0,5u(t)$$

tal que las condiciones iniciales son nulas. Con el uso de la transformada de Laplace llegamos a $V_c(s) = \frac{0,5}{s(\frac{s^2}{\omega_0^2} + \frac{s^2\xi}{\omega_0} + 1)}$ por lo que su antitransformada es equivalente a:

$$V_c(t) = 0,5 \left(1 - \frac{e^{-\xi\omega_0 t}}{\sqrt{1-\xi^2}} \sin \left(\omega_0 \sqrt{1-\xi^2} t + \arctg \frac{\sqrt{1-\xi^2}}{\xi} \right) \right)$$

De esta manera se podra derivar $V_c(t)$ y hallar el punto critico, es decir el sobrepico de la funcion que tiene forma $t_p = \frac{\pi}{\omega_0 \sqrt{1-\xi^2}}$, lo que resulta en este caso $t_p = 9,18\mu s$ y su correspondiente valor $S_p = 0,5 \left(e^{\frac{-\xi\pi}{\sqrt{1-\xi^2}}} \right) = 272 mV$. Como describe la ecuacion la frecuencia de oscilación es $f_t = \frac{\omega_0 \sqrt{1-\xi^2}}{2\pi} = 54,5 kHz$. Por ultimo el tiempo de establecimiento de la señal la aproximamos con $t_s = \frac{\pi}{\xi\omega_0}$ que obtenemos $t_s = 47,42\mu s$

Comparando los resultados analiticos y experimentales, los resultados estan en el mismo orden si bien existen diferencias las cuales pueden ser debido a errores accidentales en las mediciones y aproximaciones en los calculos teoricos.

2.2. Efecto de la frecuencia en el circuito LRC

Con el uso del del circuito anterior se observo la onda de salida exitada con una señal cuadrada de duty 50% variando su frecuencia partiendo de $f_i = 5,5 kHz$.

Inicialmente, como las condiciones eran identicas a la experiencia anterior se vio en la señal su correspondiente periodo transitorioy su periodo estacionario en cada escalon. Sin embargo al aumentar la frecuencia, disminuye la cantidad de periodos de oscilaciones en la respuesta del escalon del circuito.

Al llegar a la frecuencia de resonancia f_0 la señal de salida oscila en transitorio y tiene forma de una senoidal como la frecuenciade la señal cuadrada es similar a su frecuencia de la oscilación f_t , por lo que siendo el duty cycle de la función de entrada 50%, solo medio período de la oscilación ocurre antes de que se presente un nuevo escalón de tensión, es decir notamos un solo maximo en cada escalon. Aumentando la frecuencia desde este punto, la forma de la onda es identica a la de f_0 , pero la amplitud de la señal de salida se ve atenuada. Podemos explicar este fenomeno ya que el circuito tiene cracteristica de un pasa bajos el cual las altas frecuencias son filtradas y solo deja el paso de frecuencias bajas.

2.3. Diagrama de Bode

Realizando un barrido de frecuencia entre $\frac{f_0}{10}$ a $20f_0$ con una onda senoidal, se midio la amplitud y la fase de tension del capacitor. Con el uso de los datos obtenidos se realizo su correspondiente diagrama de Bode. Ademas, se calculo la respuesta en transferencia del circuito que tiene la forma $H(s) = \frac{1}{s^2LC+sRC+1}$ con los valores de L, C y R los valores mencionados previamente.

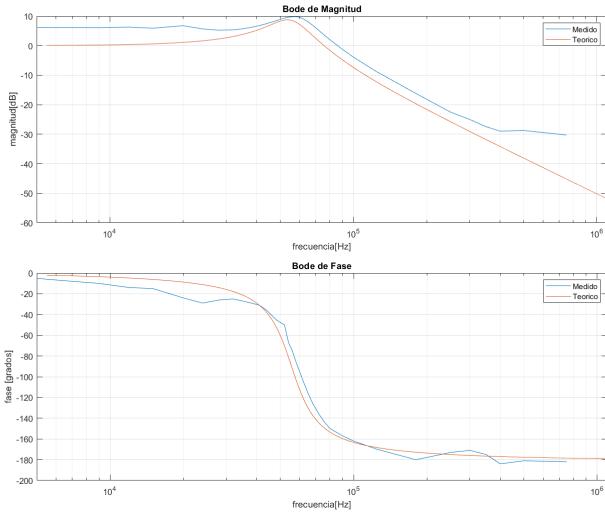


Figura 2.3: Diagrama de Bode

De la figura 2.3 identificamos que el circuito de segundo orden actua como un filtro pasa bajos y tiene su respectivo sobrepico al rededor de $f_p = f_0\sqrt{1-2\xi^2} = 53,5kHz$. Analizando el Bode con el punto anterior, reconocemos que a frecuencias mayores a f_0 la salida es atenuada respecto a la entrada como tambien la frecuencia en que la amplitud maxima del sobrepico de la salida coincide con el la frecuencia f_p , al rededor de la f_0

Si bien identificamos diferencias en el Bode medido y el Bode teorico, a grandes razgos son identicas. Estas diferencias pueden ser debido a la tolerancia de los componentes utilizado y errores accidentales en las mediciones de las mismas.

2.4. Respuesta al escalon condicionadas

2.4.1. Sobrepecto de 0,2V

En primera instancia se busco el valor de R experimentalmente tal que el sobrepecto sea de $S_p = 0,2V$. Variando su valor se hallo que la resistencia que cumple tal condicion es $R = 184\Omega$. En estas condiciones su frecuencia de oscilacion $f_t = 56,8kHz$ y su tiempo de establecimiento $t_s = 44,1\mu s$.

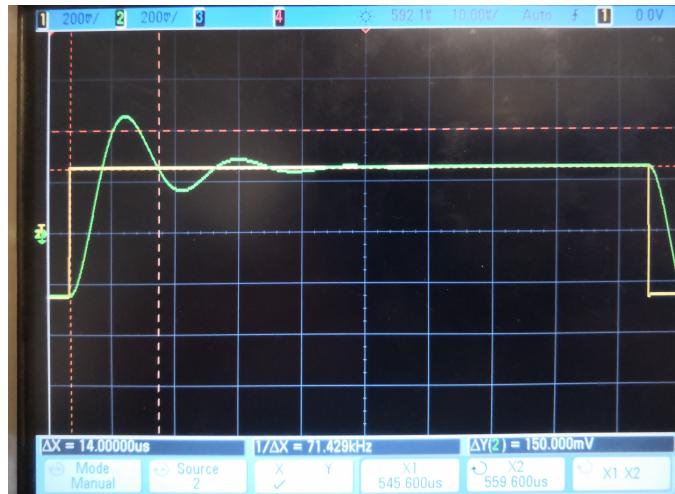


Figura 2.4: Sobrepecto de 0,2V

Sin embargo analiticamente con tal valor de R, el valor de sobrepico es $S_p = 214\text{mV}$, $f_t = 53,6\text{kHz}$ y $t_s = 47,4\mu\text{s}$. Estos resultados pueden variar con el experimental debido a la tolerancia y a errores de apreciacion al medir el sobrepico. Por ello tambien se hallo la resistencia teorica que daria el sobrepico de 0,2V, la cual remplazando en la ecuacion de sobrepico el $\xi = 0,28$ por lo tanto $R = 180\Omega$, donde la diferencia de valor de R puede atribuirse a errores accidentale en la medicion y no tener encuenta la tolerancia de los componentes.

2.4.2. Resistencia de $18\text{k}\Omega$

Remplazando la resistencia con uno de valor $R = 18\text{k}\Omega$, lo que es 100 veces la resistencia del item anterior observamos lo siguiente:

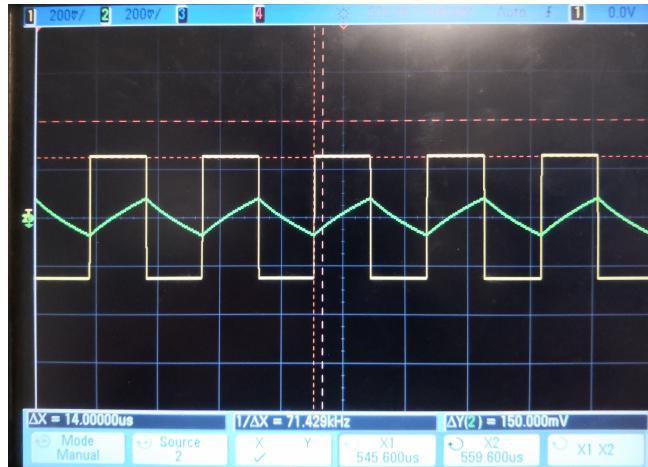


Figura 2.5: Respuesta del Circuito con Resistencia de $18\text{k}\Omega$

De la figura 2.5 notamos que el circuito es atenuado y no llega a su periodo estacionario. Este fenomeno puede atribuirse a que el incremento de la resistencia provoca un incremento en el tiempo de carga en el capacitor; el tiempo caracteristico del capacitor es $\tau = RC$ en este caso $\tau = 147\mu\text{s}$ por lo que cuya velocidad de carga se ve reducido por el incremento del valor de resistencia. Ademas, sabiendo que la señal de cuadrada de duty 50 % esta en su estado mas alto tan solo $90,9\mu\text{s}$, lo que el capacitor no llega a cargarse y descargarse.

2.4.3. Sin Resistencia

Retirando la resistencia en el circuito, se espera una señal de salida con forma de una oscilacion armonica teniendo $V_c(t) = 0,5 \left(1 - \sin(\omega_0 t + \frac{\pi}{2}) \right)$. Sin embargo se obtuvo:

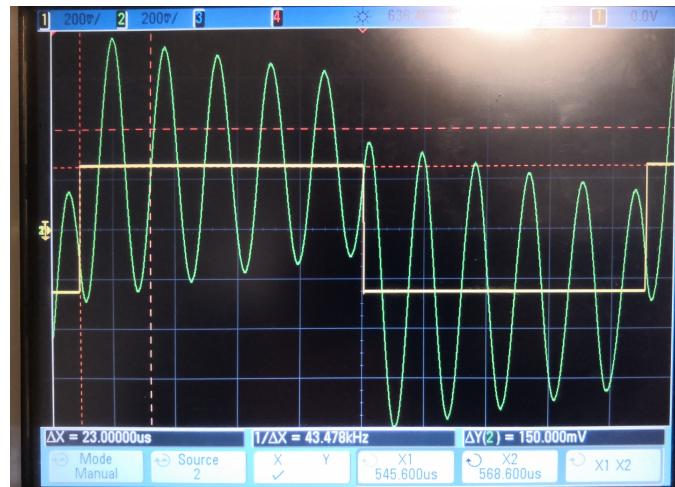


Figura 2.6: Respuesta del Circuito sin Resistencia

En el cual la respuesta sigue teniendo forma de una oscilacion subamortiguada, de $S_p = 562\text{mV}$, $f_t = 58,1\text{kHz}$ y no llega a establecerse al 5%. Por lo que notamos una leve reduccion en la amplitud; esta puede atribuirse a la resistencia de los cables usados y como los C y L utilizados en el circuito no son ideales, entonces presentan resistividad parasita. Esta resistencia parasita, si bien pequena, disipa energia del sistema en cada oscilacion.

2.4.4. Circuito Criticamente Amortiguado

Para que el circuito llegue a su estado de establecimiento lo mas veloz posible, lo que el circuito seria criticamente amortiguado ya que el tiempo de establecimiento seria el minimo, existe un R_c , donde $\xi = 1$, lo que resulta analiticamente ser $R_c = 700\Omega$.

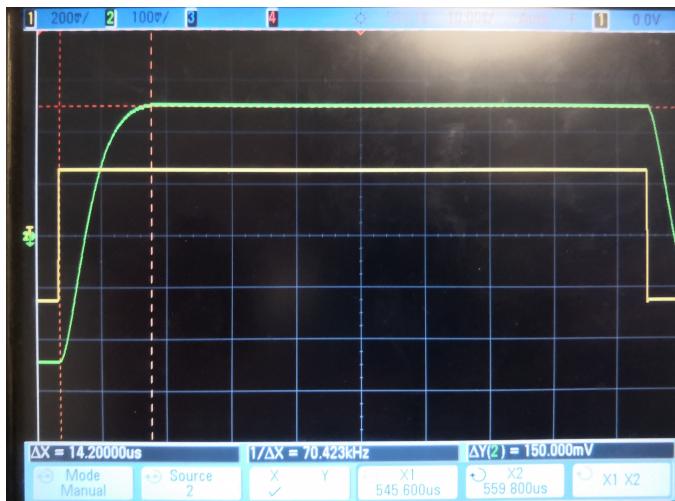


Figura 2.7: Respuesta del Circuito con Resistencia de 601Ω

A pesar de ser la resistencia teorica de 700Ω , experimentalmente el valor de la resistencia usada fue $R = 601\Omega$. Es razonable que el valor de la resistencia disminuya ya que en el circuito existen resistencias parasitas. Tambien es posible que halla errores accidentales durante la medicion y que los componentes presentan tolerancias.

2.5. Respuesta del Circuito sin Buffer

2.5.1. Sobreímpetu de 0,2V

Repetiendo la experiencia del punto 2.4.1, pero ahora sin el uso de un Buffer se obtuvo la siguiente respuesta:

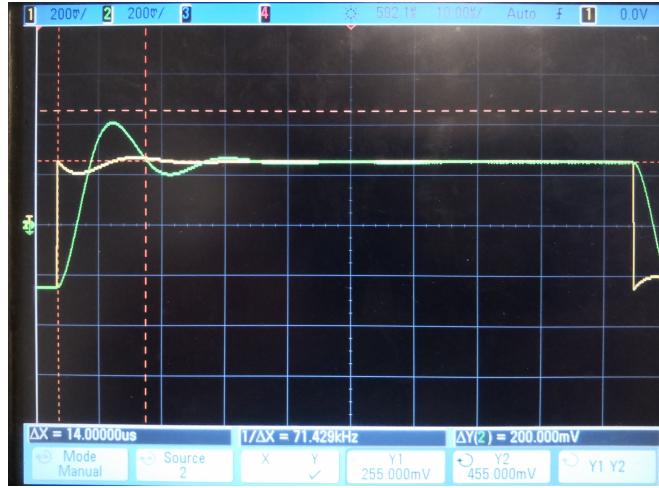


Figura 2.8: Sobreímpetu de 0,2V sin Buffer

Para el caso, el valor de resistencia utilizada para un sobreímpetu de 0,2V es menor que la del punto 2.4.1. Esto es debido que el Buffer permitía que el circuito sea independiente del generador que tenía impedancia interna de 50Ω , al quitarlo la resistencia mencionada comienza a afectar al circuito y además es posible que se cargue el generador provocando una leve alteración en la señal de entrada.

2.5.2. Sin Resistencia

Quitando el Buffer y la resistencia del circuito se observó la señal de salida:

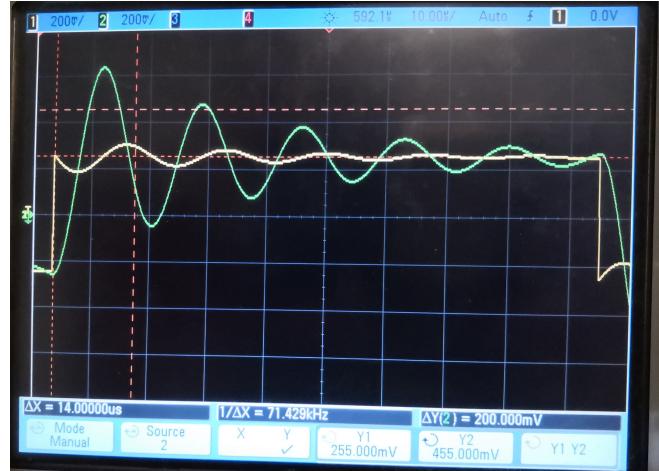


Figura 2.9: Sobreímpetu de 0,2V sin Buffer

Como en el punto 2.4.3, no se pudo obtener el tiempo de establecimiento al 5%, si bien la oscilación es más amortiguada teniendo un $S_p = 0,4V$, ya que la resistencia interna del generador de 50Ω no es suficiente como para poder disipar la suficiente cantidad de energía estabilizando la señal. Además, notamos que la señal de entrada también os-

cila ya que generador se carga de tal manera que sin una resistencia suficiente no puede disipar la suficiente cantidad de energia para establecerse.