



**UNIVERSITÀ
DEGLI STUDI
DI BRESCIA**

Università degli Studi di Brescia

DIPARTIMENTO DI INGEGNERIA DELL'INFORMAZIONE

Corso di Laurea magistrale in Ingegneria Elettronica

PROGETTO DI SISTEMI ELETTRONICI DIGITALI PER L'INTERNET OF THINGS

MIPS-Like Processor

Autori:

Luca Brescia

Matricola 706005

Simone Pezzottini

Matricola 89521

Indice