



**UNIVERSITÀ
DEGLI STUDI
DI BRESCIA**

Università degli Studi di Brescia

DIPARTIMENTO DI INGEGNERIA DELL'INFORMAZIONE

Corso di Laurea Magistrale in Ingegneria Elettronica

RELAZIONE

MIPS-Like Processor
Moltiplicatore di numeri interi senza segno a 16 bit

Progetto di Sistemi Elettronici per l'Internet of Things

Autori:

Brescia Luca

Matricola 706005

Loda Michele

Matricola 85967

Pezzottini Simone

Matricola 89521