



**UNIVERSITÀ
DEGLI STUDI
DI BRESCIA**

Università degli Studi di Brescia

DIPARTIMENTO DI INGEGNERIA DELL'INFORMAZIONE

Corso di Laurea magistrale in Ingegneria Elettronica

PROGETTO DI SISTEMI ELETTRONICI ANALOGICI

**Circuito per la generazione del tono
(sinusoidale a frequenza variabile) per Theremin**

Progetto n°17

Autori:

Luca Brescia

Matricola 706005

Simone Pezzottini

Matricola 89521

Indice

| | |
|---|-----------|
| Obiettivo | 2 |
| 1 Scelta dei componenti | 3 |
| 1.1 Amplificatori operazionali LF353, LF356 e uA741 | 3 |
| 1.2 Oscillatore monolitico XR2206 | 4 |
| 1.3 Moltiplicatore analogico AD633 | 4 |
| 2 Scelte progettuali | 6 |
| 2.1 VCO | 6 |
| 2.2 Oscillatore sinusoidale di Wien | 7 |
| 2.3 Moltiplicatore analogico | 9 |
| 2.4 Filtro LP del quarto ordine | 10 |
| 3 Risultati sperimentali | 11 |
| 3.1 XR2206 | 11 |
| 3.2 AD633 | 11 |
| 3.3 LP4 | 12 |
| 3.3.1 Analisi della banda in anello chiuso | 12 |
| 3.4 Theremin | 12 |
| 4 Conclusioni | 13 |

Obiettivo

Realizzazione di un tono a frequenza variabile nello spettro delle frequenze udibili [$20Hz - 20kHz$] utilizzando un VCO e una capacità variabile con il movimento di una mano seguendo lo schema a blocchi mostrato in *Figura 1*. Il segnale modulato avrà un range di frequenze elevato. Andrà quindi mixato ad una sinusoide a frequenza determinata, per riportare lo spettro del segnale nel range delle frequenze udibili, e opportunamente filtrato per eliminare le componenti indesiderate.

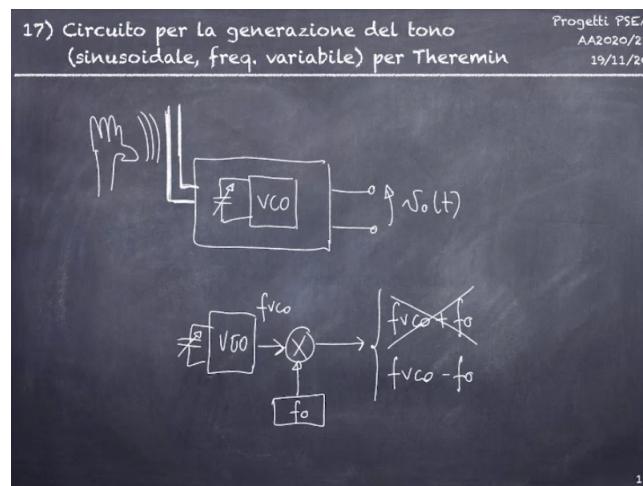


Figura 1: Schema generale di funzionamento di un circuito per la realizzazione di un tono.

In generale lo schema richiesto per la realizzazione del progetto potrebbe essere il seguente:

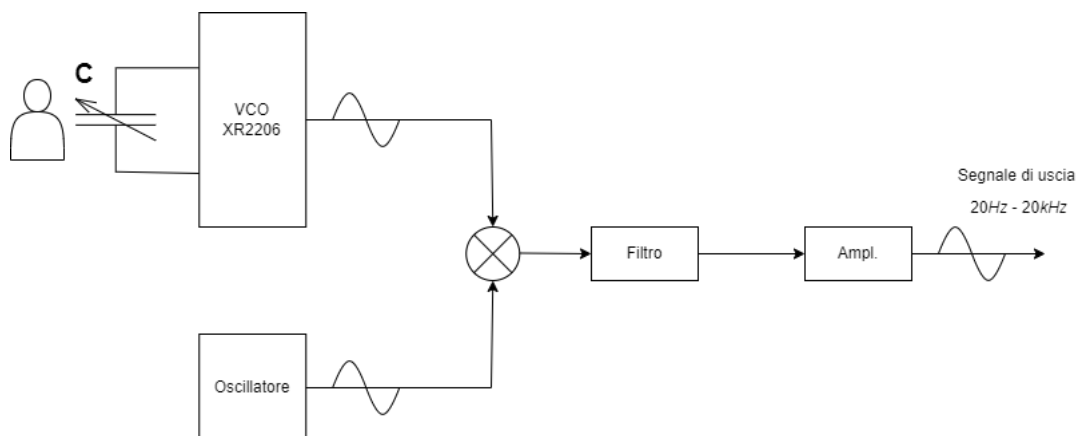


Figura 2: Shema a blocchi generale del progetto

Capitolo 1

Scelta dei componenti

I blocchi minimi necessari alla realizzazione di questo progetto sono:

1. Oscillatore controllato in tensione (*VCO*);
2. Moltiplicatore analogico;
3. Oscillatore a frequenza fissata;
4. Filtro passa basso.
5. Bella simo le vedi le modifiche?

La scelta dei componenti è stata fatta considerando le caratteristiche del segnale da generare. In particolare, volendo realizzare uno shift in frequenza, vi è la necessità di lavorare con integrati con una banda passante adeguata. Avendo a disposizione una serie limitata di componenti si è deciso di utilizzare i seguenti componenti:

1. l'oscillatore monolitico XR2206 come VCO;
2. Il moltiplicatore analogico AD633 per lo shift frequenziale;
3. L'amplificatore operazionale *LF356N* per la realizzazione dell'oscillatore a ponte di Wien per la generazione di una sinusoide di riferimento;
4. L'amplificatore *LF356P* per la realizzazione di filtri del segnale.

1.1 Amplificatori operazionali LF353, LF356 e uA741

La scelta di questi due componenti tra quelli disponibili è stata fatta principalmente per le bande.

Sono necessari componenti a banda elevata poiché dobbiamo lavorare con frequenze dell'ordine delle centinaia di kHz.

Infatti le bande in gioco sono di circa 3MHz per LF353P mentre 5MHz per LF356N. Ad esempio, il uA741 ha una GBP di 1 MHz tipico.

I due operazionali sono stati scelti per:

1. oscillatore armonica fondamentale
2. filtro del 4o ordine

I due componenti sono stati scelti in vista dell'oscillatore in quanto le frequenze teoriche sono elevate.

Importante osservare che l'LF353P ha al suo interno due amplificatori operazionali per cui è stato scelto per la realizzazione del filtro del 4o ordine.

I motivi per cui le frequenze in gioco risultino essere elevate sono indicate nel capitolo 3.2.

1.2 Oscillatore monolitico XR2206

Si è scelto di utilizzare *XR2206* perchè permette la generazioni di diverse forme d'onda sinusoidali, onde quadre, rampe, onde triangolari ed impunsi gaarntendo un'alta precisione, stabilità e distorsione. L'ampiezza e la frequenza dei segnali in uscita è direttamente modulabile dall'integrato, gestendo opportunamente gli ingressi. La gamma di frequenze generabili va dai 0.01 Hz a 1 MHz , quindi perfetto per le specifiche richieste dal progetto. In *Figura 1.1* è mostrato lo schema a blocchi del componente.

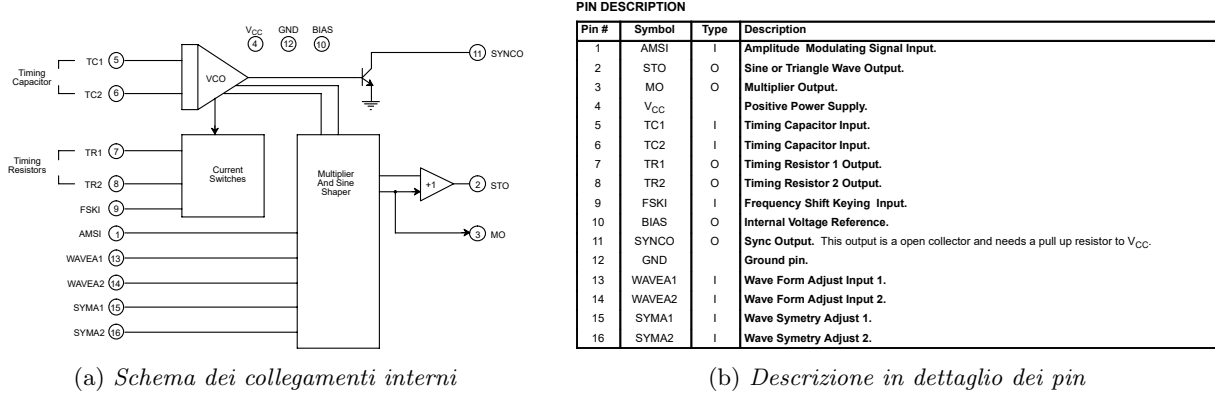


Figura 1.1: Schema a blocchi dell'oscillatore monolitico XR2206

La frequenza di oscillazione può essere determinata agendo sulla capacità o sulla resistenza equivalente collegate ai pin opportuni del componente, come riportato nel capitolo 2.

1.3 Moltiplicatore analogico AD633

La scelta del moltiplicatore analogico o mixer è stata obbligata in quanto non erano present altri componenti del genera a disposizione. Tuttavia garantisce delle buone specifiche permettono di restare nelle specifiche di progetto. Infatti possiede elevate impedenze d'ingresso sia sugli ingressi differenziali *X* e *Y*, che sull'ingersso sommatore *Z*. Una bassa impedenza d'uscita che permette quindi di disaccoppiare la perte a monte del crcuito con quella che si trova a valle. Lavora con una larghezza di banda pari ad 1 MHz e uno slew rate pari a $20\text{ V}/\mu\text{S}$. Si può notare , come mostrano in figura 1.2, che il componete inizia a tagliare ad una frequenza inferiore ripetto alla banda passante teorica indicata; in quanto il taglio inizia intorno ai 500 kHz . Tuttavia, dal punto di vista teorico, questo non impone una limitazione ai fini del progetto.

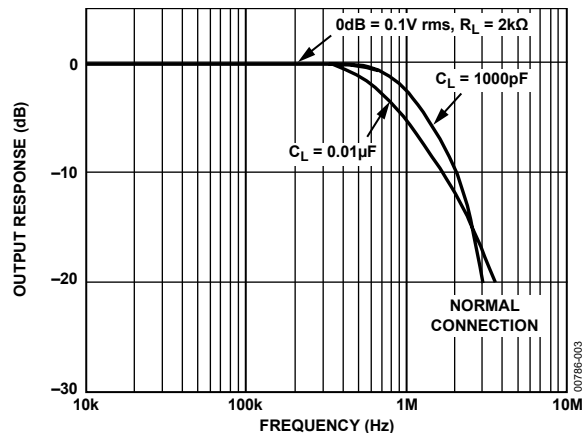


Figura 1.2: Banda passante del moltiplicatore analogico AD633

La figura 1.3 mostra sia il pinout che lo schema blocchi interno dell'AD633. Il segnale in uscita dal mixer si calcola con la seguente formula:

$$W = \frac{(X1 - X2)(Y1 - Y2)}{10[V]} + Z \quad (1.1)$$

Come si può notare dalla formula in segnale viene attenuato di un fattore $10 V$, quindi sarà necessaria una compensazione del segnale negli stadi successivi.

Analizzando il caso che gli ingressi $X2$, $Y2$ e Z collegati a massa, ovvero che diano contributo nullo. L'equazione 1.1 diventa:

$$W = \frac{X1 * Y1}{10[V]} \quad (1.2)$$

Ora si consideri che i due ingressi siano sinusoidali:

$$X1 = A \sin(\omega_1 t + \varphi_1) \quad (1.3)$$

$$Y1 = B \sin(\omega_2 t + \varphi_2) \quad (1.4)$$

$$W = \frac{AB}{2} [\cos((\omega_1 - \omega_2)t + (\varphi_1 - \varphi_2)) - \cos((\omega_1 + \omega_2)t + (\varphi_1 + \varphi_2))] \frac{1}{10[V]} \quad (1.5)$$

Aggiungendo l'ipotesi che le due sinusoidi abbiano fase nulla la formula 1.5 diventa:

$$W = \frac{AB}{2} [\cos((\omega_1 - \omega_2)t) - \cos((\omega_1 + \omega_2)t)] \frac{1}{10[V]} \quad (1.6)$$

Si nota quindi che all'uscita del mixer si avrà un segnale dato dalla combinazione delle due sinusoidi in ingresso, le cui componenti spettrali saranno date una dalla somma delle componenti spettrali delle sinusoidi in ingresso e l'altra dalla loro differenza. Quindi inserendo un opportuno filtro passa basso si va a selezionare solo la componente spettrale d'interesse, ovvero quella compresa tra $20 Hz$ e $20 kHz$.

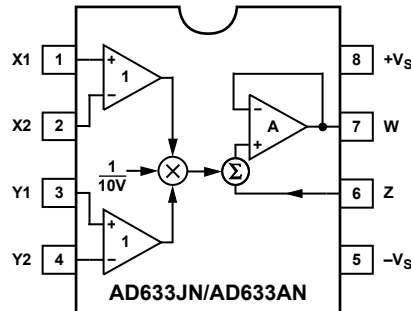


Figura 1.3: PinOut e schema a blocchi dell'AD633

Capitolo 2

Scelte progettuali

Nella realizzazione di questo progetto si deve prestare particolare attenzione allo spettro del segnale di uscita. Nello specifico, si deve valutare il THD della sinusoide di uscita per osservare quanto armoniche indesiderate dovute a disturbi intrinseci del sistema influiscano sulle performance del dispositivo. Per ridurre l'effetto di armoniche a frequenza esterna alla banda udibile si è scelto di introdurre cascate di filtri passa alto e passa basso in modo da cercare un filtro passa-banda accettabile per l'esperienza. Di seguito è riportato lo schema a blocchi del sistema:

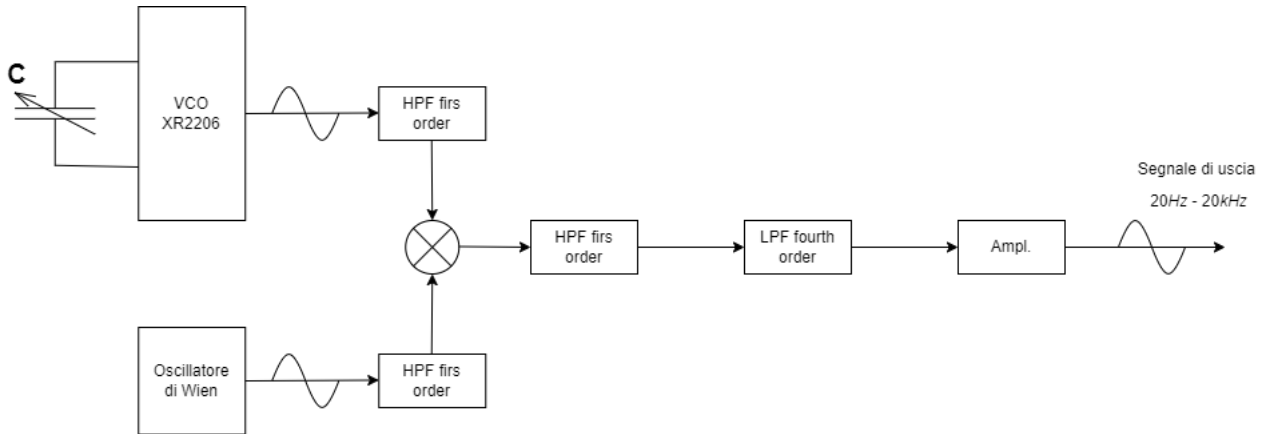


Figura 2.1: Schema a blocchi del sistema realizzato.

Nelle sezioni successive vengono analizzati singolarmente le scelte effettuate per ogni singolo blocco del sistema.

2.1 VCO

Il VCO, *Voltage Controlled Oscillator*, è generatore di segnali che modifica la frequenza di oscillazione del segnale generato in funzione della tensione applicata al suo ingresso.

La frequenza di oscillazione f_0 viene controllata da una capacità esterna C , detta capacità di *timing* collegata tra i *pin5* e *pin6* e dalla resistenza R posta in ingresso ai *pin7* e *pin8*. La frequenza si calcola come:

$$f_0 = \frac{1}{RC} \quad (2.1)$$

Regolando il valore di R , dato dalla somma di $R_1 + 1k\Omega$, e di C , si imposta a piacere la frequenza di oscillazione. La *Figura 2.2* mostra il circuito utilizzato. Nel progetto si è scelto di utilizzare una resistenza R fissa in quanto si ha una capacità variabile per la regolazione della frequenza.

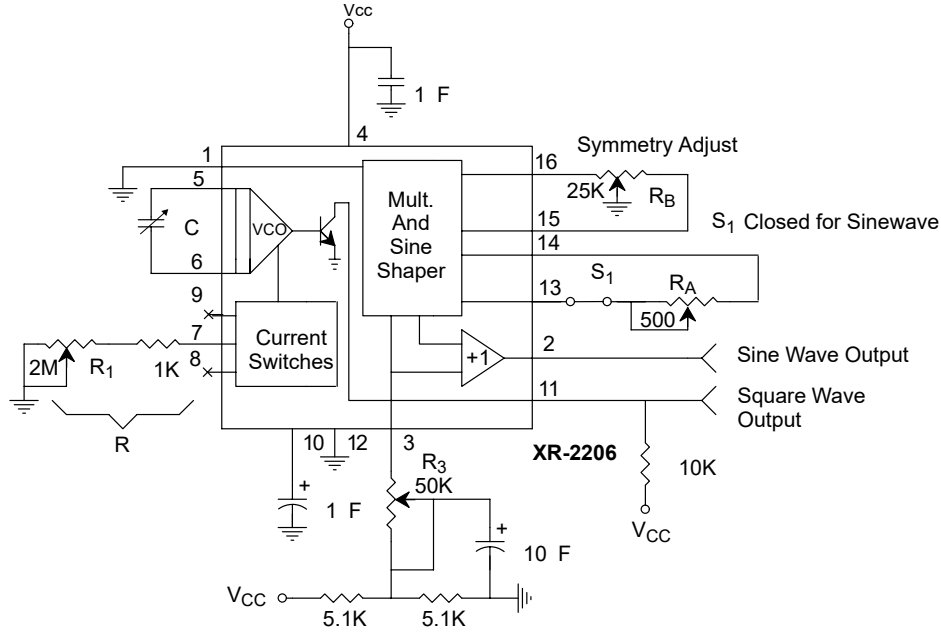


Figura 2.2: Schema xr2206

Dal datasheet, per garantire una buona stabilità in temperatura, viene consigliato di utilizzare valori di R compresi tra $4k\Omega < R < 200k\Omega$ e valori di C compresi tra $1\mu F < C < 100\mu F$.

Dato che la capacità non risulta controllabile, in quanto variabile e data dalla mano dell'utente e dall'antenna realizzata non è controllabile. Quindi si è scelta una R di $100k\Omega$ (da verificare). Per la C i risultati sono riportati nel *Capitolo 3.2*.

2.2 Oscillatore sinusoidale di Wien

Per la realizzazione di un segnale sinusoidale a frequenza fissata si è scelto di utilizzare un oscillatore a ponte di Wien auto-avviante, il cui schema è riportato in *Figura 2.3*

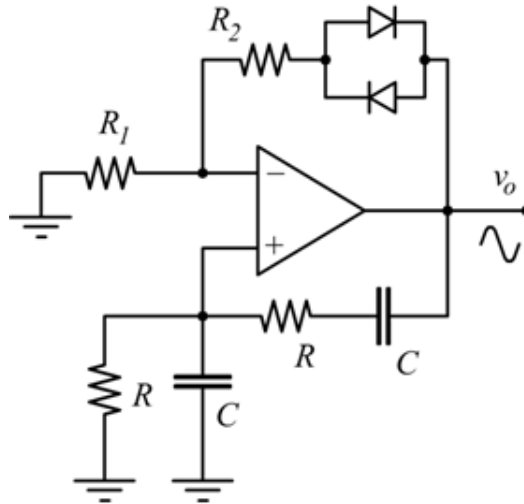


Figura 2.3: Schema generale di un oscillatore a ponte di Wien auto-avviante.

Analizzando la *f.d.t* del circuito si osserva che il prodotto $A \cdot B$ deve essere 1, quindi un numero reale. Il blocco di forward A è rappresentato dal guadagno del circuito ovvero:

$$A = 1 + \frac{R_2}{R_1} \quad (2.2)$$

Mentre, in presenza di R e C di valore unico, il blocco di feedback B è rappresentato dall'equazione:

$$B = \frac{1}{3 + j\omega CR - j\frac{1}{\omega CR}} \quad (2.3)$$

Per l'innescio delle oscillazioni è necessario che il guadagno ad anello aperto sia inizialmente $A \cdot B > 1$ ed $A > 3$ per poi assestarsi a $A \cdot B = 1$ ed $A = 3$. La tecnica più semplice consiste nel disporre due diodi in antiparallelo lungo l'anello di retroazione dell'OpAmp.

Quando V_O è bassa i diodi presentano un'alta resistenza differenziale mentre all'aumentare di V_O essa diminuisce.

Per rispettare le condizioni di lavoro imposte, il guadagno A può essere posto, circa, all'85% del suo valore nominale ($A=2,5 - 2,55$) così si fa in modo che $A > 3$ all'avvio che poi si riduce ad $A=3$ a regime.

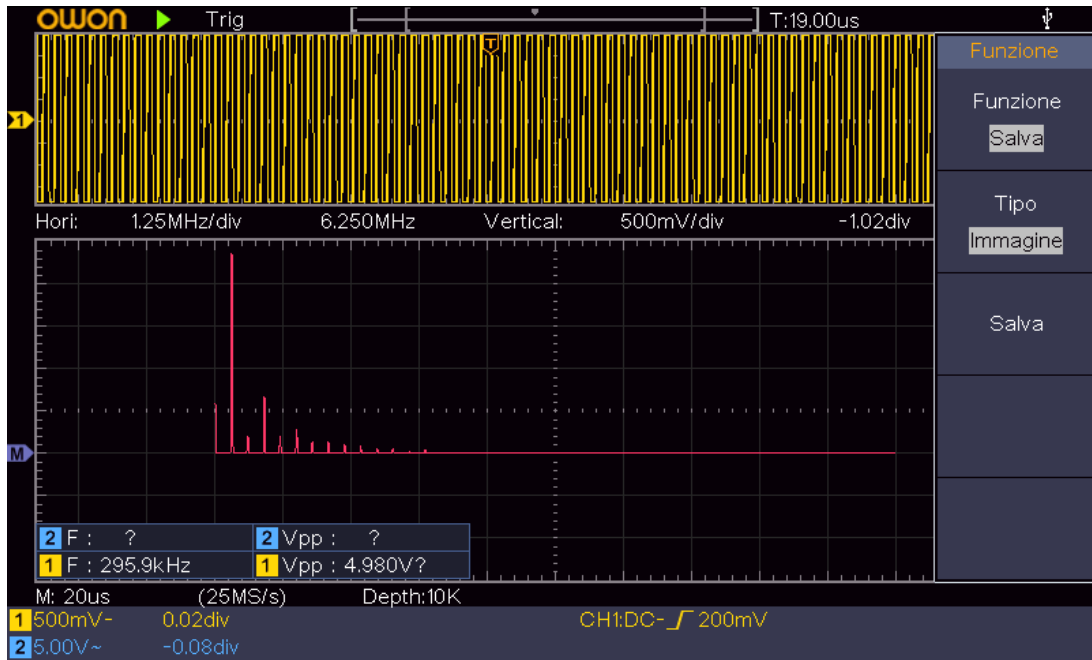


Figura 2.4: FFT della sinusoide a 295kHz in uscita dall'oscillatore acquisita tramite oscilloscopio

Dalla *Figura 2.4* si può notare la presenza di sole due armoniche: quella voluta a 295kHz e una componente in continua.

La componente in continua è sicuramente dovuta alla strumentazione utilizzata poiché anche introducendo un elemento capacitivo per disaccoppiare, la componente è sempre rimasta presente. Per la valutazione della distorsione della sinusoide ottenuta si utilizza il calcolo del THD riportato nell'equazione:

$$THD(\%) = 100 \cdot \frac{\sqrt{\sum_{n=2}^{\infty} V_n^2}}{V_1} \quad (2.4)$$

Tutti i valori di tensione devono essere in RMS:

$$V_{RMS} = \frac{V}{\sqrt{2}} \quad (2.5)$$

2.3 Moltiplicatore analogico

Alla moltiplicazione di due segnali nei tempi corrisponde la convoluzione degli stessi in frequenza. Questo porta ad ottenere due sinusoidi centrate a frequenza $\omega_1 + \omega_2$ e $\omega_1 - \omega_2$.

In *Figura 2.5* viene mostrato il risultato ottenuto moltiplicando la sinusoidi ottenuta precedentemente *Sezione 2.2* con l'oscillatore di Wien e una sinusoidi generata dal generatore di funzione ad una frequenza di 20 kHz.



Figura 2.5: FFT del segnale in uscita dall'AD633

Essendo i due segnali in gioco di 20kHz e 45kHz, dalla *Figura 2.5* si può notare come vengano generate due sinusoidi aventi armoniche fondamentali a $(45-20)kHz$ e $(45+20)kHz$ escludendo la componente armonica a frequenza nulla che è generata dalla strumentazione come spiegato in precedenza.

Inoltre, le ampiezze rilevate risultano in linea con i risultati teorici in quanto l'ampiezza di picco dei due segnali in gioco è di 12V e 2.5V rispettivamente che vengono moltiplicate tra loro e divise di un fattore 10 come specificato nel datasheet del componente. Si nota anche come le due ampiezze non siano uguali: questo è un errore dovuto alla non-linearità del componente. Tuttavia, per la nostra applicazione questo errore è irrilevante in quanto ci interessa maggiormente la componente armonica del segnale.

2.4 Filtro LP del quarto ordine

Il prodotto di due sinusoidi del mixer porterà in uscita due sinusoidi a frequenze diverse ovvero una sarà $\omega_{wien} + \omega_{VCO}$ e l'altra a $\omega_{wien} - \omega_{VCO}$. Per rientrare nelle specifiche di progetto, è stato necessario introdurre un filtro passa-basso (LP) tale che permettesse di avere in uscita solo la componente armonica $\omega_{wien} - \omega_{VCO}$.

Volendo un filtro molto selettivo e visto che il componente *LF353P* ha al suo interno due amplificatori, si è scelto di utilizzare un filtro attivo di ordine 4. Realizzandolo tramite un filtro di Chebychev con due configurazioni Sallen-Key in casacata.

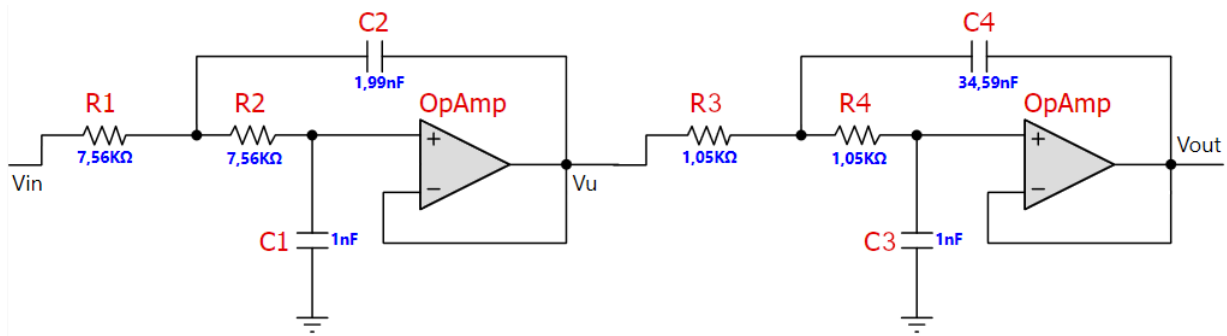


Figura 2.6: Filtro attivo di ordine 4.

Dove la sua risposta in frequenza del modulo del filtro teorico risulta essere quello riportato nella Figura 2.7.

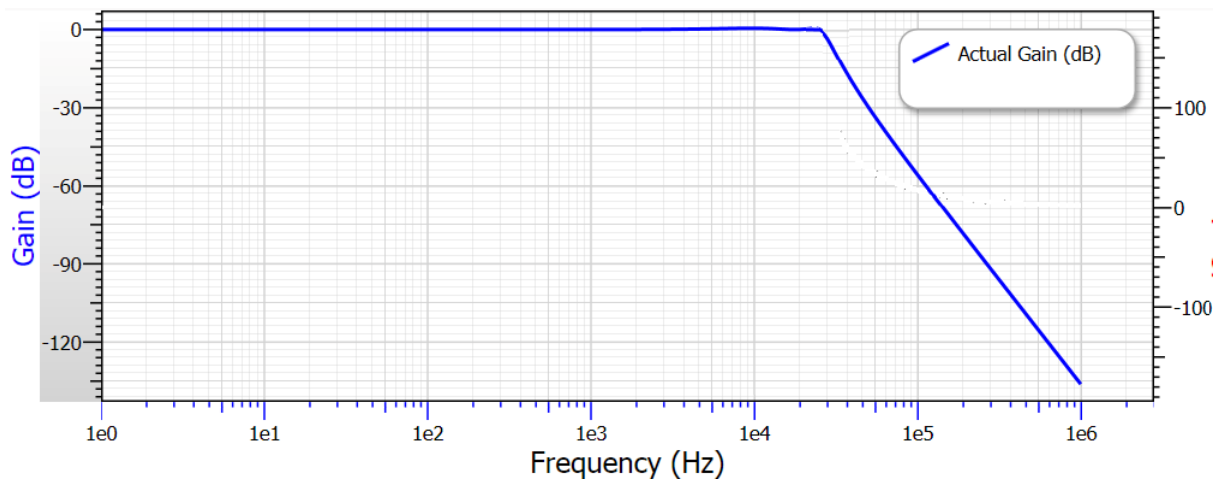


Figura 2.7: Diagramma di Bode del modulo del filtro.

Capitolo 3

Risultati sperimentali

3.1 XR2206

Per la realizzazione dell'armonica a frequenza variabile ci siamo appoggiati al datasheet del componente scegliendo come valori di partenza quelli mostrati in esempio.

La capacità variabile è stata realizzata con un supporto rigido e della carta di alluminio posta a bandiera. Il tutto è stato collegato come mostrato in figura.

Le prestazioni ottenute con questo tipo di antenna sono le seguenti:

3.2 AD633

Verifichiamo il THD delle sinusoidi in uscita dall'Oscillatore e AD633 Osserviamo che in entrambi i casi non otteniamo distorsioni. Notiamo una continua di circa 2V che non riconosciamo. Aggiungendo un condensatore di filtraggio in uscita al moltiplicatore non otteniamo risultati. Ipotizziamo sia dovuto a qualcosa di intrinseco all'oscilloscopio. Anche perché nella visualizzazione della sinusoide non rileviamo alcun offset. Inoltre ad un certo punto delle misurazioni è sparito. Abbiamo osservato che l'ampiezza delle righe della fft è coerente con i segnali in ingresso al sistema. $V_{osc}=15V$ $V_{fngen}=2.5V$ quindi considerando il fattore intrinseco di scala dell'AD633 otteniamo delle righe di fft di ampiezza coerente perché sommando le varie componenti si ottiene quei 3.5V circa di ampiezza del segnale.

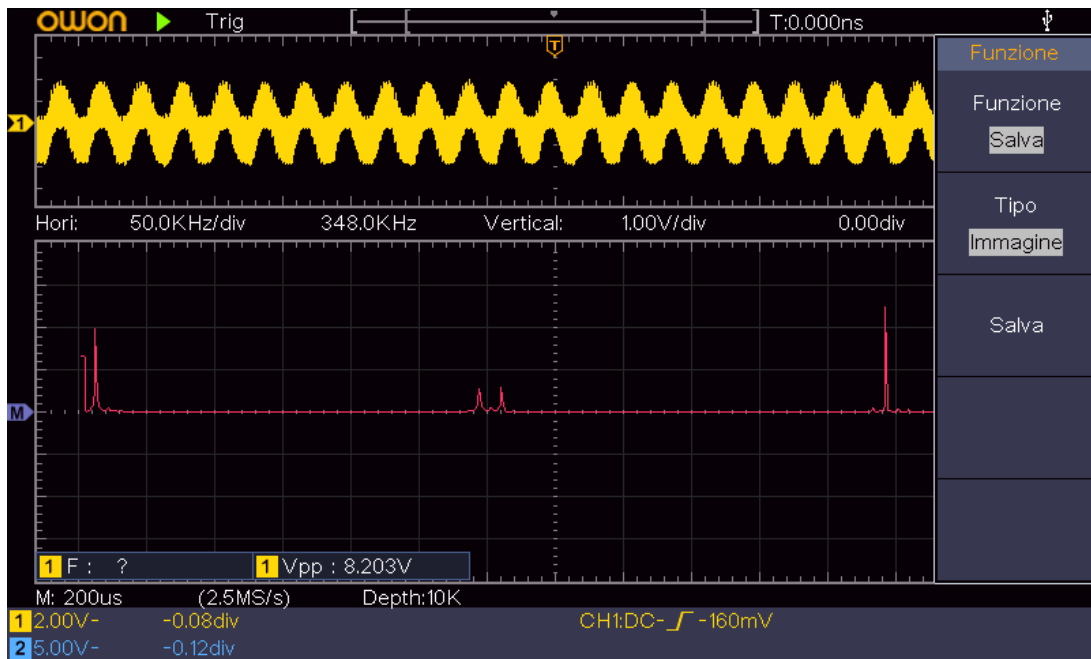
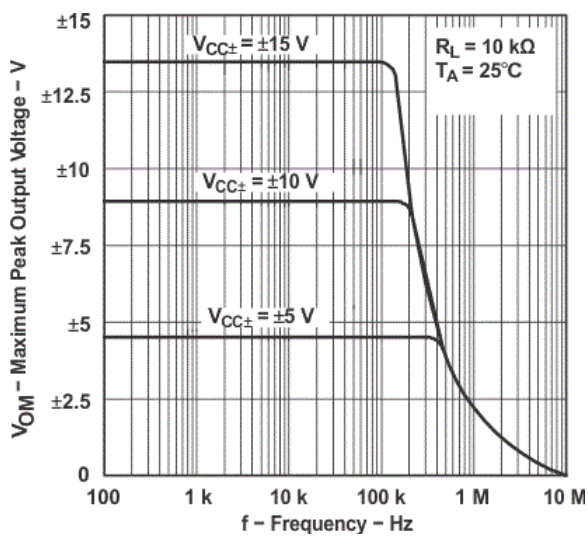


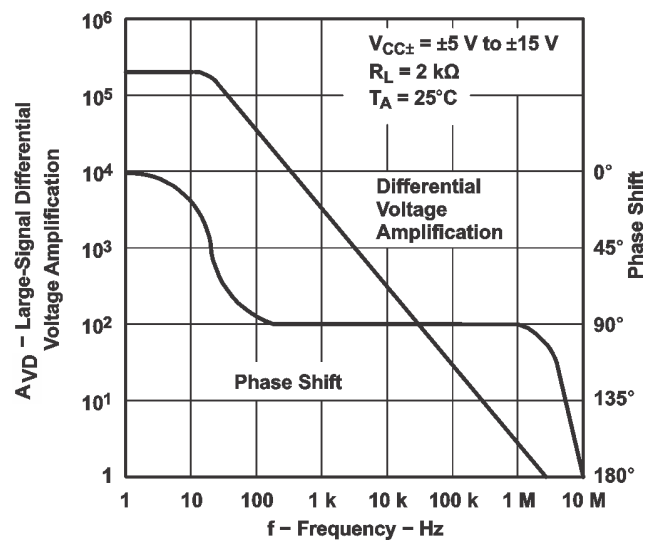
Figura 3.1: FFT in uscita dall'AD633 con fondamentale a 300k

3.3 LP4

3.3.1 Analisi della banda in anello chiuso



(a) Didascalia figura



(b) Didascalia figura

Figura 3.2: Diagrammi di bode del componente LF353P in anello aperto

3.4 Theremin

Capitolo 4

Conclusioni

Bene questo progetto si conclude qui, *grazie a tutti!*