

Università degli Studi di Brescia

DIPARTIMENTO DI INGENGERIA DELL'INFORMAZIONE Corso di Laurea magistrale in Ingegneria Elettronica

PROGETTO DI SISTEMI ELETTRONICI ANALOGICI

Circuito per la generazione del tono (sinusoidale a frequenza variabile) per Theremin

Progetto n°17

Autori: Luca Brescia Matricola 706005

Simone Pezzottini Matricola 89521