数字逻辑与处理器基础 第二讲 数的表示与布尔代数

李学清

xueqingli@tsinghua.edu.cn

助教: 张肇良/尹国栋、黄成宇/陈一鸣 ,

腾讯会议: 983-4578-6584

2022年3月1日

通知

- ❖ 后选课的同学
 - 补交第一次作业
- ❖ 微信
 - 实名
- ❖ 期中考试时间冲突问题
 - ■问卷调查

助教答疑

- ❖ 张肇良,尹国栋,黄成宇,陈一鸣
- ❖周日,7pm-9pm
 - 罗姆楼5105
 - 腾讯会议954-6186-7668

作业

- ❖ 鼓励讨论问题,但请独立完成作业
- ❖ 线下同学下周上课时提交纸版作业,线上同学可上交到网络学堂
- ❖作业1
 - 《数字逻辑与处理器基础》第二章课后题:1,2,11

作业

❖ 作业2

■ 分别用代数化简法和卡诺图化简法化简逻辑函数:

$$F = A'B'C' + A'B'C + A'BC + ABC + A'BC'$$

- 已知函数: $f(A, B, C) = \sum m(0,1,2,4,5)$
 - (1)将该函数转化为最大项表示的POS形式
 - (2)使用卡诺图将该函数化简为最简SOP形式
 - (3)使用下表提供的逻辑门,如果要以最小面积实现该函数的计算功能应如何 设计电路,此时面积是多少?如果考虑最小延时呢?(注:门名称后的数字代表输 入数;电路输入信号仅包括A,B,C)

逻辑门	延时(ps)	面积(µm²)
NOT	18	8
AND2	50	25
NAND2	30	15
NAND4	70	30

逻辑门	延时(ps)	面积(µm²)
OR2	55	26
NOR2	35	16
AND4	90	40
OR4	100	42
NOR4	80	32

课程回顾

- 为什么IC和CPU如此重要? 有需求
 - 用有限的电路结构解决各式各样的计算
 - 设计约束和指标需求
- 如何应对这些需求
 - 数字化、同步化、结构化
 - 定制硬件和通用软件
 - 使用EDA工具
- 为什么IC发展地如此迅猛
 - 摩尔定律
- 课程培养目标
 - 获取知识, 学习技能, 领会思想与方法论

布尔代数的定位

- The 'big-bang' starts with '0' and '1'
 - In complementary metaloxide-semiconductor (CMOS) technology

Week	Date	Main content
1	2/22	概论
2	3/1	布尔代数
3	3/8	组合逻辑
4	3/15	时序逻辑
5	3/22	时序逻辑
6	3/29	计算机指令系统
7	待定	清明节调休(期中考试)
8	4/12	计算机指令系统
9	4/19	微处理器
10	4/26	微处理器
11	5/7	劳动节放假5/3→5/7
12	5/10	微处理器/流水线
13	5/17	流水线
14	5/24	流水线
15	5/31	存储器
16	6/7	存储器/IO与总线/总结

课程目标

- ❖ 如何在数字逻辑中表示数
 - 数的表示
- ❖ 如何用布尔代数计算
 - 算数和函数的布尔代数表示
 - 布尔表达式的化简

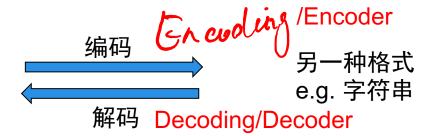
主要内容



- 1 数的编码与二进制表示
- 2 算术与函数的布尔代数表示
- 3 布尔表达式的化简

编码和解码

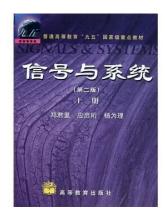
某种信息格式 e.g. 图像、视频、音频





Offset	0	1	2	3	4	5	6	7	-	8	9	A	В	C	D	E	F	ASCII
00000000	FF	D8	FF	E0	00	10	4A	46		49	46	00	01	01	01	00	48	яШяаЈГІГН
00000010	00	48	00	00	FF	DB	00	43		00	01	01	01	01	01	01	01	.няы.С
00000020	01	01	01	01	01	01	01	01		01	01	01	01	01	01	01	01	
00000030	01	01	01	01	01	01	01	01		01	01	01	01	01	01	01	01	
00000040	01	01	01	01	01	01	01	01		01	01	01	01	01	01	01	01	
00000050	01	01	01	01	01	01	01	01		01	FF	DB	00	43	01	01	01	яы.С
00000060	01	01	01	01	01	01	01	01		01	01	01	01	01	01	01	01	
00000070	01	01	01	01	01	01	01	01		01	01	01	01	01	01	01	01	
08000000	01	01	01	01	01	01	01	01		01	01	01	01	01	01	01	01	

JPEG文件头







Hello world

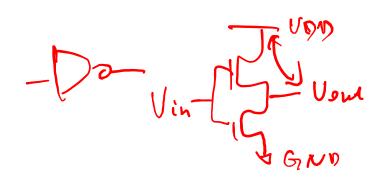


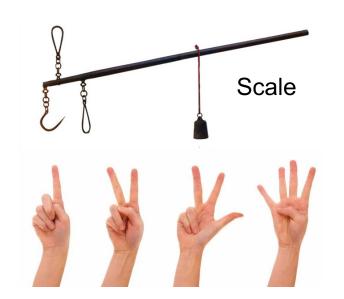
QR code

❖ 容易表示和存储

- ✓ 只用两种状态('0' 和 '1')
 - ✓ 晶体管的导通表示"1", 截止表示"0"
 - ✓ 电位的高表示"1",低表示"0"

- 材料极化特性
- 磁场、自旋方向
-





✓ 为什么不用十进制/十六进制?

❖运算简单

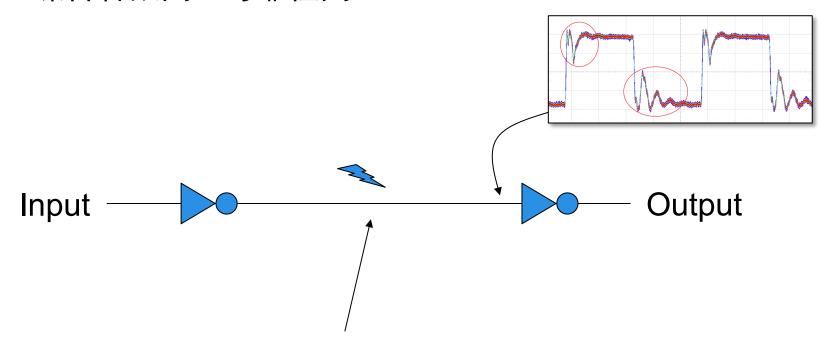
✓ 加法和乘法

$$\checkmark$$
 0+0=(0)0, 0+1=(0)1, 1+1=(1)0

- \checkmark 0×0=0, 0×1=0, 1×1=1
- ✓ 逻辑对应:
 - ✓ 二进制 "1/0" 与逻辑值 "真/假"

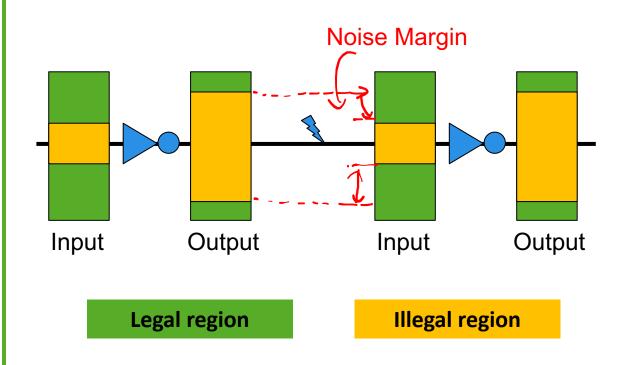
❖传输简单

✓ 噪音容限高→可靠性高



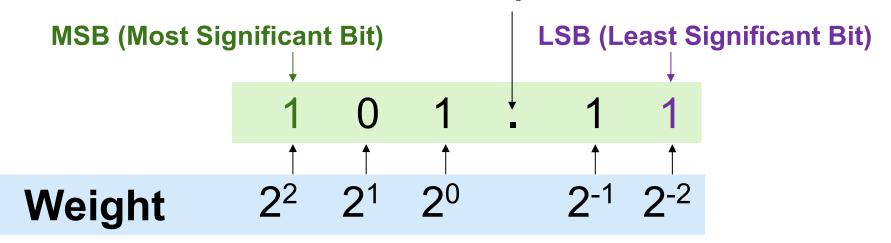
问题:如何处理噪音的干扰?

- ❖ 传输简单
 - ✓噪音容限高→可靠性高



二进制Binary System

Radix point



$$B = \sum_{k_i \times 2^i} k_i \times 2^i$$

$$k_i : 0, 1$$

$$101.11_{2} = 1 \times 2^{2} + 0 \times 2^{1} + 1 \times 2^{0}$$

$$+ 1 \times 2^{-1} + 1 \times 2^{-2}$$

$$= 5.75_{10}$$

$$= 5 \times 10^{1} + 7 \times 10^{-1} + 5 \times 10^{-2}$$

4-bit Binary Integer Number

	В	IN		DEC	HEV	
2 ³	2 ²	2 ¹	2 ⁰	DEC	HEX	
0	0	0	0	0	0	
0	0	0	1	1	1	
0	0	1	0	2	2	
0	0	1	1	3	3	
0	1	0	0	4	4	
0	1	0	1	5	5	
0	1	1	0	6	6	
0	1	1	1	7	7	

	В	IN		DEC	ПЕЛ	
2 ³	2 ²	2 ¹	2 ⁰	DEC	HEX	
1	0	0	0	8	8	
1	0	0	1	9	9	
1	0	1	0	10	Α	
1	0	1	1	11	В	
1	1	0	0	12	С	
1	1	0	1	13	D	
1	1	1	0	14	Е	
1	1	1	1	15	F	

左移与右移操作

Right shift 右移 对应十进制÷2 1110. 1-bit right shift=0111.0

$$14 \div 2^{1} = 7$$

1110. 2-bit right shift=0011.10

$$14 \div 2^2 = 3.5$$

Left shift 左移 对应十进制 x 2 0110. 1-bit left shift=01100.

$$6 \times 2^{1} = 12$$

0110. 2-bit left shift=011000.

$$6 \times 2^2 = 16 + 8 = 24$$

另一种十进制表示法?

$$395_{10} = (256+128+8+2+1)_{10} = (0001\ 1000\ 1011)_2$$

*
$$3_{10} = 0011_2$$

* $9_{10} = 1001_2$
* $5_{10} = 0101_2$
(395)₁₀ (0011 1001 0101)_{NEW}

Binary-coded decimal (BCD):

每个十进制数字都用二进制单独表示

BCD码

Binary-coded decimal

- 每个十进制数单独表示
- 编码方式不唯一
- ❖8421 BCD码
 - 有权码
 - 最常用

十进制数		8.4.2	2.1BC[)
0	0	0	0	0
1	0	0	0	1
2	0	0	1	0
3	0	0	1	1
4	0	1	0	0
5	0	1	0	1
6	0	1	1	0
7	0	1	1	1
8	1	0	0	0
9	1	0	0	1
权重	8	4	2	1

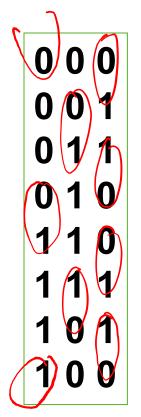
注意

- ❖ 8421BCD和二进制数有区别!
- $(0011\ 1001\ 0101)_2 = (512+256+128+16+4+1)_{10} = 917_{10}$
- ❖ BCD加法

- 进位(Carry)
 - Try $(14)_D$ + $(28)_D$ = $(0001\ 0100)_{BCD}$ + $(0010\ 1000)_{BCD}$

自己做一遍?

格雷码



Gray

Binary

- 二进制码的状态转换 按照数值的大小不断 改变
- 格雷码的状态转换按照仅有一位数字发生变化的原则改变(格雷码相邻两个数之间仅有一位编码不同)
- 格雷码将在卡诺图化 简中使用

浮点数

• 浮点数v包含两部分,基数m和尾数e

$$v = m2^{e-x}$$

m: 二进制小数

e: 二进制整数

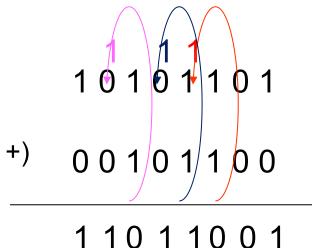
x: 尾数的偏移

本课程不做要求

减法、负数

❖加法和减法是最基本的运算





❖数有正有负,如何表示负数?

数值空间的划分

- ❖n bit二进制数值空间可表示2ⁿ个数值
 - 000, 001, 010, 011,100, 101, 110, 111
 - ■哪些表示正数,哪些表示负数?
 - ■划分标准如何?

负数的表示方式

- ❖ 有符号数:原码
 - $01010101_2 = +85_{10}$
 - $11010101_2 = -85_{10}$
- ❖ 反码,又称1补码

1-补码(反码)数值系统(3bit为例)								
正十进制	正二进制			负十进制	负二进制			
0		000		-0		111		
1		001		-1		110		
2		010		-2		101		
3		011		-3		100		

- 一个n比特位反码表示的负数 "-N" 为
 - 形式上,将该负数对应的无符号n位正数 "+N"按位取反
 - 若当作无符号数,其值 == 2ⁿ-1-N
- 对于n比特反码
 - 其可表示的数的范围: -(2ⁿ⁻¹-1)~+(2ⁿ⁻¹-1); 3 bit: -3 ~ 3
 - 对于0, 有两种表示法: 00...0和11...1
 - 数值空间利用率低、加减法不兼容

负数的表示方式

- ❖ 补码,又称2补码
 - 一个n比特2补码表示的负数(-N)为
 - 将正数N按位取反再加1
 - 无符号数值==反码+1== 2n-N
 - 其可表示的数的范围: -2ⁿ⁻¹~2ⁿ⁻¹-1

反码数值系统(3bit为例)								
正十进制	正二进制	负十	负二					
0	000	-0	111					
1	001	-1	110					
2	010	-2	101					
3	011	-3	100					

- MSB是符号位: MSB=1, 负数; MSB=0, 正数;
- 0仅有一种,便于将减法运算变成加法运算

提问:已知负数的补码表示,值是几?

$$2 = k_n * 2^{n-1} + ... + k_2 * 2^1 + k_1 * 2^0 - 2^n$$

$$= k_n * (-2^{n-1}) + ... + k_2 * 2^1 + k_1 * 2^0$$

MSB位权重: -2n-1

正数MSB位为零,所以也适用

2-补码数值系统(3bit为例)							
正十进制	正二进制	负十	负二				
0	000	-1	111				
1	001	-2	110				
2	010	-3	101				
3	011	-4	100				

注意

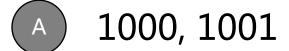
- ❖ 反码和补码,均仅针对负数有不同表示,正数一样
- ❖对于正数+85₁₀
 - 有符号 010101012
 - 1补码 01010101₂
 - 2补码 010101012
- ❖对于负数-8510
 - 有符号数110101012
 - 1补码 10101010₂
 - 2补码 101010112

1-补码数值系统(3bit为例)							
正十进制	正二进制	负十进制	负二进制				
0	000	-0	111				
1	001	-1	110				
2	010	-2	101				
3	011	-3	100				

2-补码数值系统(3bit为例)							
正十进制	正二进制	负十进制	负二进制				
0	000	-1	111				
1	001	-2	110				
2	010	-3	101				
3	011	-4	100				

单选题

以下哪组选项对-7的4位1补码和2补码的编码是正确的:



- B 1001, 1000
- 1000, 1000
- 1001, 1001



▲请在问卷中回复答案

Time: 120s

单选题

以下哪组选项对-7的4位1补码和2补码的编码是 正确的:

A 1000, 1001

В 1001, 1000

1000, 1000

1001, 1001

解答: A

利用-7对应的正数进行计算

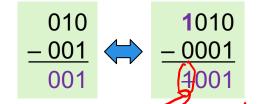
+7:0111

1补码:按位取反,即1000

2补码:按位取反加1,即1001

补码的应用:用加法来实现减法!

- ❖ ′-N′的补码
 - 无符号数值: N_{us} = 2ⁿ-N



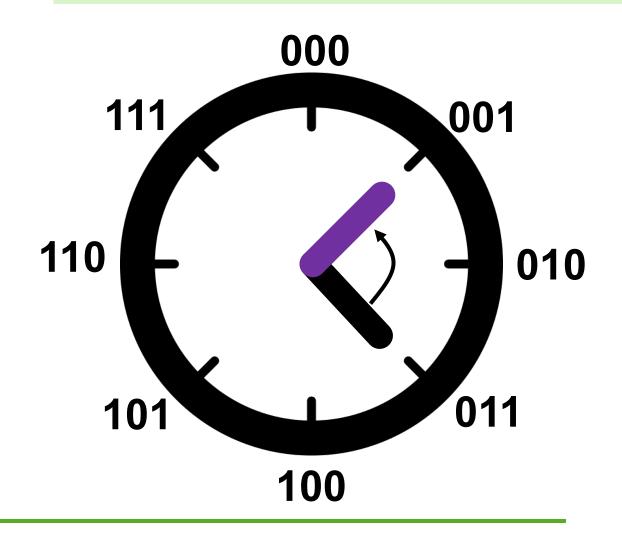
❖ 减法 (3-bit 例子)

-A - N = A + (-N) = A + (2ⁿ - N) = A + N_{us}

正数 (Same for 1's and 2's)		负数			
		反码1's complement		补码2's complement	
DEC	BIN	DEC	BIN	DEC	BIN
0	000	-0	111	-1	111
1	001	-1	110	-2	110
2	010	-2	101	-3	101
3	011	-3	100	-4	100

加减法 vs 拨钟

•
$$A - N = A + (-N) = A + (2^n - N) = A + N_{us}$$



011-010

VS

011+110

用加法来实现减法

$$A - B = A + (-B) = A + (0 - B)$$

例: 六位二进制数的计算: 8-20→8+(-20)

传统减法模式:

-) **20: 0** 1 0 1 0 0

-12: 1 1 0 1 0 0

补码减法模式:

001000

+) **1** 0 1 1 0 0

1 10 1 0 0

实例验证,补码可以利用加法器实现完整的加减法!

可有问题?

4-bit digits

+3

+6

20011

0101

-6

1010

+)

+) 0110 +)

-3

+)

1101

1011

-9

10111

Ignore

溢出 overflow

- ❖什么是溢出
 - 计算结果超出了可表示数的范围
 - $-2^{n-1} \sim 2^{n-1}-1$
- ❖如何判断溢出(什么时候可能溢出)
 - 两正数相加,结果变负数
 - 两负数相加,结果变正数(或零)
- ❖ 例: (1) -96-33 (2) -96-32

处理溢出

❖增加位数

+3

100011

11010

+5

01011

-9

1<mark>1</mark>0111

忽略

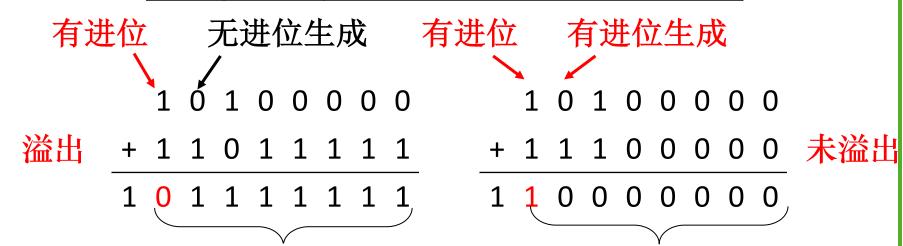
处理溢出

- ❖增加位数
 - ■正数增加的位数补0
 - 0110 -> 00110
 - \bullet 2²+2¹ -> 2²+2¹
 - 负数增加的位数补1
 - 1101 -> 11101
 - \bullet -2³ + 2² + 2⁰ -> -2⁴ + 2³ + 2² + 2⁰
 - 负数原来的负权重位变成正权重位

溢出的简单判断

- 判断是否超出数值范围
- 对符号位进位输入(Cin)和输出(Cout)做异或

Cin	Cout	结果			
0	0	正确			
0	1	溢出,上溢(正数相加变负数)			
1	0	溢出,下溢(负数相加变正数)			
1	1	正确			



单选题

以下2补码运算会溢出的是哪一项?

- A 1001+0110
- B 0011+1110
- 1101+1011
- 0101+0111



方法二:

Cin	Cout	结果			
0	0	正确			
0	1	溢出,上溢(正数相加变负数)			
1	0	溢出,下溢(负数相加变正数)			
1	1	正确			



1001+0110



1101+1011

解答: D



0011+1110



0101+0111

对于A, B两项,都是一正一负相加,<mark>正数与负数相加一</mark> 定不会溢出;

对于C项,1101即-3,1011即-5,二者相加为-8,在4位2补码数的表示范围内(-8至+7),因此不溢出。

对于D项,0101即5,0111即7,二者相加为12,超出4位2补码数的表示范围,因此会溢出。

也可以通过技巧判断:

1101 1011 0101 0111

课后思考

已知A和B的4比特2补码分别为A=1011

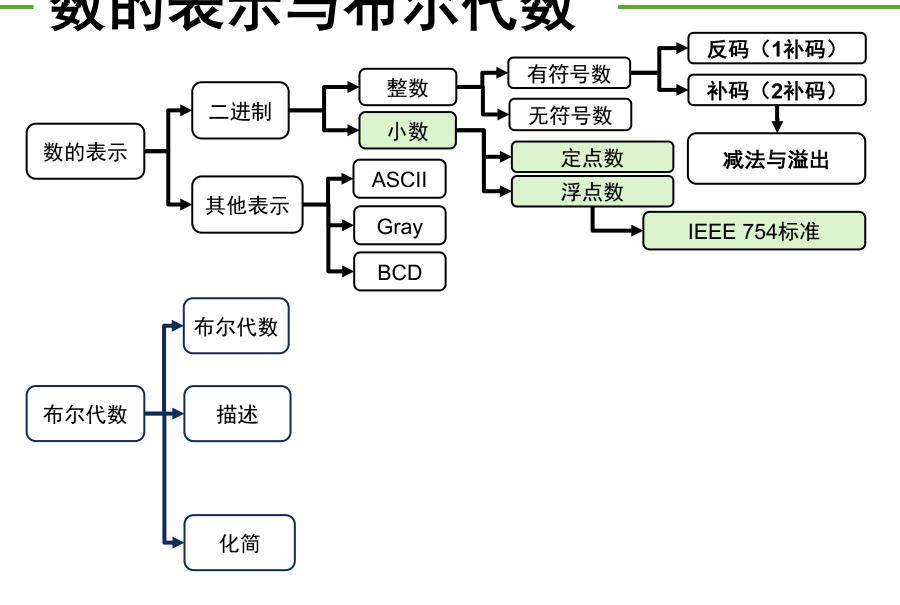
和B=0011,请问A-B是否会发生溢出?

11000

符号位最高位进位都为1

01100

符号位进位0, 最高位进位1 数的表示与布尔代数



主要内容

- 2 数的编码与二进制表示
- 2 算术与函数的布尔代数表示
 - 3 布尔表达式的化简

布尔代数的定义

- ❖布尔代数是数字系统的数学基础
- ❖用逻辑运算符表示输入逻辑变量与输出逻辑变量 之间的关系
 - 运算: NOT(非), AND(与), OR(或)
 - 优先权: 非最高, 与次之, 或最低
 - 运算符: + (或/逻辑加), ●(与/逻辑乘), ′ (¬) (非/反)

基本定律 (1)

- ❖ Commutative Law 交換律
 - X+Y=Y+X XY=YX
- ❖ Associative Law 结合律
 - (X+Y)+Z=X+(Y+Z)=X+Y+Z
 - (XY)Z=X(YZ)=XYZ
- ❖ Distributive Law 分配律
 - $X+(Y\cdot Z)=(X+Y)(X+Z)$
 - X(Y+Z)=XY+XZ
- ❖ Complement 互补律
 - X+X'=1 X·X'=0

基本定律(2)

- ❖ 与0 & 1的运算
 - A+0=A, A+1=1
 - A·1=A, A·0=0 (A+1=1的对偶)
- ❖ Idempotent 重叠
 - X+X=X; X·X=X (X+X=X的对偶)
- ❖ Involution 对合
 - (X')'=X

基本定理(3)

- ❖ Consensus theorem 一致性定理(多数定理)
 - (X+Y)(Y+Z)(X'+Z)=(X+Y)(X'+Z)
 - X·Y+Y·Z+X'·Z=XY+X'Z
 - 用于化简逻辑表达式(代数化简法用到)
 - 用于消除组合电路的竞争冒险(下一次课用到)

用真值表验证一致性定理

X	Y	Z	X'	Y'	Z'	(X+Y)(Y+Z)(X'+Z)	(X+Y)(X'+Z)
0	0	0	1	1	1	0	0
0	0	1	1	1	0	0	0
0	1	0	1	0	1	1	1
0	1	1	1	0	0	1	1
1	0	0	0	1	1	0	0
1	0	1	0	1	0	1	1
1	1	0	0	0	1	0	0
1	1	1	0	0	0	1	1

即证明: (X+Y)(Y+Z)(X'+Z)=(X+Y)(X'+Z)

布尔函数

❖多种表现形式

- 布尔代数的表达式: f(X₁, X₂, ..., X_n, 1, 0, ·, +)
 - Variables and operators
- 真值表(Truth table)
- 电路图(Circuit diagram)

基本定理(4)

- ❖ Duality 对偶
 - 对偶是布尔代数的一个非常有用的性质
 - 一个布尔表达式的对偶可以通过将与和或互换,逻辑0 和1互换,同时保持布尔变量不变得到
- ❖ 对偶函数的一般形式
 - $\{f(X1, X2, ..., Xn, 0, 1, +, \cdot)\}^D$
 - $= f(X1, X2, ..., Xn, 1, 0, \cdot, +)$
- ❖ 如果一个布尔代数定理成立,其对偶亦成立
 - 例: X+0=X→(X+0) D=(X)D即X·1=X
- ❖ 如果两个布尔表达式的对偶函数是相同的,则这两个表达式是相同的: $F_1^D=F_2^D \leftarrow \rightarrow F_1=F_2$
- ❖ 可以用来证明一致性定理/分配律/结合律

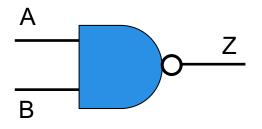
德摩根率(De Morgan's Law)-

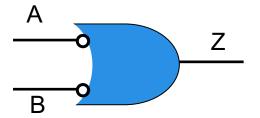
- ❖函数反演的一般形式:
 - $\{f(X_1, ..., X_n, 0, 1, +, \cdot)\}' = f(X_1', ..., X_n', 1, 0, \cdot, +)$
 - AND \longleftrightarrow OR, $0 \longleftrightarrow 1$, $X \longleftrightarrow X'$
- ❖ 例子
 - $\overline{AB} = \overline{A} + \overline{B}$
 - $\overline{A + B} = \overline{A} \cdot \overline{B}$
 - 其他

德摩根率(De Morgan's Law)

$$\overline{AB} = \overline{A} + \overline{B}$$

NAND gate





$$\overline{A + B} = \overline{A} \cdot \overline{B}$$

$$A \longrightarrow Z \longrightarrow A$$

$$B \longrightarrow Z$$

NOR gate

用真值表验证德摩根定律

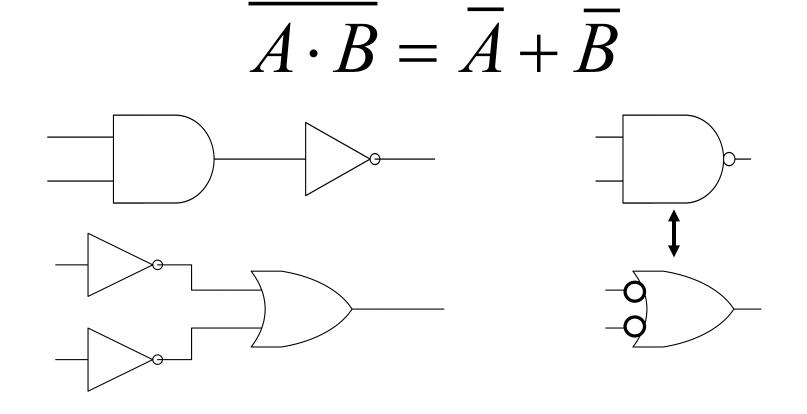
X	Y	X'	Y'	X+Y	XY	(X+Y)'	X'Y'	(XY)'	X'+Y'
0	0	1	1	0	0	1	1	1	1
0	1	1	0	1	0	0	0	1	1
1	0	0	1	1	0	0	0	1	1
1	1	0	0	1	1	0	0	0	0

求反

$$Y=A(B+C)+CD$$

与和或互换 逻辑0和1互换 布尔变量求反

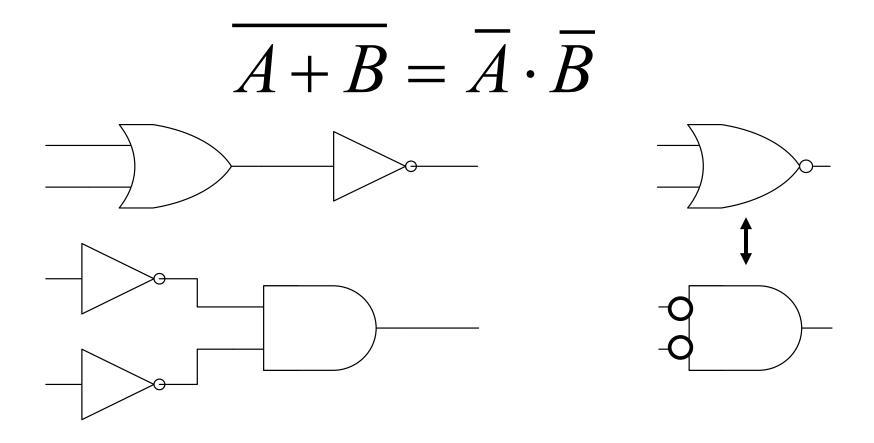
$$Y' = [A(B+C)+CD]'$$
= $[A(B+C)]' \bullet (CD)'$
= $[A'+(B+C)]' \bullet (C'+D')$
= $(A'+B'C') \bullet (C'+D')$



与非门等价于对输入取反的或门

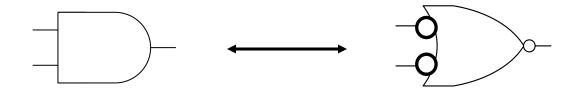
$$A + B = \overline{\overline{A} \cdot \overline{B}}$$

或门等价于对输入取反的与非门



或非门等价于对输入取反的与门

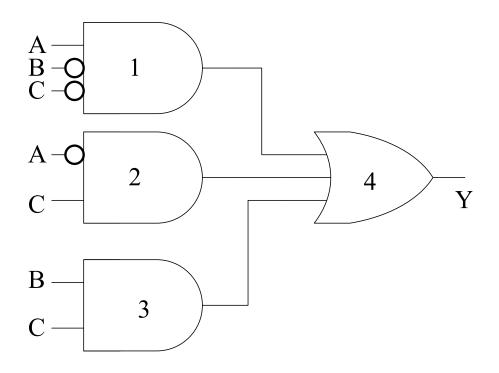
$$A \cdot B = \overline{A} + \overline{B}$$



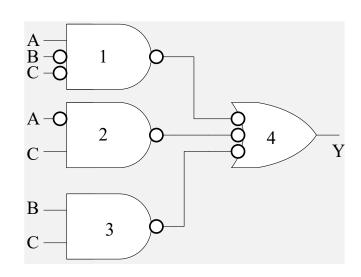
与门等价于对输入取反的或非门

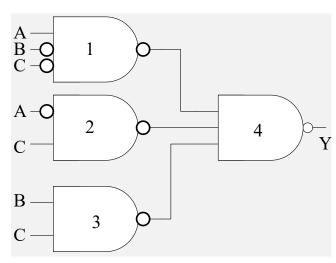
将与或表达式变换成仅用与非门实现

Y=AB'C'+A'C+BC



Y=[(AB'C')'(A'C)'(BC)']'





对偶和反的区别

General form of inversion

$$\{f(X_1, X_2, ..., X_n, 0, 1, +, \cdot)\}'=f(X_1', X_2', ..., X_n', 1, 0, \cdot, +)$$

General form of duality

$$\{f(X_1, X_2, ..., X_n, 0, 1, +, \cdot)\}^D = f(X_1, X_2, ..., X_n, 1, 0, \cdot, +)$$

$$Y = A(B+C) + CD$$

Inversion of Y

$$Y' = (\overline{A} + \overline{B}\overline{C})(\overline{\overline{C} + \overline{D}}) = (\overline{A} + \overline{B}\overline{C})CD$$
$$= \overline{A}CD$$

❖ Duality of Y 布尔变量不取反

$$Y^{D} = (A + BC)\overline{C} + \overline{D} = (A + BC)\overline{C}\overline{D}$$
$$= A\overline{C}\overline{D} + BC\overline{C}\overline{D}$$
$$= A\overline{C}\overline{D} + 0 = A\overline{C}\overline{D}$$

单选题



如何仅用或非门实现Y=AB'C'+A'C+BC?

- Y=[(A+B'+C')'+(A'+C)'+(B+C)']'
- $Y = \{[(A'+B+C)'+(A+C')'+(B'+C')']'+0\}'$
- Y=(A'+B+C)'+(A+C')'+(B'+C')'

Time: 120s

解答: B

利用德摩根律,可以得到:

$$Y = AB' C' + A' C + BC$$

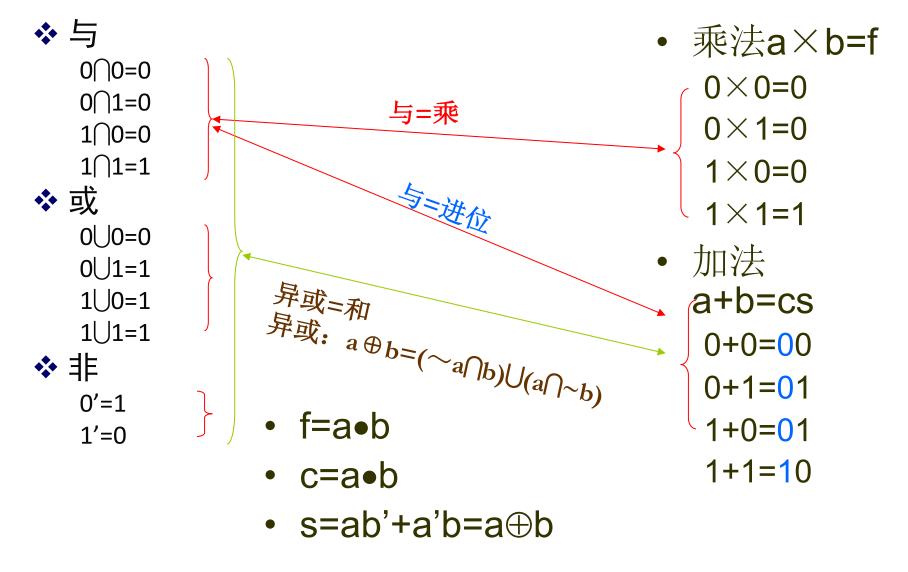
= $(A'+B+C)'+(A+C')'+(B'+C')'$

由于只使用或非门,故转换为:

$$Y = \{[(A'+B+C)'+(A+C')'+(B'+C')']'+0\}'$$

延伸思考: 仅用与门、异或门等单独的一个门实现呢? 有哪些门可以通过组合和输入限制实现任意逻辑 (Universal Gate)?

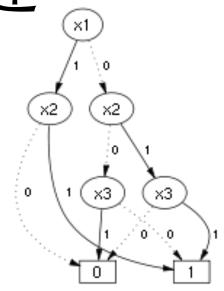
其他布尔函数



数的表示与布尔代数 反码 (1补码) 有符号数 整数 补码 (2补码) 二进制 无符号数 小数 数的表示 定点数 减法与溢出 **ASCII** 浮点数 其他表示 Gray IEEE 754标准 **BCD** 布尔代数 布尔逻辑 逻辑门 布尔代数 描述 化简

函数的布尔代数描述

- ❖二元域上函数的表示方法:
 - 真值表(及卡诺图)
 - 表达式
 - 其他方式(程序、 Binary decision diagram树)
- ❖例: 日历子系统
 - 根据月份和是否闰年的标志, 给出这个月份的天数



日历子系统的C程序

```
Integer number_of_days (month, leap_flag) {
   switch (month){
      case 'january': return (31);

    case 'february': if (leap_flag ==1) then return (29) else return (28);

      • case 'march': return (31);
      case 'april': return (30);
      case 'may': return (31);
      case 'june': return (30);
      case 'july': return (31);
      case 'august': return (31);
      case 'september': return (30);
      case 'october': return (31);
      case 'november': return (30);
      case 'december': return (31);
      default: return (0);
```

日历子系统的逻辑实现

- ❖组合逻辑实现过程
 - ■逻辑抽象
 - 输入: month(a₈, a₄, a₂, a₁), leap_flag
 - 输出: d28, d29, d30, d31
 - ■逻辑函数: 真值表
 - 逻辑表达式与化简
 - ■逻辑电路

真值表一输出与输入之间的逻辑关系

 $a_8 a_4 a_2 a_1$

无关项

- 输出不随输入变化
- 实际情况中不存在
- 不影响功能

Month	Leap	d28	d29	d30	d31
7 0000			-	-	
0001	\ - /	0	0	0	1
0010 /	0	1	0	0	0
0010	1	0	1	0	0
0011	/-\	0	0	0	1
0100	-	0	0	1	0
0101	-	0	0	0	1
0110	-	0	0	1	0
0111	-	0	0	0	1
1000	-	0	0	0	1
1001	-	0	0	1	0
1010	-	0	0	0	1
1011	-	0	0	1	0
1100	-	0	0	0	1
1101	4-1	-	-	-	•
111-	*	_	_		-

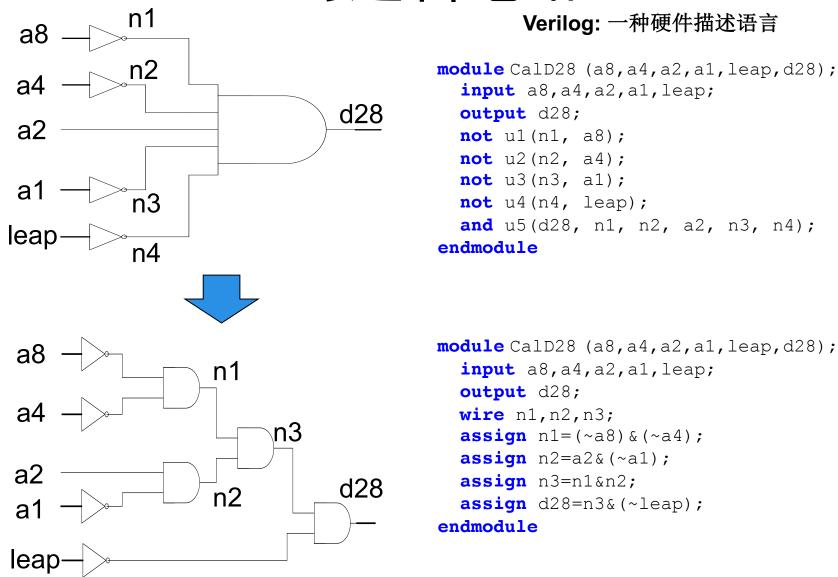
逻辑函数

- 4 d28 = a_8 ' and a_4 ' and a_2 and a_1 ' and leap'
- 4d29 = a_8 ' and a_4 ' and a_2 and a_1 ' and leap

	Month	Leap	d28	d29
	0000	-	-	-
	→0001	-	0	0
$a_4a_2a_1$	0010	0	1	0
344241	0010	1	0	1

a

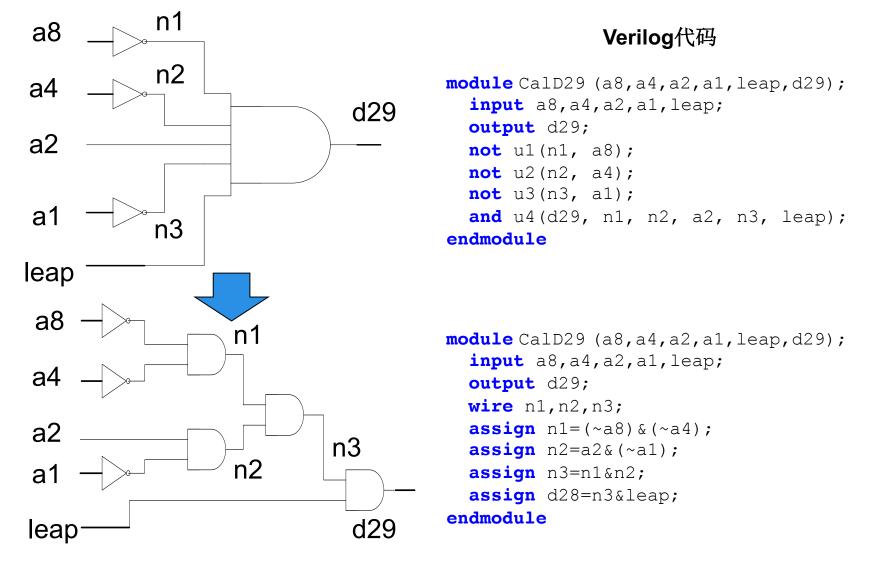
d28的逻辑电路



Verilog: 一种硬件描述语言

```
input a8, a4, a2, a1, leap;
  output d28;
  not u1(n1, a8);
  not u2(n2, a4);
  not u3(n3, a1);
  not u4(n4, leap);
  and u5(d28, n1, n2, a2, n3, n4);
endmodule
module CalD28 (a8, a4, a2, a1, leap, d28);
  input a8,a4,a2,a1,leap;
  output d28;
  wire n1, n2, n3;
  assign n1 = (-a8) & (-a4);
  assign n2=a2&(~a1);
  assign n3=n1&n2;
  assign d28=n3&(~leap);
endmodule
```

d29的逻辑电路



d30和d31呢?

- $4 \times d30 = a_8' \cdot a_4 \cdot a_2' \cdot a_1' \text{ or } a_8' \cdot a_4 \cdot a_2 \cdot a_1' \text{ or } a_8 \cdot a_4' \cdot a_2' \cdot a_1 \text{ or } a_8 \cdot a_4' \cdot a_2 \cdot a_1$
- **4** d31= $a_8' \cdot a_4' \cdot a_2' \cdot a_1$ or $a_8' \cdot a_4' \cdot a_2 \cdot a_1$ or $a_8' \cdot a_4 \cdot a_2' \cdot a_1$ or $a_8' \cdot a_4' \cdot a_2' \cdot a_1'$ or $a_8 \cdot a_4' \cdot a_2' \cdot a_1'$ or $a_8 \cdot a_4' \cdot a_2' \cdot a_1'$ or $a_8 \cdot a_4' \cdot a_2' \cdot a_1'$

考虑电路,

如何表示它们对应的布尔代数式?

——逻辑化简

Month	d30	d31
0000	-	-
0001	0	1
0010	0	0
0010	0	0
0011	0	1
0100	1	0
0101	0	1
0110	1	0
0111	0	1
1000	0	1
1001	1	0
1010	0	1
1011	1	0
1100	0	1
1101	-	-
111-	-	-

布尔代数式的化简

- ❖两级逻辑
 - 规范形式
 - ■卡诺图
- ❖两级逻辑的化简
 - 卡诺图化简法
 - Q-M 法

标准形式: 两级逻辑

- ❖ SOP和 POS
 - Sum of Products 与或表达式 $f(A, B, C, D) = AB + A\bar{C} + C\bar{D}$

Product of Sums 或与表达式 $f(A,B,C,D) = (A+B+C)(\bar{C}+\bar{D})$

d31= a_8 '· a_4 '· a_2 '· a_1 or a_8 '· a_4 '· a_2 · a_1 or a_8 '· a_4 · a_2 '· a_1 or a_8 '· a_4 · a_2 · a_1 or a_8 · a_4 '· a_2 '· a_1 ' or a_8 · a_4 '· a_2 · a_1 ' or a_8 · a_4 '· a_2 '· a_1 ' $\longrightarrow \Sigma(ABCD)$

Month	d30	d31
0000	•	•
0001	0	1
0010	0	0
0010	0	0
0011	0	1
0100	1	0
0101	0	1
0110	1	0
0111	0	1
1000	0	1
1001	1	0
1010	0	1
1011	1	0
1100	0	1
1101	-	-
111-	-	-

逻辑函数的最小项,记为m

在n变量逻辑函数中,包含全部n个变量的与项,其中每个变量必须且只以原变量或反变量的形式出现一次

旦小话	使最小项取值为1的输入变量值			旦小话工程:	
最小项	Α	В	С	最小项下标i	m _i
A'B'C'	0	0	0	0	m_0
A'B'C	0	0	1	1	m ₁
A'BC'	0	1	0	2	m_2
A'BC	0	1	1	3	m_3
AB'C'	1	0	0	4	m_4
AB'C	1	0	1	5	m_5
ABC'	1	1	0	6	m_6
ABC	1	1	1	7	m ₇
权重	2 ²	21	20		

MSB LSB

用最小项表示逻辑函数(SOP)

$$Y = f(A, B, C) = \bar{A}B + BC + A\bar{B}\bar{C}$$

$$= \bar{A}B(C + \bar{C}) + (A + \bar{A})BC + A\bar{B}\bar{C}$$

$$= \bar{A}BC + \bar{A}B\bar{C} + ABC + \bar{A}BC + A\bar{B}\bar{C}$$

$$= 011_2 = 3_{10} \quad 010_2 = 2_{10} \quad 111_2 = 7_{10} \quad 100_2 = 4_{10}$$

$$= m_3 + m_2 + m_7 + m_3 + m_4$$

$$= \sum m(2, 3, 4, 7)$$

Using Min-term in truth table

a ₈ a ₄ a ₂ a ₁	d30
0000	1
0001	0
0010	0
0011	0
0100	1
0101	0
0110	1
0111	0
1000	0
1001	1
1010	0
1011	1
1100	0
1101	-
111-	-



a ₈ a ₄ a ₂ a ₁	Min-term	d30
0000	m0	•
0001	m1	0
0010	m2	0
0011	m3	0
0100	m4	1
0101	m5	0
0110	m6	1
0111	m7	0
1000	m8	0
1001	m9	1
1010	m10	0
1011	m11	1
1100	m12	0
1101	m13	-
111-	m14-m15	-

POS逻辑表示

$$Y = (A+B) \cdot (\overline{A} + B + C)$$

$$= (A+B+C \cdot \overline{C}) \cdot (\overline{A} + B + C)$$

$$= (A+B+C)(A+B+\overline{C})(\overline{A} + B + C)$$

$$= M_0 M_1 M_4$$

$$= \prod M(0,1,4)$$

逻辑函数的最大项,记为M

在n变量逻辑函数中,包含全部n个变量的或项,其中每个变量必须且只以原变量或反变量的形式出现一次

最大项	使最大项取值为0的输入变量值			最大项下标i	M_{i}
	A	В	C		
A+B+C	0	0	0	0	M_0
A+B+C'	0	0	1	1	M_1
A+B'+C	0	1	0	2	M_2
A+B'+C'	0	1	1	3	M_3
A'+B+C	1	0	0	4	M_4
A'+B+C'	1	0	1	5	M_5
A'+B'+C	1	1	0	6	M_6
A'+B'+C'	1	1	1	7	M_7
权重	2^2	21	2^{0}		

$m_i \& M_i$

规律:
$$m_6 = AB\overline{C} = \overline{AB\overline{C}} = \overline{\overline{A} + \overline{B} + C} = \overline{M_6}$$

$$Y = \sum_{m} m(2,3,4,7) \Rightarrow \overline{Y} = \overline{m_2 + m_3 + m_4 + m_7}$$

$$= \overline{M_2 + \overline{M_3} + \overline{M_4} + \overline{M_7}}$$

$$= \overline{M_2} \bullet \overline{M_3} \bullet \overline{M_4} \bullet \overline{M_7}$$

$$= M_2 \cdot M_3 \cdot M_4 \cdot M_7$$

$$= \overline{M_2 \cdot M_3 \cdot M_4 \cdot M_7}$$

$$= \overline{M_3 \cdot M_4 \cdot M_7}$$

(MC2,3,4,7)

= TTM(0, 1, 5, 6)

$m_i \& M_i$

规律:
$$m_{\epsilon} = AB\overline{C} = \overline{AB\overline{C}} = \overline{\overline{A} + \overline{B} + C} = \overline{M_{\epsilon}}$$

$$\sum m(0, 1, 4, 5, 6) = \prod M(2, 3, 7)$$

在真值表中使用最小项

a ₈ a ₄ a ₂ a ₁	d30
0000	•
0001	0
0010	0
0011	0
0100	1
0101	0
0110	1
0111	0
1000	0
1001	1
1010	0
1011	1
1100	0
1101	-
111-	-



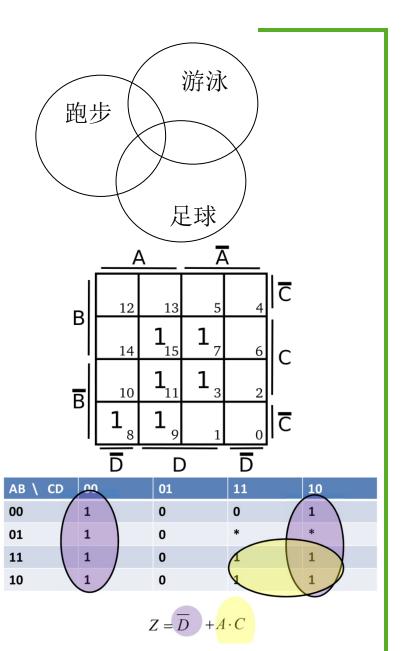
a ₈ a ₄ a ₂ a ₁	最小项	d30
0000	m0	
0001	m1	0
0010	m2	0
0011	m3	0
0100	m4	1
0101	m5	0
0110	m6	1
0111	m7	0
1000	m8	0
1001	m9	1
1010	m10	0
1011	m11	1
1100	m12	0
1101	m13	-
111-	m14-m15	-

卡诺图

❖逻辑表示图的发展

- 文氏图,1881年,表示集合 关系
- 维奇图(Veitch Diagram), 1952 年,爱德华·维奇提出后用以 描述并最小化布尔表达式

■ 卡诺图, 1953年, 美国贝尔 实验室的电信工程师莫里 斯·卡诺(Maurice Karnaugh)在 1953年根据维奇图改进。



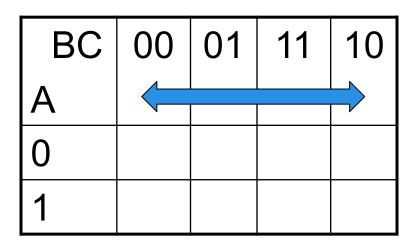
两变量的卡诺图

	В	0	1
Α			
0			
1			

	В	0	1
Α			
0		$m_0(A'B')$	$m_1(A'B)$
1		$m_2(AB')$	$m_3(AB)$

f(A, B)

三变量的卡诺图



f(A, B, C)

格雷码的应用

ВС	00	01	11	10
Α				
0	$m_0(A'B'C')$	$m_1(A'B'C)$	m ₃ (A'BC)	m ₂ (A'BC')
1	m ₄ (AB'C')	m ₅ (AB'C)	m ₇ (ABC)	m ₆ (ABC')

四变量的卡诺图

f(A, B, C, D)

CD	00	01	11	10
AB				
00	m ₀ (A'B'C'D')	m ₁ (A'B'C'D)	m ₃ (A'B'CD)	m ₂ (A'B'CD')
01	m ₄ (A'BC'D')	m ₅ (A'BC'D)	m ₇ (A'BCD)	m ₆ (A'BCD')
11	m ₁₂ (ABC'D')	m ₁₃ (ABC'D)	m ₁₅ (ABCD)	m ₁₄ (ABCD')
10	m ₈ (AB'C'D')	m ₉ (AB'C'D)	m ₁₁ (AB'CD)	m ₁₀ (AB'CD')

四变量的卡诺图的另一种形式

f(A, B, C, D)

AB	00	01	11	10
CD				
00	m ₀ (A'B'C'D')	m ₄ (A'BC'D')	m ₁₂ (ABC'D')	m ₈ (AB'C'D')
01	m ₁ (A'B'C'D)	m ₅ (A'BC'D)	m ₁₃ (ABC'D)	m ₉ (AB'C'D)
11	m ₃ (A'B'CD)	m ₇ (A'BCD)	m ₁₅ (ABCD)	m ₁₁ (AB'CD)
10	m ₂ (A'B'CD')	m ₆ (A'BCD')	m ₁₄ (ABCD')	m ₁₀ (AB'CD')

五变量的卡诺图

f(E, A, B, C, D)

E A B C D: 2⁴2³2²2¹2⁰

CD	00	01	11	10
AB		$\mathbf{E} = 0$		
00	m ₀ (A'B'C'D')	m ₁ (A'B'C'D)	m ₃ (A'B'CD)	m ₂ (A'B'CD')
01	m ₄ (A'BC'D')	m ₅ (A'BC'D)	m ₇ (A'BCD)	m ₆ (A'BCD')
11	m ₁₂ (ABC'D')	m ₁₃ (ABC'D)	m ₁₅ (ABCD)	m ₁₄ (ABCD')
10	m ₈ (AB'C'D')	m ₉ (AB'C'D)	m ₁₁ (AB'CD)	m ₁₀ (AB'CD')
CD	00	01	11	10
AB		$\mathbf{E}=1$		
00	m ₁₆ (A'B'C'D')	m ₁₇ (A'B'C'D)	m ₁₉ (A'B'CD)	m ₁₈ (A'B'CD')
01	m ₂₀ (A'BC'D')	m ₂₁ (A'BC'D)	m ₂₃ (A'BCD)	m ₂₂ (A'BCD')
11	m ₂₈ (ABC'D')	m ₂₉ (ABC'D)	m ₃₁ (ABCD)	m ₃₀ (ABCD')
10	m ₂₄ (AB'C'D')	m ₂₅ (AB'C'D)	m ₂₇ (AB'CD)	m ₂₆ (AB'CD')

86

五变量的卡诺图的另一种形式

BCD	000	001	011	010	110	111	101	100
EA								
00	m ₀	m ₁	m ₃	m ₂	m ₆	m ₇	m ₅	m ₄
01	m ₈	m ₉	m ₁₁	m ₁₀	m ₁₄	m ₁₅	m ₁₃	m ₁₂
11	m ₂₄	m ₂₅	m ₂₇	m ₂₆	m ₃₀	m ₃₁	m ₂₉	m ₂₈
10	m ₁₆	m ₁₇	m ₁₉	m ₁₈	m ₂₂	m ₂₃	m ₂₁	m ₂₀

用卡诺图表示逻辑函数

$$Y = \bar{A}\bar{B}\bar{C}D + \bar{A}B\bar{D} + ACD + A\bar{B}$$

$$= \bar{A}\bar{B}\bar{C}D + \bar{A}B(C + \bar{C})\bar{D} + A(B + \bar{B})CD + A\bar{B}(C + \bar{C})(D + \bar{D})$$

$$= \bar{A}\bar{B}\bar{C}D + \bar{A}BC\bar{D} + \bar{A}B\bar{C}\bar{D} + ABCD + A\bar{B}CD + A\bar{B}CD + A\bar{B}C\bar{D} + A\bar{B}\bar{C}\bar{D} + A\bar{B}\bar{C}\bar{D}$$

$$= m_1 + m_6 + m_4 + m_{15} + m_{11} + m_{11} + m_{10} + m_9 + m_8$$

$$=\sum m_i(i=1,4,6,8,9,10,11,15)$$

将函数表示成最小项相或的形式

$$Y = \sum m_i (i = 1, 4, 6, 8, 9, 10, 11, 15)$$

CD	00	01	11	10
AB				
00		1		
01	1			1
11			1	
10	1	1	1	1

CD	00	01	11	10
AB				
00	0	1	0	0
01	1	0	0	1
11	0	0	1	0
10	1	1	1	1

Time: 60s

布尔函数的描述方式包括:(多选题)

- A 逻辑表达式
- ₿ 真值表
- c 卡诺图
- □□□元决策图



多选题

布尔函数的描述方式包括:(多选题)

- A 逻辑表达式
- B 真值表
- c 卡诺图
- □ 二元决策图

主要内容

- 2 数的编码与二进制表示
- 2 算术与函数的布尔代数表示



3 布尔表达式的化简

逻辑化简举例

$$Y = AC + \overline{B}C + B\overline{D} + C\overline{D} + A(B + \overline{C}) + \overline{A}BC\overline{D} + A\overline{B}DE$$

$$A + AB = A$$

$$= AC + \overline{B}C + B\overline{D} + C\overline{D} + A\overline{B}C + A\overline{B}DE$$

$$A + \overline{A}B = A + B$$

$$= AC + \overline{B}C + B\overline{D} + C\overline{D} + A + A\overline{B}DE$$

$$A + AB = A$$

$$= A + \overline{B}C + B\overline{D} + C\overline{D}$$

$$AB + \overline{A}C + BC = AB + \overline{A}C$$

$$= A + \overline{B}C + B\overline{D}$$

化简动机

❖规范形式使得逻辑函数复杂化,其对应门电路也非常复杂

Α	В	F
0	0	0
0	1	0
1	0	1
1	1	1

F=A'B'+AB'=(A'+A)B'=B'

Α	В	F
0	0	1
0	1	0
1	0	1
1	1	0

$$F=AB'+AB=A(B'+B)=A$$

代数化简法

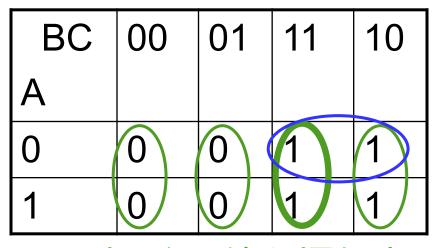
$$AB + A\overline{B} = A$$
 $A + AB = A$
 $A + \overline{A}B = A + B$
 $A + \overline{A}B = A + B$
 $A + A = A; A + \overline{A} = 1$
 $AB + \overline{A}C + BC = AB + \overline{A}C$

两级逻辑化简

有其他方法加速化简过程吗?

- ❖ 卡诺图
- ◆ CAD工具
 - Q-M算法

❖ 相邻两个最小项仅有1个输入逻辑变量的取值不同,互补



只有C这一输入逻辑 变量取值不同

只有A这一输入逻辑变量取值不同

- ❖ 相邻两个最小项仅有1个输入逻辑变量的取值不同,互补
- ❖ 如果这两个相邻最小项都使输出为1,则这两个最小项可 合并,消除一个输入逻辑变量

ВС	00	01	11	10
Α				
0	0	0	1	1
1	0	0	1	1

ABC+ABC' = AB → 可以合并为AB,与C的值无关

- ❖ 相邻两个最小项仅有1个输入逻辑变量的取值不同,互补
- ❖ 如果这两个相邻最小项都使输出为1,则这两个最小项可合并,消除一个输入逻辑变量
- ❖ 如果有四个相邻的最小项都使得输出函数取值为1,则这四个最小项可以合并,消除两个输入逻辑变量

ВС	00	01	11	10
Α			A'	B
0	0	0	1	1
1	0	0	1	1

可以合并为B, 与A、C值无关

AB

❖ 如何保证卡诺图化简结果是最简的? ⇒ "蕴含"的概念

ВС	00	01	11	10
Α				
0	0	0	1 _	1
1	0	0	1	1

蕴含项

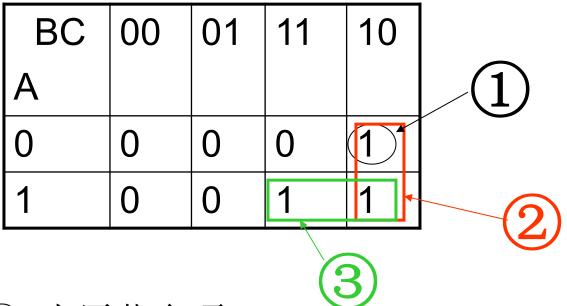
- ◆ 如果F=1则G=1,那么F是G的蕴含项(Implicant): F ⇒ G
 - 助记: 【F有效】 "implies" 【G有效】

X	У	x'y	xy'	ху	F1	F2
0	0	0	0	0	0	0
0	1	1	0	0	1	1
1	0	0	1	0	1	1
1	1	0	0	1	0	1

F1的蕴含项有哪些?xy', x'y F2的蕴含项有哪些?

Prime Implicant 本原蕴含项

❖函数F的蕴含项P,如果不存在蕴含项Q≠P,使得 $P \Rightarrow Q \Rightarrow F$,则称P为本原蕴含项



②/③:本原蕴含项

①: 蕴含项, 非本原蕴含项

Essential Prime Implicant本质本原蕴含项

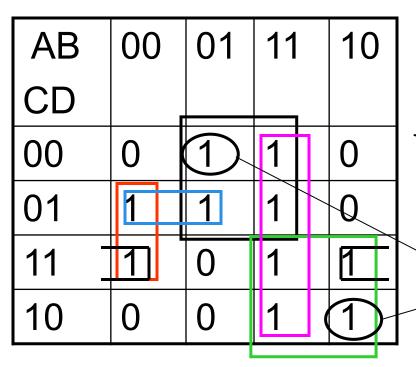
❖如果一个函数中某个元素仅由一个本原蕴含项覆盖。则该本原蕴含项为本质本原蕴含项

Y = BC' + AB

②/③:本原蕴含项

ВС	00	01	11	10
Α				
0	0	0	0	1
1	0	0	1	1

②/③:本质本原蕴含项,因为 A'BC'和ABC分别只能由②和③覆盖



Y=BC'+AC+A'B'D

不能被其它本原蕴含项覆盖

本原蕴含项: BC', AC, AB, A'C'D, A'B'D, B'CD

谁是本质本原蕴含项?

本质本原蕴含项: BC', AC

AB	00	01	11	10
CD				
00	0	0	1	0
01		1	1	0
11	0	1	1 (1
10	0 (1	0	0

Y=ACD+ABC'+A'C'D+A'BC

○只能被一个本原蕴含项覆盖

本原蕴含项: BD, ACD, ABC', A'C'D, A'BC

谁是本质本原蕴含项?

非本质本原蕴含项: BD

$$Y = A\overline{C} + \overline{A}C + \overline{B}C + B\overline{C}$$

$$= A(B+\overline{B})\overline{C} + \overline{A}(B+\overline{B})C + (A+\overline{A})\overline{B}C + (A+\overline{A})B\overline{C}$$

$$= AB\overline{C} + A\overline{B}\overline{C} + \overline{A}BC + \overline{A}\overline{B}C + A\overline{B}C + \overline{A}\overline{B}C + AB\overline{C} + \overline{A}B\overline{C}$$

$$= m_6 + m_4 + m_3 + m_1 + m_5 + m_1 + m_6 + m_2$$

$$= \sum m(1,2,3,4,5,6)$$

谁是本质本原蕴含项? 无!

ВС	00	01	11	10
Α				
0	0	1	1	1
1	1	1_	0	1

本原蕴含项: A'C, A'B, AB', AC', B'C, BC'

$$Y = A\bar{C} + \bar{A}C + \bar{B}C + B\bar{C} = \sum m(1,2,3,4,5,6)$$

找到覆盖所有最小项的本质本原蕴含项

ВС	00	01	11	10	
Α					
0	0	1	1	1	
1	1	1	0	1	

ВС	00	01	11	10	
Α					
0	0	1	1	1	
1	1	1	0	1	

$$Y = A\bar{B} + \bar{A}C + B\bar{C}$$
 $Y = A\bar{C} + \bar{B}C + \bar{A}B$

$$Y = A\bar{C} + \bar{B}C + \bar{A}B$$

$$Y = ABC + ABD + A\overline{C}D + \overline{C}\overline{D} + A\overline{B}C + \overline{A}C\overline{D}$$

	D							
	CD AB	00	01	11	10			
	AB							
	00	1			1			
	01	1			1	$ _{\mathbf{B}}$		
, [11	1	1,1	1,1	1			
A	10	1	1	1	1			
					C	•		

寻找本质本原蕴含项举例4

T /		Λ	
V	_	/1	
1		П	IJ

CD	00	01	11	10	
AB					/ A
00	1	0	0	1	
01	1	0	0	1	
11	1 -	1	1	1	
10		1	1 /	1	
					_
			_		
		L)		

寻找本质本原蕴含项举例4

$$Y = A + \overline{D}$$

CD	00	01	11	10
AB				
00	1	0	0	1
01	1	0	0	1
11	1	1	1	1
10	1	1	1 /	1

/A

$$\bar{Y} = \bar{A}D$$

$$Y = \overline{\overline{Y}} = \overline{\overline{A}D} = A + \overline{D}$$

用卡诺图化简举例

$$Y = A\bar{C} + \bar{A}C + \bar{B}C + B\bar{C}$$

$$= A(B + \bar{B})\bar{C} + \bar{A}(B + \bar{B})C + (A + \bar{A})\bar{B}C + (A + \bar{A})B\bar{C}$$

$$= AB\bar{C} + A\bar{B}\bar{C} + \bar{A}BC + \bar{A}\bar{B}C + A\bar{B}C + \bar{A}\bar{B}C + AB\bar{C} + \bar{A}B\bar{C}$$

$$= m_6 + m_4 + m_3 + m_1 + m_5 + m_1 + m_6 + m_2$$

$$= \sum m(1, 2, 3, 4, 5, 6)$$

多选题

观察卡诺图,以下哪些选项不是本原蕴含项?



A ac'

B a'bc'

c ab'

□ a'b'd'

_				
cd	00	01	11	10
ab				
00	1	0	0	1 D
01	1	1 1	0	0
11 A	1	1	0	0
10	1	1	1	1
	•	·		

解答: BD

可以看到 B蕴含E (a'bc' => bc') D蕴含I (a'b'd' => b'd') 因此根据本原蕴含项的 定义,BD项都不是本 原蕴含项

函数F的蕴含项P,如果不存在蕴含项I≠P,使得P⇒I →F,则称P为本原蕴含项

cd	00	00		01			10	
ab						_		1
00	1		0		0		1	þ
01	1	1		В	0		0	
11 E	1		1		0		0	
10	1		1		1		1	

Don't care 无关项

- ❖不完全确定的函数
 - BCD累加电路
 - 十进制数字到七段显示译码电路
 - ▶ 输入取值组合1010~1111在实际电路中不出现
- ❖D代表无关项表示的最大项
- ❖d代表无关项表示的最小项

BCD累加电路的真值表

Function: Y₈Y₄Y₂Y₁=ABCD+1 (循环表示)

	Inp	out			Out	put			Inp	out			Out	tput	
Α	В	С	D	Y ₈	Y ₄	Y ₂	$ Y_1 $	А	В	С	D	Y ₈	Y ₄	Y ₂	$ Y_1 $
0	0	0	0	0	0	0	1	1	0	0	0	1	0	0	
0	0	0	1	0	0	1	0	1	0	0	1	0	0	0	0
0	0	1	0	0	0	1	1	1	0	1	0	X	X	X	X
0	0	1	1	0	1	0	0	1	0	1	1	X	X	X	X
0	1	0	0	0	1	0	1	1	1	0	0	X	X	X	X
0	1	0	1	0	1	1	0	1	1	0	1	X	X	X	X
0	1	1	0	0	1	1	1	1	1	1	0	X	X	X	X
0	1	1	1	1	0	0	0	1	1	1	1	X	X	X	X 115

115

BCD累加电路的布尔表达式

❖电路的任何实际实现输入都会产生一定的输出(包括无关项)

无关项在逻辑化简时,可以任意假设 其为**0**或**1**

CD	00	01	11	10
AB				
00	0001	0010	0100	0011
01	0101	0110	1000	0111
11	xxx 1	xxxx	XXXX	XXX 1
10	1001	0000	XXXX	xxxx

用卡诺图得到最简或与表达式

CD	00	01	11	10
AB				
00	D	0	1	1
01	1	1	0	1
11	×	×	×	×
10	1	1	×	×

此例 与前面 的BCD 累加器 的例子 无关

$$ar{Y} = ar{A}ar{B}ar{C} + BCD$$

 $Y = ar{ar{Y}} = (A + B + C) \cdot (ar{B} + ar{C} + ar{D})$ POS Form

Quine-McCluskey法

- ❖由W.V. Quine和Edward J. McCluskey提出的表格形式的化简方法
- ❖可用计算机辅助设计
- ❖与卡诺图方法一致,找出相邻最小项,消除变量 因子
- ❖用于多输入变量的函数化简

数的表示与布尔代数 反码 (1补码) 有符号数 整数 补码 (2补码) 二进制 无符号数 小数 数的表示 定点数 减法与溢出 **ASCII** 浮点数 其他表示 Gray IEEE 754标准 **BCD** 布尔逻辑 逻辑门 布尔代数 真值表 描述 布尔代数 二元决策图 SOP & POS 卡诺图 卡诺图 化简 代数法 QM

总结

- To know
 - Number system
- To design
 - Simplified Boolean logic and circuits
- To celebrate
 - The beauty of Boolean methodology