





## Arquitetura de Computadores

A seguir considere as instruções de Beq e Bne que tem a forma:

Beq \$t1, \$t2, deslocamento

Bne \$t1, \$t2, deslocamento

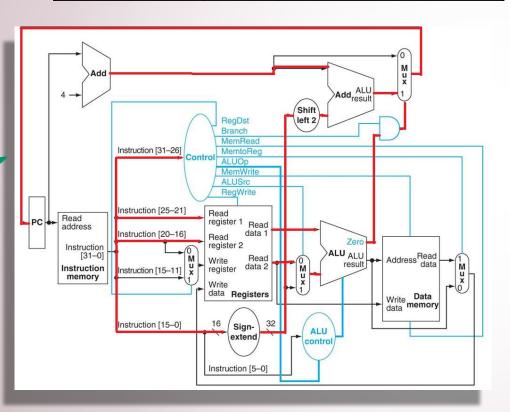
Além dos elementos anteriores, vamos precisar também de uma unidade para estender o sinal de 16 bits para 32 bits e uma unidade de memória para armazenar os dados.

# Arquitetura linhas As vermelhas indicam o caminho dos dados

#### Monociclo

Instrução do tipo Beq e Bne

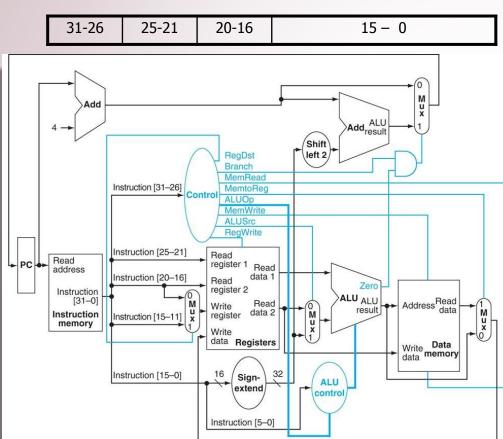
31-26 25-21 20-16 15 – 0





#### Monociclo

Instrução do tipo Beq e Bne



### Bibliografia Base

STALLINGS, William. **Arquitetura e Organização de Computadores.** São Paulo: Pearson Education do Brasil, 2002.

MONTEIRO, Mário A. Introdução a Organização de Computadores. Rio de Janeiro: LTC, 2002.

David A. Patterson & John L. Hennessy. **Organização e projeto de computadores a interface Hardware/Software.** Tradução: Nery Machado Filho. Morgan Kaufmmann Editora Brasil: LTC, 2000.