Wzmacniacz operacyjny

Łukasz Jezapkowicz

23.05.2019

Spis treści

1	Vzmacniacz operacyjny w układzie wzmacniacza odwracającego .1 Cel ćwiczenia .2 Przebieg ćwiczenia .3 Wnioski	2		
2	Wzmacniacz operacyjny odwracający w układzie sumatora	3		
	.1 Cel éwiczenia			
	2.2 Przebieg ćwiczenia			
	.3 Wnioski	5		
3	Wzmacniacz operacyjny w układzie wzmacniacza nieodwracającego	5		
	.1 Cel ćwiczenia			
	.2 Przebieg ćwiczenia			
	.3 Wnioski	7		
4	Nzmacniacz operacyjny w układzie wtórnika napięciowego	7		
	.1 Cel ćwiczenia	7		
	.2 Przebieg ćwiczenia	7		
	.3 Wnioski	8		
5	Wzmacniacz operacyjny jako integrator			
	.1 Cel ćwiczenia	9		
	.2 Przebieg ćwiczenia	9		
	.3 Wnioski	10		
6	Wzmacniacz operacyjny jako aktywny detektor szczytowy	10		
	.1 Cel ćwiczenia	10		
	.2 Przebieg ćwiczenia	10		
	.3 Wnioski	11		
7	Nzmacniacz operacyjny jako detektor progowy z histerezą	11		
	.1 Cel ćwiczenia	11		
	.2 Przebieg ćwiczenia	11		
	.3 Wnioski	13		
8	Wzmacniacz operacyjny w układzie wzmacniacza różnicowego	14		
	.1 Cel éwiczenia			
	.2 Przebieg ćwiczenia			
	.3 Wnioski			

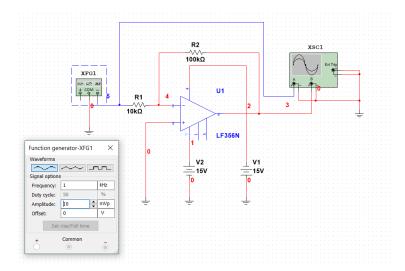
1 Wzmacniacz operacyjny w układzie wzmacniacza odwracającego

1.1 Cel ćwiczenia

Celem ćwiczenia było zapoznanie się z prostym układem wzmacniacza operacyjnego w układzie wzmacniacza odwracającego oraz wyznaczenie oporu i wzmocnienia napięciowego przy pomocy analizy Transient.

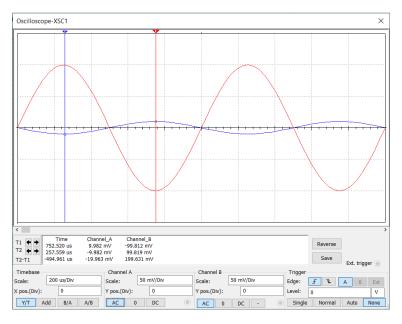
1.2 Przebieg ćwiczenia

Na pulpicie symulacyjnym zbudowałem układ wzmacniacza operacyjnego w układzie wzmacniacza odwracającego widoczny na $\mathbf{Rys.}$ 1. Układ zawiera dwa źródła napięcia stałego $V_1=15V, V_2=15V$, rezystor $R_1=10k\Omega$, wzmacniacz operacyjny LF356N oraz rezystor R_2 , którego wartość należało wyznaczyć tak, żeby wzmocnienie napięciowe $k_u=-10$. Jest to układ wzmacniacza odwracającego więc jego wzmocnienie napięciowe możemy obliczyć z wzoru $k_u=\frac{-R_2}{R_1}$. Po wyznaczeniu z tego równania R_2 i podstawieniu odpowiednich wartości dostajemy $R_2=100k\Omega$. Do układu podłączyłem również generator XFG1, o częstotliwości 1kHz i amplitudzie 10mV, oraz oscyloskop XSC1, które pomogły mi obserwować przebieg napięcia wejściowego i wyjściowego.

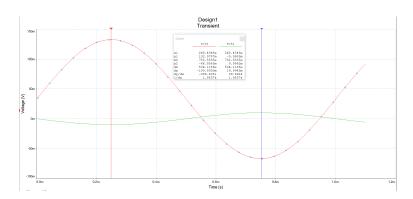


Rys. 1: Schemat układu wzmacniacza operacyjnego w układzie wzmacniacza odwracającego, dla którego $k_u = -10$

Celem zadania było wyznaczenie wzmocnienia napięciowego przy pomocy analizy Transient. Na Rys. 2 i Rys. 3 widać odpowiednio ekran oscyloskopu oraz wyniki pomiarów analizy Transient. Na oscyloskopie wybrałem tryb AC by oba przebiegi były symetryczne. Łatwo zauważyć, że sygnał wyjściowy jest odwrócony. Do policzenia wzmocnienia napięciowego użyjemy wzoru $k_u = \frac{\Delta U_{Wy}}{\Delta U_{We}}$. W celu łatwych obliczeń policzę iloraz podwojonych amplitud sygnałów (dy). Z analizy Transient mam: $k_u = \frac{-199.9350mV}{19.9945mV} = -9.999$ zaś z obrazu oscyloskopu $k_u = \frac{-199.631mV}{19.964mV} = -9.999$. Wyniki są zatem zgodne.



Rys. 2: Ekran oscyloskopu dla układu wzmacniacza widocznego na Rys. 1, gdzie $k_u = -10$



Rys. 3: Analiza Transient dla układu wzmacniacza widocznego na Rys. 1, gdzie $k_u = -10$

Wykonane ćwiczenie pokazuje, że wzór na wzmocnienia napięciowe $k_u = \frac{-R_2}{R_1}$ jest poprawny i daje praktycznie dokładną wartość wzmocnienia napięciowego co udowodniłem obliczając wzmocnienie napięciowe przy pomocy ekranu oscyloskopu i analizy Transient przy pomocy wzoru $k_u = \frac{\Delta U_{Wy}}{\Delta U_{We}}$. W ćwiczeniu zauważyliśmy również odwrócony sygnał wyjściowy.

2 Wzmacniacz operacyjny odwracający w układzie sumatora

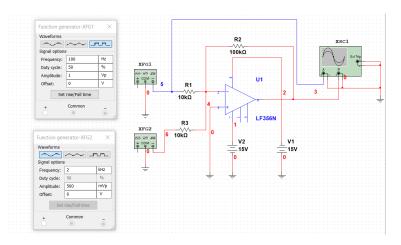
2.1 Cel ćwiczenia

Celem ćwiczenia było zapoznanie się z układem wzmacniacza operacyjnego odwracającego w układzie sumatora oraz bliższe przyjrzenie się przebiegom wejściowym i przebiegowi wyjściowemu.

2.2 Przebieg ćwiczenia

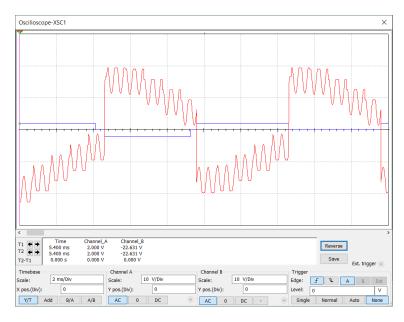
Układ sumatora to układ, w którym na wejściu podane jest kilka napięć, które sumują się przed spotkaniem z wzmacniaczem odwracającym. Na pulpicie symulacyjnym zbudowałem układ wzmacniacza operacyjnego

odwracającego w układzie sumatora widoczny na $\mathbf{Rys.}$ 4. Układ zawiera dwa źródła napięcia stałego $V_1=15V, V_2=15V$, trzy rezystory $R_1=10k\Omega, R_2=100k\Omega, R_3=10k\Omega$ oraz wzmacniacz operacyjny LF356N. Do układu podłączyłem również generatory XFG1 oraz XFG2, na które podałem odpowiednio sygnał prostokątny o częstotliwości 100Hz, wypełnieniu 50% i amplitudzie 1V oraz sygnał zmienny o częstotliwości 2kHz i amplitudzie 500mV. Podłączyłem również oscyloskop XSC1. Ponieważ podaje na wejście dwa sygnały więc $U_{We}=U_{We1}+U_{We2}$. Do obliczeń przyjmuję $R=R_1=R_3=10k\Omega$. Na wyjściu dostajemy $U_{Wy}=-U_{R2}=-I_{We}*R_2=-(I_{We1}+I_{We2}*R_2=-(\frac{U_{We1}}{R}+\frac{U_{We2}}{R})*R_2=-\frac{U_{We}}{R}*R_2$. Wzmocnienie napięciowe zatem jest równe: $k_u=-\frac{R_2}{R}=-10$.

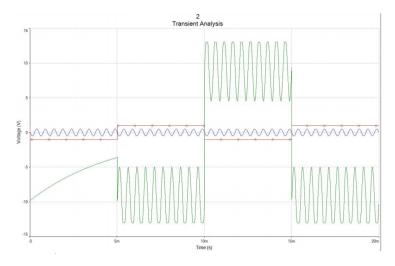


Rys. 4: Schemat układu wzmacniacza operacyjnego odwracającego w układzie sumatora, dla którego $k_u = -10$

Celem zadania było przyjrzenie się przebiegom sygnałów wejściowych oraz sygnału wyjściowego. Na Rys. 5 i Rys. 6 widać odpowiednio ekran oscyloskopu oraz wyniki analizy Transient dla układu z Rys. 4. Analiza Transient idealnie pokazuje efekt sumowania dwóch sygnałów wejściowych, ich odwrócenia i wzmocnienia.



Rys. 5: Ekran oscyloskopu dla układu wzmacniacza widocznego na Rys. 4, gdzie $k_u = -10$. Widoczny jest tu sygnał wejściowy prostokątny



Rys. 6: Analiza Transient dla układu wzmacniacza widocznego na Rys. 4, gdzie $k_u = -10$. Sygnał wejściowy prostokątny jest zaznaczony kolorem czerwonym, zaś zmienny jest koloru niebieskiego. Przebieg wyjściowy jest zaznaczony kolorem zielonym.

Wykonane ćwiczenie pokazuje efekt nakładania się dwóch sygnałów wejściowych i przebieg końcowego sygnału wyjściowego po przejściu przez wzmacniacz operacyjny odwracający w układzie sumatora. Wyniki analizy Transient pokazały jak owy przebieg wygląda dla przykładowego obwodu z **Rys. 4**.

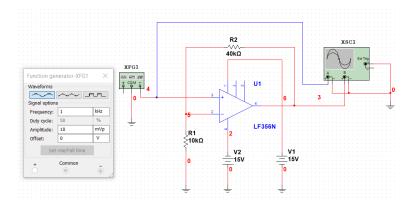
3 Wzmacniacz operacyjny w układzie wzmacniacza nieodwracającego

3.1 Cel ćwiczenia

Celem ćwiczenia było zapoznanie się z prostym układem wzmacniacza operacyjnego w układzie wzmacniacza nieodwracającego oraz wyznaczenie oporu i wzmocnienia napięciowego przy pomocy analizy Transient.

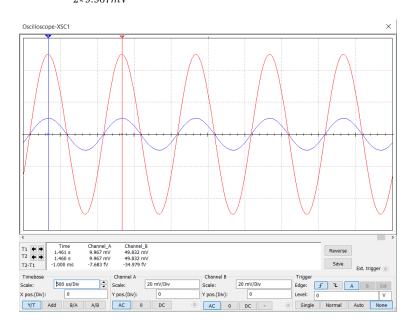
3.2 Przebieg ćwiczenia

Na pulpicie symulacyjnym zbudowałem układ wzmacniacza operacyjnego w układzie wzmacniacza nieodwracającego widoczny na Rys. 7. Układ zawiera dwa źródła napięcia stałego $V_1=15V, V_2=15V$, rezystor $R_1=10k\Omega$, wzmacniacz operacyjny LF356N oraz rezystor R_2 , którego wartość należało wyznaczyć tak, żeby wzmocnienie napięciowe $k_u=5$. Jest to układ wzmacniacza nieodwracającego więc jego wzmocnienie napięciowe możemy obliczyć z wzoru $k_u=\frac{R_1+R_2}{R_1}$. Po wyznaczeniu z tego równania R_2 i podstawieniu odpowiednich wartości dostajemy $R_2=40k\Omega$. Do układu podłączyłem również generator XFG1, o częstotliwości 1kHz i amplitudzie 10mV, oraz oscyloskop XSC1, które pomogły mi obserwować przebieg napięcia wejściowego i wyjściowego.

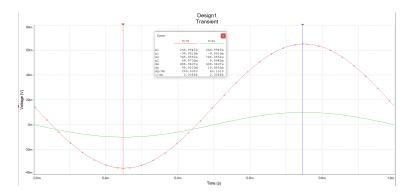


 $\mathbf{Rys.}$ 7: Schemat układu wzmacniacza operacyjnego w układzie wzmacniacza nieodwracającego, dla którego k_u = 5

Celem zadania było wyznaczenie wzmocnienia napięciowego przy pomocy analizy Transient. Na Rys. 8 i Rys. 9 widać odpowiednio ekran oscyloskopu oraz wyniki pomiarów analizy Transient. Na oscyloskopie wybrałem tryb AC by oba przebiegi były symetryczne. Łatwo zauważyć, że sygnał wyjściowy jest nieodwrócony. Do policzenia wzmocnienia napięciowego użyjemy wzoru $k_u = \frac{\Delta U_{Wy}}{\Delta U_{We}}$. W celu łatwych obliczeń policzę iloraz podwojonych amplitud sygnałów (dy). Z analizy Transient mam: $k_u = \frac{200.5020mV}{40.1019mV} = 4.999$ zaś z obrazu oscyloskopu $k_u = \frac{2*49.832mV}{2*9.967mV} = 4.999$. Wyniki są zatem zgodne.



Rys. 8: Ekran oscyloskopu dla układu wzmacniacza widocznego na Rys. 7, gdzie k_u = 5



Rys. 9: Analiza Transient dla układu wzmacniacza widocznego na Rys. 7, gdzie $k_u = 5$

Wykonane ćwiczenie pokazuje, że wzór na wzmocnienie napięciowe $k_u = \frac{R_1 + R_2}{R_1}$ jest poprawny i daje praktycznie dokładną wartość wzmocnienia napięciowego, co udowodniłem obliczając wzmocnienie napięciowe przy pomocy ekranu oscyloskopu i analizy Transient przy pomocy wzoru $k_u = \frac{\Delta U_{Wy}}{\Delta U_{We}}$. W ćwiczeniu zauważyliśmy również nieodwrócony sygnał wyjściowy.

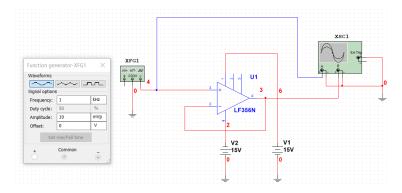
4 Wzmacniacz operacyjny w układzie wtórnika napięciowego

4.1 Cel ćwiczenia

Celem ćwiczenia było zapoznanie się z prostym układem wzmacniacza operacyjnego w układzie wtórnika napięciowego oraz wyznaczenie jego wzmocnienia napięciowego przy pomocy analizy Transient.

4.2 Przebieg ćwiczenia

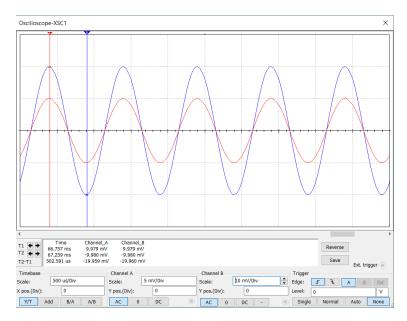
Na pulpicie symulacyjnym zbudowałem układ wzmacniacza operacyjnego w układzie wtórnika napięciowego widoczny na **Rys. 10**. Układ zawiera dwa źródła napięcia stałego $V_1 = 15V, V_2 = 15V$ oraz wzmacniacz operacyjny LF356N. Do układu podłączyłem również generator XFG1, o częstotliwości 1kHz i amplitudzie 10mV, oraz oscyloskop XSC1, które pomogły mi obserwować przebieg napięcia wejściowego i wyjściowego.



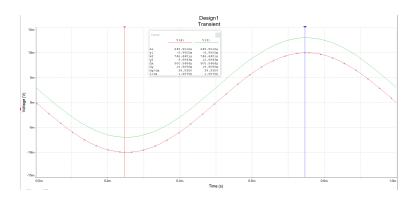
Rys. 10: Schemat układu wzmacniacza operacyjnego w układzie wtórnika napięciowego, dla którego $k_u=1$

Celem zadania było wyznaczenie wzmocnienia napięciowego przy pomocy analizy Transient. Na Rys. 11 i Rys. 12 widać odpowiednio ekran oscyloskopu oraz wyniki pomiarów analizy Transient. Na oscyloskopie wybrałem tryb AC by oba przebiegi były symetryczne oraz zmieniłem skale jednego z przebiegów

by wykresy nie pokrywały się. Łatwo można zauważyć, że sygnał wyjściowy i sygnał wejściowy są równe - na wyjściu mamy taki sam sygnał jak na wejściu. Takie układy znajdują swoje zastosowanie w układach zawierających dzielnik napięcia. Przy zastosowaniu wzmacniacza operacyjnego z wtórnikiem napięcia podłączonego do wyjścia dzielnika napięciowego układ staje się zależny wyłącznie od oporów na opornikach w dzielniku napięcia. Jest tak, ponieważ na wzmacniacz nie idzie żaden prąd, nie zmienia on oporu zastępczego a jedynie kopiuje na swoje wyjście napięcie z dzielnika napięcia. Jak można się spodziewać wzmocnienie napięciowe k_u = 1 co potwierdzają wyniki analizy Transient oraz ekran oscyloskopu - podwojona amplituda jest na obydwu przebiegach równa.



 $\mathbf{Rys.11}$: Ekran oscyloskopu dla układu wzmacniacza widocznego na Rys. 10, gdzie $k_u=1$



Rys. 12: Analiza Transient dla układu wzmacniacza widocznego na Rys. 10, gdzie $k_u = 1$

4.3 Wnioski

Wykonane ćwiczenie pokazuje, że układ wtórnika napięciowego otrzymuje na wyjściu dokładnie taki sam sygnał jak wejściowy, stąd wzmocnienie napięciowe $k_u = 1$. Układ taki możemy stosować wszędzie tam, gdzie chcemy oddzielić dwie części układu tak, aby zmiany w jednej jego części nie wpływały na napięcie do niego wpływające z jego drugiej części.

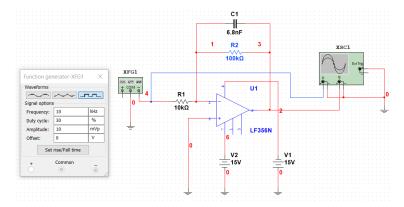
5 Wzmacniacz operacyjny jako integrator

5.1 Cel ćwiczenia

Celem ćwiczenia było zapoznanie się z prostym układem wzmacniacza operacyjnego jako integratora oraz zaobserwowanie efektu całkowania sygnału wejściowego.

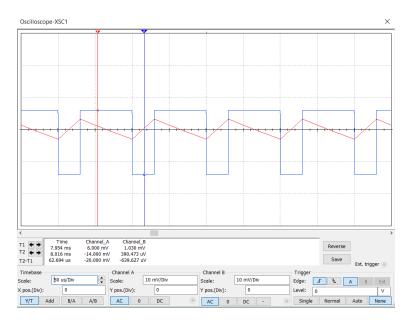
5.2 Przebieg ćwiczenia

Na pulpicie symulacyjnym zbudowałem układ wzmacniacza operacyjnego jako integratora widoczny na **Rys. 13**. Układ zawiera dwa źródła napięcia stałego $V_1 = 15V, V_2 = 15V$, dwa rezystory $R_1 = 10k\Omega, R_2 = 100k\Omega$, kondensator $C_1 = 6.8nF$ oraz wzmacniacz operacyjny LF356N. Do układu podłączyłem również generator XFG1 (sygnał prostokątny), o częstotliwości 10kHz, wypełnieniu 30%, amplitudzie 10mV, oraz oscyloskop XSC1, które pomogły mi obserwować przebieg napięcia wejściowego i wyjściowego.



Rys. 13: Schemat układu wzmacniacza operacyjnego jako integratora

Celem zadania było zaobserwowanie efektu całkowania sygnału wejściowego w układzie widocznym na Rys. 13. Na Rys. 14 widać ekran oscyloskopu. Widać na nim efekt całkowania sygnału wejściowego (przebieg w kolorze niebieskim). Napięcie wyjściowe dane jest wzorem: $U_{Wy} = \frac{-1}{C} \int i(t) dt = \frac{-1}{R_1 * C} \int U_{We}(t) dt$.



Rys. 14: Ekran oscyloskopu dla układu wzmacniacza widocznego na Rys. 13. Sygnał wejściowy jest zaznaczony kolorem niebieskim zaś wyjściowy czerwonym.

Wykonane ćwiczenie pokazuje, że układ wzmacniacza operacyjnego jako integratora skutecznie wykonuje całkowanie sygnału wejściowego zgodnie ze wzorem $U_{Wy} = \frac{-1}{C} \int i(t) dt = \frac{-1}{R_1 * C} \int U_{We}(t) dt$.

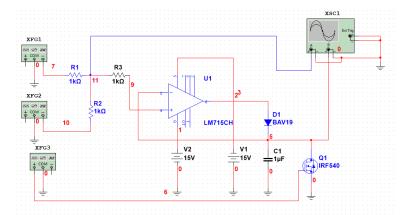
6 Wzmacniacz operacyjny jako aktywny detektor szczytowy

6.1 Cel ćwiczenia

Celem ćwiczenia było zapoznanie się z prostym układem wzmacniacza operacyjnego jako aktywnego detektora szczytowego oraz zaobserwowanie sygnału wejściowego i wyjściowego.

6.2 Przebieg ćwiczenia

Na pulpicie symulacyjnym zbudowałem układ wzmacniacza operacyjnego jako aktywnego detektora szczytowego widoczny na **Rys. 15**. Układ zawiera dwa źródła napięcia stałego $V_1 = 15V, V_2 = 15V$, trzy rezystory $R_1 = 1k\Omega, R_2 = 1k\Omega, R_3 = 1k\Omega$, kondensator $C_1 = 1\mu F$, diodę BAV19, tranzystor IRF540 oraz wzmacniacz operacyjny LM715CH. Do układu podłączyłem również trzy generatory XFG1, XFG2, XFG3, których parametry widać na **Rys. 16**, oraz oscyloskop XSC1.



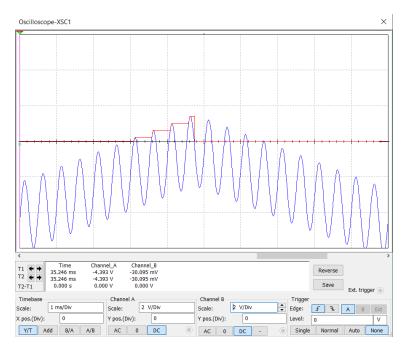
Rys. 15: Schemat układu wzmacniacza operacyjnego jako aktywnego detektora szczytowego



Rys. 16: Parametry generatorów podłączonych do układu z Rys. 15

Generatory XFG1 i XFG2 podają na wejście nieodwracające wzmacniacza sygnał wejściowy będący złożeniem sygnału sinusoidalnego oraz trójkątnego. Generator XFG3 podaje zaś impuls zerujący do

tranzystora, który resetuje sygnał wyjściowy po osiągnięciu przez niego wartości maksymalnej. Działanie układu widać na **Rys. 17**. Na rysunku bardzo dobrze widać to, że sygnał wyjściowy jest największą do tej pory wartością sygnału wejściowego.



Rys. 17: Ekran oscyloskopu dla układu wzmacniacza widocznego na Rys. 15. Sygnał wejściowy jest zaznaczony kolorem niebieskim, zaś wyjściowy czerwonym.

6.3 Wnioski

Wykonane ćwiczenie pokazuje, że układ wzmacniacza operacyjnego jako aktywnego detektora szczytowego działa poprawnie, a sygnał wyjściowy do momentu wyzerowania jest największą do tej pory wartością sygnału wejściowego.

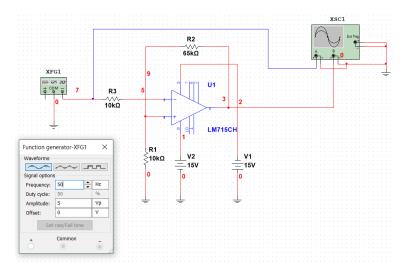
7 Wzmacniacz operacyjny jako detektor progowy z histerezą

7.1 Cel ćwiczenia

Celem ćwiczenia było zapoznanie się z prostym układem wzmacniacza operacyjnego jako detektora progowego z histerezą oraz obliczenie oporu i zaobserwowanie sygnału wejściowego i wyjściowego.

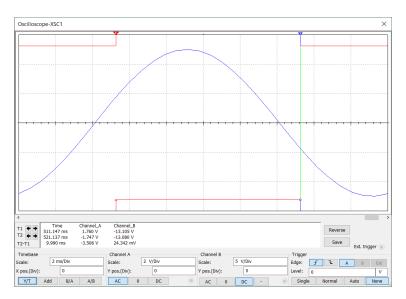
7.2 Przebieg ćwiczenia

Na pulpicie symulacyjnym zbudowałem układ wzmacniacza operacyjnego jako detektora progowego z histerezą widoczny na $\mathbf{Rys.}$ 18. Układ zawiera dwa źródła napięcia stałego $V_1=15V,V_2=15V$, trzy rezystory $R_1=10k\Omega,R_2,R_3=10k\Omega$ oraz wzmacniacz operacyjny LM715CH. Wartość oporu R_2 należało policzyć na podstawie wzorów $U_{P1}=\frac{R_1}{R_1+R_2}*U_{Z+}$ oraz $U_{P2}=\frac{R_1}{R_1+R_2}*U_{Z-}$ wiedząc, że $U_{P1}=2V,U_{P2}=-2V,U_{Z+}=15V,U_{Z-}=-15V$. Po przekształceniu wzorów i podstawieniu odpowiednich wartości otrzymałem $R_2=65k\Omega$. Do układu podłączyłem również generator XFG1, o częstotliwości 50Hz i amplitudzie 5V oraz oscyloskop XSC1.

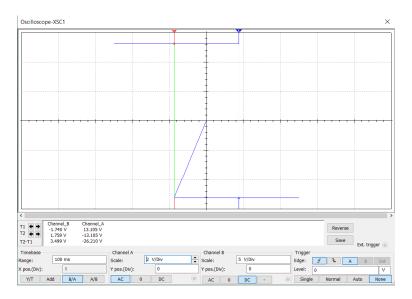


Rys. 18: Schemat układu wzmacniacza operacyjnego jako detektora progowego z histerezą, gdzie $U_{P1} = 2V$, $U_{P2} = -2V$

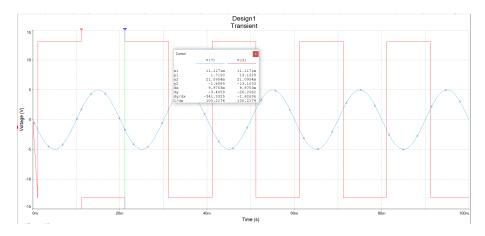
Celem zadania było znalezienie wartości U_{P1}, U_{P2} w obwodzie i sprawdzenie czy są one bliskie wartościom przez nas narzuconym (2V i -2V). Na $\mathbf{Rys.}$ 19 i $\mathbf{Rys.}$ 20 widać ekran oscyloskopu w trybie odpowiednio Y/T oraz B/A. W trybie Y/T znajdujemy nasze wartości znajdując punkty przecięcia sygnału wejściowego i wyjściowego. W naszym przypadku zmierzone wartości to $U_{P1}=1.760V$ oraz $U_{P2}=-1.747V$. W trybie B/A znajdujemy nasze wartości punktów, w których wartość zmienia się z U_{Z-} na U_{Z+} oraz z U_{Z+} na U_{Z-} . W naszym przypadku są to $U_{P1}=1.759V$ oraz $U_{P2}=-1.740V$. Na koniec w taki sam sposób jak w trybie Y/T zmierzyłem wartości używając analizy Transient ($\mathbf{Rys.}$ 21). Zmierzone wartości to $U_{P1}=1.7190V$ oraz $U_{P2}=-1.6869V$.



 $\mathbf{Rys.}$ 19: Ekran oscyloskopu obwodu z Rys. 18 w trybie Y/T



Rys. 20: Ekran oscyloskopu obwodu z Rys. 18 w trybie B/A



Rys. 21: Analiza Transient dla obwodu z Rys. 18

Zmierzone wartości pokazane są w tabeli na Rys. 22.

	Oscyloskop (tryb Y/T)	Oscyloskop (tryb B\A)	Analiza Transient
U _{P1} [V]	1.760	1.759	1.7190
U _{P2} [V]	-1.747	-1.740	-1.6869

Rys. 22: Tabela z wszystkimi wynikami pomiarów ćwiczenia

7.3 Wnioski

Wykonane ćwiczenie pokazuje, że układ wzmacniacza operacyjnego jako detektora progowego z histerezą jest poprawny, lecz niestabilny. Napięcia przełączania były nieco mniejsze niż zadane, co prawdopodobnie było skutkiem nieosiągania odpowiedniej wartości napięć U_{Z+} i U_{Z-} (około 13.1V).

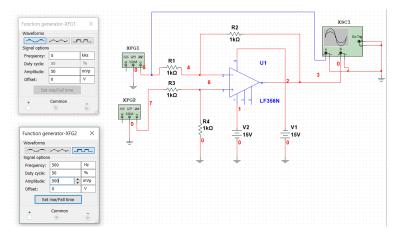
8 Wzmacniacz operacyjny w układzie wzmacniacza różnicowego

8.1 Cel ćwiczenia

Celem ćwiczenia było zapoznanie się z prostym układem wzmacniacza operacyjnego w układzie wzmacniacza różnicowego oraz zaobserwowanie sygnału wyjściowego jako różnicy dwóch sygnałów wejściowych.

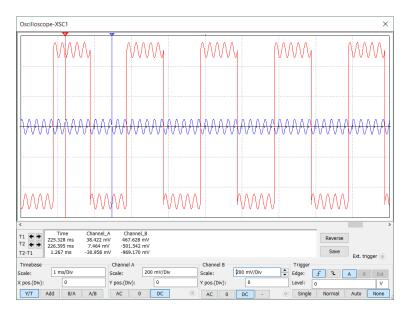
8.2 Przebieg ćwiczenia

Na pulpicie symulacyjnym zbudowałem układ wzmacniacza operacyjnego w układzie wzmacniacza różnicowego widoczny na $\mathbf{Rys.}$ 23. Układ zawiera dwa źródła napięcia stałego $V_1=15V, V_2=15V$, cztery rezystory $R_1=1k\Omega, R_2=1k\Omega, R_3=1k\Omega, R_4=1k\Omega$ oraz wzmacniacz operacyjny LF356N Do układu podłączyłem również dwa generatory XFG1 (sygnał sinusoidalny) oraz XFG2 (sygnał prostokątny) oraz oscyloskop XSC1. Generator XFG1 ma częstotliwość 5kHz oraz amplitudę 50mV, zaś generator XFG2 ma częstotliwość 500Hz, wypełnienie 50% i amplitudę 500mV. Jeden sygnał ma dużą częstotliwość i małą amplitudę, drugi zaś małą częstotliwość i dużą amplitudę.

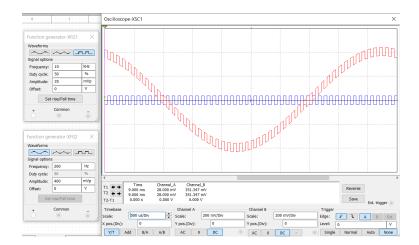


Rys. 23: Schemat układu wzmacniacza operacyjnego w układzie wzmacniacza różnicowego z sygnałami wejściowymi sinusoidalnym i prostokątnym

Sygnał wyjściowy dany jest wzorem $u_{Wy} = \frac{R2}{R1} * (u_{we+} - u_{we-})$, gdzie u_{we+} to napięcie na wejściu nieodwracającym, zaś u_{we-} to napięcie na wejściu odwracającym. Na **Rys. 24** widać sygnał wyjściowy czyli efekt różnicy dwóch sygnałów wejściowych. Na **Rys. 25** widać sygnał wyjściowy przy innych parametrach sygnałów wejściowych, które widać na owym rysunku.



 $\mathbf{Rys.}$ 24: Ekran oscyloskopu dla układu z Rys. 23



Rys. 25: Ekran oscyloskopu dla układu z Rys. 23 ze zmienionymi parametrami wejściowymi

Wykonane ćwiczenie pokazuje, że układ wzmacniacza operacyjnego w układzie wzmacniacza różnicowego działa poprawnie. Sygnał wyjściowy jest różnicą dwóch sygnałów wejściowych.