

/PARCIAL 10)

① El sig. código representa la solución a la sig. problemática

Un proceso crea un grupo de procesos hijos al mismo nivel (hermanos) y se le asigna a cada uno una tarea determinada, el proceso debe indicar a su proceso padre un estado de finalización de la tarea.

1 → éxito 0 → no éxito

```
int tarea (int);
```

```
int main (int argc, char *argv[]) {
```

```
    pid_t pid, pidTer;
```

```
    int status = 0;
```

```
    int np = atoi (argv[1]);
```

```
    while (np) {
```

```
        pid == fork();
```

```
        np--;
```

```
        if (pid == 0) exit (tarea (getpid()));
```

```
    }
```

// completar. para que no se hagan zombies ni huérfanos
cada hijo debe tener un estado de finalización y PID.

```
    exit (0);
```

```
}
```

```
int tarea (int num) {
```

```
    sleep(1);
```

```
    print ("tarea %d\n", num);
```

```
    return num + 2;
```

```
}
```



```
int main (void) {
```

```
pthread_t h1;
```

```
pthread_t h2;
```

```
pthread_t h3;
```

```
pthread_mutex_lock (&m2);
```

```
pthread_mutex_lock (&m1);
```

```
pthread_mutex_lock (&m3);
```

```
pthread_create (&h1, NULL, (void *)H1b1, NULL);
```

```
pthread_create (&h2, NULL, (void *)H1b2, NULL);
```

```
pthread_create (&h3, NULL, (void *)H1b3, NULL);
```

```
pthread_join (h1, NULL);
```

```
exit(0);
```

PARA QUESE
EJECUTE DE
MANERA INFINITA.

```
void H1b1 (void) {
```

```
pthread_mutex_lock (&m1);
```

```
printf ("say h1b1 /n");
```

```
pthread_mutex_unlock (&m1);
```

```
pthread_mutex_lock (&m2);
```

```
printf ("say h1b1 /n");
```

```
pthread_mutex_unlock (&m2);
```

```
}
```

```
void H1b2 (void) {
```

```
pthread_mutex_lock (&m2);
```

```
printf ("say h1b2 /n");
```

```
pthread_mutex_unlock (&m2);
```

```
}
```

```
void H1b3 (void) {
```

```
pthread_mutex_lock (&m3);
```

```
printf ("say h1b3 /n");
```

```
pthread_mutex_unlock (&m3);
```

```
}
```


- 3) un proceso padre se comunica con un hijo utilizando señales.
Comenta el padre escribiendo "soy el padre". } repite infinitamente
luego escribe el hijo "soy el hijo"

• Se debe compilar el código.

• Además padre e hijo no debe recibir otra señal que no sea la deseada

↳ Bloqueo con sigblockmask

↳ sigprocmask.

```
void f-signalPadre(void);
```

```
void f-signalHijo(void);
```

```
int main(void) {
```

```
    pid_t pid;
```

```
    pid = fork();
```

```
    if (pid == 0) {
```

```
        signal(SIGUSR2, f-signalHijo);
```

```
        while(1) {
```

```
            kill(getppid(), SIGUSR1);
```

```
            Pause();
```

```
        } else {
```

```
            sigset_t set;
```

```
            sigset_t rset;
```

```
            sigaddset(&set, SIGUSR1);
```

```
            sigprocmask(SIG_BLOCK, &set, NULL);
```

```
            signal(SIGUSR1, f-signalPadre);
```

```
            while(1) {
```

```
                Pause();
```

```
                kill(pid, SIGUSR2);
```

```
            }
```

```
        }
```

```
        exit(0);
```

```
void f-signalPadre(void) {
```

```
    printf("soy el padre\n");
```

```
}
```

```
void f-signalHijo(void) {
```

```
    printf("soy el hijo\n");
```


• P10:

⑤ ¿Qué es una interrupción?

Es un evento que impide el correcto flujo o traza ^{de} lo ejecutado por el procesador.

⑥ dif- entre trap / interrupción

Una interrupción es causada por un evento externo al proceso ^{en} ejecución

ej: intels; red.

un trap está asociado a un fallo en el ^{proceso} programa en ejecución

⑦ ¿Qué sucede si un proceso queda indefinidamente dentro de una S.C?

Si esto ocurre el proceso nunca libera los recursos que está utilizando y otro proceso no podrá hacer uso de ellos.

(ARMAZO MORTAL)-

• pa:

• 4 acciones que definen a un proceso

• Una unidad que presenta uso del procesador

• Una entidad que tiene un estado actual, instrucciones, recursos asociados.

• Un programa en ejecución

• Una instancia del computador-

↑
hilo de ejec.

• DIF ENTRE CLUSTER / SMP.

lo dif es que en SMP se presentan las mismas unidades de memoria y E/S conectadas por un bus.

y en un cluster c/u presenta su módulo de memoria y E/S.