

## **Laboratório 04**

1 – Sintetize, na placa, um circuito que gere a soma de 2 números de 1 bit e o carry-out (somador completo - full adder) na placa. As entradas devem ser SW0, SW1 e SW2. As saídas LDR0 e LDR1.

Primero faça o projeto, começando pelas tabelas verdades da soma (LDR0) e do carry-out (LDR1). As entradas deste circuito são os dois números de 1 bit a serem somados (SW0 e SW1) e o carry-in (SW2).

Para fazerem esta atividade, tomem como base a atividade do laboratório 03

**ENTREGAR: UM ARQUIVO COM O PROJETO (TABELA VERDADE, FUNÇÃO BOOLENA SIMPLIFICADADA SOMA E DO CARR-OUT), OS DOIS ARQUIVOS VHD, O PRINT SCREEN DAS DUAS SIMULAÇÕES E UM VÍDEO COM O SOMADOR COMPLETO FUNCIONANDO NA PLACA.**