

## PROJETO DE SISTEMAS DIGITAIS

### ATIVIDADE 09

Projetar um circuito que compare dois números de 4 bits (a e b) e mostre se  $a > b$  (sinal Grt), se  $a < b$  (sinal Lst) ou se  $a = b$  (sinal Equ). O projeto deverá ser feito em nível de portas lógicas.

#### OBSERVAÇÕES:

1. ENTREGA (pelo CANVAS) – arquivos vhd, print screen das simulações e vídeo do funcionamento na placa.
2. Usar componente e package
3. Mapeamento das entradas e saídas na placa

#### ENTRADAS

- $a \rightarrow \text{SW10 a SW7}$
- $b \rightarrow \text{SW6 a SW3}$
- $\text{HEX1} \leftarrow b$
- $\text{HEX2} \leftarrow a$

#### SAÍDAS

- $\text{LRDR}(3) \leftarrow \text{Equ}$
- $\text{LEDR}(4) \leftarrow \text{Grt}$
- $\text{LEDR}(5) \leftarrow \text{Lst}$