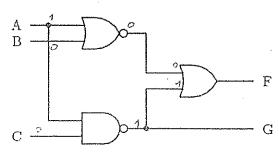
Organización de Computadoras - Recuperatorio 2º Parcial Dos phonos TEMA
Apellidos y Nombres: Contrecco Hugo Dorico Número de alumno:
Observaciones: NO USAR CALCULADORA. Completar las respuestas con tinta en imprenta mayúscula. Obtendrá 1 (un) punto por cada respuesta correcta. Se APRUEBA con 9 (nueve) PUNTOS.
1 Dado un sistema de punto flotante con mantisa fraccionaria normalizada con bit implícito en BCS de 6 bits, y
exponente en CA2 de 4 bits (orden de izq a der) ¿Qué número representa 1100001111? 1100001111 = $\frac{1}{2} \cdot 2^{-6}$
2 ¿Cuál es el mayor positivo representable (en decimal) con el sistema del punto 1? Mayor positivo = 2 ⁻⁴ = 1/2 = 0,5
3¿Cuál es la resolución (en decimal) en el extremo inferior positivo del sistema del punto 1? Resolución = (31/32) = 26
4 En el sistema del punto 1, si el exponente fuera en BSS ¿Qué número representa 0111001100? 011100,1100 = 7/8 27
5 En IEEE 754 ¿Qué valor representa la cadena 1 01111111 10000000000000000000000000
6 Escriba la cadena que representa al número 1024,125 en el sistema IEEE 754 de simple precisión:
7 Complete la siguiente tabla de verdad si la función F = ¬A.¬B.¬C + ¬A.B.C + A.B.¬C + A.¬B.C
A B C F 0 0 0 1

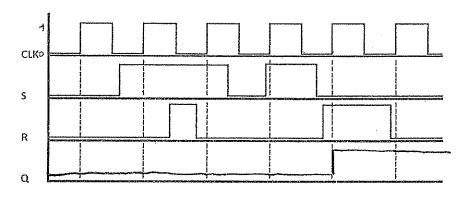
F	C	13	A	
1	0	0	0	
0	1	0	0	
0	0	1	0	•
4	1]	0	•
O	0	0	1	
4	1	0	1	-
4	0	1	1	
		1 .		

\(\section \) Dado el siguiente circuito, si \(A = 1 \), \(B = 0 \) y \(C = 0 \) \(Cuál \) será el valor de las salidas \(F \) y \(G ? \)

$$G = \underline{1}$$



 χ 9.- Complete el siguiente diagrama de tiempo de un flip flop S-R sincrónico activo por flanco ascendente de CLK. Suponga que inicialmente Q=0.



В