

ORGANIZACIÓN DE COMPUTADORAS

2do Parcial

Turno Recursantes

Tema 10

Apellidos y Nombres: __



Número de Legajo:

Observaciones: NO USAR CALCULADORA. Completar las respuestas con tinta en imprenta mayúscula. Por cada respuesta correcta, se obtendrá el puntaje indicado en cada ítem dentro del ejercicio. Se APRUEBA con 8 (OCHO) o más puntos sobre un máximo posible de 16 (DIECISÉIS) puntos.

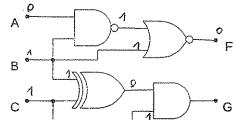
1) Dado un byte X (cuyos 8 bits se desconocen), indique las operaciones lógicas faltantes, las máscaras correspondientes o el resultado de aplicarlas, según corresponda.

2) Escriba una ecuación que genere la siguiente tabla de verdad:

0 0 0 0	
0 0 1 0	
0 1 0 1	_
0 1 1 1	
1 0 0 1	
1 0 1 1	
1 1 0 0	_
1 1 1 0	

$$F = (\overline{A} \cdot B \cdot \overline{C}) + (\overline{A} \cdot B \cdot C) + (\overline{A} \cdot \overline{B} \cdot \overline{C}) + (\overline{A} \cdot \overline{B} \cdot C) + (\overline{A} \cdot \overline{B} \cdot C)$$
(3p)

3) Dado el siguiente circuito, si A = 0, B = 1 y C = 1: ¿Cuáles serán los valores de las salidas F y G?



$$F = Q (1.5p)$$

$$G = \underbrace{0}_{(1,5p)}$$

4) Escriba las ecuaciones que relacionan las entradas del circuito del ejercicio 3 con las salidas del mismo.

$$F = (A \cdot B) + B$$

$$G = (B + C) \cdot C$$

$$(1.50)$$

5) Si se tiene un flip flop T, sincrónico, activado por flanco ascendente, cuyo estado inicial es Q=1 y \overline{Q} =0, ¿cómo queda la salida Q luego de que la entrada CLK cambie de 1 a 0?

$$Q = 1 - (4p)$$