Cadena	BSS(1p)	BCS(1p)	<b>Ca1</b> (1p)	Exceso(1p)
11000110				

2) Calcule el resultado de la siguiente operación trabajando en un sistema binario restringido a 10 bits. Indique el estado de los flags luego de realizada la operación.

3) Dado un sistema de punto flotante con mantisa entera representada en Ca2 restringido a 5 bits y exponente representado en BCS restringido a 3 bits: ¿qué número representa la cadena 10110110? (sabiendo que los 5 bits de la izquierda representan la mantisa seguida de los 3 bits del exponente).

10110 110 = \_\_\_\_\_(2p

4) Calcule el rango de un sistema de punto flotante con mantisa fraccionaria representada en BCS restringido a 4 bits y exponente representado en Ca1 restringido a 4 bits.

Máximo: \_\_\_\_\_\_(1p)

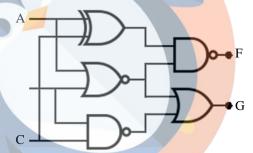
5) Calcule el resultado de la siguiente operación trabajando en un sistema de punto flotante con mantisa entera representada en BSS restringido a 7 bits y exponente representado en Exceso restringido a 3 bits.

0000010 110 \_\_\_\_\_(1p)
- 1110000 000 \_\_\_\_\_(1p)
\_\_\_\_\_(2p) \_\_\_\_\_(1p)

7) Dado un byte **X** (cuyos 8 bits se desconocen), indique las operaciones lógicas que faltan, las máscaras correspondientes o el resultado de aplicarlas, según corresponda.



8) Dado el siguiente circuito, si A = 1, B = 1 y C = 1: ¿Cuáles serán los valores de las salidas F y G?



Escriba las ecuaciones que relacionan las entradas del circuito del punto 8 con las salidas del mismo.

10) Escriba una ecuación que genere la siguiente tabla de verdad:

А	В	С	F
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

F:	:	(3n)
•	·	(20)

•	-	•	• •			imo queda la salida Q
' '	,					No.
entes inst	rucciones son	o no son válidas:	*Las respuestas incorr	ectas resta	an	.000
Válida	No válida		Instrucción	Válida	No válida	MIN
		(± 0,5p)	SBB AX, 2		The second	(± 0,5p)
		(± 0,5p)	XOR AL, AL			(± 0,5p)
1	trada CLK (2µ entes inst	trada CLK cambie de 0 a <i>(2p)</i> entes instrucciones son	trada CLK cambie de 0 a 1, sabiendo que (2p) entes instrucciones son o no son válidas:  Válida No válida (± 0,5p)	trada CLK cambie de 0 a 1, sabiendo que previamente la entrade (2p) entes instrucciones son o no son válidas: *Las respuestas incorr  Válida No válida  (± 0,5p)  Instrucción  SBB AX, 2	trada CLK cambie de 0 a 1, sabiendo que previamente la entrada J=0 y la e  (2p) entes instrucciones son o no son válidas: *Las respuestas incorrectas resta  Válida No válida  (± 0,5p)  Instrucción Válida  SBB AX, 2	válida No válida (± 0,5p)  Instrucción Válida No válida SBB AX, 2

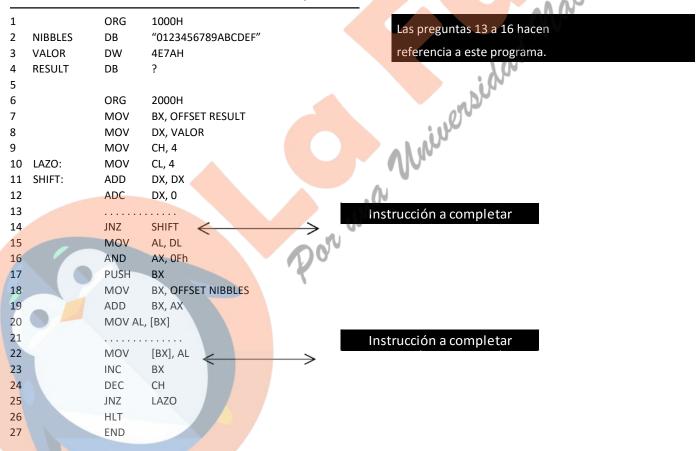
$$Q = (2p)$$

 $BX = _{_{_{_{_{_{_{_{_{_{_{_{1}}}}}}}}}}} (2p)$ 

Instrucción	Válida	No válida	
MOV CL, BX			(± 0,5p)
ADD DATO, VALOR			(± 0,5p)
CALL AX			(± 0,5p)

Instrucción	Válida	No válida	
SBB AX, 2			(± 0,5p)
XOR AL, AL			(± 0,5p)
POP AX			(± 0,5p)

El siguiente programa escribe en RESULT una cadena de caracteres que representa el resultado de convertir a hexadecimal el número almacenado en VALOR. Dicho número se encuentra representado en BSS.



13)	¿Qué instrucciones faltan en las líneas 13 y 21 para que el programa dado realice la tarea indicada?	
	Línea 13:	(2p)
	Línea 21:	(2p)
14)	¿Cuántas veces se ejecuta la instrucción ADC DX, 0 (línea 12) en el programa dado?veces (2p)	
15)	¿A qué dirección de memoria hace referencia la etiqueta RESULT en el programa dado?	
	H (2p)	
16)	Al finalizar la ejecución del programa dado, ¿qué valor queda almacenado en el registro BX?	