

# PARCIAL N°3 ORGANIZACION DE COMPUTADORAS 2016

LA INSTRUCCIÓN ES VALIDA	SI	NO
<b>MOV</b> DATO, [BX]		
<b>ADD</b> BL, CX		
<b>MOV</b> DATO, [BX]		
<b>SBB</b> AX, DX		
<b>MOV</b> AX, <b>OFFSET</b> DATO		
<b>NOT</b> AL, BL		

¿Qué instrucción saca el valor del tope de la pila y lo almacena en el registro CX?

Si el registro SP contiene el valor 78B0H ¿Qué valor tendrá tras ejecutar la instrucción RET?  
SP \_\_\_\_\_ H

```

TABLA      ORG 1000H
           DW 2, 10, 15, 18, 46, 156, 301, 1729, 4123
           DW 9123, 12391, 19631, 23988, 30841, 32160
FIN_TABLA  DB ?
ORDENADOS DB ?

```

```

LAZO:      ORG 2000H
           MOV ORDENADOS, 1
           MOV BX, OFFSET TABLA
           MOV AX, [BX]
           ADD AX, 2
           CMP BX, OFFSET FIN_TABLA
           JZ FIN
           MOV DX, [BX]
           CMP DX, AX
           MOV AX, DX
           _____ LAZO
           MOV _____, _____
FIN:
END

```

¿Cuál debería ser la operación que falta en la instrucción de la línea 17 para que el programa haga lo indicado? LAZO \_\_\_\_\_

¿Cuáles deberían ser los operandos que faltan en la línea 18 para que el programa haga lo indicado? **MOV** \_\_\_\_\_ , \_\_\_\_\_

¿Qué valor queda en el registro AX luego de concluir la ejecución del programa? AX= \_\_\_\_\_ H

¿A qué dirección de memoria hace referencia la etiqueta ORDENADOS de línea 5? Offset ORDENADOS= \_\_\_\_\_ H

¿Cuántas veces se ejecuta la instrucción de línea 14 (**MOV** DX, [BX])? \_\_\_\_\_ veces.

Si deseo que las instrucciones del programa comiencen a partir de la dirección de memoria **1024** ¿Qué línea y con qué valores debo modificar el programa? Línea \_\_ \_\_\_\_\_ H

¿Qué valor se almacenaría en ORDENADOS si en línea 2 la definición fuera TABLE DW 30? ORDENADOS= \_\_\_\_\_