**计算机组成原理 实验报告**

姓名：魏钊 学号：PB18111699 实验日期：2020-7-5

**一、实验题目：**

实验六 综合设计

**二、实验目的：**

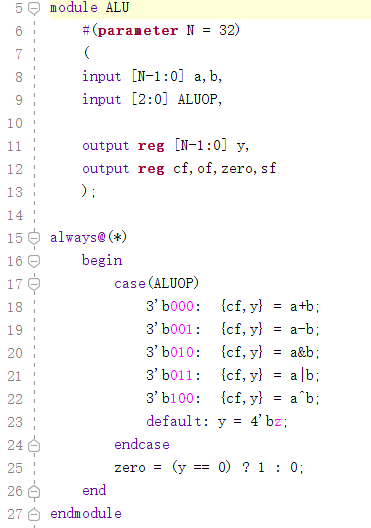
1. 理解计算机系统的组成结构和工作原理；
2. 理解计算机总线和接口的结构和功能；
3. 掌握软硬件综合系统的设计和调试方法。

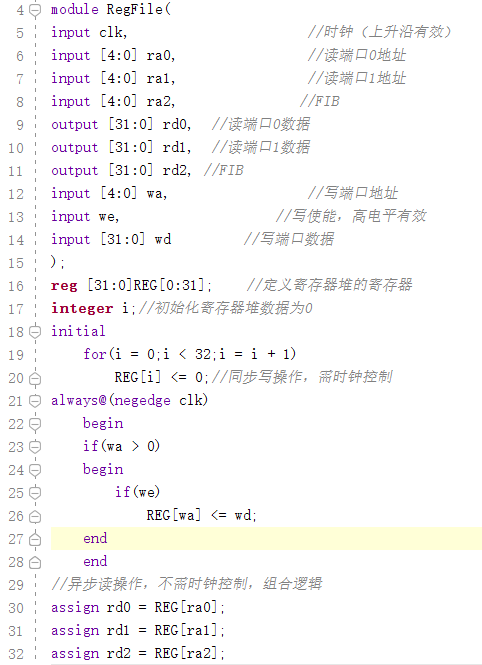
**三、实验平台：**

ISE / Vivado（暂不支持其他Verilog HDL开发环境的检查）

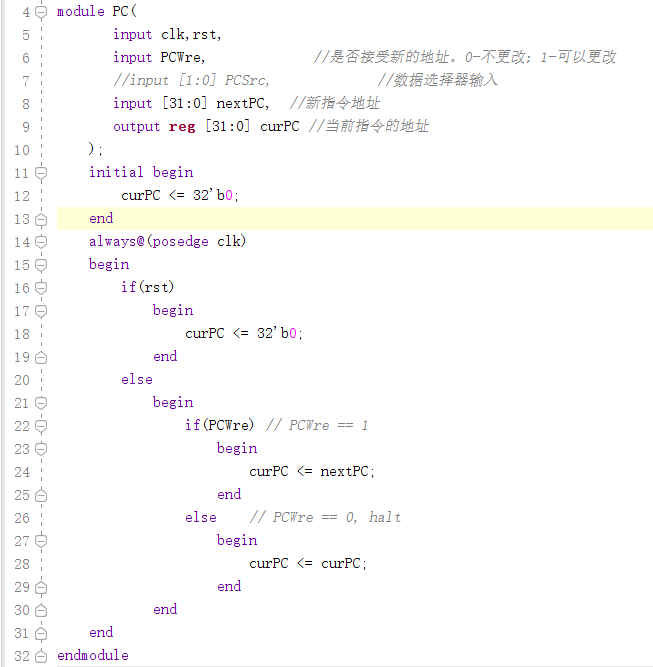
**四、实验过程：**

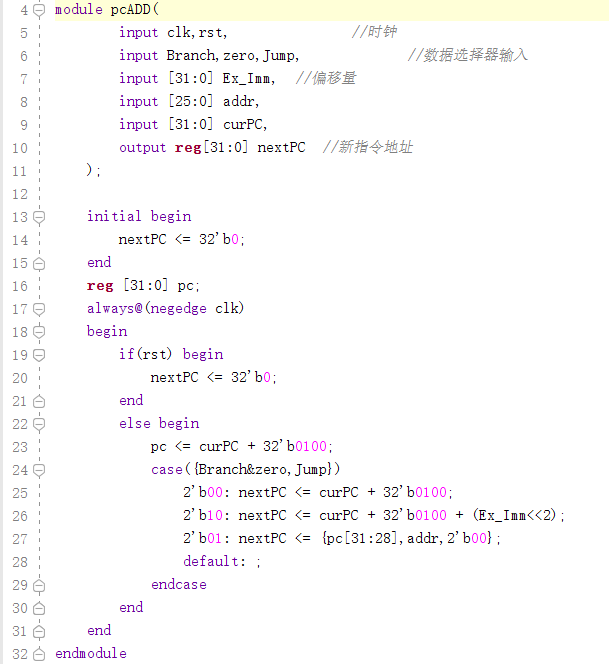
利用单周期CPU实现斐波那契数列



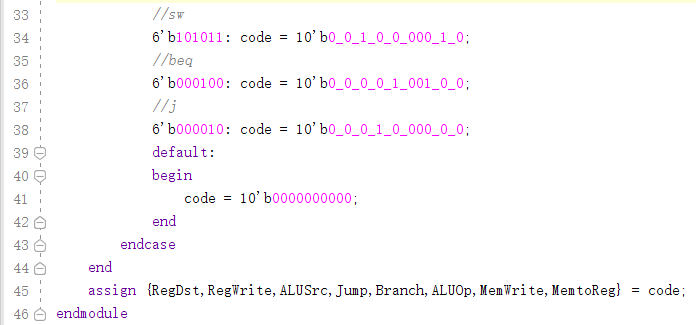


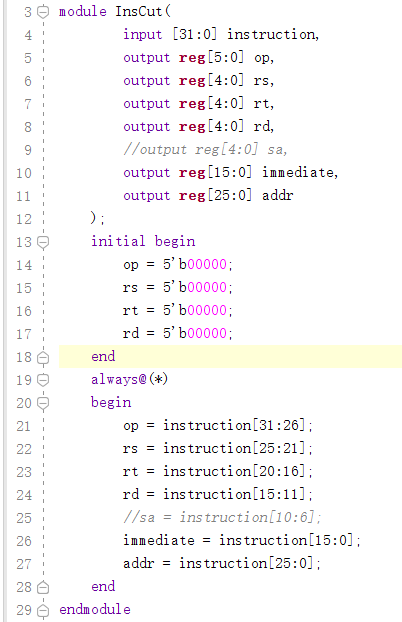
C:\Users\Lucifer.dark\Documents\Tencent Files\709990727\Image\C2C\1M_C$NOW9ML5I50)5DGY1E3.png

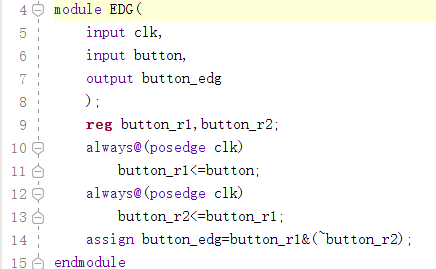






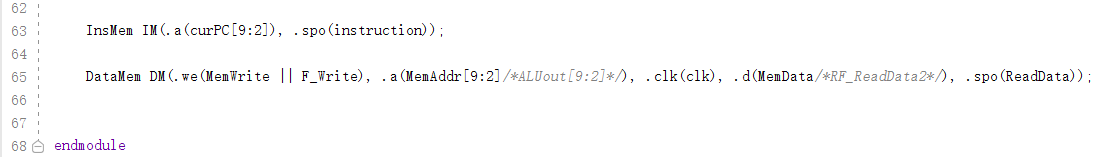


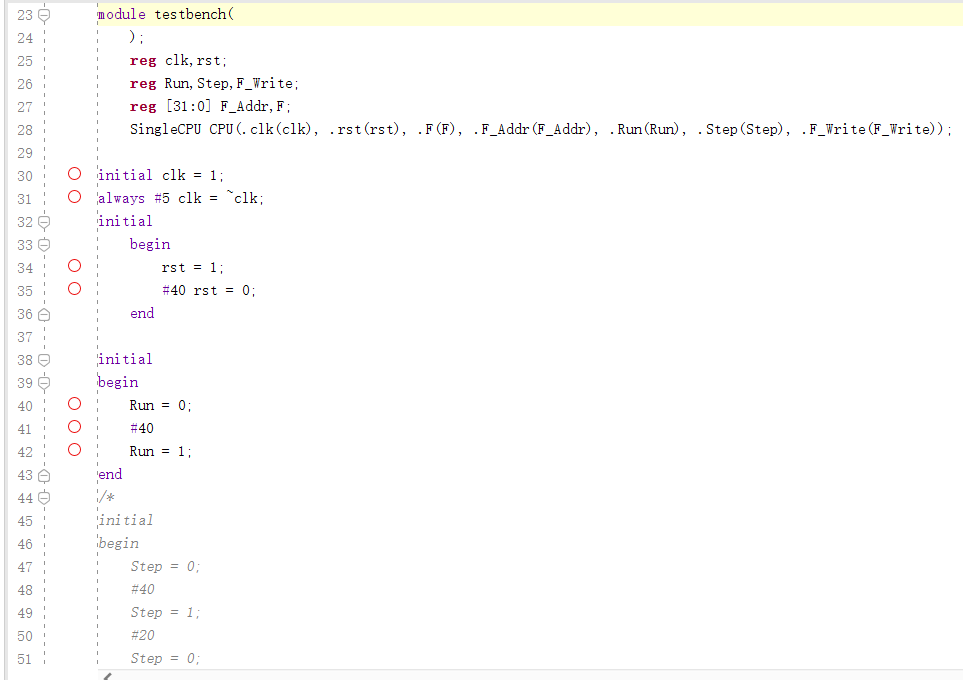


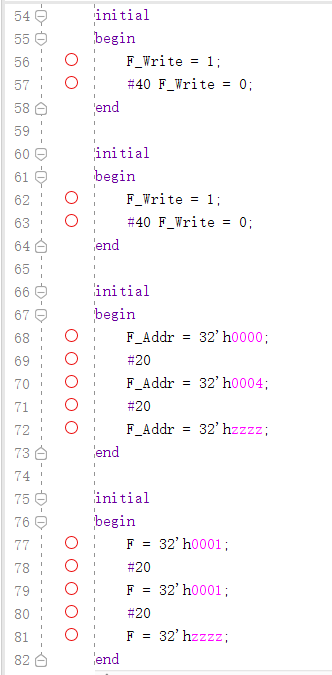




![C:\Users\Lucifer.dark\Documents\Tencent Files\709990727\Image\C2C\[P]HA4%Q{XW@NVCM](G_$5B.png](data:image/png;base64,)

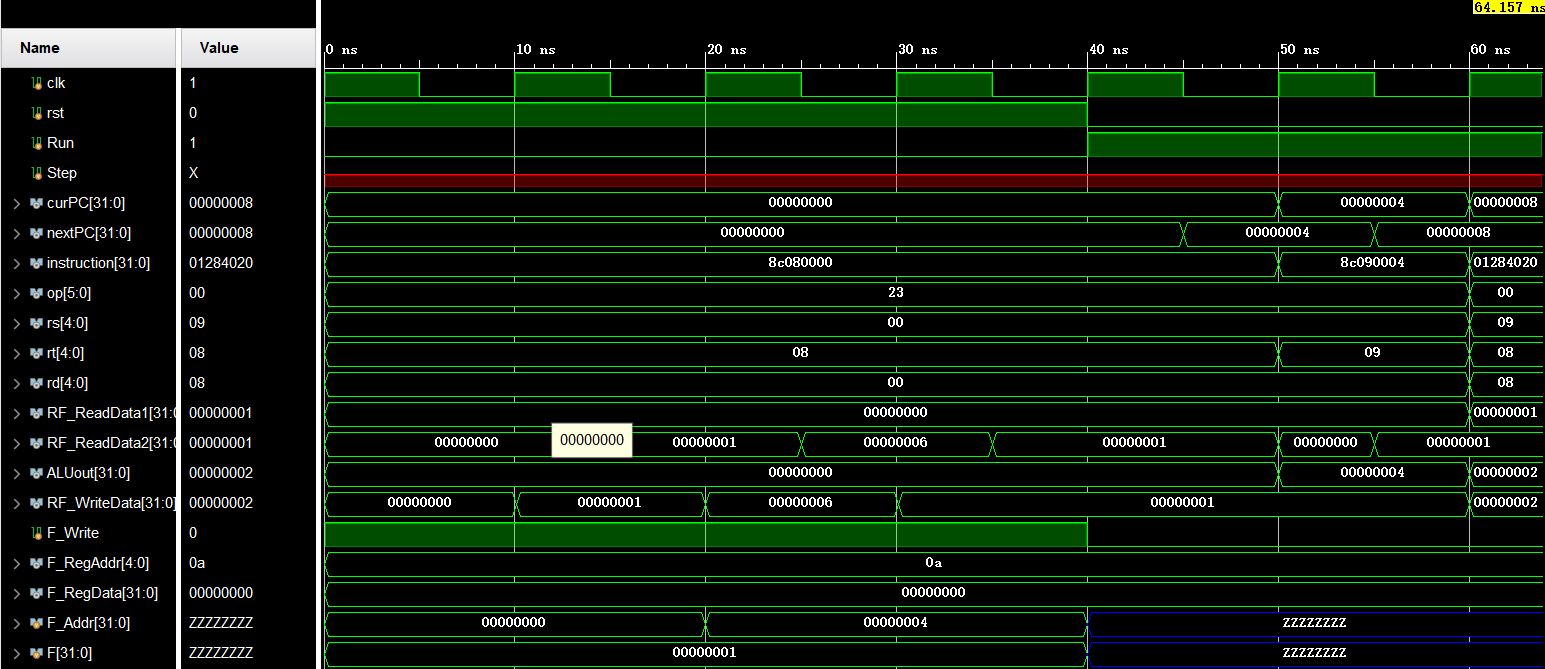






C:\Users\Lucifer.dark\Documents\Tencent Files\709990727\Image\C2C\VB_F3S9QK_TS2$1%8QYP1DQ.png

**五、实验结果：**



**六、心得体会：**

通过本次实验理解了计算机系统的组成结构和工作原理、计算机总线和接口的结构和功能，掌握了软硬件综合系统的设计和调试方法。