**SIMULASI RANGKAIAN DENGAN C**

**D**

**I**

**S**

**U**

**S**

**U**

**N**

**O**

**L**

**E**

**H**

**:**

**Kelompok 21 :**

**1.Muhammad Tegar Azkiya - 13218056**

**2.Balkan Khilmi Assakandari - 13218057**

**3.Andy Lucky - 132180058**

**4.Rahmatul Fajriah - 18318008**

**EL2008 - Pemecahan Masalah dengan C**

**Tahun Ajaran : 2019/2020**

# Daftar Isi

[**Daftar Isi**](#_heading=h.5crx6cj33kf1) **2**

[**Latar Belakang**](#_heading=h.1feig9bfmqpx) **3**

[Deskripsi persoalan](#_heading=h.r9nqo998icz4) [3](#_heading=h.r9nqo998icz4)

[Tugas](#_heading=h.fjpj82sd2y38) [3](#_heading=h.fjpj82sd2y38)

[Pelaksanaan/ Pembagian Tugas](#_heading=h.xkbih3emegta) [3](#_heading=h.xkbih3emegta)

[Source Code](#_heading=h.ne0cnl9hypu3) [4](#_heading=h.ne0cnl9hypu3)

[**Code 1**](#_heading=h.3e868igndk0y) **5**

[Studi Pustaka](#_heading=h.uvz20ws3sybc) [5](#_heading=h.uvz20ws3sybc)

[Sifat Rangkaian](#_heading=h.2bm7hb94wtmk) [5](#_heading=h.2bm7hb94wtmk)

[Resistor](#_heading=h.dl37q36rwwma) [5](#_heading=h.dl37q36rwwma)

[Perhitungan Awal](#_heading=h.oxkl87wpx8lc) [5](#_heading=h.oxkl87wpx8lc)

[Flowchart](#_heading=h.4wgz1zyzqaxr) [6](#_heading=h.4wgz1zyzqaxr)

[Hasil](#_heading=h.r56qy8ihqo1i) [7](#_heading=h.r56qy8ihqo1i)

[Keberjalanan](#_heading=h.r6hd7lunvr9b) [7](#_heading=h.r6hd7lunvr9b)

[**Code 2**](#_heading=h.ic95odw98wjp) **8**

[Studi Pustaka](#_heading=h.odmw0ts4pemc) [8](#_heading=h.odmw0ts4pemc)

[Sifat Rangkaian](#_heading=h.gbp8h3d4k1cl) [8](#_heading=h.gbp8h3d4k1cl)

[Sparse Tableau Analysis](#_heading=h.t1imq1yqz0cl) [8](#_heading=h.t1imq1yqz0cl)

[Gauss Jordan Method[3]](#_heading=h.w6gzcpvrjbya) [8](#_heading=h.w6gzcpvrjbya)

[Data Flow Diagram](#_heading=h.2tg3lsdzofsv) [9](#_heading=h.2tg3lsdzofsv)

[DFD Level 0](#_heading=h.1mthc9v8phbq) [9](#_heading=h.1mthc9v8phbq)

[DFD Level 1](#_heading=h.ppc8z5kncfi5) [9](#_heading=h.ppc8z5kncfi5)

[Keberjalanan](#_heading=h.u8zmmx7uplgr) [9](#_heading=h.u8zmmx7uplgr)

[**Daftar Pustaka**](#_heading=h.dyq1ux177gok) **10**

[**Lampiran**](#_heading=h.74dtg7wmlg6n) **11**

[Gambar 2.2.1-1 DFD Level 0 Code 2](#_heading=h.23ih3htajcle) [11](#_heading=h.23ih3htajcle)

[Gambar 2.2.2-1 DFD Level 1 Code 2](#_heading=h.i006qyyhsbyp) 12

# Latar Belakang

## Deskripsi persoalan

* 1. Lakukan Eksplorasi terhadap nodal analysis
     1. Simulasi Rangkaian RC
     2. Sekuensial
  2. Buatlah Simulator-nya
     1. Proses perhitungan harus dengan bahasa C
     2. Antarmuka bebas, dapat menggunakan bahasa lain yang disukai
  3. Nodal Analysis (Branch dan Node)
  4. Analisis rangkaian listrik
  5. Circuit Simulation

## Tugas

* 1. Eksplorasi nodal analysis
  2. Rancanglah sebuah simulator untuk menggambarkan kerja sistem tersebut
     1. Buat deskripsi simulasi. Deskripsikan dengan jelas: input - proses – output
     2. Lengkapi deskripsi di atas dengan algoritma dalam bentuk flowchart untuk setiap fungsi-fungsi dalam sistem
     3. Buat Data Flow Diagram (DFD)
  3. Berdasarkan rancangan simulasi dan algoritma yang telah dibuat pada tugas sebelumnya, buatlah program dalam bahasa pemrograman C untuk menjalankan simulasi tersebut.

## Pelaksanaan/ Pembagian Tugas

Pada kelompok ini, terdapat 2 pendekatan yang akan dilakukan untuk menyelesaikan permasalahan, dengan pembagian :

* Code 1 : Dengan membentuk program berbasis C dengan membentuk/mendesain rangkaian yang akan diinput nilai komponennya, dan
* Code 2 :membentuk program berbasis C dengan bentuk input netlist.

Code 1 dapat diasumsikan memenuhi persyaratan tugas, dengan pembentukan Code 2 untuk eksplorasi lebih lanjut. Saat pembentukan laporan ini, Code 2 belum sepenuhnya siap dikumpulkan.

Adapun pembagian yang dilakukan antar anggota kelompok :

|  |  |
| --- | --- |
| **CODE 1** | **Tugas** |
| Muhammad Tegar Azkiya |  |
| Balkan Khilmi Assakandari |  |
| Andy Lucky | Menyediakan perhitungan dan code dasar |
| Rahmatul Fajriah |  |
| **CODE 2** | **Tugas** |
| Muhammad Tegar Azkiya |  |
| Balkan Khilmi Assakandari |  |
| Andy Lucky | Menyediakan perhitungan dan code dasar |
| Rahmatul Fajriah |  |

## Source Code

Source Code dapat diakses pada link git berikut : https://github.com/Lucranix28/TugasBesarPMC-LTSpice.git

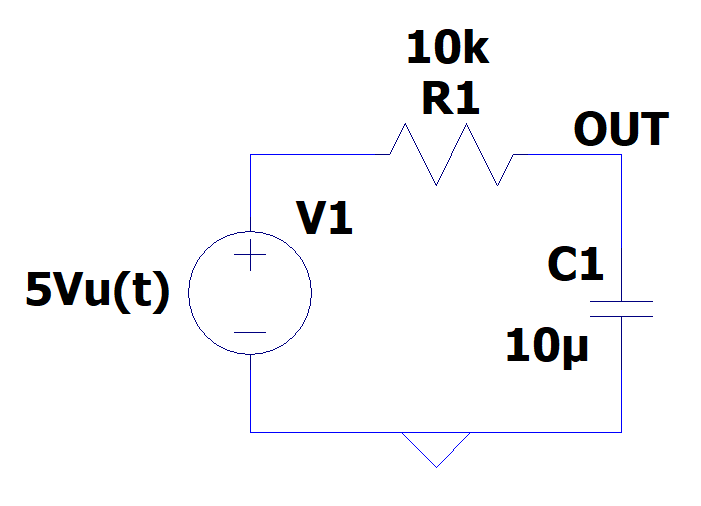
**CODE 1 : PERHITUNGAN TEGANGAN OUTPUT RANGKAIAN RC DENGAN C [2]**

# Code 1

## Studi Pustaka

### Sifat Rangkaian

Agar dapat menganalisis rangkaian RC maka perlu untuk mengetahui sifat dari tiap komponen yang akan dianalisis, sifat utama yang akan diperhatikan akan diperjelas di tiap sub bab ini.



**Gambar 1.1-1 Rangkaian RC yang akan dianalisis**

### Resistor

Sifat komponen resistor bersifat linear, sehingga hanya bergantung pada keadaan saat itu. Hukum Ohm menyatakan tegangan v yang melewati resistor sebanding proporsional dengan arus i yang melewati resistor. [1] Hal ini kemudian dapat dirumuskan :

* + - 1. **Kapasitor**

Sifat komponen kapasitor bersifat non-linear. Sifat utama komponen Kapasitor yaitu tegangannya tidak dapat berubah tiba-tiba. Dapat dirumuskan tegangan kapasitor yaitu :

..(1)

Untuk dapat mengetahui arus yang mengalir melewati kapasitor, dapat dirumuskan sehingga :

... (2)

* + - 1. **Step-Response**

Dari definisi Step-Response, Step-Response suatu rangkaian merupakan sifat rangkaian yang ketika dieksitasi dengan fungsi step, baik sumber tegangan atau arus.[1 Chapter 7.5].

* + - 1. **Graphing Excel**

Untuk dapat digraph dalam excel, maka C akan menghasilkan file CSV berisi koordinat waktu dan tegangan kapasitor tiap satuan waktu. Graphing kemudian akan berdasarkan data tersebut dan berbentuk grafik Scatter Plot untuk mempermudah visualisasi.

### Perhitungan Awal

Dalam perhitungan yang dilakukan, terdapat kesulitan yang didapat akibat adanya sifat non-linearitas yang ada akibat Kapasitor. Sehingga perhitungan yang akan diaplikasikan akan sedikit dimodifikasi.

Setiap nilai non-linear diakibatkan karakteristik kapasitor dimana tegangannya tidak dapat berubah tiba-tiba. Rumus yang ada kemudian akan ditambahkan komponen dV dan dt. Kedua komponen ini umum diperhitungkan dengan menggunakan differential karena dianggap sangat kecil. Dari sifat komponen tersebut, kemudian disusun suatu sifat yang akan dipergunakan untuk diaplikasikan dengan C, yaitu:

R = 10k Ω, C = 1 µF, Vs = 5v .. (4.1-1)

dt ≈ 0, dV ≈ 0 .. (4.1-2)

= I .. (4.1-3)

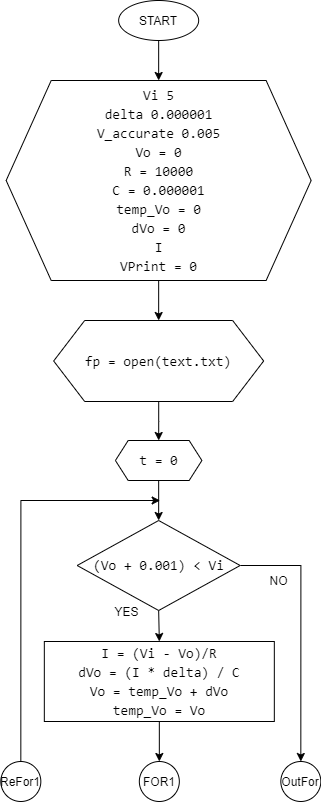
Sehingga :

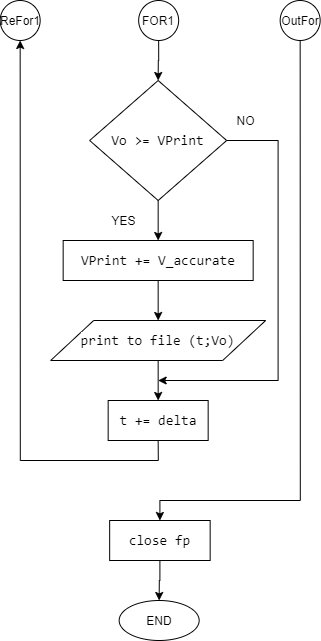
.. (4.1-2)

Karena dV diasumsikan sangat kecil, dapat dirumuskan

. .. (4.1-3)

## Flowchart





**Gambar 1.3-1 Diagram Flowchart perhitungan yang akan dilakukan**

Agar dapat diaplikasikan dalam C, maka metoda yang akan digunakan yaitu :

1. Agar dapat menggunakan dV dan dt, nilai kedua variabel ini dibuat sekecil mungkin.

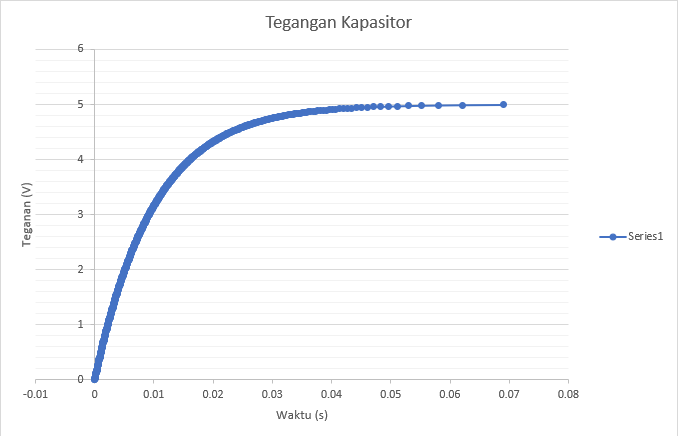
dt ≈ 0, dV ≈ 0

1. Rumus yang akan digunakan yaitu :

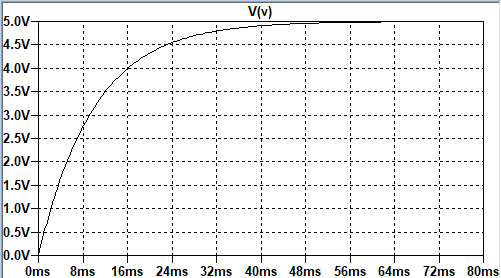
   2. Untuk iterasi selanjutnya, maka diambil dari iterasi sekarang
2. Pengulangan kemudian dilakukan untuk perubahan waktu yang sangat kecil, dengan tetap memenuhi persyaratan dimana dVo dan dt harus sangat kecil.
3. Untuk dapat menampilkan nilai yang diinginkan, maka dalam pengulangan akan dilakukan output setiap tegangan sudah mencapai tiap kenaikan V\_accurate
   1. **Hasil Output Code**

Ketika code dieksekusi, maka Code akan membuat ataupun memodifikasi file test.txt. File ini akan berisi pasangan waktu dan tegangan yang dipisah dengan semicolon File ini kemudian akan diubah untuk menjadi tabel waktu-tegangan pada Excel.

## Hasil



**Gambar 1.5-1 Hasil Grafik Tegangan Kapasitor terhadap waktu dengan Code C**



**Gambar 1.5-2 Hasil Grafik Tegangan Kapasitor terhadap waktu dengan LTSpice**

## Keberjalanan

Untuk Source Code ini, sistem dan code untuk perhitungan basic dapat digunakan dan telah selesai.

**CODE 2 : SIMULATOR RANGKAIAN ELEKTRIK SEDERHANA DENGAN C BERBASIS INPUT NETLIST**

# Code 2

## Studi Pustaka

### Sifat Rangkaian

Untuk simulasi berikut, akan digunakan beberapa komponen yang umum, yaitu :

* Node

Pada tiap node, akan terdapat parameter tegangan nodal(e).

* Branch

Tiap komponen akan menjadi branch yang menghubungkan 2 node yang berbeda. Branch memiliki parameter beda tegangan (V) dan arus yang melewati komponen (I).

Komponen yang akan menjadi input, dengan penyesuaian kemampuan anggota kelompok. Tiap komponen akan memiliki suatu parameter besar dan node yang dihubungkan. Adapun rencana komponen yang akan diolah yaitu :

1. Resistor

Resistor akan memiliki parameter besar resistansi (R). Resistor memiliki sifat :

1. Sumber Tegangan DC (Vdc)

Sumber Tegangan DC akan memiliki parameter besar tegangan (Vdc). Sumber Tegangan DC memiliki sifat :

1. Sumber Arus DC

Sumber Arus DC akan memiliki parameter besar arus (Idc). Sumber Arus DC memiliki sifat :

1. Kapasitor

Kapasitor akan memiliki parameter besar kapasitansi (C) . Kapasitor memiliki sifat :

1. Induktor

Induktor akan memiliki parameter besar induktansi (L) . Kapasitor memiliki sifat :

### Sparse Tableau Analysis

Metode yang akan digunakan yaitu metode Sparse Tableau Analysis, dengan memanfaatkan Kirchoff Current Law (KCL), Kirchoff Voltage Law (KVL), dan Branch Constitutive Equation (BCE).

Dengan bentuk matriks akan menyerupai :

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| A | 0 | 0 | i |  | 0 |
| 0 | 1 | -AT | v | = | 0 |
| Ki | Kv | 0 | e |  | S |

Dengan :

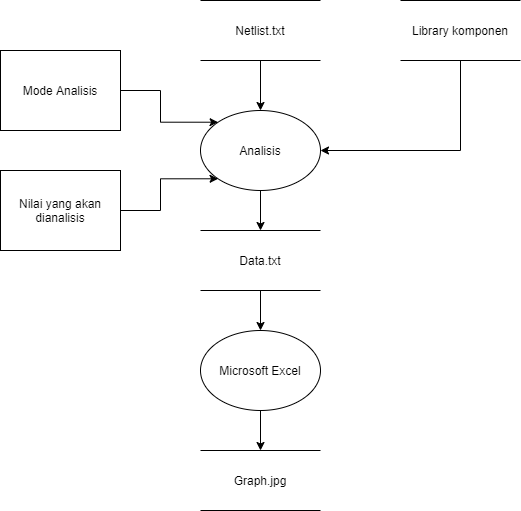
1. i = himpunan arus
2. v = himpunan tegangan
3. e = himpunan tegangan pada nodal
4. KCL : A.i = 0
5. KVL : v -AT .e = 0
6. BCE : Ki.i + Kv.v = S

### Gauss Jordan Method[3]

Dalam menyelesaikan matriks SPA yang telah dibentuk, mahasiswa akan menggunakan salah satu metode yang umum untuk menyelesaikan suatu persamaan matriks, yaitu metode Gauss Jordan.

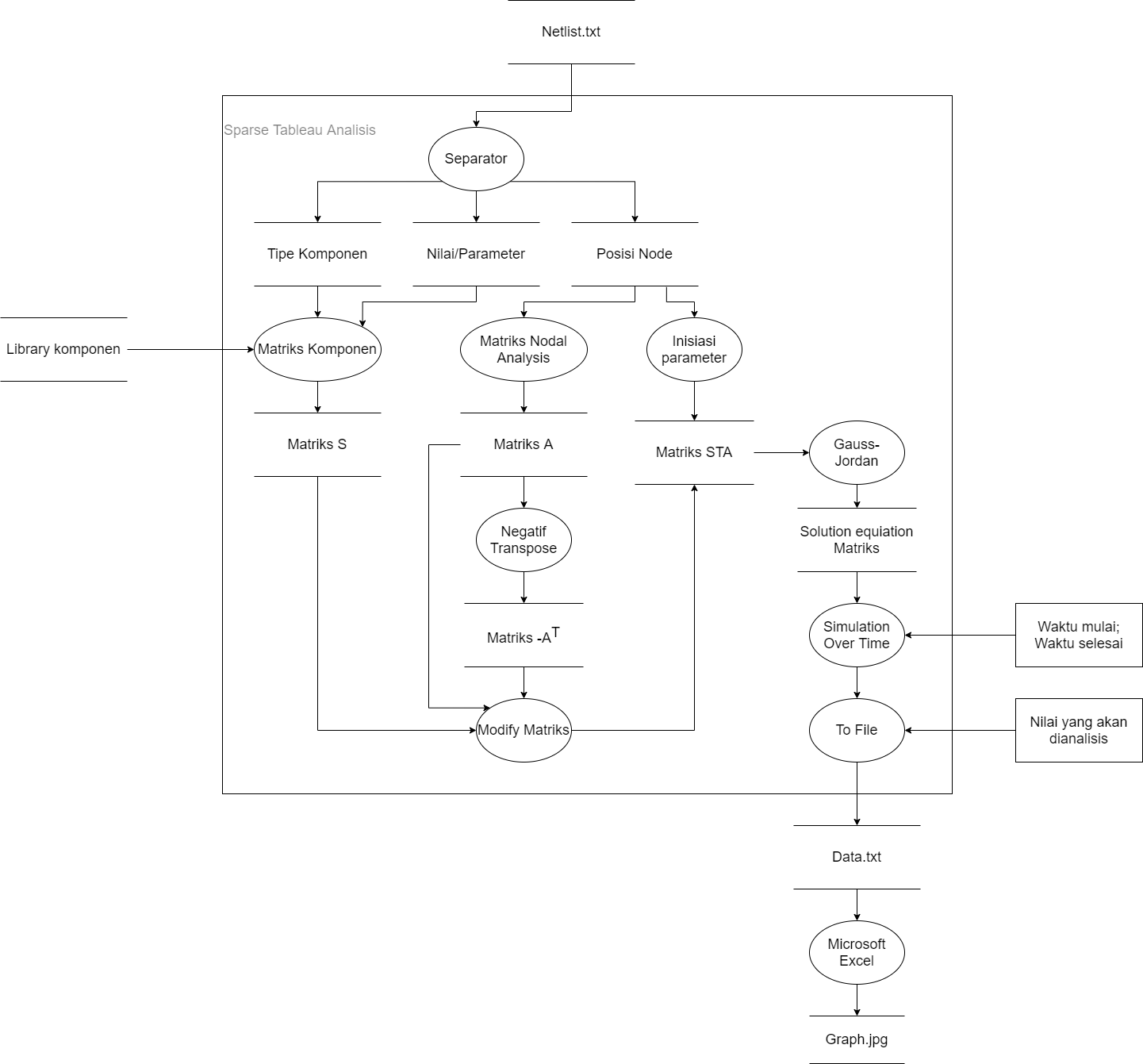
## Data Flow Diagram

### DFD Level 0

****

**Gambar 2.2.1-1 DFD Level 0 Code 2**

### DFD Level 1

**Gambar 2.2.2-1 DFD Level 1 Code 2**

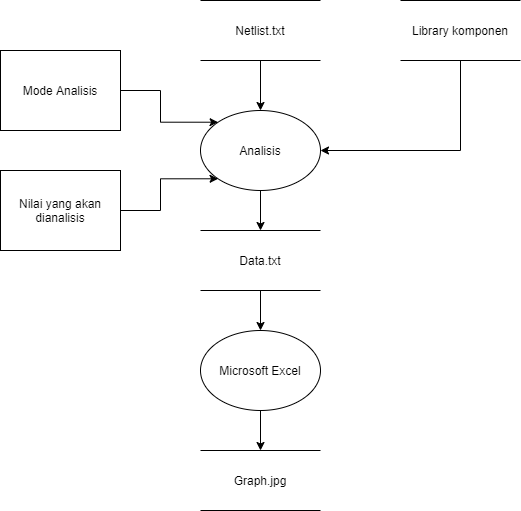
## Keberjalanan

Untuk Code 2, telah selesai hingga bagian separator, terdapat kesulitan dalam membentuk matriks A dan S serta memverifikasi apakah netlist ataupun bagiannya memenuhi persyaratan untuk dianalisis.

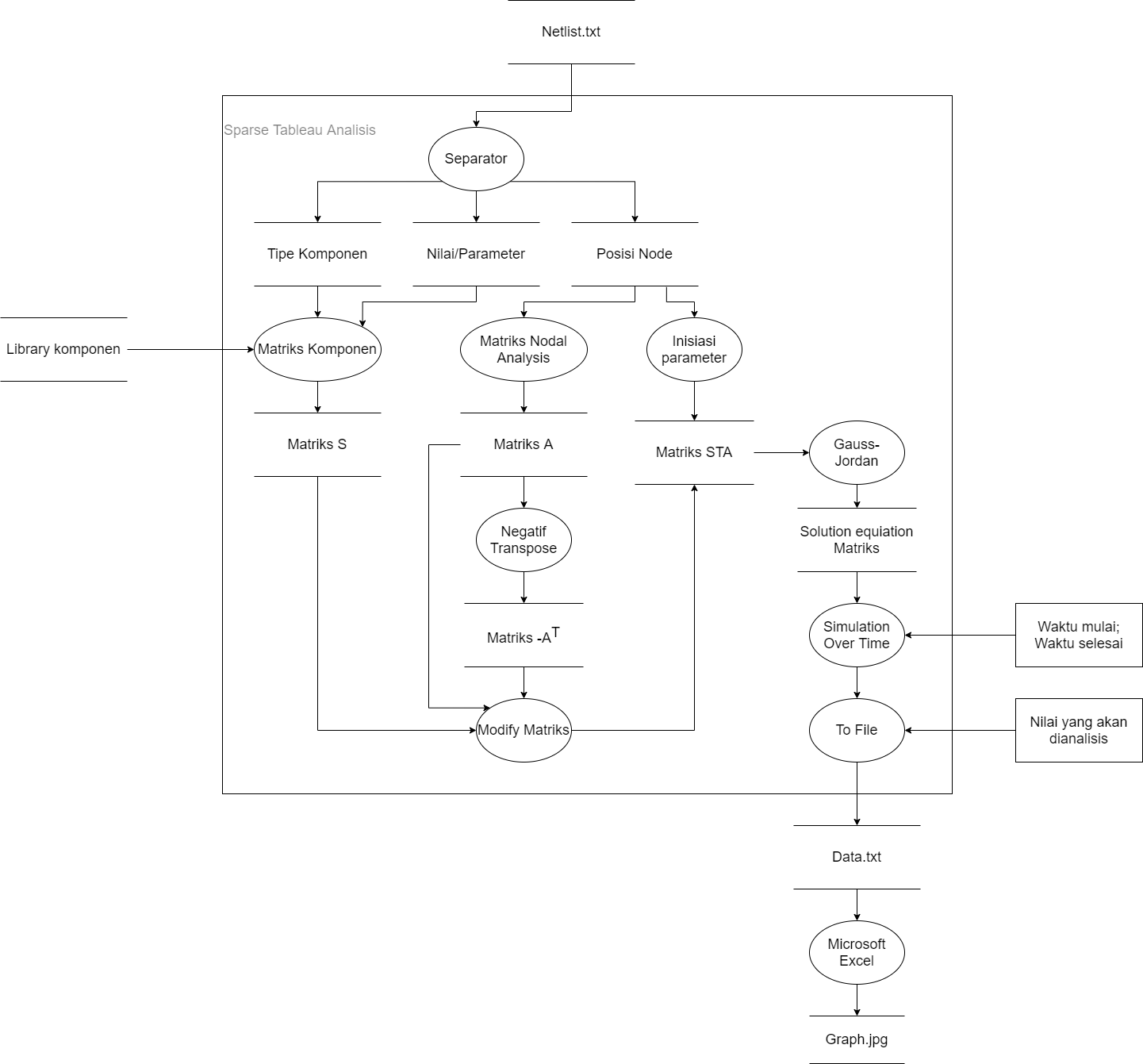
# Daftar Pustaka

1. Charles K. Alexander & Matthew N.O.Sadiku, Fundamentals of Electric Circuits, 5th, Mc Graw-Hill International, 2013
2. Andy Lucky, QUIZ 4 PERHITUNGAN TEGANGAN OUTPUT RANGKAIAN RC DENGAN C, 2020
3. <https://www.codewithc.com/c-program-for-gauss-jordan-method/>

# Lampiran

****

## Gambar 2.2.1-1 DFD Level 0 Code 2

****

## Gambar 2.2.2-1 DFD Level 1 Code 2