

Ludovic Provost

Génie informatique

Tel.: 418-717-4030

Github: <https://github.com/LudoProvost>

Site web: <https://ludoprovost.github.io>

E-mail: ludovic.provost8@gmail.com

Compétences

- **Langages:** Python, C++, C, Java, SQL, R, VHDL, Verilog, Rust, Bash
- **Outils:** Linux (Ubuntu/Debian/Arch), Quartus, Matlab, Jira, Jenkins, Fusion360, KiCad, Wireshark, Logic2
- **Compétences générales:** travail d'équipe, communication, organisation, débrouillardise

Éducation

Université d'Ottawa, Baccalauréat en génie informatique

septembre 2020 – mai 2025

- CGPA : **94.4%**
- Sur la liste d'honneur du doyen pour 8 semestres
- 8 bourses de mérite

Expériences

Technicien en matériel informatique

mai 2021 – novembre 2021

Élections Québec

- Réparation et maintenance du matériel informatique (HDD, CPU, etc.)
- Imagerie et configuration des ordinateurs pour les nouveaux employés
- Support informatique avec Cisco Finesse, MS Teams
- Utilisation fréquente de Azure AD et SCCM

Stagiaire en support d'application

mai 2022 – août 2022

Brookfield Renewable Partners L.P.

- Récupération d'information avec PL/SQL
- Support pour les applications de l'entreprise

Stagiaire développeur CI/CD

septembre 2022 – décembre 2022

Intact Financial Corporation

- Mise en place de tâches automatisées, de tests automatisés et d'un système d'alerte en cas d'échec
- Maintenance des pipelines, des services, du site web et des outils de l'entreprise
- Migration des services de Log4j à Logback
- Documentation du code, des processus et des autorisations

Projets

Embarqué & électronique | C, UART, SPI, I2C

- Développement de *drivers* pour EEPROM et divers CI en utilisant les fiches techniques et les cartes de registres
- Débogage et tests à l'aide d'un *power supply*, d'un analyseur logique et d'un lecteur de ports
- Conception de PCB et de schémas avec KiCad et Fusion360

Logiciels & algorithmes | Python, TCP, Rust, C, UEFI

- Traitement des signaux en temps réel et multi-threading pour un algorithme de détection de battements
- Développement d'un bootloader et d'un système d'exploitation personnalisé en C selon les spécifications UEFI
- Résolution de nombreux défis PicoCTF depuis 2021 avec diverses distributions Linux

Projets universitaires | FPGA, VHDL, Verilog, ModelSim, Quartus, Vivado

- Conception d'un UART en VHDL structural pour un contrôleur de feux de circulation
- Conception d'un processeur MIPS à cycle unique et à pipeline 5 étages en VHDL

Note: D'autres projets sont présentés sur mon Github et mon site web.